

# Procesadores

---

Ana Citlali Garcia  
Chambasis

No. De Control:  
18052273

# Pentium

P5 es una microarquitectura de Intel, un grupo de microprocesadores comercializados bajo el nombre de Pentium. Fueron el Pentium y el Pentium MMX, los sucesores del procesador 80486, vendidos entre 1993 y 1999. Algunas versiones disponibles con el nombre de Pentium OverDrive, que encajaban en zócalos de CPU antiguos.



Pentium original

---

# Características:

## Pentium original

- Ancho del bus: 64 bits
- Velocidad de reloj del bus del sistema 60 o 66 MHz
- Dirección de bus: 32 bits
- Memoria direccionable 4 GB
- Memoria virtual 64 TB
- Arquitectura superes calar
- Funciona con 3.3 voltios (excepto la primera generación "P5")
- Utilizado en escritorios
- 8 KB de caché de instrucciones
- 8 KB de caché de datos

## • P5: Tecnología de proceso de 0,8 $\mu$ m

- Introducido el 22 de marzo de 1993
- 3.1 millones de transistores
- El único Pentium que funciona con 5 voltios
- Socket 4 Paquete de 273 pines PGA
- Dimensiones del paquete 2.16 " x 2.16 "
- Familia 5 modelo 1

# Modelos:

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Pentium 50	50 MHz	8 + 8 KiB	50 MT/s	1×	5 V		Socket 4	
Pentium 60	60 MHz	8 + 8 KiB	60 MT/s	1×	5 V	14.6 W	Socket 4	22 de marzo de 1993
Pentium 66	67 MHz	8 + 8 KiB	66 MT/s	1×	5.15 V	16 W	Socket 4	22 de marzo de 1993



- **P54** - Tecnología de proceso de 0.6  $\mu\text{m}$   
 Socket 5 296/320 pin PGA package  
 3,2 millones de transistores

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Pentium 75	75 MHz	8 + 8 KiB	50 MT/s	1.5×	3.135–3.6 V	8 W	- Socket 5- Socket 7	10 de octubre de 1994
Pentium 90	90 MHz	8 + 8 KiB	60 MT/s	1.5×	3.135–3.6 V	9 W	- Socket 5- Socket 7	7 de marzo de 1994
Pentium 100	100 MHz	8 + 8 KiB	66 MT/s	1.5×	3.135–3.6 V	10.1 W	- Socket 5- Socket 7	7 de marzo de 1994
Embedded Pentium 100	100 MHz	8 + 8 KiB	66 MT/s	1.5×	3.135–3.6 V	10.1 W		6

- **P54CQS:** Tecnología de proceso de 0,35  $\mu\text{m}$   
Socket 5 296/320 pin PGA package  
3,2 millones de transistores

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Pentium 120	120 MHz	8 + 8 KiB	60 MT/s	2×	3.135–3.6 V	12.81 W	- Socket 5- Socket 7	27 de marzo de 1995

• **P54CS** - Tecnología de proceso de 0,35 µm

3,3 millones de transistores

Tamaño de troquel de 90 mm²

Familia 5 modelo 2

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Pentium 133	133 MHz	8 + 8 KiB	66 MT/s	2×	3.135–3.6 V	11.2 W	Socket 7	1 de junio de 1995
Pentium 150	150 MHz	8 + 8 KiB	60 MT/s	2.5×	3.135–3.6 V	11.6 W	Socket 7	4 de enero de 1996
Pentium 166	167 MHz	8 + 8 KiB	66 MT/s	2.5×	3.135–3.6 V	14.5 W	Socket 7	4 de enero de 1996
Pentium 200	200 MHz	8 + 8 KiB	66 MT/s	3×	3.135–3.6 V	15.5 W	Socket 7	10 de junio de 1996
Embedded Pentium 133	133 MHz	8 + 8 KiB	66 MT/s	2×	3.135–3.6 V	11.2 W		
Embedded Pentium 133 with VRE	133 MHz	8 + 8 KiB	66 MT/s	2×	Núcleo=3.1 I/O=3.3 V	7.9 (Max.12.25) W	Socket 7	
Embedded Pentium 166 CPU'S INTEL	167 MHz	8 + 8 KiB	66 MT/s	2.5×	3.135–3.6 V	14.5 W		



# PENTIUM CON TECNOLOGÍA MMX

---

- **P55C:** Tecnología de proceso de 0,35  $\mu\text{m}$   
Introducido el 8 de Intel MMX enero de 1997

Compatibilidad con (conjunto de instrucciones)  
Socket 7 296/321 pin PGA (pin grid array)  
paquete

16 KB de caché de instrucciones L1

16 KB de caché de datos L1

4,5 millones de transistores

Velocidad de reloj del bus del sistema 66 MHz

Basic P55C es la familia 5 modelo 4, los  
móviles son la familia 5 modelo 7 y 8

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Pentium MMX 166	167 MHz	16 + 16 KiB	66 MT/s	2.5×	2.7–2.9 V	13.1 W	Socket 7	8 de enero de 1997
Pentium MMX 200	200 MHz	16 + 16 KiB	66 MT/s	3×	2.7–2.9 V	15.7 W	Socket 7	8 de enero de 1997
Pentium MMX 233	233 MHz	16 + 16 KiB	66 MT/s	3.5×	2.7–2.9 V	17 W	Socket 7	2 de junio de 1997
Embedded Pentium MMX 200	200 MHz	16 + 16 KiB	66 MT/s	3×	3.135–3.6 V	15.7 W	Socket 7	29 de septiembre de 1997
Embedded Pentium MMX 233	233 MHz	16 + 16 KiB	66 MT/s	3.5×	3.135–3.6 V	17 W	Socket 7	?



# **MICROARQUITECTURA P6 / PENTIUM M**

---

## P6 / PENTIUM M:

- **P6** es una microarquitectura de Intel en la que se basan algunos de sus microprocesadores. La microarquitectura P6 se desarrolló en paralelo con la P5. Fue lanzada en 1995 con el nombre de Pentium Pro, como un procesador superior. La segunda generación de los P6 reemplazaron el P5 original con el Pentium II y el Pentium II Xeon como procesador superior. Luego la tercera generación fueron Pentium III y Pentium III Xeon. En tanto la línea Pentium II agregó instrucciones MMX que ya estaban presentes en el Pentium MMX. Las versiones para notebooks eran llamadas Mobile Pentium II y Mobile Pentium III, luego Pentium III-M.

**Pentium M** es una microarquitectura de Intel en la que se basan algunos de sus microprocesadores. Fue lanzada en 2003, basados en la microarquitectura P6, llamado Pentium M. Un procesador mucho más eficiente, desde el punto de vista energético, que el Mobile Pentium 4, Pentium 4 M y el Pentium III M. Las versiones Dual-core del Pentium M fueron lanzadas con el nombre de Core Duo y Pentium Dual-Core. A diferencia del Pentium D, integraba ambos núcleos en un único chip. Desde este momento la marca Intel Core fue empleada para los procesadores de Intel principales, mientras que la Pentium se ubicó en un intermedio entre el Core y el Celeron. Todos los Pentium M son para el mercado de notebooks.



# PENTIUM PRO

- Introducido el 1 de noviembre de 1995
- Módulo Multichip (2 dados)
- Precursor de Pentium II y III
- Principalmente utilizado en sistemas de servidor
- Paquete de procesador Socket 8 (387 pines) (Dual SPGA)
- 5,5 millones de transistores
- Familia 6 modelo 1
- 16 KB de caché L1
- 256 KB de caché L2 integrada
- Velocidad de reloj del bus del sistema de 60 MHz
- Variantes
  - 150 MHz
- Tecnología de proceso de 0,35  $\mu\text{m}$  (dos matrices, una CPU de 0,35  $\mu\text{m}$  con caché L2 de 0,6  $\mu\text{m}$ )
  - 5,5 millones de transistores
  - 512 KB o 256 KB de caché L2 integrada
  - Velocidad de reloj del bus del sistema de 60 o 66 MHz

Modelo	Frecuencia	cachéL1	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Pentium Pro 150	150 MHz	256 KiB	60 MT/s	2.5×	3.1 V	29.2 W	Socket 8	1 de noviembre de 1995	
Pentium Pro 166	167 MHz	512 KiB	66 MT/s	2.5×	3.3 V	35 W	Socket 8	1 de noviembre de 1995	
Pentium Pro 180	180 MHz	256 KiB	60 MT/s	3×	3.3 V	31.7 W	Socket 8	1 de noviembre de 1995	
Pentium Pro 200	200 MHz	256 KiB	66 MT/s	3×	3.3 V	35 W	Socket 8	1 de noviembre de 1995	
Pentium Pro 200	200 MHz	512 KiB	66 MT/s	3×	3.3 V	37.9 W	Socket 8	1 de noviembre de 1995	
Pentium Pro 200	200 MHz	1 MiB	66 MT/s	3×	3.3 V	44 W	Socket 8	1 de noviembre de 1995	
Pentium II Overdrive	333 MHz	512 KiB	66 MT/s	5×	3.3 V		Socket 8	10 de agosto de 1998	\$599

Título de la p



# PENTIUM II:

- Introducido el 7 de mayo de 1997
- Pentium Pro con MMX y rendimiento mejorado de 16 bits
- Paquete de procesador de 242 pines Slot 1 (SEC)
- Pines de identificación de voltaje
- 7,5 millones de transistores
- 32 KB de caché L1
- 512 KB 1/2 ancho de banda caché L2 externa

El único Pentium II que no tenía el caché L2 a 1/2 ancho de banda del núcleo fue el Pentium II 450 PE.

- Klamath: Tecnología de proceso de 0,35  $\mu\text{m}$  (233, 266, 300 MHz)
- Velocidad de reloj del bus del sistema de 66 MHz
- Familia 6 modelo 3

# MODELOS:

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Pentium II 233	233 MHz	512 KiB	66 MT/s	3.5×	2.8 V	34.8 W	Slot 1	7 de mayo de 1997	\$636
Pentium II 266	267 MHz	512 KiB	66 MT/s	4×	2.8 V	38.2 W	Slot 1	7 de mayo de 1997	\$775
Pentium II 300	300 MHz	512 KiB	66 MT/s	4.5×	2.8 V	43 W	Slot 1	7 de mayo de 1997	\$1981



- **Deschutes:** Tecnología de proceso de 0.25  $\mu\text{m}$

(333, 350, 400, 450 MHz) Introducido el 26 de enero de 1998

Velocidad de reloj del bus del sistema de 66 MHz (variante de 333 MHz), velocidad del reloj del bus del sistema de 100 MHz para todos los

modelos posteriores

Modelo	Frecuencia	cachéL2	FSB	Familia 6 Mult.	modelo 5 Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Pentium II 266	267 MHz	512 KiB	66 MT/s	4×	2.0 V	16.8 W	Slot 1		
Pentium II 300	300 MHz	512 KiB	66 MT/s	4.5×	2.0 V	18.6 W	Slot 1		
Pentium II 333	333 MHz	512 KiB	66 MT/s	5×	2.0 V	20.6 W	Slot 1	26 de enero de 1998	\$722
Pentium II Overdrive	333 MHz	512 KiB	66 MT/s	5×	3.3 V		Socket 8	10 de agosto de 1998	\$599
Pentium II 350	350 MHz	512 KiB	100 MT/s	3.5×	2.0 V	21.5 W	Slot 1	15 de abril de 1998	\$621
Pentium II 400	400 MHz	512 KiB	100 MT/s	4×	2.0 V	24.3 W	Slot 1	15 de abril de 1998	\$824
Pentium II 450	450 MHz	512 KiB	100 MT/s	4.5×	2.0 V	27.1 W	Slot 1	24 de agosto de 1998	\$669

- **Celeron (basado en Pentium II)**

**Covington** - Tecnología de proceso de 0.25  $\mu\text{m}$

Introducido el 15 de abril de 1998

Ranura 1 de 242 pines 1 SEPP (paquete de procesador de borde único)

7,5 millones de transistores

Velocidad de reloj del bus del sistema de 66 MHz

Slot 1

32 KB de caché L1

No hay caché L2

Variantes

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Celeron 266	267 MHz	N/A	66 MT/s	4×	2.0 V	16.59 W	Slot 1	15 de abril de 1998	\$155
Celeron 300	300 MHz	N/A	66 MT/s	4.5×	2.0 V	18.48 W	Slot 1	Junio de 1998	\$159

- **Mendocino** - Tecnología de proceso de 0.25 µm

Introducido el 24 de agosto de 1998

Slot 1 de 242 pines SEPP (paquete de procesador de un solo borde), paquete PPGA Socket 370

19 millones de transistores

Velocidad de reloj del bus del sistema de 66 MHz

Slot 1, zócalo 370

32 KB de caché L1

128 KB de caché integrada

Familia 6 modelo 6

Variantes

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Celeron 300A	300 MHz	128 KiB	66 MT/s	4.5×	2.0 V	17.8 W	Slot 1Socket 370	Agosto de 1998	\$149
Celeron 333	333 MHz	128 KiB	66 MT/s	5×	2.0 V	19.7 W	Slot 1Socket 370	Agosto de 1998	\$192
Celeron 366	367 MHz	128 KiB	66 MT/s	5.5×	2.0 V	21.7 W	Slot 1Socket 370	Enero de 1999	
Celeron 400	400 MHz	128 KiB	66 MT/s	6×	2.0 V	23.7 W	Slot 1Socket 370	Enero de 1999	
Celeron 433	433 MHz	128 KiB	66 MT/s	6.5×	2.0 V	24.1 W	Slot 1Socket 370	Marzo de 1999	
Celeron 466	467 MHz	128 KiB	66 MT/s	7×	2.0 V	25.7 W	Socket 370	Abril de 1999	
Celeron 500	500 MHz	128 KiB	66 MT/s	7.5×	2.0 V	27 W	Socket 370	Agosto de 1999	
Celeron 533	533 MHz	128 KiB	66 MT/s	8×	2.0 V	28.3 W	Socket 370	Enero de 2000	



- Pentium II Xeon y Pentium III Xeon  
PII Xeon

Modelo	Frecuencia	cachéL2	FSB	Variantes "Drake" (250 nm) Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Pentium II Xeon 400	400 MHz	512 KiB	100 MT/s	4×	2.0 V	30.8 W	Slot 2	Junio de 1998	\$1124
Pentium II Xeon 400	400 MHz	1 MiB	100 MT/s	4×	2.0 V	38.1 W	Slot 2	Junio de 1998	\$2836
Pentium II Xeon 450	450 MHz	512 KiB	100 MT/s	4.5×	2.0 V	34.5 W	Slot 2	Octubre de 1998	\$824
Pentium II Xeon 450	450 MHz	1 MiB	100 MT/s	4.5×	2.0 V	42.8 W	Slot 2	Enero de 1999	\$1980
Pentium II Xeon 450	450 MHz	2 MiB	100 MT/s	4.5×	2.0 V	46.7 W	Slot 2	Enero de 1999	\$3692

### •PIII Xeon

- Introducido el 25 de octubre de 1999
- 9,5 millones de transistores a 0,25  $\mu\text{m}$  o 28 millones a 0,18  $\mu\text{m}$
- La caché L2 es 256 KB, 1 MB o 2 MB de caché de transferencia avanzada (integrada)
- El estilo del paquete del procesador es cartucho de contacto de un solo borde (S.E.C.C.2) o SC330
- Velocidad de reloj del bus del sistema 133 MHz (caché L2 de 256 KB) o 100 MHz (caché L2 de 1–2 MB)
- Ancho del bus del sistema: 64 bits
- Memoria direccionable: 64 GB
- Se utiliza en servidores y estaciones de trabajo de dos vías (256 KB L2) o en servidores de 4 y 8 vías (1–2 MB L2)
- Familia 6 modelo 10
- Variantes
- "Tanner" (250 nm)**

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Pentium III Xeon 500	500 MHz	512 KiB	100 MT/s	5×	2.0 V	36 W	Slot 2	17 de marzo de 1999	\$931
Pentium III Xeon 500	500 MHz	1 MiB	100 MT/s	5×	2.0 V	44 W	Slot 2	17 de marzo de 1999	\$1980
Pentium III Xeon 500	500 MHz	2 MiB	100 MT/s	5×	2.0 V	36.2 W	Slot 2	17 de marzo de 1999	\$3692
Pentium III Xeon 550	550 MHz	512 KiB	100 MT/s	5.5×	2.0 V	34 W	Slot 2	7 de abril de 1999	OEM
Pentium III Xeon 550	550 MHz	1 MiB	100 MT/s	5.5×	2.0 V	34 W	Slot 2	23 de agosto de 1999	OEM
Pentium III Xeon 550	550 MHz	2 MiB	100 MT/s	5.5×	2.0 V	34 W	Slot 2	23 de agosto de 1999	OEM



• **"Cascades" (180 nm)**

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Pentium III Xeon 600	600 MHz	256 KiB	133 MT/s	4.5×	5–12 V	19.2 W	Slot 2	Octubre de 1999	\$505
Pentium III Xeon 667	667 MHz	256 KiB	133 MT/s	5×	5–12 V	21.3 W	Slot 2	25 de octubre de 1999	OEM
Pentium III Xeon 700	700 MHz	1 MiB	100 MT/s	7×	5–12 V	29.6 W	Slot 2	22 de mayo de 2000	OEM
Pentium III Xeon 700	700 MHz	2 MiB	100 MT/s	7×	5–12 V	29.6 W	Slot 2	22 de mayo de 2000	OEM
Pentium III Xeon 733	733 MHz	256 KiB	133 MT/s	5.5×	5–12 V	23.3 W	Slot 2	25 de octubre de 1999	OEM
Pentium III Xeon 800	800 MHz	256 KiB	133 MT/s	6×	5–12 V	25.4 W	Slot 2	12 de enero de 2000	OEM
Pentium III Xeon 866	867 MHz	256 KiB	133 MT/s	6.5×	5–12 V	29.6 W	Slot 2	13 de marzo de 2000	OEM
Pentium III Xeon 900	900 MHz	2 MiB	100 MT/s	9×	5–12 V	39.3 W	Slot 2	21 de marzo de 2001	OEM
Pentium III Xeon 933	933 MHz	256 KiB	133 MT/s	7×	5–12 V	29.6 W	Slot 2	Julio de 2000	OEM
Pentium III Xeon 1.00	1000 MHz	256 KiB	133 MT/s	7.5×	5–12 V	30.8 W	Slot 2	22 de agosto de 2000	OEM 22



### Pentium III

#### Katmai: Tecnología de proceso de 0.25 $\mu\text{m}$

- Introducido el 26 de febrero de 1999
- PII mejorada, es decir, núcleo basado en P6, que ahora incluye extensiones SIMD de transmisión (SSE)
- 9,5 millones de transistores
- 512 KB (512 x 1024 B) 1/2 ancho de banda L2 Caché externa
- Paquete de procesador de 242 pines Ranura 1 SECC2 (cartucho de contacto de borde único 2)
- Velocidad de reloj del bus del sistema 100 MHz, 133 MHz (modelos B)
- Slot 1
- Familia 6 modelo 7
- Variantes

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Pentium III 450	450 MHz	512 KiB	100 MT/s	4.5×	1.93–2.07 V	25.3 W	Slot 1	26 de febrero de 1999	\$496
Pentium III 500	500 MHz	512 KiB	100 MT/s	5×	1.93–2.07 V	28 W	Slot 1	26 de febrero de 1999	\$696
Pentium III 533B	533 MHz	512 KiB	133 MT/s	4×	1.93–2.07 V	29.7 W	Slot 1	27 de septiembre de 1999	\$369
Pentium III 550	550 MHz	512 KiB	100 MT/s	5.5×	1.93–2.07 V	30.8 W	Slot 1	17 de mayo de 1999	\$700
Pentium III 600	600 MHz	512 KiB	100 MT/s	6×	1.98–2.12 V	34.5 W	Slot 1	2 de agosto de 1999	\$669
Pentium III 600B	600 MHz	512 KiB	133 MT/s	4.5×	1.98–2.12 V	34.5 W	Slot 1	27 de septiembre de 1999	\$615

- **Coppermine** - Tecnología de proceso de 0.18  $\mu\text{m}$

- Introducido el 25 de octubre de 1999
- 28,1 millones de transistores
- 256 KB (512 x 1024 B) caché Advanced Transfer L2 (integrado)
- Paquete de procesador de 242 pines Slot-1 SECC2 (cartucho de contacto de borde único 2), paquete de 370 pines FC-PGA (matriz de cuadrícula de pines Flip-chip)
- Velocidad de reloj del bus del sistema 100 MHz (modelos E), 133 MHz (modelos EB)
- Slot 1, zócalo 370
- Familia 6 modelo 8
- Variantes

Modelo	Frecuencia	cachéL2	FSB	Mult	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delançamento (USD)
Pentium III 500E	500 MHz	256 KB	100 MHz	5×	1.6 V	13.2 W	Socket 370	25 de octubre de 1999	\$239
							Slot 1		
Pentium III 533EB	533 MHz	256 KB	133 MHz	4×	1.65 V	14 W	Socket 370	25 de octubre de 1999	\$305
							Slot 1		
Pentium III 550E	550 MHz	256 KB	100 MHz	5.5×	1.6–1.7 V	14.5 W	Socket 370	25 de octubre de 1999	\$368
							Slot 1		
Pentium III 600E	600 MHz	256 KB	100 MHz	6×	1.7–1.75 V	19.5 W	Socket 370	25 de octubre de 1999	\$455
							Slot 1		
Pentium III 600EB	600 MHz	256 KB	133 MHz	4.5×	1.65–1.7 V	15.8 W	Socket 370	25 de octubre de 1999	\$455
							Slot 1		
Pentium III 650	650 MHz	256 KB	100 MHz	6.5×	1.65–1.7 V	17 W	Socket 370	25 de octubre de 1999	\$583
							Slot 1		
Pentium III 667	666 MHz	256 KB	133 MHz	5×	1.65–1.7 V	17.5 W	Socket 370	25 de octubre de 1999	\$605
							Slot 1		
Pentium III 700	700 MHz	256 KB	100 MHz	7×	1.65–1.7 V	18.3 W	Socket 370	25 de octubre de 1999	\$754
							Slot 1		
Pentium III 733	733 MHz	256 KB	133 MHz	5.5×	1.65–1.75 V	19.1 W	Socket 370	25 de octubre de 1999	\$776
							Slot 1		
Pentium III 750	750 MHz	256 KB	100 MHz	7.5×	1.65–1.75 V	19.5 W	Socket 370	20 de diciembre de 1999	\$803
							Slot 1		
Pentium III 800	800 MHz	256 KB	100 MHz	8×	1.65–1.75 V	20.8 W	Socket 370	20 de diciembre de 1999	\$851
							Slot 1		
Pentium III 800EB	800 MHz	256 KB	133 MHz	6×	1.65–1.75 V	20.8 W	Socket 370	20 de diciembre de 1999	\$851
							Slot 1		
Pentium III 850	850 MHz	256 KB	100 MHz	8.5×	1.65–1.75 V	25.7 W	Socket 370	20 de marzo de 2000	\$765
							Slot 1		
Pentium III 866	866 MHz	256 KB	133 MHz	6.5×	1.65–1.75 V	22.5/22.9 W	Socket 370	20 de marzo de 2000	\$776
							Slot 1		
Pentium III 900	900 MHz	256 KB	100 MHz	9×	1.7–1.75 V	28.9 W	Socket 370	Octubre de 2000	
Pentium III 933	933 MHz	256 KB	133 MHz	7×	1.65–1.75 V	24.5/27.3 W	Socket 370	24 de mayo de 2000	\$744
							Slot 1		
Pentium III 1000	1 GHz	256 KB	100 MHz	10×	1.75 V	29 W	Socket 370	8 de marzo de 2000	\$990
							Slot 1		
Pentium III 1000EB	1 GHz	256 KB	133 MHz	7.5×	1.7–1.76 V	29 W	Socket 370	8 de marzo de 2000	\$990
							Slot 1		
Pentium III 1100	1.1 GHz	256 KB	100 MHz	11×	1.75 V	33 W	Socket 370	Junio de 2000	
Pentium III 1133	1.13 GHz	256 KB	133 MHz	8.5×	1.75 V	33 W	Socket 370	31 de julio de 2000	
					1.8 V		Slot 1		



- "Coppermine T" (180 nm)

Modelo	Frecuencia	cachéL2	FSB	Mult	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Pentium III 800	800 MHz	256 KB	133 MHz	6×	1.75 V	20.8 W	Socket 370	Junio de 2001	
Pentium III 866	866 MHz	256 KB	133 MHz	6.5×	1.75 V	26.1 W	Socket 370	Junio de 2001	
Pentium III 933	933 MHz	256 KB	133 MHz	7×	1.75 V	27.3 W	Socket 370	Junio de 2001	
Pentium III 1000	1 GHz	256 KB	133 MHz	7.5×	1.75 V	29 W	Socket 370	Junio de 2001	
Pentium III 1133	1.13 GHz	256 KB	133 MHz	8.5×	1.75 V	29.1 W	Socket 370	Junio de 2001	\$990

•**Tualatin:** Tecnología de proceso de 0,13  $\mu\text{m}$

- Introducido en julio de 2001
- 28,1 millones de transistores
- 32 KB (32 x 1024 B) caché L1
- 256 KB o 512 KB de caché Advanced Transfer L2 (integrado)
- Paquete FC-PGA2 de 370 pines (matriz de cuadrícula de pines de chip flip)
- Velocidad de reloj del bus del sistema de 133 MHz
- Zócalo 370
- Familia 6 modelo 11
- Variantes:

Modelo	Frecuencia	cachéL2	FSB	Mult	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Pentium III 1000	1 GHz	256 KB	133 MHz	7.5×	1.475 V	29.9 W	Socket 370	Julio de 2001	
Pentium III 1000S	1 GHz	512 KB	133 MHz	7.5×	1.475 V	29.9 W	Socket 370	Junio de 2001	
Pentium III 1133	1.13 GHz	256 KB	133 MHz	8.5×	1.475 V	29.1 W	Socket 370	Julio de 2001	
Pentium III 1133S	1.13 GHz	512 KB	133 MHz	8.5×	1.45 V	28.7 W	Socket 370	Junio de 2001	
Pentium III 1200	1.2 GHz	256 KB	133 MHz	9×	1.475 V	29.9 W	Socket 370	Julio de 2001	
Pentium III 1266S	1.26 GHz	512 KB	133 MHz	9.5×	1.45 V	30.4 W	Socket 370	Julio de 2001	
Pentium III 1333	1.33 GHz	256 KB	133 MHz	10×	1.475 V	29.9 W	Socket 370	Diciembre de 2001	
Pentium III 1400	1.4 GHz	256 KB	133 MHz	10.5×	1.5 V	31.2 W	Socket 370	Diciembre de 2001	
Pentium III 1400S	1.4 GHz	512 KB	133 MHz	10.5×	1.45 V	32.2 W	Socket 370	8 de enero de 2002	\$315

- Celeron (a base de Pentium III Coppermine)
- Coppermine-128, Tecnología de proceso de 0.18  $\mu\text{m}$
- Introducido en marzo de 2000
- Extensiones de transmisión SIMD (SSE)
- Socket 370, paquete de procesador FC-PGA
- 28,1 millones de transistores
- Velocidad de reloj del bus del sistema de 66 MHz, velocidad de reloj del bus del sistema de 100 MHz desde el 3 de enero de 2001
- 32 KB de caché L1
- 128 KB de caché Advanced Transfer L2
- Familia 6 modelo 8

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Celeron 533A	533 MHz	128 KiB	66 MT/s	8×	1.5/1.7 V	14 W	Socket 370	29 de marzo de 2000	
Celeron 566	567 MHz	128 KiB	66 MT/s	8.5×	1.5/1.7/1.75 V	19.2 W	Socket 370	29 de marzo de 2000	\$167
Celeron 600	600 MHz	128 KiB	66 MT/s	9×	1.5/1.7/1.75 V	15.8 W	Socket 370	29 de marzo de 2000	\$181
Celeron 633	633 MHz	128 KiB	66 MT/s	9.5×	1.5/1.7/1.75 V	16.5 W	Socket 370	26 de junio de 2000	\$138
Celeron 667	667 MHz	128 KiB	66 MT/s	10×	1.5/1.7/1.75 V	17.5 W	Socket 370	26 de junio de 2000	\$170
Celeron 700	700 MHz	128 KiB	66 MT/s	10.5×	1.65/1.7/1.75 V	18.3 W	Socket 370	26 de junio de 2000	\$192
Celeron 733	733 MHz	128 KiB	66 MT/s	11×	1.65/1.7/1.75 V	23.6 W	Socket 370	13 de noviembre de 2000	\$112
Celeron 766	767 MHz	128 KiB	66 MT/s	11.5×	1.65/1.7/1.75 V	20 W	Socket 370	13 de noviembre de 2000	\$170
Celeron 800	800 MHz	128 KiB	100 MT/s	8×	1.65/1.7/1.75 V	20.8 W	Socket 370	Enero de 2001	
Celeron 850	850 MHz	128 KiB	100 MT/s	8.5×	1.7/1.75 V	25.7 W	Socket 370	9 de abril de 2001	\$138
Celeron 900	900 MHz	128 KiB	100 MT/s	9×	1.75 V	26.7 W	Socket 370	Julio de 2001	\$64
Celeron 950	950 MHz	128 KiB	100 MT/s	9.5×	1.75 V	28 W	Socket 370	31 de agosto de 2001	\$74
Celeron 1.00	1000 MHz	128 KiB	100 MT/s	10×	1.75 V	29 W	Socket 370	31 de agosto de 2001	\$89
Celeron 1.10	1100 MHz	128 KiB	100 MT/s	11×	1.75 V	33 W	Socket 370	31 de agosto de 2001	\$103



# Xscale

## (Arquitectura No. X86 — entrada cronológica)

Pentium 4 (no 4EE, 4E, 4F), Itanium, Xeon basado en P4, Itanium 2 (entradas cronológicas)  
Introducido de abril de 2000 a julio de 2002

Pentium III basado en Tualatin

Tualatin: Tecnología de proceso de 0,13  $\mu\text{m}$

32 KB de caché L1

512 KB de caché Advanced Transfer L2

Velocidad de reloj del bus del sistema de 133 MHz

Zócalo 370

Modelo	Frecuencia	cachéL2	FSB	Mult	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
Pentium III 1000	1 GHz	256 KB	133 MHz	7.5×	1.475 V	29.9 W	Socket 370	Julio de 2001	
Pentium III 1000S	1 GHz	512 KB	133 MHz	7.5×	1.475 V	29.9 W	Socket 370	Junio de 2001	
Pentium III 1133	1.13 GHz	256 KB	133 MHz	8.5×	1.475 V	29.1 W	Socket 370	Julio de 2001	
Pentium III 1133S	1.13 GHz	512 KB	133 MHz	8.5×	1.45 V	28.7 W	Socket 370	Junio de 2001	
Pentium III 1200	1.2 GHz	256 KB	133 MHz	9×	1.475 V	29.9 W	Socket 370	Julio de 2001	
Pentium III 1266S	1.26 GHz	512 KB	133 MHz	9.5×	1.45 V	30.4 W	Socket 370	Julio de 2001	
Pentium III 1333	1.33 GHz	256 KB	133 MHz	10×	1.475 V	29.9 W	Socket 370	Diciembre de 2001	
Pentium III 1400	1.4 GHz	256 KB	133 MHz	10.5×	1.5 V	31.2 W	Socket 370	Diciembre de 2001	
Pentium III 1400S	1.4 GHz	512 KB	133 MHz	10.5×	1.45 V	32.2 W	Socket 370	8 de enero de 2002	\$315 <sup>30</sup>



## Celeron (Pentium III basado en Tualatin)

### Tualatin Celeron: Tecnología de proceso de 0,13 $\mu\text{m}$

- 32 KB de caché L1
- 256 KB de caché Advanced Transfer L2
- Velocidad de reloj del bus del sistema de 100 MHz
- Zócalo 370
- Familia 6 modelo 11

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento
Celeron 900A	900 MHz	256 KiB	100 MT/s	9×	1.475 V		Socket 370	Marzo de 2000
Celeron 1000A	1000 MHz	256 KiB	100 MT/s	10×	1.475 V	27.8/29.5 W	Socket 370	Enero de 2002
Celeron 1100A	1100 MHz	256 KiB	100 MT/s	11×	1.5 V	27.8/29.5 W	Socket 370	Enero de 2002
Celeron 1200	1200 MHz	256 KiB	100 MT/s	12×	1.5 V	29.9/32.9 W	Socket 370	Octubre de 2001
Celeron 1300	1300 MHz	256 KiB	100 MT/s	13×	1.5 V	32/33.4 W	Socket 370	Enero de 2002
Celeron 1400	1400 MHz	256 KiB	100 MT/s	14×	1.5 V	33.2/34.8 W	Socket 370	Mayo de 2002
Celeron 1500	1500 MHz	256 KiB	100 MT/s	15×	1.5 V		Socket 370	



# PENTIUM M

---

- Banias:** Tecnología de proceso 0.13  $\mu\text{m}$
- Introducido en marzo de 2003
- 64 KB de caché L1
- 1 MB de caché L2 (integrado)
- Basado en el núcleo Pentium III, con instrucciones SIME SSE2 y una tubería más profunda
- 77 millones de transistores
- Micro-FCPGA, paquete de procesador Micro-FCBGA
- Corazón del sistema Intel Centrino móvil
- Bus de sistema de estilo Netburst de 400 MHz
- Familia 6 modelo 9

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Pentium M 1.3	1.3 GHz	1 MiB	400 MT/s	13×	0.956–1.388 V	22 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	
Pentium M 1.4	1.4 GHz	1 MiB	400 MT/s	14×	0.956–1.388 V	22 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	
Pentium M 1.5	1.5 GHz	1 MiB	400 MT/s	15×	0.956–1.484 V	24.5 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	
Pentium M 705	1.5 GHz	1 MiB	400 MT/s	15×	0.956–1.484 V	24.5 W	Socket 479/FC- $\mu$ BGA	10 de mayo de 2004	
Pentium M 1.6	1.6 GHz	1 MiB	400 MT/s	16×	0.956–1.484 V	24.5 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	
Pentium M 1.7	1.7 GHz	1 MiB	400 MT/s	17×	0.956–1.484 V	24.5 W	Socket 479/FC- $\mu$ BGA	2 de junio de 2003	
Pentium M 1.8	1.8 GHz	1 MiB	400 MT/s	18×	0.956–1.484 V	24.5 W	Socket 479/FC- $\mu$ BGA	10 de mayo de 2004	
<b>bajo voltaje</b>									
Pentium M LV 1.1	1.1 GHz	1 MiB	400 MT/s	11×	0.956–1.18 V	12 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	\$272
Pentium M LV 1.2	1.2 GHz	1 MiB	400 MT/s	12×	0.956–1.18 V	12 W	Socket 479/FC- $\mu$ BGA	2 de junio de 2003	
Pentium M LV 718	1.3 GHz	1 MiB	400 MT/s	13×	0.956–1.18 V	12 W	Socket 479/FC- $\mu$ BGA	6 de abril de 2004	
<b>ultra-bajo voltaje</b>									
Pentium M ULV 900	900 MHz	1 MiB	400 MT/s	9×	0.844–1.004 V	7 W	Socket 479/FC- $\mu$ BGA	12 de marzo de 2003	
Pentium M ULV 1.0	1 GHz	1 MiB	400 MT/s	10×	0.844–1.004 V	7 W	Socket 479/FC- $\mu$ BGA	2 de junio de 2003	
Pentium M ULV 713	1.1 GHz	1 MiB	400 MT/s	11×	0.844–1.004 V	7 W	Socket 479/FC- $\mu$ BGA	6 de abril de 2004	



- Dothan: Tecnología de proceso 0.09  $\mu\text{m}$  (90 nm)
- Introducido en mayo de 2004
- 2 MB de caché L2
- 140 millones de transistores
- Unidad de captación de datos revisada
- Bus de sistema de estilo Netburst de 400 MHz
- 21W TDP
- Familia 6 modelo 13

bajo voltaje									
Pentium M LV 738	1.4 GHz	2 MiB	400 MT/s	14×	0.988–1.116 V	10 W	Socket 479/FC- $\mu$ BGA	20 de julio de 2004	\$284
Pentium M LV 758	1.5 GHz	2 MiB	400 MT/s	15×	0.988–1.116 V	7.5 W	Socket 479/FC- $\mu$ BGA	19 de enero de 2005	\$284
Pentium M LV 778	1.6 GHz	2 MiB	400 MT/s	16×	0.988–1.116 V	10 W	Socket 479/FC- $\mu$ BGA	19 de enero de 2005	\$284
ultra-bajo voltaje									
Pentium M ULV 723	1 GHz	2 MiB	400 MT/s	10×	0.812–0.94 V	5 W	Socket 479/FC- $\mu$ BGA	20 de julio de 2004	\$241
Pentium M ULV 733	1.1 GHz	2 MiB	400 MT/s	11×	0.812–0.956 V	5 W	Socket 479/FC- $\mu$ BGA	20 de julio de 2004	\$262
Pentium M ULV 733J	1.1 GHz	2 MiB	400 MT/s	11×	0.812–0.956 V	5 W	Socket 479/FC- $\mu$ BGA	Julio de 2005	\$262
Pentium M ULV 753	1.2 GHz	2 MiB	400 MT/s	12×	0.812–0.956 V	5.5 W	Socket 479/FC- $\mu$ BGA	19 de enero de 2005	\$262
Pentium M ULV 773	1.3 GHz	2 MiB	400 MT/s	13×	0.812–0.956 V	5.5 W	Socket 479/FC- $\mu$ BGA	19 de enero de 2005	\$262



Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delançamento (USD)
Pentium M 710	1.4 GHz	2 MiB	400 MT/s	14×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	23 de junio de 2004	OEM
Pentium M 715	1.5 GHz	2 MiB	400 MT/s	15×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	23 de junio de 2004	\$209
Pentium M 715A	1.5 GHz	2 MiB	400 MT/s	15×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	10 de mayo de 2004	OEM
Pentium M 725	1.6 GHz	2 MiB	400 MT/s	16×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	23 de junio de 2004	\$241
Pentium M 725A	1.6 GHz	2 MiB	400 MT/s	16×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	Julio de 2005	OEM
Pentium M 730	1.6 GHz	2 MiB	533 MT/s	12×	1.26–1.356 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	19 de enero de 2005	\$209
Pentium M 735	1.7 GHz	2 MiB	400 MT/s	17×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	10 de mayo de 2004	\$294
Pentium M 735A	1.7 GHz	2 MiB	400 MT/s	17×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	10 de mayo de 2004	OEM
Pentium M 740	1.73 GHz	2 MiB	533 MT/s	13×	1.26–1.356 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	19 de enero de 2005	\$241
Pentium M 745	1.8 GHz	2 MiB	400 MT/s	18×	1.276–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	10 de mayo de 2004	\$423
Pentium M 745A	1.8 GHz	2 MiB	400 MT/s	18×	1.276–1.34 V	21 W	Socket 479/FC-μPGA	10 de mayo de 2004	OEM
Pentium M 750	1.87 GHz	2 MiB	533 MT/s	14×	1.26–1.356 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	19 de enero de 2005	\$294
Pentium M 755	2 GHz	2 MiB	400 MT/s	20×	0.988–1.34 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	10 de mayo de 2004	\$637
Pentium M 760	2 GHz	2 MiB	533 MT/s	15×	1.26–1.356 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	19 de enero de 2005	\$423
Pentium M 765	2.1 GHz	2 MiB	400 MT/s	21×	0.988–1.356 V	21 W	Socket 479/FC-μBGASocket 479/FC-μPGA	20 de octubre de 2004	\$637
Pentium M 770	2.13 GHz	2 MiB	533 MT/s	16×	1.26–1.372 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	19 de enero de 2005	\$637
Pentium M 780	2.27 GHz	2 MiB	533 MT/s	17×	1.26–1.404 V	27 W	Socket 479/FC-μBGASocket 479/FC-μPGA	25 de julio de 2005	\$637

- **Stealey:** Tecnología de proceso 0.09  $\mu\text{m}$  (90 nm)
- Introducido el segundo trimestre de 2007
- 512 KB L2, 3 W TDP
- Variantes:
- 600 MHz (A100)
- 800 MHz (A110)

- **Celeron M**
- Banias-512 : Tecnología de proceso de 0,13  $\mu\text{m}$
- Introducido en marzo de 2003
- 64 KB de caché L1
- 512 KB de caché L2 (integrado)
- Instrucciones SIME SSE2
- Sin tecnología SpeedStep, no forma parte del paquete 'Centrino'
- Familia 6 modelo 9

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanamiento (USD)
<b>voltaje standard</b>									
Celeron M 310	1.2 GHz	512 KiB	400 MT/s	12×	1.356 V	24.5 W	Socket 479/FC-μBGASocket 479/FC-μPGA	Enero de 2004	
Celeron M 320	1.3 GHz	512 KiB	400 MT/s	13×	1.356 V	24.5 W	Socket 479/FC-μBGASocket 479/FC-μPGA	Enero de 2004	\$49
Celeron M 330	1.4 GHz	512 KiB	400 MT/s	14×	1.356 V	24.5 W	Socket 479/FC-μBGASocket 479/FC-μPGA	Abril de 2004	
Celeron M 340	1.5 GHz	512 KiB	400 MT/s	15×	1.356 V	24.5 W	Socket 479/FC-μBGASocket 479/FC-μPGA	Junio de 2004	
<b>ultra-bajo voltaje</b>									
Celeron M ULV 600	600 MHz	512 KiB	400 MT/s	6×	1.004 V	7 W	Socket 479/FC-μBGA	Junio de 2004	
Celeron M ULV 800	800 MHz	512 KiB	400 MT/s	8×	1.004 V	7 W	Socket 479/FC-μBGA	Enero de 2004	
Celeron M ULV 333	900 MHz	512 KiB	400 MT/s	9×	1.004 V	7 W	Socket 479/FC-μBGA	Enero de 2004	



- Dothan-1024 : Tecnología de proceso 90 nm
- 64 KB de caché L1
- 1 MB de caché L2 (integrado)
- Instrucciones SIME SSE2
- Sin tecnología SpeedStep, no forma parte del paquete 'Centrino'

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	
Celeron M 350	1.3 GHz	1 MiB	400 MT/s	13×	1.004–1.292 V	21 W	Socket 479/FC- μPGA Socket 479/FC-μBGA	Agosto de 2004	
Celeron M 360	1.4 GHz	1 MiB	400 MT/s	14×	1.004–1.292 V	21 W	Socket 479/FC- μPGA Socket 479/FC-μBGA	Agosto de 2004	
Celeron M 370	1.5 GHz	1 MiB	400 MT/s	15×	1.004–1.292 V	21 W	Socket 479/FC- μPGA Socket 479/FC-μBGA	Enero de 2005	
Celeron M 380	1.6 GHz	1 MiB	400 MT/s	16×	1.004–1.292 V	21 W	Socket 479/FC- μPGA Socket 479/FC-μBGA	Julio de 2005	
Celeron M 390									
<b>ultra-bajo voltaje</b>									
Celeron M ULV 383	1 GHz	1 MiB	400 MT/s	10×	0.876–0.956 V	5.5 W	Socket 479/FC-μBGA	Julio de 2005	

- **Yonah-1024** : Tecnología de proceso 65 nm
- 64 KB de caché L1
- 1 MB de caché L2 (integrado)
- Instrucciones SIME SSE3, bus frontal de 533 MHz, bit de ejecución-desactivación
- Sin tecnología SpeedStep, no forma parte del paquete 'Centrino'

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
<b>voltaje standard</b>									
Celeron M 410	1.47 GHz	1 MiB	533 MT/s	11×	1.0–1.3 V	27 W	Socket M	Abril de 2006	\$54
Celeron M 420	1.6 GHz	1 MiB	533 MT/s	12×	1.0–1.3 V	27 W	Socket M	Abril de 2006	\$107
Celeron M 430	1.73 GHz	1 MiB	533 MT/s	13×	1.0–1.3 V	27 W	Socket M	Abril de 2006	\$134
Celeron M 440	1.87 GHz	1 MiB	533 MT/s	14×	1.0–1.3 V	27 W	Socket MPBGA479	Octubre de 2006	\$107
Celeron M 450	2 GHz	1 MiB	533 MT/s	15×	1.0–1.3 V	27 W	Socket M	Octubre de 2006	\$134
<b>ultra-bajo voltaje</b>									
Celeron M ULV 423	1.07 GHz	1 MiB	533 MT/s	8×	0.95–0.975 V	5.5 W	FCBGA6	Abril de 2006	\$161
Celeron M ULV 443	1.2 GHz	1 MiB	533 MT/s	9×	0.95–0.975 V	5.5 W	FCBGA6	Setiembre de 2006	\$161

# INTEL CORE

---



- **Yonah:** Tecnología de proceso 0.065 µm (65 nm)

- Introducido en enero de 2006
- Bus frontal de 533/667 MHz
- 2 MB (compartido en Duo) caché L2
- Instrucciones SIME SSE3
- 31W TDP (versiones T)
- Familia 6, Modelo 14

## • Core Solo

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltage	TDP	Socket	Fecha de lanzamiento	Precio delanzamiento (USD)
Core Solo T1200	1.5 GHz	2 MiB	667 MT/s	9×	0.7625–1.3 V	27 W	Socket M	Julio de 2006	
Core Solo T1250	1.73 GHz	2 MiB	533 MT/s	13×	0.7625–1.3 V	31 W	Socket M		
Core Solo T1300	1.67 GHz	2 MiB	667 MT/s	10×	0.7625–1.3 V	27 W	Socket 479/FC-µBGA Socket M	Enero de 2006	\$209
Core Solo T1350	1.87 GHz	2 MiB	533 MT/s	14×	0.7625–1.3 V	31 W	Socket M	Julio de 2006	
Core Solo T1400	1.83 GHz	2 MiB	667 MT/s	11×	0.7625–1.3 V	27 W	Socket 479/FC-µBGA Socket M	Mayo de 2006	\$209
Core Solo T1500	2 GHz	2 MiB	667 MT/s	12×	0.7625–1.3 V	27 W	Socket 479/FC-µBGA Socket M	Agosto de 2006	
<b>ultra-bajo voltaje</b>									
Core Solo U1300	1.07 GHz	2 MiB	533 MT/s	8×	0.95–1.05 V	5.5 W	Socket 479/FC-µBGA	Abril de 2006	\$241
Core Solo U1400	1.2 GHz	2 MiB	533 MT/s	9×	0.95–1.05 V	5.5 W	Socket 479/FC-µBGA	Abril de 2006	\$262
Core Solo U1500	1.33 GHz	2 MiB	533 MT/s	10×	0.85–1.1 V	5.5 W	Socket 479/FC-µBGA	Enero de 2007	\$262

• Core Duo

Modelo	Frecuencia	cacheL2	FSB	Mult.	Voltage	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)	
Core Duo T2050	1.6 GHz	2 MiB	533 MT/s	12×	0.762–1.3 V	31 W	Socket M	Mayo de 2006	\$140	
Core Duo T2250	1.73 GHz	2 MiB	533 MT/s	13×	0.762–1.3 V	31 W	Socket M	Mayo de 2006	OEM	
Core Duo T2300	1.67 GHz	2 MiB	667 MT/s	10×	0.762–1.3 V	31 W	Socket MSocket 479/FC-μBGA	Enero de 2006	\$241	
Core Duo T2300E	1.67 GHz	2 MiB	667 MT/s	10×	0.762–1.3 V	31 W	Socket MμFCBGA-479	Mayo de 2006	\$209	
Core Duo T2350	1.87 GHz	2 MiB	533 MT/s	14×	0.762–1.3 V	31 W	Socket M		OEM	
Core Duo T2400	1.83 GHz	2 MiB	667 MT/s	11×	0.762–1.3 V	31 W31 W 27 W 27 W	Socket MSocket 479/FC-μBGA	Enero de 2006	\$294	
Core Duo T2450	2 GHz	2 MiB	533 MT/s	15×	0.762–1.3 V	31 W	Socket M		OEM	
Core Duo T2500	2 GHz	2 MiB	667 MT/s	12×	0.762–1.3 V	31 W	Socket MSocket 479/FC-μBGA	Enero de 2006	\$423	
Core Duo T2600	2.17 GHz	2 MiB	667 MT/s	13×	0.762–1.3 V	31 W	Socket MSocket 479/FC-μBGA	Enero de 2006	\$637	
Core Duo T2700	2.33 GHz	2 MiB	667 MT/s	14×	0.762–1.3 V	31 W	Socket MSocket 479/FC-μBGA	Junio de 2006	\$637	
bajo voltaje										
Core Duo LV L2300	1.5 GHz	2 MiB	667 MT/s	9×	0.762–1.212 V	15 W	Socket 479/FC-μBGA	Enero de 2006	\$284	
Core Duo LV L2400	1.67 GHz	2 MiB	667 MT/s	10×	0.762–1.212 V	15 W	Socket 479/FC-μBGA	Enero de 2006	\$316	
Core Duo LV L2500	1.83 GHz	2 MiB	667 MT/s	11×	0.762–1.212 V	15 W	Socket 479/FC-μBGA	Setiembre de 2006	\$316	
ultra-bajo voltaje										
Core Duo ULV U2400	1.07 GHz	2 MiB	533 MT/s	8×	0.8–1.1 V	9 W	Socket 479/FC-μBGA	Junio de 2006	42\$262	
Core Duo ULV U2500	1.2 GHz	2 MiB	533 MT/s	9×	0.8–1.1 V	9 W	Socket 479/FC-μBGA	Junio de 2006	\$289	



### Dual-Core Xeon LV

Sossaman : Tecnología de proceso 0.065 µm (65 nm)

- Introducido en marzo de 2006
- Basado en el núcleo de Yonah, con instrucciones SIME SSE3
- Bus frontal de 667 MHz
- 2 MB de caché L2 compartida
- Variantes

Modelo	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio del lanzamiento (USD)
<b>Dual Core, bajo voltaje</b>									
Xeon LV 1.66	1.67 GHz	2 MiB	667 MT/s	10×	1.1125–1.275 V	31 W	Socket M	14 de marzo de 2006	\$209
Xeon LV 2.0	2 GHz	2 MiB	667 MT/s	12×	1.1125–1.275 V	31 W	Socket M	14 de marzo de 2006	\$423
Xeon LV 2.16	2.17 GHz	2 MiB	667 MT/s	13×	1.1125–1.275 V	31 W	Socket M	Q3 2006	OEM
<b>Dual Core, ultra-bajo voltaje</b>									
Xeon ULV 1.66	1.67 GHz	2 MiB	667 MT/s	10×	0.8250–1.2125 V	15 W	Socket M	14 de marzo de 2006	OEM

Microarquitectura netburst

---

PENTIUM 4

- Tecnología de proceso de 0.18  $\mu\text{m}$  (1.40 y 1.50 GHz)
- Introducido el 20 de noviembre de 2000
- El caché L2 era 256 KB de caché de transferencia avanzada (integrado)
- El estilo del paquete del procesador fue PGA423, PGA478
- Velocidad de reloj del bus del sistema 400 MHz
- Extensiones SIME SSE2
- 42 millones de transistores
- Se utiliza en escritorios y estaciones de trabajo de nivel básico.
- Tecnología de proceso de 0.18  $\mu\text{m}$  (1.7 GHz)
- Introducido el 23 de abril de 2001
- Vea los chips 1.4 y 1.5 para más detalles.
- Tecnología de proceso de 0.18  $\mu\text{m}$  (1.6 y 1.8 GHz)
- Introducido el 2 de julio de 2001

- El voltaje del núcleo es de 1,15 voltios en el modo de rendimiento máximo; 1.05 voltios en modo de batería optimizada
- Potencia <1 watio en modo de batería optimizada
- Se utiliza en PC móviles de tamaño completo y luego ligeras
- Tecnología de proceso de 0.18  $\mu\text{m}$  Willamette (1.9 y 2.0 GHz)
- Introducido el 27 de agosto de 2001
- Ver 1.4 y 1.5 chips para más detalles.
- Familia 15 modelo 1
- Pentium 4 (2 GHz, 2,20 GHz)
- Introducido el 7 de enero de 2002
- Pentium 4 (2.4 GHz)
- Introducido el 2 de abril de 2002
- Tecnología de proceso de 0.13  $\mu\text{m}$  Northwood A (1.7, 1.8, 1.9, 2, 2.2, 2.4, 2.5, 2.6, 2.8 (OEM), 3.0 (OEM) GHz)
- Predicción de rama mejorada y otros ajustes de microcódigos
- 512 KB de caché L2 integrada
- 55 millones de transistores
- Bus de sistema de 400 MHz
- Familia 15 modelo 2
- Tecnología de proceso de 0.13  $\mu\text{m}$  Northwood B (2.26, 2.4, 2.53, 2.66, 2.8, 3.06 GHz)
- Bus de sistema de 533 MHz. (3.06 incluye la tecnología Hyper-Threading de Intel)
- Tecnología de proceso de 0.13  $\mu\text{m}$  Northwood C (2.4, 2.6, 2.8, 3.0, 3.2, 3.4 GHz)
- Bus de sistema de 800 MHz (todas las versiones incluyen Hyper-Threading)
- 6500 a 10,000 MIPS



- Itanium

- (entrada cronológica - nueva arquitectura no x86)
- Xeon (NetBurst de 32 bits)
- Designación oficial ahora Xeon, es decir, no "Pentium 4 Xeon"
- Xeon 1.4, 1.5, 1.7 GHz
- Introducido el 21 de mayo de 2001
- El caché L2 era 256 KB de caché de transferencia avanzada (integrado)
- El estilo del paquete del procesador fue Organic Land Grid Array 603 (OLGA 603)
- Velocidad de reloj del bus del sistema 400 MHz
- Extensiones SIME SSE2
- Se utiliza en estaciones de trabajo con procesador dual de alto rendimiento y rango medio
- Xeon 2.0 GHz y hasta 3.6 GHz
- Introducido el 25 de septiembre de 2001

- Pentium móvil 4-M
- Tecnología de proceso de 0.13  $\mu\text{m}$
- 55 millones de transistores
- 512 KB de caché L2
- BUS a 400 MHz
- Admite hasta 1 GB de memoria DDR de 266 MHz
- Admite la administración de energía del sistema ACPI 2.0 y APM 1.2
- 1.3–1.2 V (SpeedStep)
- Potencia: 1.2 GHz 20.8 W, 1.6 GHz 30 W, 2.6 GHz 35 W
- Potencia de reposo 5 W (1.2 V)
- Potencia de sueño más profunda = 2.9 W (1.0 V)
- 1,40 GHz - 23 de abril de 2002
- 1,50 GHz - 23 de abril de 2002
- 1,60 GHz - 4 de marzo de 2002
- 1,70 GHz - 4 de marzo de 2002
- 1,80 GHz - 23 de abril de 2002
- 1,90 GHz - 24 de junio de 2002
- 2,00 GHz - 24 de junio de 2002
- 2,20 GHz - 16 de septiembre de 2002
- 2,40 GHz - 14 de enero de 2003
- 2,50 GHz - 16 de abril de 2003
- 2,60 GHz - 11 de junio de 2003

# PENTIUM 4 EE:

- Pentium 4 EE
- Introducido en septiembre de 2003
- EE = "Edición extrema"
- Creado a partir del núcleo "Gallatin" de Xeon, pero con 2 MB de caché
- Pentium 4E
- Introducido en febrero de 2004
- construido con tecnología de proceso de 0.09  $\mu\text{m}$  (90 nm) Prescott (2.4 A, 2.8, 2.8 A, 3.0, 3.2, 3.4, 3.6, 3.8) 1 MB de caché L2
- Bus de sistema de 533 MHz (solo 2.4A y 2.8A)
- Bus de sistema de 800 MHz (todos los demás modelos)
- 125 millones de transistores en modelos de 1 MB
- 169 millones de transistores en modelos de 2 MB
- La compatibilidad con Hyper-Threading solo está disponible en las CPU que utilizan el bus del sistema de 800 MHz.
- La línea de instrucciones de enteros del procesador se ha incrementado de 20 etapas a 31 etapas, lo que teóricamente permite un ancho de banda aún mayor
- 7500 a 11,000 MIPS
- Las versiones de LGA 775 están en la serie 5xx (32 bits) y la serie 5x1 (con Intel 64)
- La serie 6xx tiene 2 MB de caché L2 e Intel 64

# PROCESADORES DE 64 BITS



## IA-64

La arquitectura IA-64 (Intel Architecture, 64 bits) de Intel, fue lanzada en 1999, y no es directamente compatible con el conjunto de instrucciones IA-32 (excepto bajo emulación software) como sí sucede en el caso de las arquitecturas Intel 64 y AMD64.10

Nuevo conjunto de instrucciones, nada relacionado con x86

Antes de que se eliminara la característica (Montecito, julio de 2006), los procesadores IA-64 admitían hardware x86 de 32 bits, pero lentamente (consulte su recepción de mercado de 2001 y los cambios arquitectónicos de 2006)

- **Itanium**
  - Nombre en clave Merced
  - Familia 7
  - Lanzado el 29 de mayo de 2001
  - 733 MHz y 800 MHz
  - 2 MB de caché
  - Todos retirados y reemplazados por Itanium 2
- **Itanium 2**
  - Familia 0x1F
  - Lanzado en julio de 2002
  - 900 MHz - 1.6 GHz
  - McKinley 900 MHz, 1.5 MB de caché, Modelo 0x0
  - McKinley 1 GHz, 3 MB de caché, Modelo 0x0
  - Deerfield 1 GHz, 1.5 MB de caché, Modelo 0x1
  - Madison 1.3 GHz, 3 MB de caché, Modelo 0x1
  - Madison 1.4 GHz, 4 MB de caché, Modelo 0x1
  - Madison 1.5 GHz, 6 MB de caché, Modelo 0x1
  - Madison 1.67 GHz, 9 MB de caché, Modelo 0x1
  - Hondo 1.4 GHz, 4 MB de caché, MCM de doble núcleo, Modelo 0x1

- **Pentium 4F**

- Prescott 2M basado en tecnología de proceso de 0.09  $\mu\text{m}$  (90 nm)
- 2.8–3.8 GHz (números de modelo 6x0)
- Introducido el 20 de febrero de 2005
- Las mismas características que Prescott con la adición de:
- 2 MB de caché
- Intel de 64 bits
- Tecnología Intel SpeedStep mejorada (EIST)
- Cedar Mill basado en tecnología de proceso de 0.065  $\mu\text{m}$  (65 nm)
- 3.0–3.6 GHz (números de modelo 6x1)
- Introducido el 16 de enero de 2006
- Die encogimiento de Prescott-2M
- Las mismas características que Prescott-2M
- Familia 15 Modelo 4

- **Presler (Pentium D):** tecnología de proceso de 65 nm (2.8–3.6 GHz)

- Introducido el 16 de enero de 2006
- 2.8–3.6 GHz (números de modelo 915–960)
- 376 millones de transistores
- 2  $\times$  2 MB (no compartido, 4 MB en total) caché L2
- Contiene 2 moldes de cedro en un paquete
- Variantes

- **Pentium D 945**

- Edición Pentium Extreme
- Microprocesador de doble núcleo
- Hyper-Threading habilitado
- Bus frontal de 800 (4  $\times$  200) MHz
- Smithfield (Pentium Extreme Edition): tecnología de proceso de 90 nm (3,2 GHz)
- Variantes:
- Pentium 840 EE - 3.20 GHz (2  $\times$  1 MB L2)
- Presler (Pentium Extreme Edition): tecnología de proceso de 65 nm (3.46, 3.73)
- 2 MB  $\times$  2 (no compartido, 4 MB en total) caché L2
- Variantes:
- Pentium 955 EE - 3.46 GHz, bus frontal de 1066 MHz
- Pentium 965 EE - 3.73 GHz, bus frontal de 1066 MHz
- Pentium 969 EE - 3.73 GHz, bus frontal de 1066 MHz

- **Pentium D**

- Microprocesador de doble núcleo
- No Hyper-Threading
- Bus frontal de 800 (4  $\times$  200) MHz
- LGA 775 (zócalo T)
- **Smithfield (Pentium D):** tecnología de proceso de 90 nm (2,66–3,2 GHz)
- Introducido el 26 de mayo de 2005
- 2,66–3,2 GHz (números de modelo 805–840)
- 230 millones de transistores
- 1 MB  $\times$  2 (no compartido, 2 MB en total) caché L2
- La coherencia de caché entre núcleos requiere comunicación sobre el FSB
- Aumento del rendimiento del 60% sobre Prescott con reloj similar
- 2,66 GHz (533 MHz FSB) Pentium D 805 introducido en diciembre de 2005
- Contiene 2x dados Prescott en un paquete
- Familia 15 Modelo 4

- **Xeon (64-bits NetBurst)**

- Nocona
- Introducido en el 2004

- **Irwindale**

- Introducido en el 2004

- **Cranford**

- Introducido en abril de 2005
- Versión MP de Nocona

- **Potomac**

- Introducido en abril de 2005
- Cranford con 8 MB de caché L3

- **Paxville DP (2.8 GHz)**

- Introducido el 10 de octubre de 2005
- Versión de doble núcleo de Irwindale, con 4 MB de caché L2 (2 MB por núcleo)
- 2.8 GHz
- Autobús frontal de 800 MT / s



- **Paxville MP** - Proceso de 90 nm (2.67 - 3.0 GHz)
- Introducido el 1 de noviembre de 2005
- Serie Xeon 7000 de doble núcleo
- Versión compatible con MP de Paxville DP
- 2 MB de caché L2 (1 MB por núcleo) o 4 MB de L2 (2 MB por núcleo)
- 667 MT / s FSB o 800 MT / s FSB
- **Dempsey** - Proceso de 65 nm (2.67 - 3.73 GHz)
- Introducido el 23 de mayo de 2006
- Serie Xeon 5000 de doble núcleo
- Versión MP de Presler
- 667 MT / so 1066 MT / s FSB
- 4 MB de caché L2 (2 MB por núcleo)
- LGA 771 (Socket J).
- **Tulsa:** proceso de 65 nm (2.5 - 3.4 GHz)
- Introducido el 29 de agosto de 2006
- Serie Xeon 7100 de doble núcleo
- Versión mejorada de Paxville MP
- 667 MT / so 800 MT / s FSB

## Intel 64 - Microarquitectura

- **Xeon (microarquitectura Core de 64 bits)**
- Woodcrest - tecnología de proceso de 65 nm
- CPU de servidor y estación de trabajo (soporte SMP para sistema de CPU dual)
- Introducido el 26 de junio de 2006
- Intel VT-x, soporte para múltiples sistemas operativos
- EIST (Tecnología Intel SpeedStep mejorada) en 5140, 5148LV, 5150, 5160
- Ejecutar bit de desactivación
- TXT, extensiones de hardware de seguridad mejoradas
- Instrucciones de SSSE3 SIMD
- iAMT2 (Tecnología Intel Active Management), gestione computadoras de forma remota



Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Dual Core										
Xeon 5110	2	1.6 GHz	4 MiB	1066 MT/s	6×	1.0–1.5 V	65 W	LGA 771	26 de junio de 2006	\$209
Xeon 5120	2	1.87 GHz	4 MiB	1066 MT/s	7×	1.0–1.5 V	65 W	LGA 771	26 de junio de 2006	\$256
Xeon 5130	2	2 GHz	4 MiB	1333 MT/s	6×	1.0–1.5 V	65 W	LGA 771	26 de junio de 2006	\$316
Xeon 5140	2	2.33 GHz	4 MiB	1333 MT/s	7×	1.0–1.5 V	65 W	LGA 771	26 de junio de 2006	\$455
Xeon 5150	2	2.67 GHz	4 MiB	1333 MT/s	8×	1.0–1.5 V	65 W	LGA 771	26 de junio de 2006	\$690
Xeon 5160	2	3 GHz	4 MiB	1333 MT/s	9×	1.0–1.5 V	80 W	LGA 771	26 de junio de 2006	\$851
Dual Core, bajo voltaje										
Xeon LV 5113	2	1.6 GHz	4 MiB	800 MT/s	8×	1.15–1.25 V	40 W	LGA 771	4 de diciembre de 2006	OEM
Xeon LV 5128	2	1.87 GHz	4 MiB	1066 MT/s	7×	1.0V–1.5V V	40 W	LGA 771	4 de diciembre de 2006	\$412
Xeon LV 5133	2	2.2 GHz	4 MiB	800 MT/s	11×	1.0–1.5 V	40 W	LGA 771	26 de junio de 2006	OEM
Xeon LV 5138	2	2.13 GHz	4 MiB	1066 MT/s	8×	1.0–1.5 V	35 W	LGA 771	4 de diciembre de 2006	\$617
									27 de 52	
Xeon LV 5148	2	2.33 GHz	4 MiB	1333 MT/s	7×	1.0–1.5 V	40 W	LGA 771	septiembre de 2006	\$519

- **Clovertown - tecnología de proceso de 65 nm**
- CPU de servidor y estación de trabajo (soporte SMP para sistema de CPU dual)
- Introducido el 13 de diciembre de 2006
- Cuatro núcleos
- Intel VT-x, soporte para múltiples sistemas operativos
- EIST (Tecnología Intel SpeedStep mejorada) en E5365, L5335
- Ejecutar bit de desactivación
- TXT, extensiones de hardware de seguridad mejoradas
- Instrucciones de SSSE3 SIMD
- iAMT2 (Tecnología Intel Active Management), gestione computadoras de forma remota



Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
<b>Quad Core</b>										
Xeon E5310	4	1.6 GHz	2 × 4 MiB	1066 MT/s	6×	1.0–1.5 V	80 W	LGA 771	14 de noviembre de 2006	\$455
Xeon E5320	4	1.87 GHz	2 × 4 MiB	1066 MT/s	7×	1.0–1.5 V	80 W	LGA 771	14 de noviembre de 2006	\$690
Xeon E5330	4	2.13 GHz	2 × 4 MiB	1066 MT/s	8×	1.0–1.5 V	80 W	LGA 771		OEM
Xeon E5335	4	2 GHz	2 × 4 MiB	1333 MT/s	6×	1.0–1.5 V	80 W	LGA 771	14 de noviembre de 2006	\$690
Xeon E5340	4	2.4 GHz	2 × 4 MiB	1066 MT/s	9×	1.0–1.5 V	80 W	LGA 771		OEM
Xeon E5345	4	2.33 GHz	2 × 4 MiB	1333 MT/s	7×	1.0–1.5 V	80 W	LGA 771	14 de noviembre de 2006	\$851
Xeon E5350, X5350	4	2.67 GHz	2 × 4 MiB	1066 MT/s	10×	1.0–1.5 V	80,120 W	LGA 771		OEM
Xeon X5355	4	2.67 GHz	2 × 4 MiB	1333 MT/s	8×	1.0–1.5 V	120 W	LGA 771	14 de noviembre de 2006	\$1172
Xeon X5365	4	3 GHz	2 × 4 MiB	1333 MT/s	9×	1.0–1.5 V	150,120 W	LGA 771	12 de marzo de 2007	\$1350
<b>Quad Core, bajo voltaje</b>										
Xeon L5310	4	1.6 GHz	2 × 4 MiB	1066 MT/s	6×	1.1–1.25 V	50 W	LGA 771	12 de marzo de 2007	\$455
Xeon L5318	4	1.6 GHz	2 × 4 MiB	1066 MT/s	6×	0.9–1.25 V	40 W	LGA 771	13 de agosto de 2007	OEM
Xeon L5320	4	1.87 GHz	2 × 4 MiB	1066 MT/s	7×	1.1–1.25 V	50 W	LGA 771	12 de marzo de 2007	\$519
Xeon L5335	4	2 GHz	2 × 4 MiB	1333 MT/s	6×	1.1–1.25 V	50 W	LGA 771	13 de agosto de 2007	\$380 <sup>54</sup>



# INTEL CORE 2

---

- **Conroe - tecnología de proceso de 65 nm**
- CPU de escritorio (soporte SMP restringido a 2 CPU)
- Dos núcleos en un dado
- Introducido el 27 de julio de 2006
- Instrucciones de SSSE3 SIMD
- 291 millones de transistores
- 64 KB de caché L1 por núcleo (32 + 32 KB de 8 vías)
- Intel VT-x, soporte para múltiples sistemas operativos
- TXT, extensiones de hardware de seguridad mejoradas
- Ejecutar bit de desactivación
- EIST (Tecnología Intel SpeedStep mejorada)
- iAMT2 (Tecnología Intel Active Management), gestione computadoras de forma remota
- LGA 775

(65 nm, 1066 MT/s)

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core 2 Duo E6300	2	1.87 GHz	2 MiB	1066 MT/s	7×	0.85–1.5 V	65 W	LGA 775	Julio de 2006	\$183
Core 2 Duo E6320	2	1.87 GHz	4 MiB	1066 MT/s	7×	0.85–1.5 V	65 W	LGA 775	Abril de 2007	\$163
Core 2 Duo E6400	2	2.13 GHz	2 MiB	1066 MT/s	8×	0.85–1.5 V	65 W	LGA 775	Julio de 2006	\$224
Core 2 Duo E6420	2	2.13 GHz	4 MiB	1066 MT/s	8×	0.85–1.5 V	65 W	LGA 775	Abril de 2007	\$183
Core 2 Duo E6600	2	2.4 GHz	4 MiB	1066 MT/s	9×	0.85–1.5 V	65 W	LGA 775	Julio de 2006	\$316
Core 2 Duo E6700	2	2.67 GHz	4 MiB	1066 MT/s	10×	0.85–1.5 V	65 W	LGA 775	Julio de 2006 <sup>57</sup>	\$530



(65 nm, 1333 MT/s)

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio de lanzamiento (USD)
Core 2 Duo E6540	2	2.33 GHz	4 MiB	1333 MT/s	7×	0.85–1.5 V	65 W	LGA 775	Julio de 2007	\$163
Core 2 Duo E6550	2	2.33 GHz	4 MiB	1333 MT/s	7×	0.85–1.5 V	65 W	LGA 775	Julio de 2007	\$163
Core 2 Duo E6750	2	2.67 GHz	4 MiB	1333 MT/s	8×	0.85–1.5 V	65 W	LGA 775	Julio de 2007	\$183
Core 2 Duo E6850	2	3 GHz	4 MiB	1333 MT/s	9×	0.85–1.5 V	65 W	LGA 775	Julio de 2007	\$266

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	TDP	Socket
Core 2 Duo E6305	2	1.87 GHz	2 MiB	1066 MT/s	7×	65 W	LGA 771
Core 2 Duo E6405	2	2.13 GHz	2 MiB	1066 MT/s	8×	65 W	LGA 771

•**Conroe XE:** tecnología de proceso de 65 nm

•Desktop Extreme Edition CPU (compatibilidad SMP restringida a 2 CPU)

•Introducido el 27 de julio de 2006

•mismas características que Conroe

•LGA 775

•Variantes:

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio de lanzamiento (USD)
Core 2 Extreme X6800	2	2.93 GHz	4 MiB	1066 MT/s	11×	0.85–1.5 V	75 W	LGA 775	Julio de 2006	\$999
Core 2 Extreme X6900	2	3.2 GHz	4 MiB	1066 MT/s	12×	0.85–1.5 V	75 W	LGA 775	N/A	N/A



- **Allendale (Intel Core 2):** tecnología de proceso de 65 nm
- CPU de escritorio (soporte SMP restringido a 2 CPU)
- Dos CPU en un dado
- Introducido el 21 de enero de 2007
- Instrucciones de SSSE3 SIMD
- 167 millones de transistores
- TXT, extensiones de hardware de seguridad mejoradas
- Ejecutar bit de desactivación
- EIST (Tecnología Intel SpeedStep mejorada)
- iAMT2 (Tecnología Intel Active Management), gestione computadoras de forma remota
- LGA 775

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio de lanzamiento (USD)
Core 2 Duo E4300	2	1.8 GHz	2 MiB	800 MT/s	9×	0.85–1.5 V	65 W	LGA 775	January 2007	\$163
Core 2 Duo E4400	2	2 GHz	2 MiB	800 MT/s	10×	0.85–1.5 V	65 W	LGA 775	April 2007	\$133
Core 2 Duo E4500	2	2.2 GHz	2 MiB	800 MT/s	11×	0.85–1.5 V	65 W	LGA 775	July 2007	\$133
Core 2 Duo E4600	2	2.4 GHz	2 MiB	800 MT/s	12×	1.162–1.312 V	65 W	LGA 775	October 2007	\$133
Core 2 Duo E4700	2	2.6 GHz	2 MiB	800 MT/s	13×	1.162–1.312 V	65 W	LGA 775	March 2008	\$133

- **Merom - tecnología de proceso de 65 nm**

- CPU móvil (soporte SMP restringido a 2 CPU)
- Introducido el 27 de julio de 2006
- Familia 6, Modelo 15
- mismas características que Conroe
- Zócalo M / Zócalo P

**"Merom" y "Merom 2"**

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core 2 Duo T5200	2	1.6 GHz	2 MiB	533 MT/s	12×	0.95–1.175 V	34 W	Socket M	Octubre de 2006	OEM
Core 2 Duo T5250	2	1.5 GHz	2 MiB	667 MT/s	9×	0.95–1.175 V	35 W	Socket P	Q2 2007	OEM
Core 2 Duo T5270	2	1.4 GHz	2 MiB	800 MT/s	7×	0.95–1.175 V	35 W	Socket P	Octubre de 2007	OEM
Core 2 Duo T5300	2	1.73 GHz	2 MiB	533 MT/s	13×	0.95–1.175 V	34 W	Socket M	Q1 2007	OEM
Core 2 Duo T5450	2	1.67 GHz	2 MiB	667 MT/s	10×	0.95–1.175 V	35 W	Socket P	Q2 2007	OEM



Core 2 Duo T5470	2	1.6 GHz	2 MiB	800 MT/s	8×	0.95–1.175 V	35 W	Socket P	Julio de 2007	OEM	
Core 2 Duo T5500	2	1.67 GHz	2 MiB	667 MT/s	10×	0.95–1.175 V	34 W	Socket M	28 de agosto de 2006	\$209	
Core 2 Duo T5500	2	1.67 GHz	2 MiB	667 MT/s	10×	0.95–1.175 V	34 W	BGA479	Agosto de 2006	\$209	
Core 2 Duo T5550	2	1.83 GHz	2 MiB	667 MT/s	11×	0.95–1.175 V	35 W	Socket P	Enero de 2008	OEM	
Core 2 Duo T5600	2	1.83 GHz	2 MiB	667 MT/s	11×	0.95–1.175 V	34 W	Socket M	Agosto de 2006	\$241	
Core 2 Duo T5600	2	1.83 GHz	2 MiB	667 MT/s	11×	0.95–1.175 V	34 W	BGA479	Agosto de 2006	\$241	
Core 2 Duo T5670	2	1.8 GHz	2 MiB	800 MT/s	9×	0.95–1.175 V	35 W	Socket P	Q2 2008	OEM	
Core 2 Duo T5750	2	2 GHz	2 MiB	667 MT/s	12×	0.95–1.175 V	35 W	Socket P	Enero de 2008	OEM	
Core 2 Duo T5800	2	2 GHz	2 MiB	800 MT/s	10×	0.95–1.175 V	35 W	Socket P	Q4 2008	OEM	
Core 2 Duo T5850	2	2.17 GHz	2 MiB	667 MT/s	13×	0.95–1.175 V	35 W	Socket P	Q4 2008	OEM	
Core 2 Duo T5870	2	2 GHz	2 MiB	800 MT/s	10×	0.95–1.175 V	35 W	Socket P	2008	OEM	
Core 2 Duo T5900	2	2.2 GHz	2 MiB	800 MT/s	11×	0.95–1.175 V	35 W	Socket P	Julio de 2008	OEM	
Core 2 Duo T7100	2	1.8 GHz	2 MiB	800 MT/s	9×	0.95–1.175 V	35 W	Socket P	Mayo de 2007	\$209	
Core 2 Duo T7100	2	1.8 GHz	2 MiB	800 MT/s	9×	0.95–1.175 V	35 W	FCBGA6	Mayo de 2007	\$209	
Core 2 Duo T7200	2	2 GHz	4 MiB	667 MT/s	12×	0.95–1.175 V	34 W	Socket M	Agosto de 2006	\$294	
Core 2 Duo T7200	2	2 GHz	4 MiB	667 MT/s	12×	0.95–1.175 V	34 W	FCBGA6	Agosto de 2006	\$294	
Core 2 Duo T7250	2	2 GHz	2 MiB	800 MT/s	10×	0.95–1.175 V	35 W	Socket P	Setiembre de 2007	\$290	
Core 2 Duo T7250	2	2 GHz	2 MiB	800 MT/s	10×	0.95–1.175 V	35 W	FCBGA6	Setiembre de 2007	\$290	
Core 2 Duo T7300	2	2 GHz	4 MiB	800 MT/s	10×	0.95–1.175 V	35 W	Socket P	Mayo de 2007	\$241	
Core 2 Duo T7300	2	2 GHz	4 MiB	800 MT/s	10×	0.95–1.175 V	35 W	FCBGA6	Mayo de 2007	\$241	
Core 2 Duo T7400	2	2.17 GHz	4 MiB	667 MT/s	13×	0.95–1.175 V	34 W	Socket M	Agosto de 2006	\$423	
Core 2 Duo T7400	2	2.17 GHz	4 MiB	667 MT/s	13×	0.95–1.175 V	34 W	FCBGA6	Agosto de 2006	\$423	
Core 2 Duo T7500	2	2.2 GHz	4 MiB	800 MT/s	11×	0.95–1.175 V	35 W	Socket P	Mayo de 2007	\$316	
Core 2 Duo T7500	2	2.2 GHz	4 MiB	800 MT/s	11×	0.95–1.175 V	35 W	FCBGA6	Mayo de 2007	\$316	
Core 2 Duo T7600	2	2.33 GHz	4 MiB	667 MT/s	14×	0.95–1.175 V	34 W	Socket M	Agosto de 2006	\$637	
Core 2 Duo T7600	2	2.33 GHz	4 MiB	667 MT/s	14×	0.95–1.175 V	34 W	FCBGA6	Agosto de 2006	\$637	
Core 2 Duo T7600G	2	2.33 GHz	4 MiB	667 MT/s	14×	0.95–1.175 V	34 W	Socket M	Diciembre de 2006		
Core 2 Duo T7700	2	2.4 GHz	4 MiB	800 MT/s	12×	0.95–1.175 V	35 W	Socket P	Mayo de 2007	\$530	
Core 2 Duo T7700	2	2.4 GHz	4 MiB	800 MT/s	12×	0.95–1.175 V	35 W	FCBGA6	Mayo de 2007	\$530	
Core 2 Duo T7800	2	2.6 GHz	4 MiB	800 MT/s	13×	0.95–1.175 V	35 W	Socket P	Setiembre de 2007	\$530	
Core 2 Duo T7800	2	2.6 GHz	4 MiB	800 MT/s	13×	0.95–1.175 V	35 W	FCBGA6	Setiembre de 2007	\$530	



## "Merom" (bajo-voltaje, 65 nm)

[illegible]

"Merom-2M" (ultra-low-voltage, 65 nm)

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core 2 Duo U7500	2	1.07 GHz	2 MiB	533 MT/s	8×	0.8–0.975 V	10 W	FCBGA6 (Socket M)	Abril de 2007	\$262
Core 2 Duo U7500	2	1.07 GHz	2 MiB	533 MT/s	8×	0.8–0.975 V	10 W	FCBGA6 (Socket P)	Febrero de 2008	\$262
Core 2 Duo U7600	2	1.2 GHz	2 MiB	533 MT/s	9×	0.8–0.975 V	10 W	FCBGA6 (Socket M)	Abril de 2007	\$289
Core 2 Duo U7600	2	1.2 GHz	2 MiB	533 MT/s	9×	0.8–0.975 V	10 W	FCBGA6 (Socket P)	Abril de 2007	\$289
Core 2 Duo U7700	2	1.33 GHz	2 MiB	533 MT/s	10×	0.8–0.975 V	10 W	FCBGA6 (Socket M)	Diciembre de 2007	\$289
Core 2 Duo U7700	2	1.33 GHz	2 MiB	533 MT/s	10×	0.8–0.975 V	10 W	FCBGA6 (Socket P)	Febrero de 2008	\$289

- **Kentsfield:** tecnología de proceso de 65 nm
  - Dos CPU de doble núcleo mueren en un paquete
  - CPU de escritorio de cuatro núcleos (soporte SMP restringido a 4 CPU)
  - Introducido el 13 de diciembre de 2006
  - mismas características que Conroe pero con 4 núcleos de CPU
  - 586 millones de transistores
  - LGA 775
  - Familia 6, Modelo 15, Paso 11

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core 2 Quad Q6400	4	2.13 GHz	2 × 4 MiB	1066 MT/s	8×	0.8500–1.500 V	105 W	LGA 775		OEM
Core 2 Quad Q6600	4	2.4 GHz	2 × 4 MiB	1066 MT/s	9×	0.8500–1.500 V	105 W 95 W	LGA 775	Enero de 2007	\$530
Core 2 Quad Q6700	4	2.67 GHz	2 × 4 MiB	1066 MT/s	10×	0.8500–1.500 V	95 W	LGA 775	Abril de 2007	\$851 <sup>66</sup>



Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamie nto	Precio delanzamie nto (USD)
Core 2 Extreme QX6700	4	2.67 GHz	2 × 4 MiB	1066 MT/s	10×	0.8500– 1.500 V	130 W	LGA 775	Noviembr e de 2006	\$999
Core 2 Extreme QX6800	4	2.93 GHz	2 × 4 MiB	1066 MT/s	11×	0.8500– 1.500 V	130 W	LGA 775	Abril de 2007	\$1199
Core 2 Extreme QX6850	4	3 GHz	2 × 4 MiB	1333 MT/s	9×	0.8500– 1.500 V	130 W	LGA 775	Julio de 2007	\$999

- **Wolfdale** - tecnología de proceso de 45 nm
  - Muere el psiquiatra de Conroe
  - Las mismas características que Conroe con la adición de:
    - 50% más de caché, 6 MB en lugar de 4 MB
    - Tecnología Intel Trusted Execution
    - Instrucciones SIME SSE4
  - 410 millones de transistores
  - Variantes

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core 2 Duo E8190	2	2.67 GHz	6 MiB	1333 MT/s	8×	0.85–1.3625 V	65 W	LGA 775	Enero de 2008	\$163
Core 2 Duo E8200	2	2.67 GHz	6 MiB	1333 MT/s	8×	0.85–1.3625 V	65 W	LGA 775	Enero de 2008	\$163
Core 2 Duo E8290	2	2.83 GHz	6 MiB	1333 MT/s	8.5×	0.85–1.3625 V	65 W	LGA 775	?	?
Core 2 Duo E8300	2	2.83 GHz	6 MiB	1333 MT/s	8.5×	0.85–1.3625 V	65 W	LGA 775	Abril de 2008	\$163
Core 2 Duo E8400	2	3 GHz	6 MiB	1333 MT/s	9×	0.85–1.3625 V	65 W	LGA 775	Enero de 2008	\$183
Core 2 Duo E8500	2	3.17 GHz	6 MiB	1333 MT/s	9.5×	0.85–1.3625 V	65 W	LGA 775	Enero de 2008	\$266
Core 2 Duo E8600	2	3.33 GHz	6 MiB	1333 MT/s	10×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2008	\$266
Core 2 Duo E8700	2	3.5 GHz	6 MiB	1333 MT/s	10.5×	0.85–1.3625 V	65 W	LGA 775	Diciembre de 2009	68 NA



- **Wolfdale-3M** (Intel Core 2): tecnología de proceso de 45 nm
- Tecnología Intel Trusted Execution

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core 2 Duo E7200	2	2.53 GHz	3 MiB	1066 MT/s	9.5×	0.85–1.3625 V	65 W	LGA 775	Abril de 2008	\$133
Core 2 Duo E7300	2	2.67 GHz	3 MiB	1066 MT/s	10×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2008	\$133
Core 2 Duo E7400	2	2.8 GHz	3 MiB	1066 MT/s	10.5×	0.85–1.3625 V	65 W	LGA 775	Octubre de 2008	\$133
Core 2 Duo E7500	2	2.93 GHz	3 MiB	1066 MT/s	11×	0.85–1.3625 V	65 W	LGA 775	Enero de 2009	\$133
Core 2 Duo E7600	2	3.07 GHz	3 MiB	1066 MT/s	11.5×	0.85–1.3625 V	65 W	LGA 775	Mayo de 2009	\$133



- **Yorkfield** - tecnología de proceso de 45 nm
  - CPU de cuatro núcleos
  - Morir encogimiento de Kentsfield
  - Contiene 2 troqueles Wolfdale de doble núcleo en un paquete
  - Las mismas características que Wolfdale
  - 820 millones de transistores

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio del lanzamiento (USD)
Core 2 Quad Q9450	4	2.67 GHz	2 × 6 MiB	1333 MT/s	8×	0.85–1.3625 V	95 W	LGA 775	Marzo de 2008	\$316
Core 2 Quad Q9550	4	2.83 GHz	2 × 6 MiB	1333 MT/s	8.5×	0.85–1.3625 V	95 W	LGA 775	Marzo de 2008	\$530
Core 2 Quad Q9550S	4	2.83 GHz	2 × 6 MiB	1333 MT/s	8.5×	0.85–1.3625 V	65 W	LGA 775	Enero de 2009	\$369
Core 2 Quad Q9650	4	3 GHz	2 × 6 MiB	1333 MT/s	9×	0.85–1.3625 V	95 W	LGA 775	Agosto de 2008	\$530

## "Yorkfield-6M" (45 nm)

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core 2 Quad Q8200	4	2.33 GHz	2 × 2 MiB	1333 MT/s	7×	0.85–1.3625 V	95 W	LGA 775	Agosto de 2008	\$224
Core 2 Quad Q8200S	4	2.33 GHz	2 × 2 MiB	1333 MT/s	7×	0.85–1.3625 V	65 W	LGA 775	Enero de 2009	\$245
Core 2 Quad Q8300	4	2.5 GHz	2 × 2 MiB	1333 MT/s	7.5×	0.85–1.3625 V	95 W	LGA 775	Noviembre de 2008	\$224
Core 2 Quad Q8400	4	2.67 GHz	2 × 2 MiB	1333 MT/s	8×	0.85–1.3625 V	95 W	LGA 775	Abril de 2009	\$183
Core 2 Quad Q8400S	4	2.67 GHz	2 × 2 MiB	1333 MT/s	8×	0.85–1.3625 V	65 W	LGA 775	Abril de 2009	\$245
Core 2 Quad Q9300	4	2.5 GHz	2 × 3 MiB	1333 MT/s	7.5×	0.85–1.3625 V	95 W	LGA 775	Marzo de 2008	\$266
Core 2 Quad Q9400	4	2.67 GHz	2 × 3 MiB	1333 MT/s	8×	0.85–1.3625 V	95 W	LGA 775	Agosto de 2008	\$266
Core 2 Quad Q9400S	4	2.67 GHz	2 × 3 MiB	1333 MT/s	8×	0.85–1.3625 V	65 W	LGA 775	Enero de 2009	\$320
Core 2 Quad Q9500	4	2.83 GHz	2 × 3 MiB	1333 MT/s	8.5×	0.85–1.3625 V	95 W	LGA 775	Enero 2010	\$183
Core 2 Quad Q9505	4	2.83 GHz	2 × 3 MiB	1333 MT/s	8.5×	0.85–1.3625 V	95 W	LGA 775	Agosto de 2009	\$213
Core 2 Quad Q9505S	4	2.83 GHz	2 × 3 MiB	1333 MT/s	8.5×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2009	\$277



"Yorkfield XE" (45 nm)

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamie nto	Precio delanzamie nto (USD)
Core 2 Extreme QX9650	4	3 GHz	2 × 6 MiB	1333 MT/s	9×	0.85– 1.3625 V	130 W	LGA 775	Noviembr e de 2007	\$999
Core 2 Extreme QX9750	4	3.17 GHz	2 × 6 MiB	1333 MT/s	9.5×	0.85– 1.3625 V	130 W	LGA 775	N/A	N/A
Core 2 Extreme QX9770	4	3.2 GHz	2 × 6 MiB	1600 MT/s	8×	0.85– 1.3625 V	136 W	LGA 775	Marzo de 2008	\$1399
Core 2 Extreme QX9775	4	3.2 GHz	2 × 6 MiB	1600 MT/s	8×	0.85–1.35 V	150 W	LGA 771	Marzo de 2008	\$1499



- **Intel Pentium Dual-Core**
- Allendale (Pentium Dual-Core) - tecnología de proceso de 65 nm
- CPU de escritorio (soporte SMP restringido a 2 CPU)
- Dos núcleos en un dado
- Introducido el 21 de enero de 2007
- Instrucciones de SSSE3 SIMD
- 167 millones de transistores
- TXT, extensiones de hardware de seguridad mejoradas
- Ejecutar bit de desactivación
- EIST (Tecnología Intel SpeedStep mejorada)

[illegible]

- **Wolfdale-3M** (Pentium Dual-Core) - tecnología de proceso de 45 nm

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Pentium Dual-Core E2210	2	2.2 GHz	1 MiB	800 MT/s	11×	0.85–1.3625 V	65 W	LGA 775	Q2, 2009	OEM
Pentium Dual-Core E5200	2	2.5 GHz	2 MiB	800 MT/s	12.5×	0.85–1.3625 V	65 W	LGA 775	31 de agosto de 2008	\$84
Pentium Dual-Core E5300	2	2.6 GHz	2 MiB	800 MT/s	13×	0.85–1.3625 V	65 W	LGA 775	30 de noviembre de 2008	\$84
Pentium E5400	2	2.7 GHz	2 MiB	800 MT/s	13.5×	0.85–1.3625 V	65 W	LGA 775	18 de enero de 2009	\$84
Pentium E5500	2	2.8 GHz	2 MiB	800 MT/s	14×	0.85–1.3625 V	65 W	LGA 775	18 de abril de 2010	\$75
Pentium E5700	2	3 GHz	2 MiB	800 MT/s	15×	0.85–1.3625 V	65 W	LGA 775	8 de agosto de 2010	\$75
Pentium E5800	2	3.2 GHz	2 MiB	800 MT/s	16×	0.85–1.3625 V	65 W	LGA 775	28 de noviembre de 2010	\$75
Pentium E6300	2	2.8 GHz	2 MiB	1066 MT/s	10.5×	0.85–1.3625 V	65 W	LGA 775	9 de mayo de 2009	\$84
Pentium E6500	2	2.93 GHz	2 MiB	1066 MT/s	11×	0.85–1.3625 V	65 W	LGA 775	9 de agosto de 2009	\$84
Pentium E6500K	2	2.93 GHz	2 MiB	1066 MT/s	11×	0.85–1.3625 V	65 W	LGA 775	9 de agosto de 2009	\$84
Pentium E6600	2	3.07 GHz	2 MiB	1066 MT/s	11.5×	0.85–1.3625 V	65 W	LGA 775	17 de enero de 2010	\$84
Pentium E6700	2	3.2 GHz	2 MiB	1066 MT/s	12×	0.85–1.3625 V	65 W	LGA 775	30 de mayo de 2010	\$86
Pentium E6800	2	3.33 GHz	2 MiB	1066 MT/s	12.5×	0.85–1.3625 V	65 W	LGA 775	29 de agosto de 2010 <sup>74</sup>	\$86

- **Celeron** (microarquitectura Core de 64 bits)
- **Allendale** (Celeron, microarquitectura Core de 64 bits) - tecnología de proceso de 65 nm
  - Variantes:

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Celeron E1200	2	1.6 GHz	512 KiB	800 MT/s	8×	1.162–1.312 V	65 W	LGA 775	Enero de 2008	\$53
Celeron E1400	2	2 GHz	512 KiB	800 MT/s	10×	1.162–1.312 V	65 W	LGA 775	Abril de 2008	\$53
Celeron E1500	2	2.2 GHz	512 KiB	800 MT/s	11×	0.962–1.275 V	65 W	LGA 775	2008	\$53
Celeron E1600	2	2.4 GHz	512 KiB	800 MT/s	12×	0.962–1.275 V	65 W	LGA 775	Mayo de 2009	\$53



- **Wolfdale-3M** (Celeron, microarquitectura Core de 64 bits) - tecnología de proceso de 45 nm

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Celeron E3200	2	2.4 GHz	1 MiB	800 MT/s	12×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2009	\$43
Celeron E3300	2	2.5 GHz	1 MiB	800 MT/s	12.5×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2009	\$43
Celeron E3400	2	2.6 GHz	1 MiB	800 MT/s	13×	0.85–1.3625 V	65 W	LGA 775	Enero de 2010	\$53
Celeron E3500	2	2.7 GHz	1 MiB	800 MT/s	13.5×	0.85–1.3625 V	65 W	LGA 775	Agosto de 2010	\$52

- **Conroe-L** (Celeron, microarquitectura Core de 64 bits): tecnología de proceso de 65 nm

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamien to	Precio delanzamien to (USD)
Celeron 220	1	1.2 GHz	512 KiB	533 MT/s	9×	1.05–1.3 V	19 W	μFC-BGA	Octubre de 2007	\$58
Celeron 420	1	1.6 GHz	512 KiB	800 MT/s	8×	1.05–1.3 V	35 W	LGA 775	Junio de 2007	\$39
Celeron 430	1	1.8 GHz	512 KiB	800 MT/s	9×	1.05–1.3 V	35 W	LGA 775	Junio de 2007	\$49
Celeron 440	1	2 GHz	512 KiB	800 MT/s	10×	1.05–1.3 V	35 W	LGA 775	Junio de 2007	\$59
Celeron 450	1	2.2 GHz	512 KiB	800 MT/s	11×	1.05–1.3 V	35 W	LGA 775	Agosto de 2008	\$53

- **Conroe-CL** (Celeron, microarquitectura Core de 64 bits) - tecnología de proceso de 65 nm
  - Zocket LGA 771

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	TDP	Socket
Celeron 445	1	1.87 GHz	512 KiB	1066 MT/s	7×	65 W	LGA 771

- **Celeron M** (microarquitectura Core de 64 bits)
  - Merom-L : Tecnología de proceso 65 nm
  - 64 KB de caché L1
  - 1 MB de caché L2 (integrado)
  - Instrucciones SIME SSE3, bus frontal de 533 MHz / 667 MHz, bit de ejecución-desactivación, 64 bits
  - Sin tecnología SpeedStep, no forma parte del paquete 'Centrino'



Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Celeron M 520	1	1.6 GHz	1 MiB	533 MT/s	12×	0.95–1.3 V	30 W	Socket M	Enero, 2007	\$134
Celeron M 530	1	1.73 GHz	1 MiB	533 MT/s	13×	0.95–1.3 V	30 W	Socket MFCBGA6	Marzo de 2007	\$134
Celeron 530	1	1.73 GHz	1 MiB	533 MT/s	13×	0.95–1.3 V	27 W	Socket P	Marzo de 2007	\$70
Celeron 540	1	1.87 GHz	1 MiB	533 MT/s	14×	0.95–1.3 V	30 W	Socket P	Julio de 2007	\$134
Celeron 550	1	2 GHz	1 MiB	533 MT/s	15×	0.95–1.3 V	30 W	Socket PFCBGA6	5 de septiembre de 2007	\$134
Celeron 560	1	2.13 GHz	1 MiB	533 MT/s	16×	0.95–1.3 V	27 W	Socket P	Diciembre de 2007	\$134
Celeron 570	1	2.27 GHz	1 MiB	533 MT/s	17×	0.95–1.3 V	27 W	Socket P	Mayo de 2008	\$134

## "Merom-2M"

Modelo	Núcleos	Frecuencia	cachéL2	FSB	Mult.	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Celeron 575	1	2 GHz	1 MiB	667 MT/s	12×	1.075–1.175 V	31 W	Socket P	Setiembre de 2008	\$86
Celeron 585	1	2.17 GHz	1 MiB	667 MT/s	13×	1.075–1.175 V	31 W	Socket P	Setiembre de 2008	\$107

# INTEL 64 – MICROARQUITECTURA

---

## NEHALEM



- **Intel Celeron**

- Arrandale: tecnología de proceso de 32 nm
- Microprocesador para sistemas móviles, posicionado como una familia de procesadores de nivel básico de precio y rendimiento
- Presentado en el segundo trimestre de 2010.
- Un núcleo de video fabricado por un proceso tecnológico de 45 nm está integrado en un caso con un procesador
- Tecnologías implementadas:
- Ejecuta bit de desactivación ( Bit-NX )
- Tecnología de virtualización Intel (VT-x)
- EIST (Tecnología Intel Speed Step mejorada)
- Zócalos: µPGA-988, BGA-1288
- Variantes:
- Intel Celeron P4500 - 1.87 GHz, 2 núcleos, (2x256 KB L2, 2 MB L3), el núcleo de video funciona a 500 MHz, 2 \* DDR3-1066, 35 W
- Intel Celeron P4505 - 1.87 GHz, 2 núcleos, (2x256 KB L2, 2 MB L3), el núcleo de video funciona a 500 MHz, 2 \* DDR3-1066, 35 W
- Intel Celeron U3400 - 1.07 GHz, 2 núcleos, (2x256 KB L2, 2 MB L3), el núcleo de video funciona a 166 MHz, 2 \* DDR3-800, 18 W

- **Clarkdale** - tecnología de proceso de 32 nm

- El microprocesador para sistemas de escritorio, se posiciona como una familia de procesadores de precio básico y rendimiento.
- Presentado el 7 de enero de 2010
- Un núcleo de video fabricado por un proceso tecnológico de 45 nm está integrado en un caso con un procesador
- Tecnologías implementadas:
- Ejecuta bit de desactivación ( Bit-NX )
- Tecnología de virtualización Intel (VT-x)
- EIST (Tecnología Intel Speed Step mejorada)
- Zócalo: LGA1156
- Opciones:
- Intel Celeron G1101 - 2.26 GHz, 2 núcleos, (2x256 KB L2, 2 MB L3), el núcleo de video<sup>82</sup> funciona a 533 MHz, 2 \* DDR3-1066, 73 W

- **Jasper Forest** - tecnología de proceso de 45 nm
- El microprocesador para sistemas embebidos de escritorio se posiciona como una familia de procesadores de precio básico y rendimiento.
- Anuncio en el primer trimestre de 2010
- Tecnologías implementadas:
- HT (Tecnología Intel Hyperthreading)
- Ejecuta bit de desactivación ( Bit-NX )
- Tecnología de virtualización Intel (VT-x)
- EIST (Tecnología Intel Speed Step mejorada)
- Zócalo: LGA1366
- Opciones:
- Intel Celeron P1053 - 1.33 GHz, 1 núcleo (2 flujos, 256 KB L2, 2 MB L3), 3 \* DDR3-800 (con soporte ECC), 30 W

- **Intel Pentium (Nehalem)**
- Clarkdale (Pentium, microarquitectura Nehalem) - Tecnología de proceso de 32 nm (fabricación 7 de enero de 2010)
- 2 núcleos físicos / 2 hilos
- 32 + 32 KB de caché L1
- 256 KB de caché L2
- 3 MB de caché L3
- Introducido en enero de 2010
- Socket LGA 1156
- DDR3 de 2 canales
- GPU HD integrada



Modelo	Frecuencia	Turbo	Frecuencia de GPU	Cores	cachéL2	cachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Pentium G6950	2.8 GHz	N/A	533 MHz	2	2 × 256 KiB	3 MiB	DMI	21×	2 × DDR3-1066	0.65–1.4 V	73 W	LGA 1156	7 de enero de 2010	\$87
Pentium G6951	2.8 GHz	N/A	533 MHz	2	2 × 256 KiB	3 MiB	DMI	21×	2 × DDR3-1066	0.65–1.4 V	73 W	LGA 1156	Q3 2010	\$89
Pentium G6960	2.93 GHz	N/A	533 MHz	2	2 × 256 KiB	3 MiB	DMI	22×	2 × DDR3-1066	0.65–1.4 V	73 W	LGA 1156	9 de enero de 2011 <sup>84</sup>	\$89



- **Arrandale:** tecnología de proceso de 32 nm
- Microprocesador para sistemas móviles, posicionado como una familia de procesadores de nivel básico de precio y rendimiento
- introducido en el segundo trimestre de 2010
- Un núcleo de video fabricado por un proceso tecnológico de 45 nm está integrado en un caso con un procesador
- Tecnologías implementadas:
  - Ejecuta bit de desactivación ( Bit-NX )
  - Tecnología de virtualización Intel (VT-x)
  - EIST (Tecnología Intel Speed Step mejorada)
  - Zócalos:  $\mu$ PGA-988, BGA-1288
- Variantes:
  - Intel Pentium P6000 - 1.87 GHz, 2 núcleos, (2x256 KB L2, 3 MB L3), el núcleo de video funciona a 500 MHz, 2 \* DDR3-1066, 35 W
  - Intel Pentium U5400 - 1.07 GHz, 2 núcleos, (2x256 KB L2, 3 MB L3), el núcleo de video funciona a 166 MHz, 2 \* DDR3-800, 18 W

## Intel Core i3 (Primera Generación)

•Clarkdale - tecnología de proceso de 32 nm

Modelo	Frecuencia	Turbo	Frecuencia de GPU	Núcleos	Caché L2	Caché L3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core i3-530	2.93 GHz	N/A	733 MHz	2	2 × 256 KiB	4 MiB	DMI	22×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Enero de 2010	\$113
Core i3-540	3.07 GHz	N/A	733 MHz	2	2 × 256 KiB	4 MiB	DMI	23×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Enero de 2010	\$133
Core i3-550	3.2 GHz	N/A	733 MHz	2	2 × 256 KiB	4 MiB	DMI	24×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Mayo de 2010	\$138
Core i3-560	3.33 GHz	N/A	733 MHz	2	2 × 256 KiB	4 MiB	DMI	25×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Agosto de 2010	\$138



- Arrandale: tecnología de proceso de 32 nm

Modelo	Frecuencia	Turbo	Frecuencia de GPU	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio de lanzamiento (USD)
Core i3-330M	2.13 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	16×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	OEM
Core i3-350M	2.27 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	17×	2 × DDR3-1066	0.725–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	OEM
Core i3-370M	2.4 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	18×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	June 2010	OEM
Core i3-380M	2.53 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	19×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1	Setiembre de 2010	OEM
Core i3-390M	2.67 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	20×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2011	OEM
<b>Embebido</b>														
Core i3-330E	2.13 GHz	N/A	500–667 MHz	2	2 × 256 KiB	3 MiB	DMI	16×	2 × DDR3-1066	0.775–1.4 V	35 W	BGA-1288	Enero de 2010	\$177
<b>Ultra-bajo consumo</b>														
Core i3-330UM	1.2 GHz	N/A	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	9×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Mayo de 2010	OEM
Core i3-380UM	1.33 GHz	N/A	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	10×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Octubre de 2010	OEM



- **Lynnfield** - tecnología de proceso de 45 nm

- **Lynnfield** - tecnología de proceso de 45 nm

## Bajo consumo

Modelo	Frecuencia	Turbo	Frecuencia de GPU	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core i5-650	3.2 GHz	1/2	733 MHz	2	2 × 256 KiB	4 MiB	DMI	24×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Enero de 2010	\$176
Core i5-655K	3.2 GHz	1/2	733 MHz	2	2 × 256 KiB	4 MiB	DMI	24×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Mayo de 2010	\$216
Core i5-660	3.33 GHz	1/2	733 MHz	2	2 × 256 KiB	4 MiB	DMI	25×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Enero de 2010	\$196
Core i5-661	3.33 GHz	1/2	900 MHz	2	2 × 256 KiB	4 MiB	DMI	25×	2 × DDR3-1333	0.65–1.4 V	87 W	LGA 1156	Enero de 2010	\$196
Core i5-670	3.47 GHz	1/2	733 MHz	2	2 × 256 KiB	4 MiB	DMI	26×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Enero de 2010	\$284
Core i5-680	3.6 GHz	1/2	733 MHz	2	2 × 256 KiB	4 MiB	DMI	27×	2 × DDR3-1333	0.65–1.4 V	73 W	LGA 1156	Abril de 2010	\$294

## •Arrandale: tecnología de proceso de 32 nm

Modelo	Frecuencia	Turbo	Frecuencia de GPU	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha del lanzamiento	Precio del lanzamiento (USD)
Core i5-430M	2.27 GHz	2/2	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	17×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	OEM
Core i5-450M	2.4 GHz	2/2	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	18×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	June 2010	OEM
Core i5-460M	2.53 GHz	2/2	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	19×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Setiembre de 2010	OEM
Core i5-480M	2.67 GHz	2/2	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	20×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2011	OEM
Core i5-520M	2.4 GHz	2/4	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	18×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	\$225
Core i5-540M	2.53 GHz	2/4	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	19×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	\$257
Core i5-560M	2.67 GHz	2/4	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	20×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Setiembre de 2010	\$225
Core i5-580M	2.67 GHz	2/4	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	20×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Setiembre de 2010	\$266



Embebido

Core i5-520E	2.4 GHz	2/4	500–766 MHz	2	2 × 256 KiB	3 MiB	DMI	18×	2 × DDR3-1066	0.775–1.4 V	35 W	BGA-1288	Enero de 2010	OEM
--------------	---------	-----	-------------	---	-------------	-------	-----	-----	---------------	-------------	------	----------	---------------	-----

Ultra-bajo consumo

Core i5-430UM	1.2 GHz	2/4	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	9×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Mayo de 2010	OEM
Core i5-470UM	1.33 GHz	2/4	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	10×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Octubre de 2010	OEM
Core i5-520UM	1.07 GHz	2/4	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	8×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Enero de 2010	\$241
Core i5-540UM	1.2 GHz	2/4	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	9×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Mayo de 2010	\$250
Core i5-560UM	1.33 GHz	2/4	166–500 MHz	2	2 × 256 KiB	3 MiB	DMI	10×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Setiembre de 2010 91	\$250

- **Intel Core i7** (Primera Generación)

Bloomfield - tecnología de proceso de 45 nm

Microprocesador de escritorio con controlador de memoria DDR3 integrado de tres canales.

Modelo	Frecuencia	Turbo	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core i7-920	2.67 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 4.8 GT/s QPI	20×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Noviembre de 2008	\$284
Core i7-930	2.8 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 4.8 GT/s QPI	21×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Febrero de 2010	\$294
Core i7-940	2.93 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 4.8 GT/s QPI	22×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Noviembre de 2008	\$562
Core i7-950	3.07 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 4.8 GT/s QPI	23×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Junio de 2009	\$562
Core i7-960	3.2 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 4.8 GT/s QPI	24×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Octubre de 2009	\$562
Core i7-965 Extreme Edition	3.2 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 6.4 GT/s QPI	24×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Noviembre de 2008	\$999
Core i7-975 Extreme Edition	3.33 GHz	1/1/1/2	4	4 × 256 KiB	8 MiB	1 × 6.4 GT/s QPI	25×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Junio de 2009	\$999

Lynnfield - tecnología de proceso de 45 nm

Modelo	Frecuencia	Turbo	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha delanzamie nto	Precio delanzamie nto (USD)
Core i7-860	2.8 GHz	1/1/4/5	4	4 × 256 KiB	8 MiB	DMI	21×	2 × DDR3-1333	0.65–1.4 V	95 W	LGA 1156	Setiembre de 2009	\$284
Core i7-870	2.93 GHz	2/2/4/5	4	4 × 256 KiB	8 MiB	DMI	22×	2 × DDR3-1333	0.65–1.4 V	95 W	LGA 1156	Setiembre de 2009	\$562
Core i7-875K	2.93 GHz	2/2/4/5	4	4 × 256 KiB	8 MiB	DMI	22×	2 × DDR3-1333	0.65–1.4 V	95 W	LGA 1156	Mayo de 2010	\$342
Core i7-880	3.07 GHz	2/2/4/5	4	4 × 256 KiB	8 MiB	DMI	23×	2 × DDR3-1333	0.65–1.4 V	95 W	LGA 1156	Mayo de 2010	\$583
Bajo consumo													
Core i7-860S	2.53 GHz	0/0/6/7	4	4 × 256 KiB	8 MiB	DMI	19×	2 × DDR3-1333	0.65–1.4 V	82 W	LGA 1156	Enero de 2010	\$337
Core i7-870S	2.67 GHz	0/0/6/7	4	4 × 256 KiB	8 MiB	DMI	20×	2 × DDR3-1333	0.65–1.4 V	82 W	LGA 1156	<sup>93</sup> Julio de 2010	\$351



Arrandale: tecnología de proceso de 32 nm

---

Microprocesador para sistemas móviles.

Modelo	Frecuencia	Turbo	frecuenciaGPU	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha delanzamiento	Precio delanzamiento (USD)
Core i7-620M	2.67 GHz	3/5	500–766 MHz	2	2 × 256 KiB	4 MiB	DMI	20×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Enero de 2010	\$332
Core i7-640M	2.8 GHz	3/5	500–766 MHz	2	2 × 256 KiB	4 MiB	DMI	21×	2 × DDR3-1066	0.775–1.4 V	35 W	Socket G1BGA-1288	Setiembre de 2010	\$346
Embebido														
Core i7-610E	2.53 GHz	3/5	500–766 MHz	2	2 × 256 KiB	4 MiB	DMI	19×	2 × DDR3-1066	0.775–1.4 V	35 W	BGA-1288	Enero de 2010	\$320
Bajo consumo														
Core i7-620LM	2 GHz	4/6	266–566 MHz	2	2 × 256 KiB	4 MiB	DMI	15×	2 × DDR3-1066	0.75–1.4 V	25 W	BGA-1288	Enero de 2010	\$300
Core i7-640LM	2.13 GHz	4/6	266–566 MHz	2	2 × 256 KiB	4 MiB	DMI	16×	2 × DDR3-1066	0.75–1.4 V	25 W	BGA-1288	Enero de 2010	\$332
Core i7-660LM	2.27 GHz	4/6	266–566 MHz	2	2 × 256 KiB	4 MiB	DMI	17×	2 × DDR3-1066	0.75–1.4 V	25 W	BGA-1288	Setiembre de 2010	\$346
Bajo consumo, embebido														
Core i7-620LE	2 GHz	4/6	266–566 MHz	2	2 × 256 KiB	4 MiB	DMI	15×	2 × DDR3-1066	0.75–1.4 V	25 W	BGA-1288	Enero de 2010	\$311
Ultra-Bajo consumo														
Core i7-620UM	1.07 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	8×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Enero de 2010	\$278
Core i7-640UM	1.2 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	9×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Enero de 2010	\$305
Core i7-660UM	1.33 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	10×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Mayo de 2010	\$317
Core i7-680UM	1.47 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	11×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	Setiembre de 2010	\$317
Ultra-Bajo consumo, embebido														
Core i7-620UE	1.07 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	8×	2 × DDR3-800	0.725–1.4 V	18 W	BGA-1288	95 Enero de 2010	\$289
Core i7-660UE	1.33 GHz	5/8	166–500 MHz	2	2 × 256 KiB	4 MiB	DMI	10×	2 × DDR3-800	0.725–1.4 V	18 W	•BGA-1288	Agosto de 2010	\$301



Clarksfield (45 nm)

Modelo	Frecuencia	Turbo	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha delanzamie nto	Precio delanzamie nto (USD)
Core i7-720QM	1.6 GHz	1/1/6/9	4	4 × 256 KiB	6 MiB	DMI	12×	2 × DDR3-1333	0.65–1.4 V	45 W	Socket G1	Setiembre de 2009	\$364
Core i7-740QM	1.73 GHz	1/1/6/9	4	4 × 256 KiB	6 MiB	DMI	13×	2 × DDR3-1333	0.65–1.4 V	45 W	Socket G1	Junio de 2010	\$378
Core i7-820QM	1.73 GHz	1/1/8/10	4	4 × 256 KiB	8 MiB	DMI	13×	2 × DDR3-1333	0.65–1.4 V	45 W	Socket G1	Setiembre de 2009	\$546
Core i7-840QM	1.87 GHz	1/1/8/10	4	4 × 256 KiB	8 MiB	DMI	14×	2 × DDR3-1333	0.65–1.4 V	45 W	Socket G1	Junio de 2010	\$568
Core i7-920XM	2 GHz	2/2/8/9	4	4 × 256 KiB	8 MiB	DMI	15×	2 × DDR3-1333	0.65–1.4 V	55 W	Socket G1	Setiembre de 2009	\$1054
Core i7-940XM	2.13 GHz	2/2/8/9	4	4 × 256 KiB	8 MiB	DMI	16×	2 × DDR3-1333	0.65–1.4 V	55 W	Socket G1	<sup>96</sup> Junio de 2010	\$1096



Gulftown - tecnología de proceso de 32 nm

Modelo	Frecuencia	Turbo	Núcleos	CachéL2	CachéL3	I/O bus	Mult.	Memoria	Voltaje	TDP	Socket	Fecha de lanzamiento	Precio de lanzamiento (USD)
Core i7-970	3.2 GHz	1/1/1/1/2/2	6	6 × 256 KiB	12 MiB	1 × 4.8 GT/s QPI	24×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Julio de 2010	\$885
Core i7-980	3.33 GHz	1/1/1/1/2/2	6	6 × 256 KiB	12 MiB	1 × 4.8 GT/s QPI	25×	3 × DDR3-1066	0.8–1.300 V	130 W	LGA 1366	Junio de 2011	\$583
Core i7-980X	3.33 GHz	1/1/1/1/2/2	6	6 × 256 KiB	12 MiB	1 × 6.4 GT/s QPI	25×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Marzo de 2010	\$999
Core i7-990X	3.47 GHz	1/1/1/1/2/2	6	6 × 256 KiB	12 MiB	1 × 6.4 GT/s QPI	26×	3 × DDR3-1066	0.8–1.375 V	130 W	LGA 1366	Febrero de 2011	\$999
Core i7-995X	3.6 GHz	2/2/2/2/2/2	6	6 × 256 KiB	12 MiB	1 × 6.4 GT/s QPI	27×	3 × DDR3-			LGA 1366	Nunca <sup>97</sup> lanzado	

Intel 64 - Microarquitectura Sandy Bridge

Intel Celeron

Sandy Bridge (marca Celeron): tecnología de proceso de 32 nm



	Modelo	Núcleos	Frecuencia	Turbo	CachéL2	CachéL3	modelo deGPU	frecuencia deGPU	TDP	Socket	I/O bus	Fecha delanzamiento	Precio delanzamiento (USD)
	Celeron G530	2	2.4 GHz	N/A	2 × 256 KiB	2 MiB	Intel Graphics Technology (6 EUs)	850–1000 MHz	65 W	LGA 1155	DMI 2.0	Setiembre de 2011	\$42
	Celeron G540	2	2.5 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	850–1000 MHz	65 W	LGA 1155	DMI 2.0	Setiembre de 2011	\$52
	Celeron G550	2	2.6 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	850–1000 MHz	65 W	LGA 1155	DMI 2.0	Junio de 2012	\$52
	Celeron G555	2	2.7 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	850–1000 MHz	65 W	LGA 1155	DMI 2.0	Setiembre de 2012	\$52
	bajo consumo												
	Celeron G440	1	1.6 GHz	N/A	1 × 256 KiB	1 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Setiembre de 2011	\$37
	Celeron G460	1	1.8 GHz	N/A	1 × 256 KiB	1.5 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Diciembre de 2011	\$37
	Celeron G465	1	1.9 GHz	N/A	1 × 256 KiB	1.5 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Setiembre de 2012	\$37
	Celeron G470	1	2 GHz	N/A	1 × 256 KiB	1.5 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Junio de 2013	\$37
	Celeron G530T	2	2 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Setiembre de 2011	\$47
	Celeron G540T	2	2.1 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Junio de 2012	\$42
	Celeron G550T	2	2.2 GHz	N/A	2 × 256 KiB	2 MiB	HD Graphics (6 EUs)	650–1000 MHz	35 W	LGA 1155	DMI 2.0	Setiembre de 2012	\$42



