**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| instr\_IF\_ID (32) | RegDst\_ID\_EX (1) | Branch\_EX\_MEM (1) | RegWr\_MEM\_WB (1) |
| PCPlus4\_IF\_ID (32) | rt\_ID\_EX(5) | BranchNot\_EX\_MEM(1) | Wa\_MEM\_WB(5) |
|  | rd\_ID\_EX(5) | MemWr\_EX\_MEM(1) | MemtoReg\_MEM\_WB(1) |
|  | ALUSrc\_ID\_EX(1) | MemtoReg\_EX\_MEM(1) | AluRes\_MEM\_WB(32) |
|  | Branch\_ID\_EX(1) | RegWr\_EX\_MEM(1) | MemData\_MEM\_WB(32) |
|  | BranchNot\_ID\_EX(1) | Zero\_EX\_MEM(1) |  |
|  | ALUOp\_ID\_EX(3) | NotZero\_EX\_MEM(1) |  |
|  | MemWr\_ID\_EX(1) | BrAddr\_EX\_MEM(32) |  |
|  | MemtoReg\_ID\_EX(1) | AluRes\_EX\_MEM(32) |  |
|  | RegWr\_ID\_EX(1) | RD2\_EX\_MEM(32) |  |
|  | RD1\_ID\_EX(32) | Wa\_EX\_MEM(5) |  |
|  | RD2\_ID\_EX(32) |  |  |
|  | ExtImm\_ID\_EX(32) |  |  |
|  | func\_ID\_EX(6) |  |  |
|  | sa\_ID\_EX(5) |  |  |
|  | PCPlus4\_ID\_EX(32) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |