## Seminar 0x04

Cristian Rusu

## 1 Scopul seminarului

În acest seminar vom rezolva niște probleme care implică:

- cod Assembly x86;
- seturi de instrucțiuni;
- pipelining, branch prediction, out of order execution.

## 2 Exerciții

- 1. Presupunem ca avem un sistem de calcul pe 32 de biti, răspundeti la următoarele întrebări scurte:
  - (a) care este adresa de memorie cea mai mare care poate fi accesată? (cu 8 biți / locație memorie)
  - (b) avem instrucțiunea *jne etichetă*, unde *jne* are opcode-ul 0110. Care este saltul maxim care se poate realiza cu această instrucțiune?
  - (c) avem o instrucțiune add R1, R2, unde add are opcode-ul 0011 iar R1 și R2 sunt regiștri iar calculul realizat este  $R2 \leftarrow R1 + R2$ . Câți regiștri diferiți putem avea?
  - (d) similar cu instrucțiunea anterioară, dar acum avem add R1, R2, R3, unde add are opcode-ul 0100 iar calculul realizat este  $R3 \leftarrow R1 + R2$ . Câți regiștri diferiți putem avea?
- 2. Scrieți secvențe scurte de cod Assembly x86 (și verificați pe https://godbolt.org/) pentru a descrie următoarele secvențe de cod C (x este un array de 20 valori int iar celelalte variable sunt int):

```
eax, dword ptr [rbp - 8]
                                                                                c) mov
                                  a)
                                                         b)
(a) a = 42
                                                                                    sub
                                           .long 42
                                                                  .long 19
(b) b = 10 \times c + 13
                                                                                           ecx, dword ptr [rbp - 12]
                                                                                    mov
(c) y = (a-5) \times (y+1337)
                                                                                    add
                                                                                          ecx, 1337
                                                                                          eax, ecx
                                                                                    imul
(d) if (a == 0) b = b + 1 else b = b - 1
                                                                  .long 203
                                                                                           dword ptr [rbp - 12], eax
                                                                                    mov
(e) if (a == 3) b = b \times 2 else b = b/2
```

- (f) x[i] = x[i-1]
- (g) z = x[5] + x[10]
- (h) if (a == 0 || a <= 50) c = 0 else c = 1
- (i) while  $(1) \{ \dots \}$
- (j) sum = 0; i = 0;  $while(i < 10) { sum = sum + i; <math>i = i + 1$ ; }
- 3. Fie următoarea secvență de cod scrisă în C:

```
int sum = 0;
int i = 0;
for (i = 0; i < 10; i++)
    sum += i;</pre>
```

Cerinte:

(a) în ciclul for de mai sus putem folosi i++ sau ++i. Există o diferență între cele două operații?

- (b) scrieți cod Assembly echivalent cu această secvență;
- (c) comparați rezultatul cu secvența de cod de la exercițiul predecent, subpunctul (i). Care variantă este mai eficientă?
- (d) rescrieți secvența de C de mai sus dar de data aceasta la fiecare iterație actualizați suma de două ori (acum suma este actualizată o singură dată).
- 4. În contextul pipelining, când codul sursă primit are dependențe de date, ce fel de erori (hazards) reprezintă următoarele secvențe?
  - (a) %eax  $\leftarrow \%$ ebx + %ecx, %eax  $\leftarrow \%$ ebx + %edx
  - (b) %ebx  $\leftarrow \%$ ecx + %eax, %eax  $\leftarrow \%$ edx + %eax
  - (c) %eax  $\leftarrow$  %ebx + %ecx, %edx  $\leftarrow$  %eax + %edx
  - (d) %eax  $\leftarrow 6$ , %eax  $\leftarrow 3$ , %ebx  $\leftarrow \%$ eax + 7
- 5. Aveți un calculator al cărui CPU are două unități principale: 1) o unitate care încarcă date din memorie în regiștri (câte o variabilă o dată) și 2) o unitate aritmetică/logică care poate executa două instrucțiuni simultan. Calculați cât mai eficient pe această mașină expresia  $a + b + a \times c + b \times c + d + d \times e$ .
- 6. Considerăm următoarea secvență de cod C unde A și B sunt vectori iar na și nb reprezintă dimensiunile celor doi vectori:

```
while (na > 0 && nb > 0)
{
    if (*A++ <= *B++) {
        *C++ = *A++; --na;
    } else {
        *C++ = *B++; --nb;
    }
}
while (na > 0) {
    *C++ = *A++; --na;
}
while (nb > 0) {
    *C++ = *B++; --nb;
}
```

## Cerinte:

- (a) ce face algoritmul de mai sus?
- (b) câte instrucțiuni de branch (salt) există în codul de mai sus?
- (c) puteți prezice eficient pentru fiecare branch dacă acesta sare sau nu?
- (d) dacă au fost salturi pe care nu le puteți prezice, schimbați codul de mai sus astfel încât să le eliminați.
- 7. Scrieți o funcție toUpper() care ia ca parametru un șir de caractere și returnează același șir dar în care toate caracterele sunt majuscule (limbajul de programare nu este important, puteți scrie pseudo-cod). Scrieți inițial o soluție cu salturi și apoi încercați să eliminați salturile complet. Gândiți-vă cum puteți îmbunătății soluția și mai mult.

```
2. d)
       if (a == 0)
                                                              dword ptr [rbp - 8], 0
                                                      cmp
                                                              .LBB1 2
                                                      jne
                b = b + 1;
                                                      mov
                                                              eax, dword ptr [rbp - 12]
           else
                                                      add
                                                              eax, 1
                b = b - 1;
                                                              dword ptr [rbp - 12], eax
                                                      mov
                                                              .LBB1 3
                                                      jmp
                                              LBB1_2:
                                                              eax, dword ptr [rbp - 12]
                                                      mov
                                                      sub
                                                              eax, 1
                                                              dword ptr [rbp - 12], eax
                                                      mov
       if (a == 3)
                                                             dword ptr [rbp - 8], 3
                                                     cmp
            b = b * 2;
                                                     jne
                                                             .LBB1_2
                                                             eax, dword ptr [rbp - 12]
                                                     mov
       else
                                                     shl
                                                             eax, 1
                                                             dword ptr [rbp - 12], eax
                                                     \text{mov}
             b = b / 2;
                                                     jmp
                                                             .LBB1_3
                                             .LBB1 2:
                                                             eax, dword ptr [rbp - 12]
                                                     mov
                                                             ecx, 2
                                                     mov
                                                     cdq
                                                     idiv
                                                             ecx
                                                             dword ptr [rbp - 12], eax
                                                     mov
      int x[100];
                                                           dword ptr [rbp - 420], 5
                                                   mov
      int i = 5;
                                                   mov
                                                           eax, dword ptr [rbp - 420]
                                                   sub
                                                           eax, 1
      x[i] = x[i - 1];
                                                   cdqe
                                                   mov
                                                           ecx, dword ptr [rbp + 4*rax - 416]
                                                          rax, dword ptr [rbp - 420]
                                                   movsxd
                                                           dword ptr [rbp + 4*rax - 416], ecx
 g) int x[100] = \{1, 2, 3, 4, 5, 6, 7, 8, 9, 10, 11\}, z
                                                                               dword ptr [rbp - 8], 0
                                                                       cmp
     z = x[5] + x[10];
                                                                       jne
                                                                               .LBB1 2
                                                                               eax, dword ptr [rbp - 12]
                                                                       mov
                                                                       add
                                                                               eax, 1
                                                                               dword ptr [rbp - 12], eax
                                                                       mov
                                                                       jmp
                                                                               .LBB1 3
                                                                LBB1_2:
                                                                               eax, dword ptr [rbp - 12]
                                                                       mov
                                                                       sub
                                                                              eax, 1
                                                                               dword ptr [rbp - 12], eax
                                                                  moν
                                                                          dword ptr [rbp - 8], 5
        int a = 5, c;
 h)
                                                                          dword ptr [rbp - 8], 0
                                                                  cmp
        if (a == 0 || a <= 50)
                                                                  je
                                                                          .LBB1 2
                                                                          dword ptr [rbp - 8], 50
                                                                  cmp
        else
                                                                          .LBB1_3
                                                                  Jg
                                                          .LBB1_2:
             c = 1;
                                                                          dword ptr [rbp - 12], 0
                                                                  mov
                                                                          .LBB1_4
                                                                  jmp
                                                          .LBB1_3:
                                                                          dword ptr [rbp - 12], 1
                                                                  mov
```

```
int a = 5;
while (1){
a = 5;
}
```

```
mov dword ptr [rbp - 8], 5

.LBB1_1:  # =>This Inner Loop Header: Depth=1

mov dword ptr [rbp - 8], 5

jmp .LBB1_1
```

```
int sum = 0;
int i = 0;
while(i < 10){
    sum = sum + i;
    i = i + 1;
}</pre>
```

```
dword ptr [rbp - 8], 0
       mov
                dword ptr [rbp - 12], 0
        mov
                                         # =>This Ir
.LBB1_1:
                dword ptr [rbp - 12], 10
        cmp
        jge
                .LBB1 3
                eax, dword ptr [rbp - 8]
        mov
                eax, dword ptr [rbp - 12]
        add
       mov
                dword ptr [rbp - 8], eax
                eax, dword ptr [rbp - 12]
       mov
        add
                eax, 1
                dword ptr [rbp - 12], eax
        mov
                .LBB1 1
        jmp
I DD1 0.
```

Instruction	Meaning
CDQE	Sign extend EAX into RAX
CQO	Sign extend RAX into RDX:RAX
CMPSQ	CoMPare String Quadword
CMPXCHG16B	CoMPare and eXCHanGe 16 Bytes
IRETQ	64-bit Return from Interrupt
JRCXZ	Jump if RCX is zero
LODSQ	LoaD String Quadword
MOVSXD	MOV with Sign Extend 32-bit to 64-bit
POPFQ	POP RFLAGS Register
PUSHFQ	PUSH RFLAGS Register
RDTSCP	ReaD Time Stamp Counter and Processor ID
SCASQ	SCAn String Quadword
STOSQ	STOre String Quadword
SWAPGS	Exchange GS base with KernelGSBase MSR