Верификация программ на моделях

Лекция №6 Свойства живучести в SPIN.

Спецификация и верификация свойств при помощи автоматов Бюхи.

Константин Савенков (лектор)

План лекции

- Проверка свойств живучести в Spin. Конструкции never
- Проверка свойств правильности
- Автоматы Бюхи
- Проверка свойств при помощи автоматов Бюхи

Способы описания свойств правильности (напоминание)

- Свойства правильности могут задаваться как:
 - свойства достижимых состояний (свойства безопасности),
 - свойства **последовательностей состояний** (свойства живучести);
- В языке Promela
 - ассерты:
 - локальные ассерты процессов,
 - инварианты системы процессов;
 - метки терминальных состояний:
 - задаём допустимые точки останова процессов;
 - метки прогресса (поиск циклов бездействия);
 - утверждения о невозможности (never claims)
 - например, определяются LTL-формулами;
 - трассовые ассерты.

свойства состояний

свойства последовательностей состояний

Конструкции **never** (отрицание свойств)

Never say never

(народная пословица)

Рассуждения о вычислениях программы

- Существует несколько вариантов формализации вычислений распределённой системы:
 - последовательность состояний,
 - последовательность событий (переходов),
 - последовательность значений высказываний в состояниях (свойства состояний) трассы.

```
bit x,y;
byte mutex;
                                            (y==0) mutex++ printf
                                                                         mutex--
                                    x = 1
active proctype A()
  x = 1;
                                         x = = 1
                                                             x = = 1
                                                                       x = = 1
                               x==0
                                                   x = = 1
                                                                                 x = = 1
                                                                                           x==0
  (y == 0) ->
                               v==0
                                                             v = = 0
                                                                       v = = 0
                                         v==0
                                                   v==0
                                                                                 v = = 0
                                                                                           v==0
  mutex++;
                                      mutex==0 mutex==1 mutex==1 mutex==0
                             mutex==0
                                                                                        mutex==0
  printf("%d\n", pid);
  mutex--;
                                          !p
                                                    !p
  x = 0
                                !q
                                                                                           !q
    (x == mutex)
    (x != y)
```

Пример

• «не существует вычисления, в котором за р следует q»

```
active proctype invariant()
{
   assert(!p || !q);
}
```

НЕПРАВИЛЬНО! Свойства только для одного состояния

```
active proctype invariant()
{
   p;
   do
   ::assert(!q);
   od
}
```

НЕПРАВИЛЬНО! Асинхронное выполнение

never claims

(утверждения о невозможности)

- выполняются синхронно с моделью,
- если достигнут конец, то ошибка,
- состоят из выражений и конструкций задания потока управления,
- фактически, описывают *распознающий автомат*.

Пример

• «не существует вычисления, в котором за р следует q»

```
НЕПРАВИЛЬНО!
never
                                      Синхронное выполнение
                                      – будет работать только для
  p;q
                                         первых двух состояний
never
  do
  :: p -> break
  od
                                            ПРАВИЛЬНО!
  do
  :: q -> break
  od
```

Конструкция never

- может быть как детерминированной, так и нет;
- содержит **только** выражения без побочных эффектов (соотв. булевым высказываниям на состояниях);
- используются для описания неправильного поведения системы;
- прерывается при блокировании:
 - блокируется => наблюдаемое поведение не соответствует описанному,
 - паузы в выполнении тела never должны быть явно заданы как бесконечные циклы;
- never нарушается, если:
 - достигнута закрывающая скобка,
 - завершена конструкция ассерт (допускающий цикл);
- бездействие может быть описано как конструкция never или её часть (для обнаружения циклов бездействия есть тело never «по умолчанию»).

Пересечение множеств трасс (языков)

Описание поведения на Promela

Ограничения справедливости

Спецификация при помощи never (отрицание свойств)

КОНТРПРИМЕРЫ

Проверка инварианта системы при помощи конструкции never

```
never
{
   do
   :: invariant
   :: else -> break
   od
}
never
{
   do
   :: assert(invariant)
   od
}
```

Ссылки на точки процессов

из тела never

- из тела never можно сослаться на точку (состояние управления) любого активного процесса;
- синтаксис такой ссылки:
 - proctypename[pidnr]@labelname
- это выражение истинно только если процесс с номером pidnr находится в точке описания типа процесса proctypename, размеченной меткой labelname;

имя типа процесса

user[1]@crit

имя метки

• если существует только один процесс типа user, то можно опустить часть [pidnr]:

user@crit

Ссылки на точки процессов

(пример)

```
Используем метки управления вместо счётчика процессов
```

```
never
  do
  :: user[1]@crit && user[2]@crit -> break
  :: else
  od
mtype = \{p, v\};
chan sem = [0] of { mtype };
active proctype semaphore()
  do sem!p ; sem?v od
}
active [2] proctype user()
   assert( pid == 1 || pid == 2);
   do
   :: sem?p ->
crit: /*критическая секция*/
      sem!v
   od
```

Проверяем, что процесс завершился

```
active proctype runner()
{
   do
   :: ... ...
   :: else -> break
   od
}
L: (false)
}
```



runner@L

Конструкции never:

- могут содержать любые конструкции потока управления:
 - if, do, unless, atomic, d_step, goto;
- должны содержать только выражения:
 - т.е. q?[ack] или nfull(q), но не q?ack или q!ack;
- не должны содержать меток progress и end;
- нужно аккуратно использовать never вместе с метками progress;
- могут использоваться для фильтрации интересующего нас поведения:

```
never
{
   do
   :: atomic {(p || q) -> assert(r)}
   od
}
```

Проверяем assert (r) на каждом шаге, но лишь для тех вычислений, где выполняются р или q.

Видимость

- все конструкции never глобальны;
- тем самым, в них можно ссылаться на
 - глобальные переменные,
 - каналы сообщений,
 - точки описания процессов (метки),
 - предопределённые глобальные переменные,
 - но не локальные переменные процессов;
- **нельзя** ссылаться на **события** (действия), только на **состояния**. А если очень хочется?

Ассерты на трассы

• Используются для описания правильных и неправильных последовательностей выполнения операторов send и receive.

```
mtype = {a, b };

chan p = [2] of mtype;
chan q = [1] of mtype;

trace {
   do
   :: p!a; q?b
   od
}
```

Этот ассерт фиксирует лишь взаимный порядок выполнения операций посылки сообщений в канал р и приёма сообщений по каналу q.

Он утверждает, что каждая отправка сообщения а в канал р сопровождается получением сообщения b из канала q.

Отклонение от этой схемы приведёт к сообщению об ошибке.

Если в ассерте упоминается хотя бы одна операция отправки сообщения в канал q, ему должны соответствовать все подобные операции

В ассертах на трассы могу использоваться лишь операторы отправки и получения сообщений.

Не могут использоваться переменные, только константы, mtype или

q?_ используется для обозначения приёма любого сообщения

Пример

Верно ли, что в протоколе голосования типы сообщений **one**, **two** и **winner** приходят в строгом порядке, так что никто не увидит сообщение **one** после сообщения **two**?

```
trace {
   do
   :: q[0]?one,_
   :: q[0]?two,_ -> break
   od;
   do
   :: q[0]?two,_
   :: q[0]?winner,_ -> break
   od
}
```

Верификация

(неправда!)

```
> ./spin -a leader trace.pml
> qcc -o pan pan.c
> ./pan
pan: event trace error (no matching event) (at depth 64)
pan: wrote leader trace.pml.trail
(Spin Version 5.1.4 -- 27 January 2008)
Warning: Search not completed
       + Partial Order Reduction
Full statespace search for:
       trace assertion
                             - (none specified)
       never claim
       assertion violations +
       acceptance cycles - (not selected)
       invalid end states
State-vector 200 byte, depth reached 63, errors: 1
      52 states, stored
       0 states, matched
      52 transitions (= stored+matched)
      12 atomic steps
hash conflicts: 0 (resolved)
   2.501 memory usage (Mbyte)
```

Как же так?

Ассерт нарушен!

```
> ./spin -t -c leader trace.pml
proc 0 = :init:
proc 1 = node
proc 2 = node
proc 3 = node
proc 4 = node
proc 5 = node
q/p
                           5
                   3
  1
                           out!one,4
                       out!one,5
  5
                           in?one,5
  1
                           out!two,5
  4
                   out!one,1
  4
                       in?one,1
  5
                       out!two,1
  5
                           in?two,1
  1
                           out!one,5
  3
              out!one,2
  3
                   in?one,2
  4
                  out!two,2
  4
                       in?two,2
  2
          out!one,3
              in?one,3
  3
          . out!two,3
                   in?two,3
  1
          in?one,4
  2
          out!two,4
  2
              in?two,4
  1
          in?two,5
          in?one.5
```

Ассерты notrace

• обратное утверждение: ассерт notrace утверждает, что описанный шаблон поведения невозможен

```
mtype = {a, b };

chan p = [2] of mtype;
chan q = [1] of mtype;

notrace {
   do
    :: p!a; q?b
    :: q?b; p!a
   od
}
```

Этот ассерт утверждает, что не существует вычисления, в котором отправка сообщения а в канал р сопровождается получением сообщения b из q, и наоборот.

Сообщение об ошибке генерируется, если достигнута закрывающая фигурная скобка ассерта notrace.

О невозможном и неизбежном

- ассерт формализует утверждение:
 - указанное выражение не может принимать значение ложь, если достигнут ассерт;
- метка end формализует утверждение:
 - система не может завершить работу без того, чтобы все активные процессы либо завершились, либо остановились в точках, помеченных метками end;
- метка progress формализует утверждение:
 - система не может выполняться бесконечно без того, чтобы проходить через точку, помеченную меткой progress бесконечно часто;
- конструкция never формализует утверждение:
 - система не может демонстрировать поведение (конечное или бесконечное), полностью совпадающее с описанным в теле never;
- ассерт на трассах формализует утверждение:
 - система не может демонстрировать поведение, отличное от описанного шаблона.

Автоматы Бюхи. Проверка свойств линейного времени.

Проверяемые свойства

(напоминание)

- Свойства моделей
 - Tr(M) множество всех трасс модели,
 - φ свойство правильности.
- Свойство выполняется на модели:

$$M \models \varphi \Leftrightarrow \forall \delta, ((\delta \in Tr(M)) \rightarrow \delta \models \varphi)$$

• Свойство нарушается на модели, если нарушается хотя бы на одной из трасс:

$$\neg (M \vDash \varphi) \Leftrightarrow \exists \delta, ((\delta \in Tr(M)) \land \neg (\delta \vDash \varphi))$$

Отрицание свойств

(вспоминаем про двойственность)

• Доказательство нарушения свойства $oldsymbol{arphi}$

$$\neg (M \models \varphi) \Leftrightarrow \exists \delta, ((\delta \in Tr(M)) \land \neg (\delta \models \varphi))$$

 Отличается от доказательства выполнения ¬ф

$$(M \vDash \neg \varphi) \Leftrightarrow \forall \delta, ((\delta \in Tr(M)) \rightarrow (\delta \vDash \neg \varphi))$$

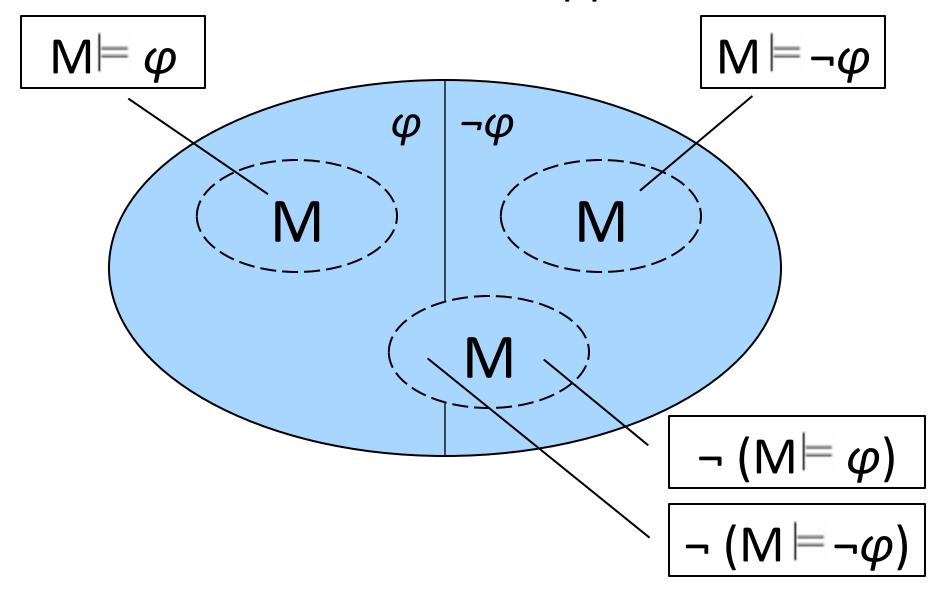
• почему?

$$\neg (M \models \varphi) \Leftrightarrow \exists \delta, ((\delta \in Tr(M)) \land \neg (\delta \models \varphi))$$

$$(M \vDash \neg \varphi) \Leftrightarrow \forall \delta, ((\delta \in Tr(M)) \to (\delta \vDash \neg \varphi))$$

$$(M \models \neg \varphi) \Leftrightarrow \forall \delta, ((\delta \in Tr(M)) \rightarrow \neg (\delta \models \varphi))$$

Более наглядно



Пример

• Одновременное выполнение $\neg(M \models \varphi)$ и $\neg(M \models \neg \varphi)$

```
byte x = 0;
init {
   do
   :: x = 0
   :: x = 2
   od
}
```

```
never {
  do
  :: assert(x == 0)
  od
}
```

```
never {
   do
   :: assert(x != 0)
   od
}
```

Нарушается выполнением x = 2

Нарушается выполнением x = 0

Автоматы и логика

• Проще проверять нарушение свойства, чем его выполнение

[достаточно найти один контрпример]

• Нарушение свойства описывается при помощи конструкции never — автомата, распознающего неправильное поведение

(автоматы Бюхи)

 Свойства на последовательностях состояний удобно описывать при помощи темпоральной логики

Логика LTL

Конечные автоматы

• Конечный автомат А задаётся сигнатурой

$$\langle S, s_0, L, F, T \rangle$$

где

- S множество состояний,
- $-s_0$ \in S начальное состояние,
- L конечное множество меток (символов),
- $-F \subseteq S$ множество терминальных символов,
- $-T \subseteq S \times L \times S$ отношение перехода на состояниях.

Пример конечного автомата

$$A = \langle S, s_0, L, F, T \rangle$$

$$S = \{S_0, S_1\}$$

$$L = \{\alpha_0, \alpha_1\}$$

$$R = \{S_4\}$$

$$T = \{(S_0, \alpha_2)\}$$

$$\alpha_4 \downarrow \alpha_3$$

$$S_3$$

$$S = \{s_0, s_1, s_2, s_3, s_4\}$$

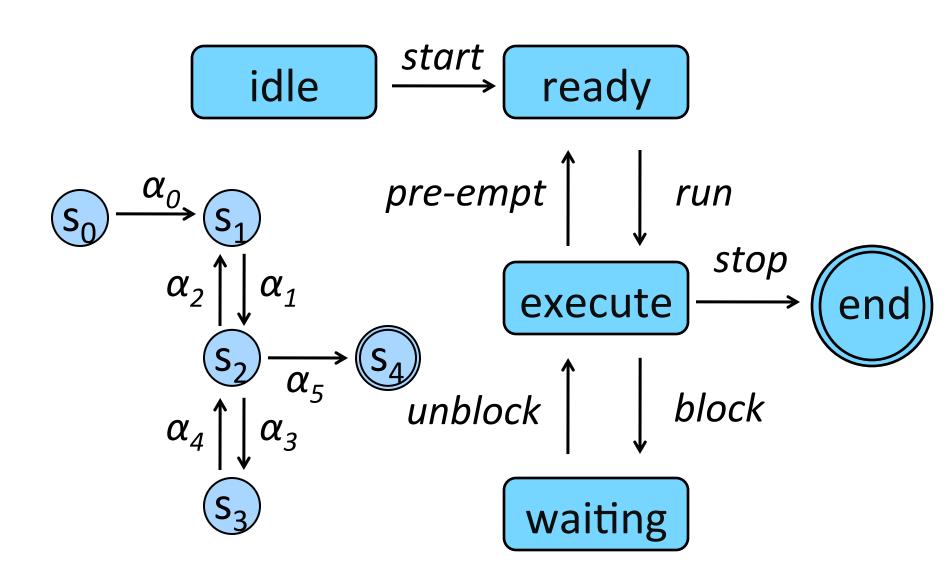
$$L = \{\alpha_0, \alpha_1, \alpha_2, \alpha_3, \alpha_4, \alpha_5\}$$

$$F = \{s_4\}$$

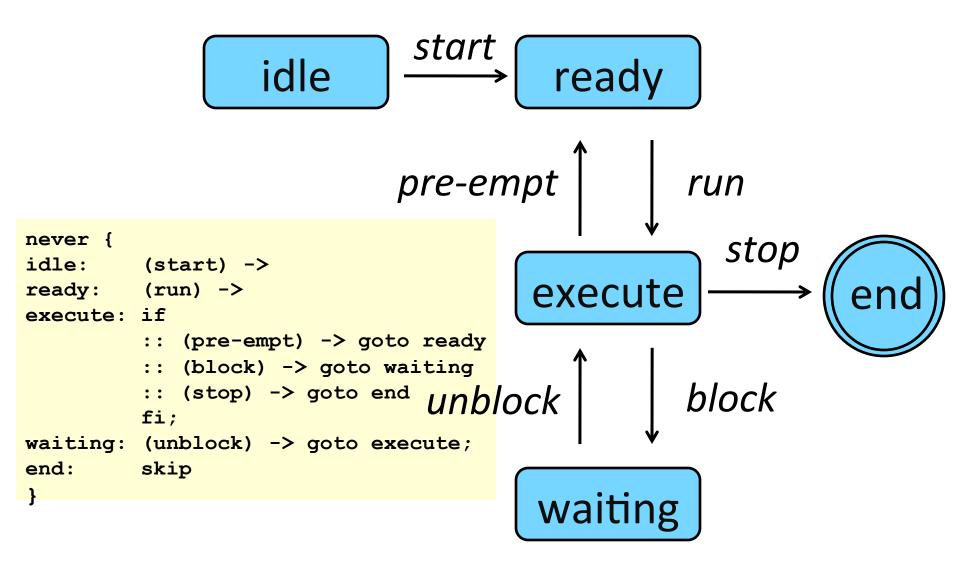
$$T = \{(s_0, \alpha_0, s_1), (s_1, \alpha_1, s_2), ...\}$$

Вариант интерпретации

(планировщик процессов)



Записываем в виде never



Детерминизм и недетерминизм

• Конечный автомат $A = \langle S, s_0, L, F, T \rangle$

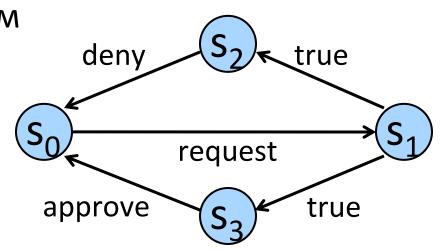
называется детерминированным, только если

$$\forall s, \forall l, (((s,l,s') \in T \land (s,l,s'') \in T) \rightarrow s' \equiv s'')$$

 т.е. целевое состояние перехода однозначно определяется исходным состоянием и меткой

 в противном случае автомат называется недетерминированным

Модель сервера запросов, работающего в бесконечном цикле



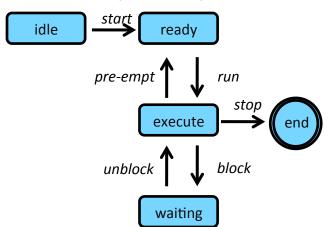
Определение прохода

• Проходом конечного автомата $\langle S, s_0, L, F, T \rangle$ называется такое **упорядоченное** и, возможно, бесконечное множество переходов из Т:

$$\sigma = \langle (s_0, l_0, s_1), (s_1, l_1, s_2), (s_2, l_2, s_3), \dots \rangle$$

что
$$\forall i, i \ge 0 : (s_i, l_i, s_{i+1}) \in T$$
.

Проход соответствует последовательности состояний из S и слову в алфавите L.

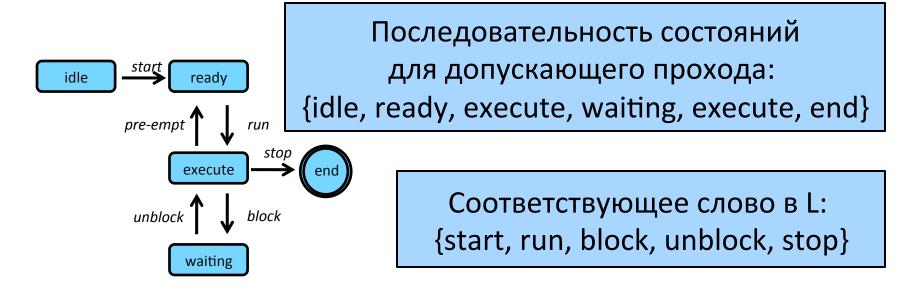


Последовательность состояний: {idle, ready, {execute, waiting}*}

Cooтветствующее слово в L: {start, run, {block, unblock}*}

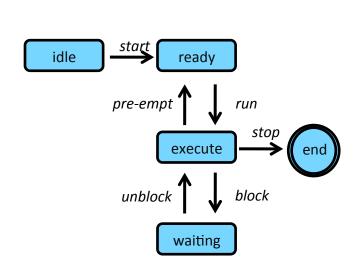
Допускающий проход

 Допускающим проходом конечного автомата А называется конечный проход σ, финальный переход которого (s_{n-1}, l_{n-1}, s_n) ведёт в терминальное состояние



Язык автомата

 Языком автомата А называется множество слов в алфавите L, соответствующих допускающим проходам автомата А



```
Язык автомата:

{
    start,
    run,
    {{pre-empt,run}+
     {block,unblock}*}*,
    stop
}
```

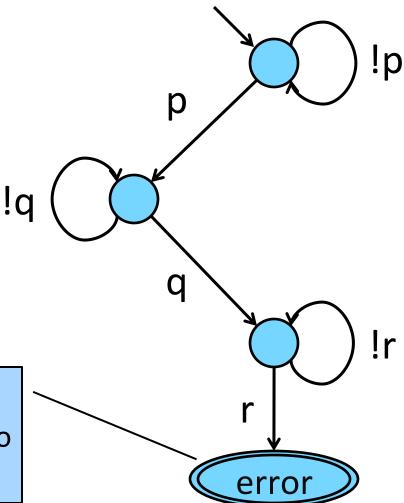
Caмое короткое слово языка: {start, run, stop}

Описание свойств при помощи автомата

Пример свойства:

если сначала p=T, а позже q=T, то впоследствии r=F

Если мы попали в терминальное состояние, то свойство нарушается



Иногда нужно рассуждать о потенциально бесконечной задержке

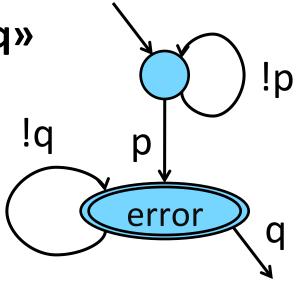
Классическое свойство живучести:

«если р, тогда впоследствии q»

Такое свойство может быть нарушено только бесконечным проходом

Классическое определение описывает лишь конечные проходы

Нужно описать, что автомат не может находиться в терминальном состоянии бесконечно долго.



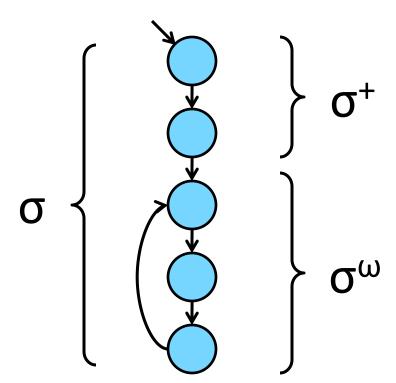
Немного обозначений

• Для любого бесконечного прохода σ конечного автомата можно выделить два множества:

— множество σ^+ состояний, встречающихся конечное число раз,

- множество σ^{ω} состояний, встречающихся бесконечное

число раз.



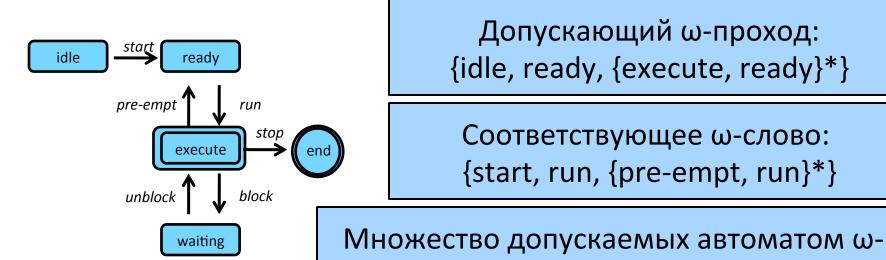
Допускающий проход по Бюхи

(ω-допускание)

• Допускающим ω-проходом конечного автомата А называется такой бесконечный проход σ, что

$$\exists i \ge 0, (s_{i-1}, l_{i-1}, s_i) \in \sigma : s_i \in F \land s_i \in \sigma^{\omega}$$

т.е. по крайней мере одно терминальное состояние встречается бесконечно часто.



слов называется его ω-языком

Расширение автоматов Бюхи

(конечные проходы как частный случай бесконечных)

- Расширяем алфавит автомата меткой ε (пустой переход),
- Дополняем все конечные проходы бесконечным повторением перехода по метке ε.



Проверка свойств при помощи автоматов Бюхи

- При помощи автомата Бюхи можно описать наблюдаемое поведение программы и требования к нему,
- Проход автомата соответствует наблюдаемому вычислению (трассе) программы,
- Определение допускаемости прохода позволяет рассуждать о выполнении или нарушении требований (свойств правильности).

Безопасность и живучесть

• Безопасность

- Любое свойство безопасности можно проверить, исследуя свойства отдельных состояний модели;
- если свойство безопасности нарушено, всегда можно определить достижимое состояние системы, в котором оно нарушается;
- для проверки свойств безопасности требуется генерировать состояния системы и для каждого из них проверять свойство;
- при проверке таких свойств можно обойтись без темпоральных логик и автоматов Бюхи.

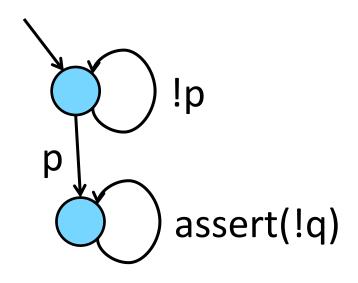
• Живучесть

- Для проверки свойств живучести необходимо рассматривать последовательности состояний (конечные и бесконечные проходы соотв. автомата Бюхи);
- для проверки свойств используются другие, более сложные алгоритмы;
- свойства удобно описывать при помощи формул темпоральной логики, а проверять – при помощи автоматов Бюхи.

Пример свойства безопасности

Как только р впервые стало истинно, q больше не может быть истинно.

```
never
{
    do
    :: !p
    :: p -> break
    od
    do
    :: assert(!q)
    od
}
```

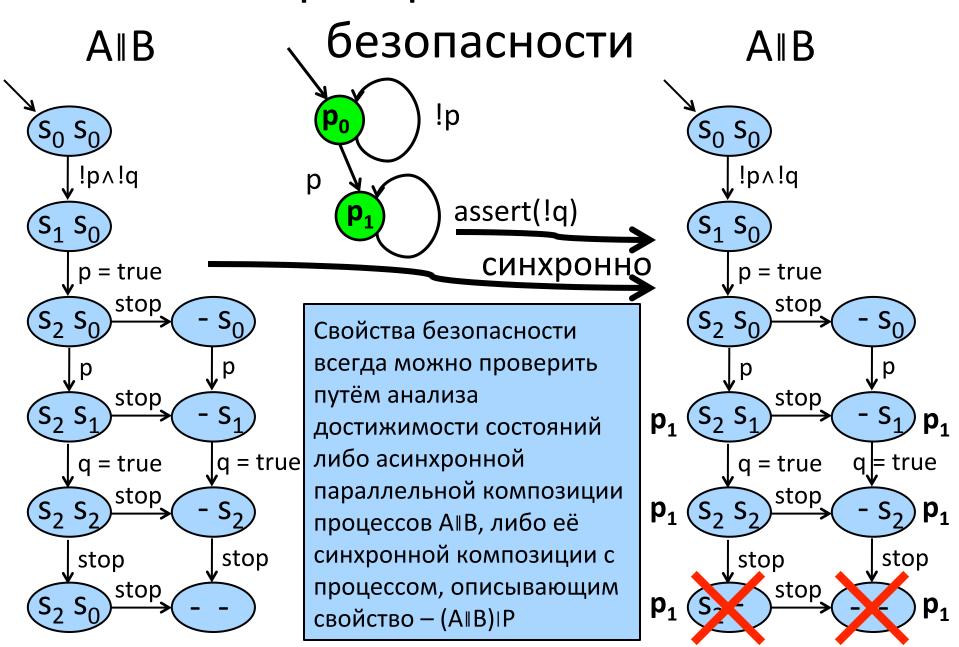


Как только достигнуто состояние, удовлетворяющее условию, будет зафиксировано нарушение свойства. Рассуждать о бесконечных вычислениях здесь не требуется.

Пример поведения системы

```
A∥B
bool p,q;
active proctype A()
                                 S_0
                                             S_0
  (!p \&\& !q) -> p = true
                                                             !p^!q
                                  ∫!p∧!q
active proctype B()
                                                             p = true
  (p) \rightarrow q = true
                                               q = true
                                   p = true
                                                                stop
                                   stop
                                               stop
                                                                stop
               !p
                                                                        |q = true
                                                             q = true
                                                               stop
   p
                                      асинхронно
                                                             stop
                                                                         stop
               assert(!q)
                                      синхронно
                                                                stop
```

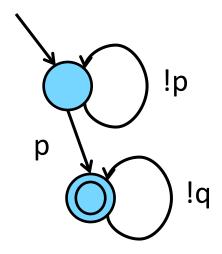
Проверка свойства



Пример свойства живучести

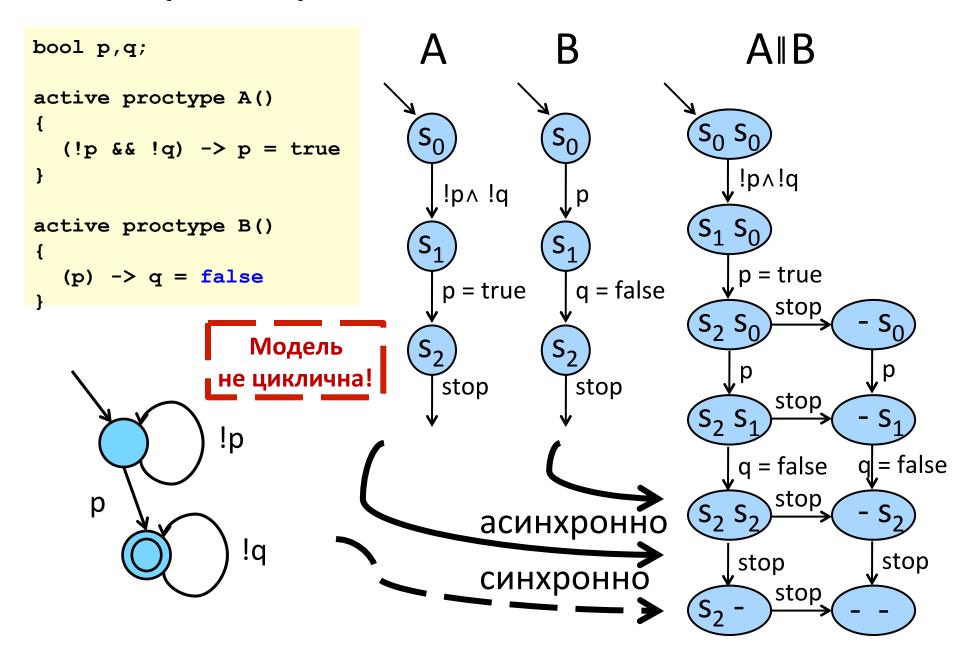
Как только **р** впервые стало истинно, в течение конечного числа шагов q также станет истинным.

Нарушение свойства: р становится истинным, а затем **q** может навсегда остаться ложным.

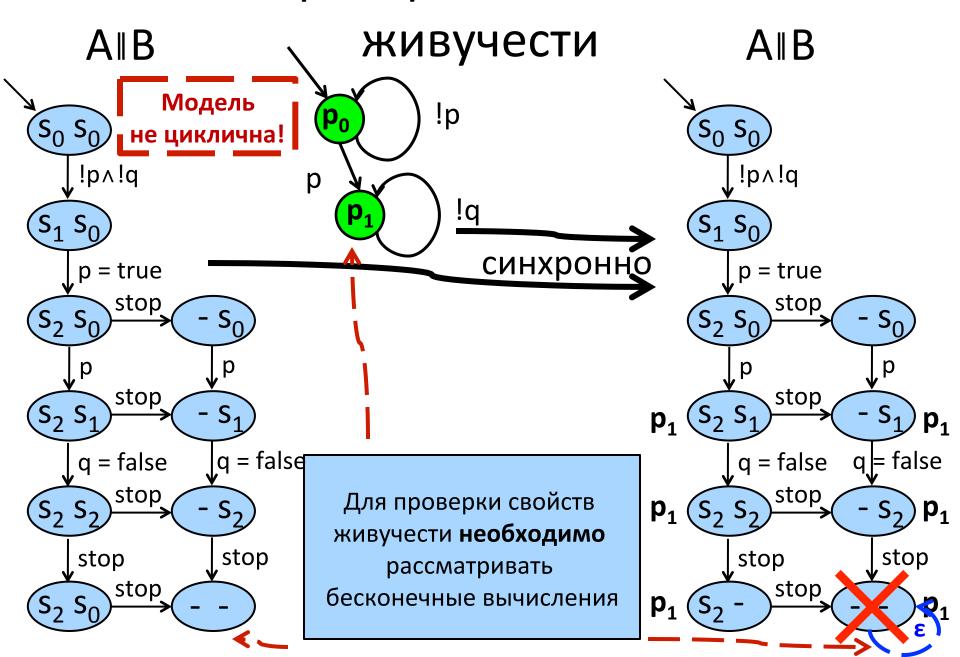


Мы можем заключить о нарушении свойства, только если обнаружим удовлетворяющую условию потенциально бесконечную последовательность состояний

Пример поведения системы



Проверка свойства



Спасибо за внимание! Вопросы?

