

Prática Laboratorial – Simulação de Circuitos Combinacionais ISE 14.7

26/03/2019 – Roteiro de Atividades

1. Apresentação

Nosso objetivo hoje é o aprendizado prático da simulação de códigos VHDL na ferramenta de EDA da Xilinx. A simulação propriamente dita é executada através de um subprograma que é chamado automaticamente de dentro do próprio ISE, chamado ISim.

2. Prática

- 1) Siga os passos do tutorial que segue em anexo;
- 2) Em seguida:
 1. Entre em cada arquivo de projeto que corresponde aos circuitos sintetizados da prática anterior e neles inclua um arquivo de *testbench*;
 2. Execute para cada um a simulação com o ISim e constate se o resultado da simulação demonstrou que o código VHDL de seu circuito realiza de fato o que seja dele esperado
- 3) Apresente seus resultados para o professor, pois em breve você será avaliado individualmente sobre este assunto em uma prática laboratorial que requer este conhecimento (cômputo na parcela Atividades).