## Lógica Reconfigurável – Prof. MSc. André Macário Barros

# Generic / For-Generate – Prática Laboratorial – Roteiro de Atividades – 16/04/2019

### 1. Apresentação

O objetivo desta prática é capacitá-lo(a) a desenvolver e simular circuitos com vetores utilizando as declarações generic e for-generate.

## 2. Exercícios Propostos

#### 2.1 Exercício 1

Desenvolva o código e simule um circuito que, ao receber um vetor de tamanho genérico, atue como gerador de paridade ímpar .

#### 2.2 Exercício 2

Desenvolva o código e simule um circuito que corresponda a um multiplexador genérico " $2^n \times n$ " (n entradas de endereçamento por  $2^n$  entradas de dados).