

Prática Laboratorial – Síntese de Circuitos Combinacionais no ISE 14.7

15/08/2018 – Roteiro de Atividades

1. Apresentação

Hoje você irá aprender a sintetizar códigos VHDL em no ISE.

2. Prática

- 1) Siga os passos do tutorial que segue em anexo;
- 2) Sintetize os exemplos e exercícios propostos na aula de Introdução à VHDL:
 - a. Exemplo 1: porta AND com três entradas;
 - b. Exemplo 2: circuito sem sinais;
 - c. Exemplo 3: circuito com sinais;
 - d. Exemplo 4: comparador sem sinais;
 - e. Exercício 1: comparador com sinais;
 - f. Exercício 2: comparador com lógica menos extensa
 - g. Exercício 3: circuito GT (Greater Than) de dois bits
 - h. Exercício 4: circuito conversor binário -> gray de 3 bits
- 3) Durante a síntese você poderá se deparar com erros que não consiga resolvê-los. Consulte seu professor para este e outros casos para solicitar auxílio.
- 4) Chame seu professor para apresentar a tarefa concluída.
- 5) Esta atividade ainda não fará parte da parcela de atividades, porém seu domínio e conhecimento desta etapa do processo é necessária para a realização de procedimentos futuros.