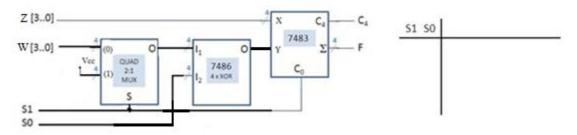
PROBA BAZTERTZAILEA. A EREDUA

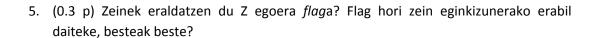
KONPUTAGAILUEN EGITURA

Iraupena: 90 minutu.

- 1. (0.2 p) Paritate bikoitiaren bita gehitu honako segida honi: 0100100.
 - a. Erantzunaren segida bitarra hamaseitarrean kodetu.
- 2. (0.3 p) Hargailu jakin batek honako Hamming hitza jasoz gero, 0011101, akatsik gertatu al da datu-bidalketan? Zergatik?
 - a. Zein da bidalitako datua?

- 3. (0.1 p) Hamming kodeketa eta paritate irizpide bakoitiaren arteko desbendintasunak zehaztu.
- 4. (2 p) Irudiko unitate aritmetikoak zer eragiketa burutzen dituen aztertu.





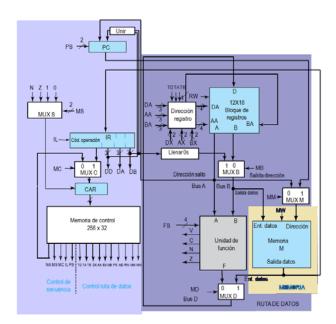
- 6. (0.5 p) Datu-bidea hautespen seinale batzuk dauzkaten balioen arabera kudeatzen da. Zein informaziotik abiatuta sortzen dira seinale horiek? Zein da kontrol unitatearen zeregina?
- 7. (0.5 p) Zein beste izen du ziklo bakarreko (single cycle) kontrol unitateak? Zergatik?
- 8. (0.2 p) Zenbat hari (kable) behar dira 512 helbidedun kontrol memoria bat kudeatzeko? Zergatik?
- 9. (0.2 p) Zein arkitektura eredurekin erlazionatzen da kontrol mikroprogramatua, Von Neumann edo Harvard ereduarekin? Zergatik?
- 10. (0.5 p) Zertan datza kanalizazio bidezko exekuzioa? Zein du arriskurik agerikoena?

11. (0.5 p) FS 1101 sr B baldin bada, zer eragiketa zehazten du honako kontrol hitz honek?

DA	١		AA	١		ВА			MB	FS				MD	RW	MW	PL	JB	ВС	
1	1	0	1	0	1	1	1	1	0	1	1	0	1	0	1	0	0	0	0	

12. Hurrengo irudia oinarri hartuta, azaldu KUaren funtzionamendua (1.3 p); gainera, honako galderei erantzun:

- a. (0.2 p) Zer eginkizun dute MS hautespen seinaleek? Zergatik dira 2?
- b. (0.3 p) Zer nolako sekuentziamendua du Kontrol Unitate honek? Zergatik?



13. (0.5 p) Honako jauzi eta adarkatzerako aginduak zer adierazten du?

Орс	ode						Addı	ress H	igh	Regi	ster		Addı	ress Lo	wc
1	1	1	0	0	0	0	0	1	1	0	1	1	0	0	1

(0.3 p) Jauzirako helbidea positiboa edo negatiboa da? Zergatik?

(0.5 p) Zein da jauzirako helbidearen balioa, hamartarrean?

(0.4 p) PC = 200 bada (hamartarreko balioa) PCa eguneratu. Zein da haren balio eguneratua, hamartarrean kodetuta?

Informazio baliagarria:

		U	
R1	02h	R3	71h
R2	00h	R4	D4h

R5	00h	R7	01h

R6	53h	R8	A8h

Instrucción	Código de Operación	Mnemónico	Dirección	Descripción	Bits de estado
MoverA	0000000	MOVA	DA, AA	R[DA]←R[AA]*	N,Z
Incrementar	0000001	INC	DA, AA	R[DA]←R[AA]+1*	N,Z
Sumar	0000010	ADD	DA, AA, BA	R[DA]←R[AA]+R[BA]*	N,Z
Restar	0000101	SUB	DA, AA, BA	R[DA] ← R[AA] - R[BA]*	N,Z
Decrementar	0000110	DEC	DA, AA	R[DA] ← R[AA]-1*	N,Z
AND	0001000	AND	DA, AA, BA	R[DA] ← R[AA] and R[BA]*	N,Z
OR	0001001	OR	DA, AA, BA	R[DA]←R[AA] or R[BA]*	N,Z
XOR	0001010	XOR	DA, AA, BA	R[DA] ← R[AA] xor R[BA]*	N,Z
NOT	0001011	NOT	DA, AA	R[DA]←notR[AA]*	N,Z
MoverB	0001100	MOVB	DA, BA	R[DA] ← R[BA]*	100
Desp. Dcha	0001101	SHR	DA, BA	R[DA]←srR[BA]*	
Desp. Izqda	0001110	SHL	DA, BA	R[DA]←sl R[BA]*	
Cargarinm.	1001100	LDI	DA, OP	R[DA]←OP*	
Sumarinm.	1000010	ADI	DA, AA, OP	R[DA] ←R[AA]+OP*	N,Z
Cargar	0010000	LD	DA, AA	R[DA]←M[AA]*	
Almacenar	0100000	ST	AA, BA	M[AA]←R[BA]*	
Saltarsi cero	1100000	BRZ	AA, AD	if R[AA]=0; PC←PC+AD else PC←PC+1	N,Z
Saltarsi negativo	1100001	BRN	AA, AD	if R[AA]<0; PC←PC+AD else PC←PC+1	N,Z
Salto incond.	1110000	JMP	AA	PC←R[AA]	

- 14. Datu bide bat 4 elementuz osatutako begizta bat da (A, B, C eta D). Elementu bakoitzak txertatzen dueneko atzerapena: A (3 ns), B (3 ns), C (1 ns) eta D (1 ns):
 - a. (0.2 p) Zein da sistemaren maiztasuna?
 - b. (0.1 p) Zenbat denbora behar du sistemak 6 agindu burutzeko?
 - c. (0.5 p) 2 erregistro dauzkagu kanalizazio-exekuzioa gauzatzeko. Non jarriko zenituzke makinari etekinik handiena ateratzeko? Zergatik? Erregistro bakoitzak nanosegundo 1eko atzerapena sartzen duela kontuan eduki.
 - d. (0.1 p) Zenbat nanosegundo behar dira 6 agindu burutzeko *pipe-line*ren bitartez?
 - e. (0.2 p) Zein da orain erlojuaren maiztasun?