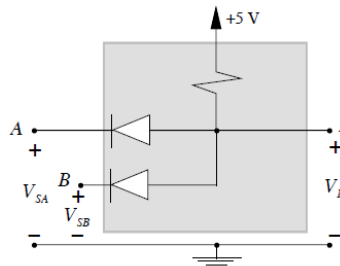
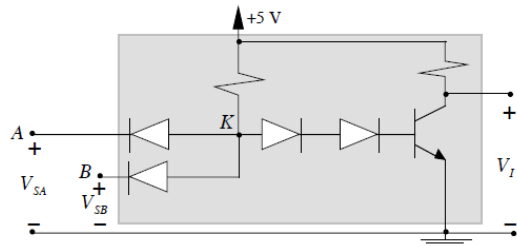


KTO GA – Zirkuitu digitalak

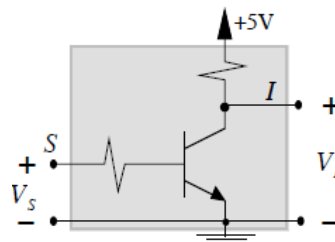
1.) Ondoko zirkuitua DL familia logikoko ate bat da. Analiza ezazu zirkuituaren funtzionamendua sarreraren balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



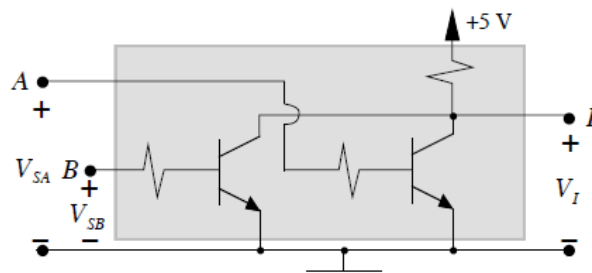
2.) Ondoko zirkuitua DTL (Diode-Transistor Logic) familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



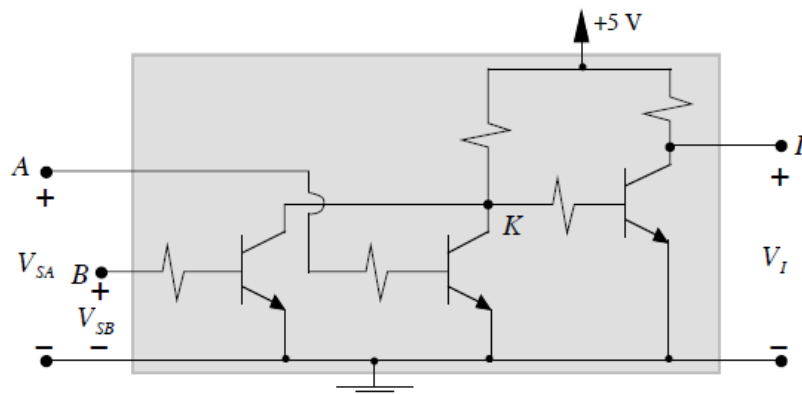
3.) Ondoko zirkuitua RTL (Resistor-Transistor Logic) familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



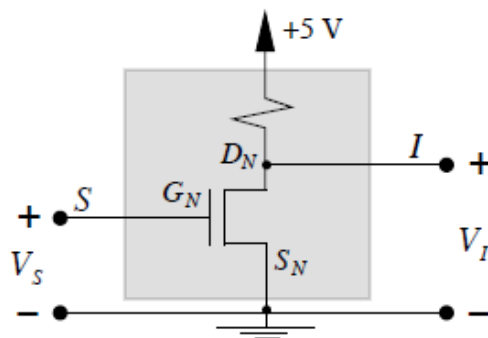
4.) Ondoko zirkuitua RTL (Resistor-Transistor Logic) familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



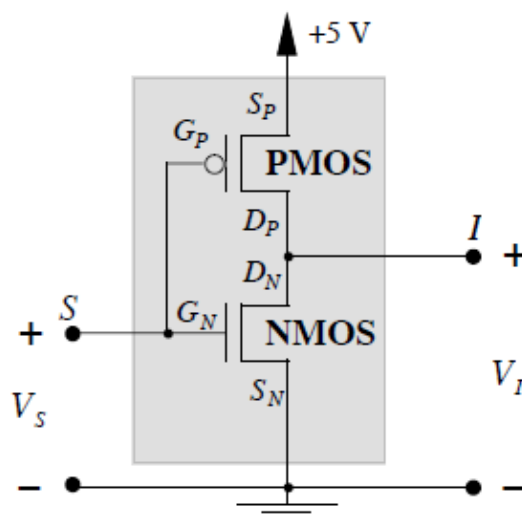
5.) Ondoko zirkuitua RTL familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



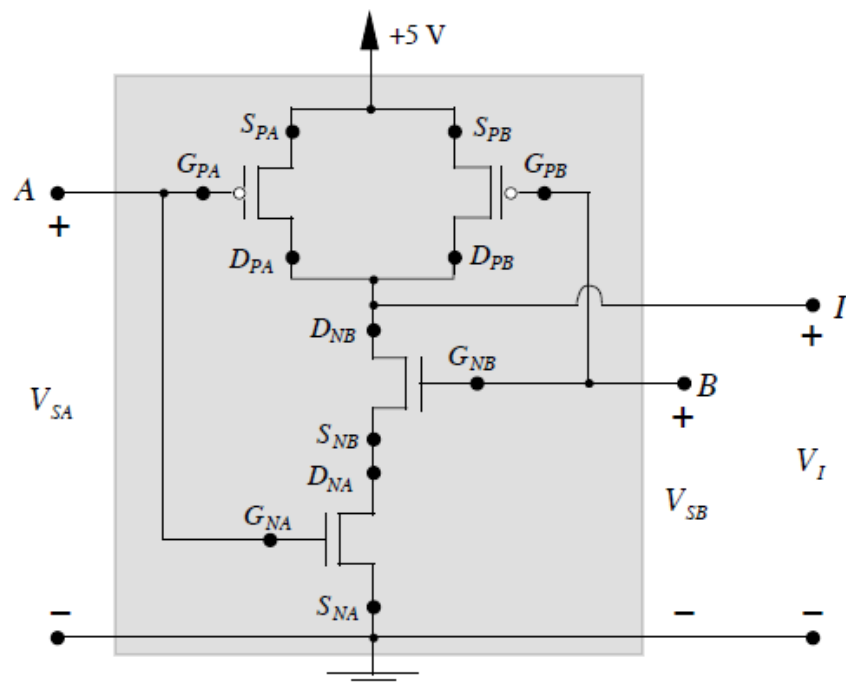
6.) Ondoko zirkuitua NMOS familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



7.) Ondoko zirkuitua CMOS familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-taula eta esan zein ate logikori dagokion.



8.) Ondoko zirkuitua CMOS familia logikoko ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, bete egia-aula eta esan zein ate logikori dagokion.:



9.) Ondoko zirkuitua CMOS familia logikoko hiru sarrerako ate bat da. Azter ezazu zein izango den irteerako tentsioaren balioa sarrerako tentsioen balio posible guztietarako, eta bete egia-aula.

