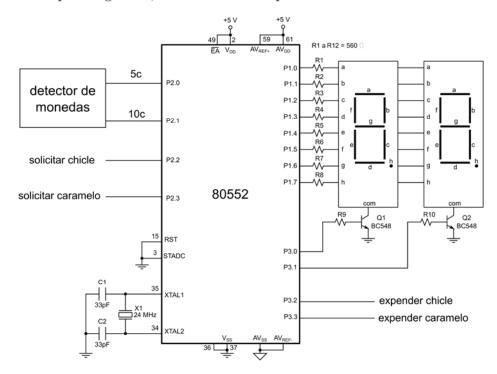
Izen-abizenak		 	 	 	
NAN zenbaki	a				

1. ariketa

Gozokiak saltzen dituen makina automatiko baten oinarrizko funtzioak kontrolatzen dituen programa gauzatu nahi da. Hurrengo irudiak erakusten duen bezala, diru-detektagailu bat du makinak. 5 zentimoko txanpona sartuz gero, mikroprozesadoreak 1 logikoa jasotzen du P2.0 portutik. Era berean, P2.1 portutik 1 logikoa jasoko du prozesagailuak, 10 zentimoko txanpona sartzen denean.



Horrez gain, mikrokontrolagailuaren timer-a etenak 10 ms-ro gertatzeko konfiguratu da; era horretara, zazpi segmentuko display-ak kontrolatuko dira. Makinan sartutako diru-kopurua adieraziko dute display-ek (hamarrekoak eta batekoak). Alde horretatik, dirua aldagaia erabiliko du programak sartutako diru-kopurua kontatzeko. Makinak ez du 20 zentimo baino gehiago sartzerik onartuko.

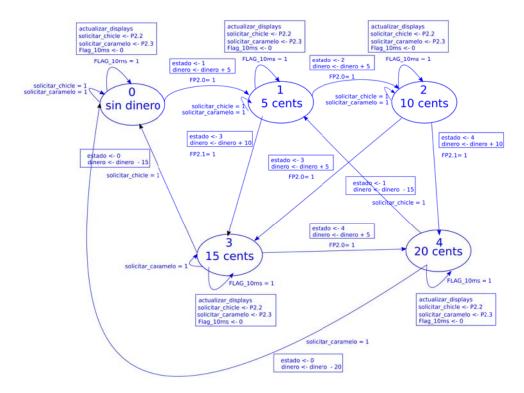
FLAG_10ms flag-aren balioaren arabera (timer-ari erantzuten dion azpierrutinak kontrolatuta) eta P2.2 eta P2.3 portuen bidez ezarritako txiklea_eskatu eta gozokia_eskatu flag-en arabera hurrengo ekintzak gertatuko dira:

FLAG_10ms: Flag hori aktibatzen denean, beharrezkoa da display-ak eguneratzea. Horrez gain, beharrezkoa da sarrerako portuen irakurketa egitea txiklea_eskatu eta gozokia_eskatu aldagaien balioa zehazteko.

- txiklea_eskatu: 15 zentimo balio ditu txikleak. Erabiltzaileak dagokion pultsadorearen bidez txiklea eskatzen duenean eta beti ere diru nahikoa sartu duenean, makinak txiklea emango du (irteerako P3.2 portua aktibatuz), eta 15 balioa kenduko zaio dirua aldagaiari.
- gozokia_eskatu: 20 zentimo balio ditu gozokiak. Erabiltzaileak dagokion pultsadorearen bidez gozokia eskatzen duenean eta beti ere diru nahikoa sartzen denean, makinak gozokia aterako du (irteerako P3.3 portua aktibatuz), eta 20 balioa kenduko zaio dirua aldagaiari.

Hurrengoa eskatzen da:

Programaren espezifikazioen arabera izango diren egoera, gertaera eta ekintza guztiak kontsideratzen dituen egoera/gertaera/ekintza makina irudikatu (2 puntu).



2. Programatu, mihiztatzailea erabiliz, aurretik definitutako egoera, gertaera eta ekintza makina (2 puntu).

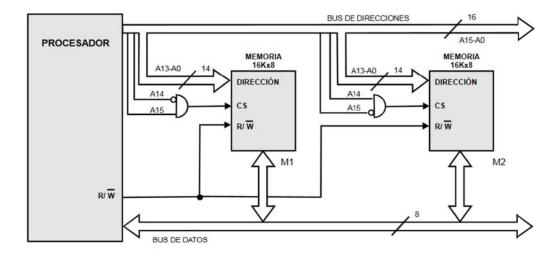
Sinplifizatzearren, egoera-makinari dagokion programazio-egitura azaltzen da bakarrik. Egoera bakoitzari dagokion gertaera-makina era beretsuan gauzatu behar da.

MAQUINA_ESTADOS:

```
MOV A,ESTADO
RL A
MOV DPTR,#LISTA_MAQUINA_ESTADOS
JMP @A+DPTR
LISTA_MAQUINA_ESTADOS:
AJMP MAQUINA_EVENTOS_1
AJMP MAQUINA_EVENTOS_2
AJMP MAQUINA_EVENTOS_3
AJMP MAQUINA_EVENTOS_4
AJMP MAQUINA_EVENTOS_5
```

2. ariketa

Konputagailu jakin batek hurrengo irudian azaltzen den zirkuitu elektronikoa du bere barne-memoria inplementatzeko.



M1 eta M2 elementuek memoria-mapan duten kokapen zehatza adierazi behar da, tamaina eta hasierako eta amaierako helbideak adieraziz, kontuan izanda kasu partikular horretan CS pinak logika zuzenekoak direla (2 puntu).

0000		1	
	vacio	A14 = 0	A15 = 0
3FFF 4000 7FFF	M2 16 kB	A14 = 1	A13 = 0
BFFF	M1 16 kB	A14 = 0	A15 = 1
C000	vacio	A14 = 1	A13 – 1

3. ariketa

80c552 mikrokontrolagailu baten osziladorea 24 MHz-etara zehaztu da. Alde horretatik, timer 0 periferikoa konfiguratu behar da (ikus 80C51 family programmers guide and instruction set dokumentua, 8. orrialdea), etenak 2 ms-ro gauzatu ahal izateko. Etena gertatzen den bakoitzean, programak P2.0 portuaren balioa konprobatuko du. Portu horren balioa denbora guztian zero bada 100 ms-tan zehar, energia aurrezteko modua aktibatu behar da (idle modua).

Hurrengoa eskatzen da:

1. Etenak 2 ms-ro gauzatzeko dagozkien erregistro berezietan sartu behar diren hasieratze-balioak zehaztu (2 puntu).

Oharra: Defektuz, timer 0 periferikoaren kontagailua $f=f_{osc}/12$ maiztasunarekin gehitzen da.

$$f = 24/12 \ MHz = 2000000 \ Hz, \tag{1}$$

$$T = \frac{1}{f} = 5.10^{-7} \ s,\tag{2}$$

non 5.10^{-7} s kontu bakarrari dagokio. Beraz, THO y TLO erregistro berezietan gorde beharreko balioa $(2^{16}-1)-4000$ da, hori da:

$$TH0 = 0xF0,$$

$$TL0 = 0x5F.$$

2. Programatu mihiztatzailean etenari erantzuten dion azpierrutina, beharrezkoa denean energia aurrezteko modua aktibatzeko (2 puntu).

PCON: POWER CONTROL REGISTER. NOT BIT ADDRESSABLE.

SMOD			-	GF1	GF0	PD	IDL
SMOD Port is use				1 is used t	o generate	baud rate	and SMO
7	Not imp	olemented,	reserved	for future u	se."		
-	Not imp	elemented	reserved f	or future us	se.*		
	Not implemented reserved for future use.*						
GF1	Genera	l purpose t	flag bit.				
GF0	Genera	l purpose t	flag bit.				
PD	Power	Down Bit.	Setting this	bit activat	es Power [Down oper	ation in the
IDL	Idle mo	de bit. Set	ting this bit	tactivates	Idle Mode	operation i	n the 80C
If 1s are wr	itten to PI	and IDL	at the sam	e time, PD	takes prec	edence.	

Hurrengo instrukzioak inplementatu behar dira:

```
ORG OxOB
SUBRUTINA_ATENCION_INTERRUPCION:
     MOV THO, \#0xF0
     MOV TLO, #05F
     PUSH ACC
     PUSH PSW
     MOV C,P2.0
     JNC INCREMENTAR_CONTADOR
     MOV CONTADOR, #0x00
     RETI
INCREMENTAR_CONTADOR:
     INC CONTADOR
     MOV A,\#0x32
     SUBB A, CONTADOR
     JC ACTIVAR_AHORRO_ENERGIA
     RETI
ACTIVAR_AHORRO_ENERGIA:
     MOV PCON, #0x01
     POP PSW
     POP ACC
     RETI
```