

## OS (2. dio) - kolokvij

1. Koji je princip izrade programa od izvornog koda do izvršne datoteke?

Princip je sledeći:

1. Piše se izvorni (source) kod u nekom editoru (može biti više fileova, npr. glavni.c, izbroji.c, zaglavlje.h);

→ u datoteci sa .h nastankom se nalaze prototipi funkcija ali ne i definicije dok se u fileu s .c nastankom može napisati i definicije funkcije (u slučaju već ne postoji u nekom predefinisiranom fileu).

2. Izvorni kod se prevodi (compile) u binarni <sup>→ objektni</sup> i kreira se tabela simbola.

→ kompiler prvo proverava je li sve ispravno napisano i ide po kodovima gledajući ispravnost opira funkcija (postoje li).

Sada može prevesti izvorni u binarni kod.

Kreira se tabela simbola. Binarna datoteka sadrži adrese i binarni kod programa koji se nalazi na tim adresama.

Tabela simbola se sastoji od imena funkcije, value, <sup>→ adresa fun.</sup> dvarr, type, size, line i section. Name je ime funkcije, dvarr može biti T (definirane, tj. postoji, odnosno dohvaćen je kod) i U (Undefined), odnosno kod te funkcije još nije dohvaćen.

Primer: main T type: FUNC, veličina: 0000002C...

Tabela je zapisana u binarnoj (objektnoj) datoteci glavne funkcije (zaјedno s kodom).

Dokle, tabela simbola se sastoji od zapisa svih funkcija <sup>→ glavni program</sup> i globalnih varijabli.

Postupak se ponavlja i s drugim datotekama (kao u pr. sa izbroji.c). Predefinisane funkcije (kao što su printf ili scanf) su već kompajlirane i nalaze se u standardnoj biblioteci lib.

3. Slijedi postupak povezivanja (link-ang) svih komponenti u jednu cjelinu.

U memoriji se upiše glavni program (kod) te pozivi njegovih funkcija. Definicije funkcija se traže u libu ili ostalim datotekama i kada se nađe, zalijeplje se kod funkcije u memoriju, a pointer za poziv se ažurira da pokazuje na početak koda.

Po istom principu se traže i sve ostale funkcije.  
Tablicom simbala evidentiramo što tražimo.

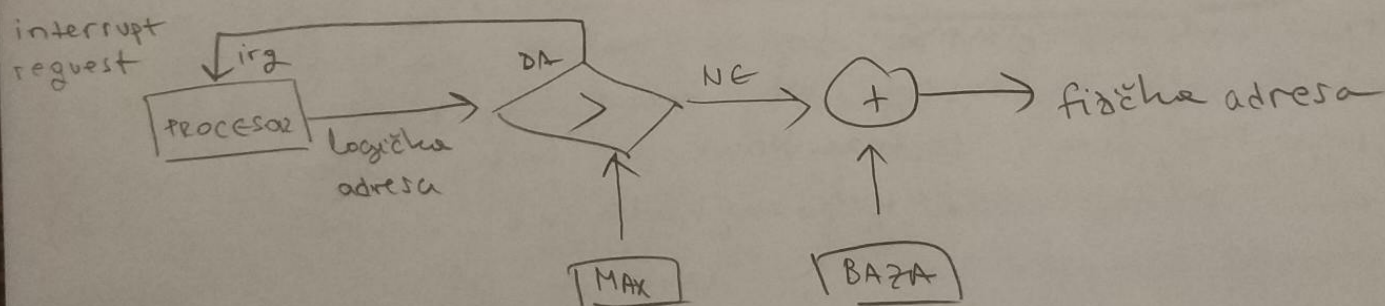
Postoje dvije vrste linkanja.

Dinamičko - sve se povezuje još u izvođenju, odnosno tijekom izvođenja. Primer je C#, prednost je što ne zauzima puno memorije jer inicijalno nemamo ne funkcije, ali je sporije.

Statičko - Sve se poveže pa se tek onda izradi. Primer je C  
puno je brže.

Na kraju svega imamo kod programa u binarnom obliku od neke početne <sup>0</sup> do neke krajnje <sup>MAX</sup> adrese. U samom kodu u memoriji su podaci (globalne varijable), heap (dinamičke varijable) te stack (stog, lokalne varijable).  
→ kod funkcija

2. Kako se vrši generiranje fizičke adrese?  
Fizička adresa se dobije kao zbroj baze i logičke adrese.  
Generiranje vrši Memory Management Unit sklop.



3. Što je defragmentacija?

To je postupak pri kojemu se programu koji se ne može zapisati u blok, ali ima dovoljno memorije u dijelovima, mora osloboditi dovoljno mjesta na način da se drugi programi premještaju kako bi se dobio kontinuirani blok. Budući da to traje dosta procesorskog vremena, nije poželjno rješavati. Stoga će se koristiti podjela programa na dijelove.



4. Objasniti dodjelu memorije po stranicama i prelihanje iz logičkog u fizički adresni prostor.

Neki neki program ima određeni broj lokacija za kod (na disku). To je logički adresni prostor. Memorije nje ima isto određeni broj lokacija. To je fizički adresni prostor. Te lokacije su kodirane s određenim brojem bita (npr. za 14 lokacija je potrebno 4 bita  $\rightarrow$  2 lica nadopune).

Logički adresni prostor ćemo podijeliti na stranice veličine  $2^N$  (blokove  $\rightarrow$  stranice). Uveliko je potrebno, program se proširi do pune veličine stranice.

Fizički adresni prostor ćemo podijeliti na okvir veličine  $2^N$  (blokove  $\rightarrow$  okvire).

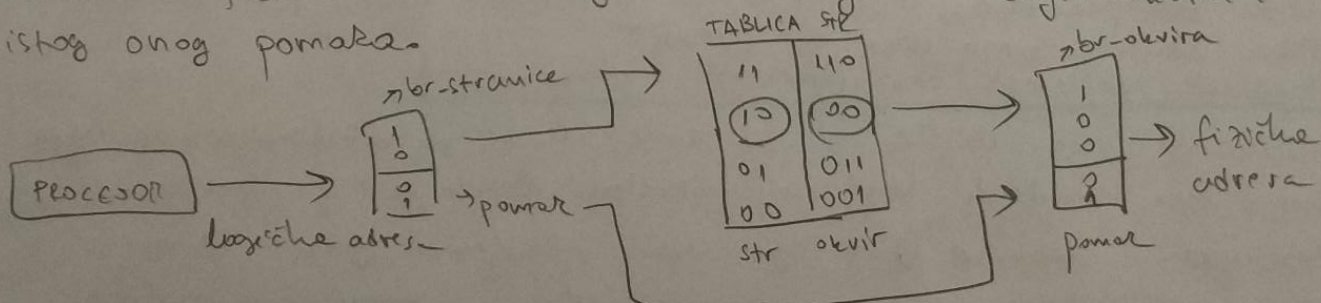
Svake dio bitove (koji definiraju lokaciju) predstavljaju broj stranice (okvira), a dio pomak od početka stranice (okvira).

Svake se stranice logičkog adresnog prostora preslikava u proizvoljan okvir fizičkog adresnog prostora.

Tabela stranice prikazuje skup parova stranice-okvir, odnosno u koji okvir se preslikava koja stranica.

Prelihanje iz logičkog u fizički adresni prostor:

Logička adresa se sastoji od broja stranice i pomaka. Pomak ostane isti, dok se na osnovu broja stranice u tabeli stranice nađe odgovarajući okvir i preslika u konačnu fizičku adresu koja se sastoji od broja okvira i istog onog pomaka.





### Primer:

Program 14 lokacije  $\rightarrow$  potrebno 4 bita: 0000  $\rightarrow$  1111

Memorija 32 lokacije  $\rightarrow$  5 bita: 00000  $\rightarrow$  11111

Blokovi veličine 4 lokacije

Program: prva dve bita su broj stranice, a druge 2 pomak.

Memorija: prva tri bita su broj okvira, a druge 2 pomak.

(Ogledano veličine bloka: koliko nam treba za pomak  $\rightarrow$  2 bita).

### 5. Objasniti TLB

TLB (Translation Lookup Buffer) je nastao kao Intelova rešenja sklopa za prelikavanje logičke u fizičku adresu, ali kada je broj stranice prevelik (samo time i tablice stranica), odnosno nastao je zbog različite veličine programe (velike razpon). Problem je bio u tome što bi procesor morao imati različit broj registara za tablice stranica. Tablica stranica je zapisana u memoriji u PCB-u (čitava). Prelikavanje ide ovako: postoji se tablice stranica određene veličine (randomne stranice se odabiru) i kada je potrebno prelikavanje, br. stranice se traži u toj tablici. Kada se nađe odgovarajući okvir, generira se fizička adresa i identičnim pomakom kao u logičkoj adresi. Kada se nađe odgovarajući okvir, to se zove pogodak jer se nalazi u toj random tablici stranica.

Ako se ne nađe odgovarajući okvir, to se zove promašaj i tablica stranica se ažurira s novim parovima sve dok ne dođe do pogotka. (Napomena: ta privremena tablica je u registru). Skica ho prije samo nisu svi parovi\*.

### 6. Objasniti prednost modularne programe!

Aplikacije se dijele u module te se u memoriju upisuju samo oni moduli koji su potrebni. Ostali se po potrebi dopisuju. Stranice uključuju da upisujemo samo dio stranice u memoriju, moramo tablice stranica proširiti sa bitom prisustva, kako bi OS znao da treba prepirati stranice sa diska.



7. Objasni postupak dopisivanja stranice koja nedostaje u memoriju, u disk (kada dođe do promašaje stranice).

Postupak je sljedeći:

1. OS spremi stanje aktivnog procesa u PCB;
2. aktivni proces se prebacuje u stanje čeka-disk;
3. OS pronalazi slobodan okvir u memoriji;
4. pronalazi stranicu na disku (iz logičke adrese);
5. pokrene transfer stranice u memoriju (konvuls, spor);
6. OS pokrene prvi proces iz reda pripravnih;
7. kada je stranica prebačena, OS prebacuje proces u red pripravnih, ažurira tablicu stranice i bit postojanja je 1.

8. Koje su prednosti i mane virtualne memorije?

Prednost: Ne moramo imati cijeli program u memoriji čime se štedi vrijeme (brže je pokretanje) i memorija.

Nedostatak: Promašaji znatno umanjuju brzinu izvršavanja što znači da se mora osigurati da ne dogastaju što manje.

9. Opisi sloj prema UIF uređajima kod komunikacije između aplikacije i UIF uređaja (programsko obavljanje UIF operacije)

Sloj se sastoji od registara: data (podaci), control i status.

Ti su registri potrebni kako bi se omogućio pristup hardveru na unificiran način (koji uređaj, koje operacije i podaci).

Kada dođe neki podatak, očitao se i prenosi u registre CPU-a i konačno u memoriju. U ovom procesu se koriste međuspremnik.

Pa bi procesor znao da je došao podatak, stalno ispituje status, sve dok ne bude 1, kada pokrene prijem podataka.

Iskrenost bi bio:

Procesor:

početak:

pročitaj zastavicu

ako je zastavica = 0 tada

pročitaj zastavicu

pročitaj podatak iz međuspremnika;

inače

Kraj

UIF uređaj

početak

pročitaj zastavicu

ako je zastavica = 1 tada

pročitaj zastavicu,

upiši podatak u međusprej

inače

Kraj



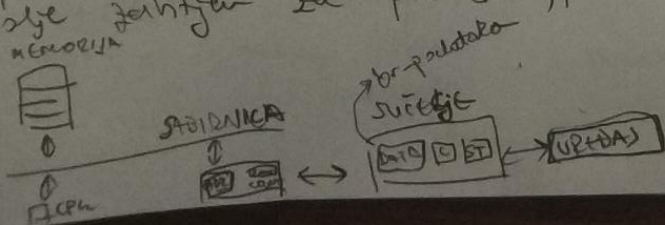
Ovo je programsko obavljanje I/O operacija, jer program provjerava status, ali manje pristupa je što CPU traži puno procesorskog vremena provjeravajući status i stoga je bolje rješenje sklop koji hardverskim signalom javlja status 1.

10. Opiši obavljanje I/O operacija pomoću zahtjeva za prekidom. Kada se izvodi neki program, može doći do signala koji označava zahtjev za prekidom (IRQ - Interrupt signal) zbog neke I/O operacije. Tada se u prvom programu trenutna naredba mora završiti do kraja, a PC (trenutni) programne spremiti na stogu. Tada se procedura grana u procedura za obradu prekida. Dakle, PC je pushan na stog (a na vrh stoga pohranjuje vrij. registra SP - stack Pointer), pokrene se funkcije za prijenos podataka, na koju sada pohranjuje PC registar (automatski se upiše). Ova funkcije prenosi podatak u registar pa u memoriju. One vrijednosti registara CPU-a koje će biti prebačene ovom funkcijom i.e. se pushati na stog kako bi se mogle obnoviti. Kada se podatak prenese do kraja u memoriju, sa stoga se popužu sve vrijednosti (obnove se registri i PC prethodnog prekinutog programa) i program se nastavlja rti naredbom unutar funkcije, return from interrupt dobijemo adresu programne u PC-u). U memoriji se na početnoj adresi nalazi i tekst vektor (100) koji pokreće osnovni program nakon restarta, na adresi 100. Međutim i ovaj način ima manu; podatak se ne prenosi izravno u memoriju. Stoga možemo napraviti sklop kojim se ostvaruje izravan pristup memoriji.

11. Opiši DMA sklop. \*vidi stranicu 8 (sklop)

DMA (Direct Memory Access) sklop je sklop koji se koristi direktnim pristupom memoriji kod I/O operacija. Sadrži inteligentni DMA kontroler. On sadrži registar adrese, registar stanja, podataka te brojilo podataka. Da bi se podatak prenio u memoriju, u I/O međusklop pošalje zahtjev za prijenosom. Potom DMA pošalje procesoru zahtjev za <sup>DMA</sup> subvencijom i kako može, CPU dozvoli korištenje <sup>DMA</sup> subvencije. Potom se podatak direktno prebacuje u memoriju na određenu adresu i DMA na kraju šalje zahtjev za prekidom; procesoru → IRQ signal.

Vapomena: Ako je više podataka, zahtjev za prekidom će doći kod brojila podataka bude 0.





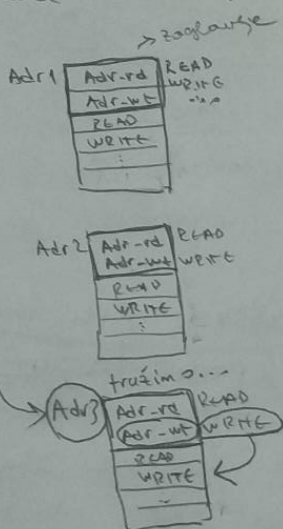
12. Opiši kako rade: pronašavanje module (drivera) u I/O uređaju?

Aplikacija šalje OS-u podatke o I/O operaciji; uređaj, operacija i podatke (npr. disk, write, neki <sup>→ adresa</sup> podatak), a OS ih mora transformirati kako bi podatke razumio I/O uređaj.

Prvo trebamo dobiti adresu module koji treba obaviti I/O operaciju. Stoga postoji tablica priključnika uređaja koja isto sadrži i pokazivače na tablice funkcije uređaja. Te tablice funkcija u zaglavlju sadrže adrese podmodule (funkcije) (npr. read, write). Tako kada nadamo uređaj koji trebamo preko pokazivača i tablice u zaglavlju dobijemo željenu funkciju

za operaciju  
↓  
Aplikacija  
traži...

MIŠ	Adri
TIPOKOVNICA	Adri2
<b>Disk</b>	Adri3
PRINTER	Adri4



13. Kako izgleda programski: pristupanje aplikaciji u I/O uređaju?  
Aplikacija pristupa I/O uređaju na jedinstven način bez obzira na karakteristike uređaja.

```
#include <stdio.h>
```

```
void main()
```

```
{ FILE *fp; // adresa module
```

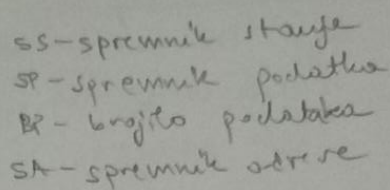
```
fp = fopen(name, mode);
```

```
fscanf(fp, "format string", var-list); // fp - adresa za čitanje
```

```
fprintf(fp, "format string", var-list); // fp - adresa za pisanje
```

```
fclose(fp); // više ne koristimo uređaj;
```

```
}
```



15.



14. Opisi što je File Management sustav i načine alokacije datoteka.

To je sustav koji omogućuje pretilikovanje fizičke organizacije podataka (one na disku) u logičku (kako je vidi korisnik).

Svaki datoteka ima svoj descriptor koji sadrži podatke o toj datoteci i podatke o smještaju u blokove.

Block Management se brine kako dodijeliti blokove na disku.

Postoje tri strategije:

1. Kontinuirana alokacija - datoteka se zapisuje u blokove na disku u kontinuitetu. Pritom za svaku datoteku postoji podatak o početnom bloku i dužini. Problem pristupa je što se u slučaju manjke prostora sve mora premještat kako bi ta datoteka stala u kontinuitetu, ali je prednost brzina pristupa (i brzina pristupa nekome byten) jer se lako izračuna. Stoga se koristi za read-only datoteke koje se ne mijenjaju često, kao što su slike.

2. Vežane liste - svaki blok datoteka pokazuje na svoj slijedbenik i prethodnika (pokazivači). Stoga se datoteka lako povezuje i smanjuje, ali je manje brzina pristupa zbog prevođivanja (kao i pristup određenom byten).

3. Indeksna alokacija - postoji tablica s parovima blok → blok-u-memoriji (npr. blok 1 u memoriji je blok 58). Tako definiramo pretilikovanje. Sama tablica se također nalazi u nekom bloku. Prednost pristupa je direktan pristup pa time i brzo čitanje bajtova, ali je manje što kod prevelikih datoteka ne može cijela tablica stati u 1 blok.

Rješenje UNIXA:

Inode = tablica koja sadrži podatke o datoteci i podatke o smještaju (15 pokazivača na blokove). Prvih 12 pokazivača su direktni pokazivači na blokove; slijedeći je single indirect koji pokazuje na blok sa 255 pokazivača na blokove podataka, potom double indirect koji pokazuje blok sa 255 pokazivača od kojih svaki taj pokazuje na blok od 255 pokazivača, a na kraju od tih pokazivača na jedan blok podataka, ukupno 65025 blokova, potom triple indirect koji pokazuje na blok sa 255 pokazivača od kojih svaki pokazuje na blok od 255 pokazivača, a opet svaki na blok od 255 pokazivača, do bi ti pokazivači pokazuju na blokove podataka.



Ukupno je to  $255^3$  pokazivača. Ovakvim pristupom može pokazivati na  $12 + 255 + 255^2 + 255^3 \approx 16 \cdot 10^6$  blokova, a ako svaki blok ima 1kB, onda datoteka može imati 16GB.

### inode :

