



Atividade 02

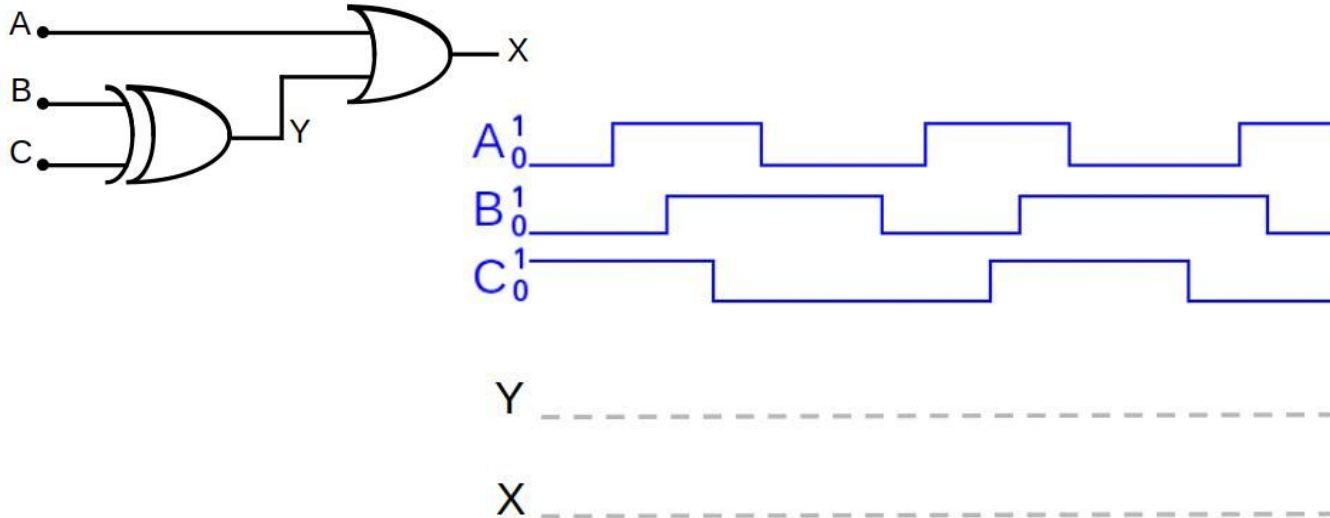
Solução

GEN 253 - Circuitos Digitais

Prof. Luciano L. Caimi
lcaimi@uffs.edu.br



- 1) Apresente a tabela-verdade de um circuito que possui o seguinte comportamento: o circuito apresenta um nível lógico ALTO na saída, sempre que as entradas A e B estiverem ambos em nível lógico ALTO, enquanto as entradas C e D estiverem ambos no nível lógico BAIXO, ou ambas (C e D) no nível lógico ALTO.
- 2) Apresente a tabela-verdade de um circuito que possui o seguinte comportamento:
 - a saída X deve ser igual a entrada A quando as entradas B e C forem as iguais;
 - X permanece no nível lógico alto quando as entradas B e C forem diferentes.
- 3) Considerando o circuito apresentado na figura a seguir e os valores presentes nas entradas A, B e C ao longo do tempo, apresente os valores em X e Y ao longo do tempo.



1) Apresente a tabela-verdade de um circuito que possui o seguinte comportamento: o circuito apresenta um nível lógico ALTO na saída, sempre que as entradas A e B estiverem ambos em nível lógico ALTO, enquanto as entradas C e D estiverem ambos no nível lógico BAIXO, ou ambas (C e D) no nível lógico ALTO.



A	B	C	D	S
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

2) Apresente a tabela-verdade de um circuito que possui o seguinte comportamento:

- a saída X deve ser igual a entrada A quando as entradas B e C forem as iguais;
- X permanece no nível lógico alto quando as entradas B e C forem diferentes.



A	B	C	X
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

3) Considerando o circuito apresentado na figura a seguir e os valores presentes nas entradas A, B e C ao longo do tempo, apresente os valores em X e Y ao longo do tempo.

