

T1. Memorii CAM: arhitectura, operare.

P1. Sa se calculeze marginea de zgomot pentru o poarta TTL standard care comanda un trigger Schmitt cu porti TTL avand  $R1=220\Omega$  si  $R2=2.2k\Omega$ . (schema, calcule)

P2. a) Microcontrollerul 80C51: ciclul de citire si configuratia memoriei de program externe. b) Sa se proiecteze un sistem cu microcontroller 80C51 avand urmatoarele blocuri: oscilator cu quartz avand frecventa de 12MHz, circuit de reset, port de intrare la adresa  $x010x...xb$ , 2 taste conectate la intrarile de intrerupere. Microsistemul foloseste doar memoria interna de program.