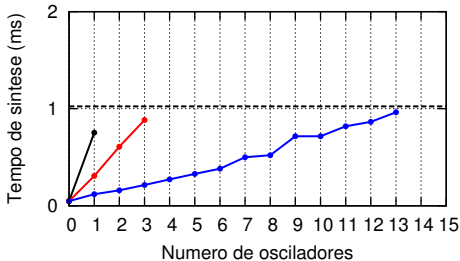


## Síntese aditiva usando diferentes tipos de operação



usando multiplicação e divisão —●—  
usando somente divisão —●—  
usando bit shifting variável —●—  
período teórico do ciclo DSP - - - - -