## LVNP.950503.011 clk - просто тактовые испульсы reg\_clk - испульс, по которому нужно в регистры инфу заносить ctr\_clk - импульс, по которму наращиваем стек поинтер (счетчик) stack\_in[15..0] INPUT VCC push reg\_clk push clk not\_clk OUTPUT stack\_out[15..0] reg\_clk regClk lpm\_decode3 ctrClk 16bit\_register lpm\_bustri4 lpm\_counter8 ints626 q[15..0] sp[2..0] clock q[2..0 clock × pop inst10 16bit\_register inst15 Ipm\_bustri4 q[15..0] not\_clk inst2 если down\_overflow и pop - то тут же чистим и читаем из начала стека 16bit\_register если up\_overflow, то push нельзя, а рор можно lpm\_bustri4 q[15..0] stack\_overflow inst3 16bit\_register lpm\_bustri4 > stack\_downflow down\_ov erf low q[15..0] clock reg\_clk 16bit\_register lpm\_bustri4 q[15..0] clock down\_ov erf low pop ГУИР.950503.011 Лит. Масса Масштаб Стек № докум. Изм Лист Подп. Дата Схема электрическая Литвинец Разраб. У Пров. Самусевич функциональная Т.Контр. Лист 1 Листов 1 Н.Контр. ЭВМ,гр.950503 Реценз. Утв.