LVNP.950503.011 inteli20 data - шина данных OUTPUT ron_out[15..0] data[15..0] lpm_bustri4 enable - разрешение enable CLK - синхросигнал regIO 1 - запись 0 - чтение 16bit_register 16bit_register Ipm_bustri4 lpm_bustri4 ints612 16 q[15..0] q[15..0] data[15..0] data[15..0] lpm_decode2 clock clock enable regNum[3..0] inst40 16bit_register 16bit_register Ipm_bustri4 lpm_bustri4 q[15..0] data[15..0] q[15..0] clock clock enable data[3..0] inst53 16bit_register 16bit_register lpm_bustri4 lpm_bustri4 q[15..0] data[15..0] q[15..0] data[15..0] eq10 clock clock eq11 enable enable eq12 eq13 16bit_register 16bit_register lpm_bustri4 lpm_bustri4 inst62 16 n10 q[15..0] data[15..0] q[15..0] clock clock enable n10 inst64 16bit_register 16bit_register Ipm_bustri4 Ipm_bustri4 n11 data[15..0] q[15..0] q[15..0] data[15..0] clock clock 16bit_register 16bit_register lpm_bustri4 lpm_bustri4 inst 26 16 n12 Intst 72 16 q[15..0] data[15..0] q[15..0] data[15..0] clock clock enable enable inst47 inst74 16bit_register 16bit_register Ipm_bustri4 Ipm_bustri4 n13 q[15..0] q[15..0] data[15..0] clock clock inst48 inst79 ГУИР.950503.011 Лит. Масса Масштаб RON Изм Лист № докум. Подп. Дата Схема электрическая Литвинец У Разраб. Самусевич Пров. функциональная Листов 1 Т.Контр. Лист 1 Н.Контр. ЭВМ,гр.950503 Реценз. Утв.