**БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ**

**ИНФОРМАТИКИи РАДИОЭЛЕКТРОНИКИ**

**Факультет КСиС**

**Кафедра ЭВМ**

**АПВМиС**

Лабораторная работа № 2

Вариант № 29

**Описание и моделирование цифрового устройства на языке VHDL в потоковом виде**

**Выполнил: Проверила:**

**Козяков А.И. доцент, кандидат**

**технических наук**

**Золоторевич Л.А.**

**Минск 2017**

Структурная схема устройства.

