

Avance 1

Circuitos Digitales II

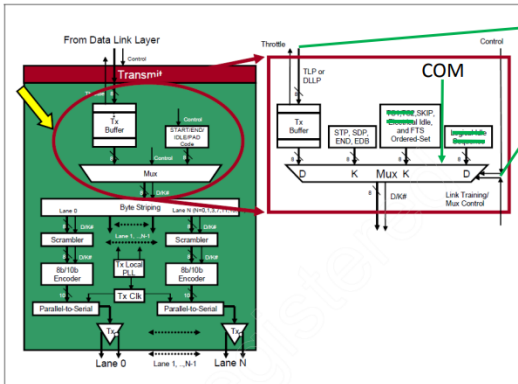
Alejandro Rojas, Andrés Alvarado, Fernando González

Universidad de Costa Rica

9 de Mayo del 2018

Multiplexor de Control

Figure 11-5: Transmit Logic Multiplexer

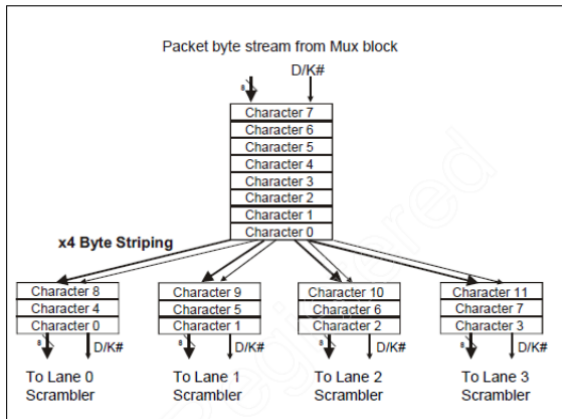


Manejados desde el testbench/probador

Multiplexor de Control (cont.)

- ▶ Entradas de 8 bits, 9 entradas en total.
- ▶ Línea de selección de 2 bytes.
- ▶ Salida a siguiente módulo de 8 bits en paralelo.

Byte Striping



- ▶ Acomodar los 8 bits en cada carril para generar una salida de 4 bits
- ▶ Se acomodan 3 bits por carril.

Parallel to Serial

Input

- ▶ CLK
- ▶ Reset
- ▶ Data in (8 bits)

Output

- ▶ Data out

Serial to Parallel

Input

- ▶ CLK
- ▶ Reset
- ▶ Data in (1 bit)

Output

- ▶ Data out (8 bits + valid bit)