

FT-C6713-MINI板卡使用简要说明

一. 电源

DP1为外接+5V直流电源输入插座。JP1和JP2跳线为3.3V和1.2V电源连通跳线。

本开发板有2种供电方式：

若使用子板上的电源，连接JP1和JP2跳线，为DP1 座提供+5V和GND 即可工作。

若使用底板上的电源，连接JP3和JP4跳线，直接由底板供电。

二. 存储器

本开发板适用于I/O电压3.3V，内核电压1.2V，DSP封装为BGA272。

板上共有2种存储器，即SDRAM、FLASH，地址分配如下：

存储类型	型号	容量	构成方式	地址范围
SDRAM	MT48LC4M32B2	16MB	4M×32 bit	CE0(0x80000000~0x80ffffff)
FLASH	SST29VF040/ SST39VF040	4Mb	512K×8 bit	CE1(0x90000000~0x9007ffff)

三. 时钟

输入时钟为CLKIN，板上采用兼容的设计方式，可选择不同封装的晶振。本开发板采用24MHz的晶振，CPU时钟可直接提供，亦可通过内部分频器分频，PLL倍频取得；EMIF时钟可由底板（ECLKIN）提供，亦或由CPU分频得到。具体设置方法可查看C6713的芯片手册。

四. 接口及资源

开发板上提供3个外部中断源，分别为EINT5~7

复位信号：nRESET_FPGA

地址线：EA2~EA21

MCBSP: CLKX[0..1]、FSX[0..1]、DX[0..1]、CLKR[0..1]、FSR[0..1]、DR[0..1]、CLKS[0..1]

五. 测试点

T1: CLKOUT3, T2: CLKOUT2

六. 开发板尺寸：90mm×76mm，安装孔直径5mm，孔3.2mm，IDC间距2mm。

七. 软件调试

CCS工作正常，SDRAM读写正常。测试程序见BT_C6713。

FLASH烧写程序见C6713_29VF040/ C6713_39VF040，由flash型号决定。

FT-C6713-MINI简易示意图如下图所示：

