

1. Un amplificador con una resistencia de entrada  $R_i = 5 \text{ K}\Omega$ , cuando es alimentado por una fuente de corriente  $i_s = 1 \text{ }\mu\text{A}$  y una resistencia asociada  $R_s = 200 \text{ K}\Omega$ , tiene una corriente de salida en corto circuito  $i_{os} = 5 \text{ mA}$ .

Cuando el amplificador tiene una resistencia de carga  $R_L = 2 \text{ K}\Omega$ , es obtenido un voltaje de salida  $v_o = 5 \text{ V}$ .

Ahora, cuando el amplificador funciona con una resistencia de carga  $R_L = 1 \text{ K}\Omega$ , encuentre:

- a. La ganancia total de corriente en A/A y en decibelios.
  - b. La ganancia total de voltaje en V/V y en decibelios.
  - c. La ganancia de potencia desde la entrada del amplificador ( $R_i$ ) hasta la carga ( $R_L$ ), en W/W y en decibelios.
2. Los amplificadores de voltaje A y B deben ser puestos en cascada, entre una fuente de señal de 10 mV de amplitud y resistencia asociada de 100 K $\Omega$ , y una carga de 100  $\Omega$ .

Amplificador A:  $R_i=100 \text{ K}\Omega$ ,  $A_{vo}=100 \text{ V/V}$  y  $R_o=10 \text{ K}\Omega$ .

Amplificador B:  $R_i=10 \text{ K}\Omega$ ,  $A_{vo}=10 \text{ V/V}$  y  $R_o=1 \text{ K}\Omega$ .

Evalúe las dos configuraciones posibles haciendo lo siguiente para cada una de ellas:

- a. Analice la conexión de resistencias y la transferencia de voltaje a lo largo del circuito.
- b. Calcule la ganancia total de voltaje de la configuración.

Concluya, con argumentos, cuál de las dos es la mejor configuración como amplificador de voltaje.

Considere la adición del amplificador de voltaje C a la configuración en cascada, conectado justo antes de la carga:

Amplificador C:  $R_i=1 \text{ K}\Omega$ ,  $A_{vo}=1 \text{ V/V}$  y  $R_o=100 \text{ }\Omega$ .

Analice y explique cuál es el efecto sobre transferencia de voltaje a la carga y sobre la ganancia total de voltaje en el circuito.

3. Diseñe un amplificador de voltaje que proporcione 0,5 W de potencia de señal a una carga de 100  $\Omega$ . La fuente de señal proporciona 30 mV RMS y tiene una resistencia asociada de 0,5 M $\Omega$ . Dispone de los siguientes tipos de etapas de amplificadores:

Amplificador A:  $R_i=10 \text{ K}\Omega$ ,  $A_{vo}=100 \text{ V/V}$  y  $R_o=1 \text{ K}\Omega$ .

Amplificador B:  $R_i=10 \text{ K}\Omega$ ,  $A_{vo}=1 \text{ V/V}$  y  $R_o=20 \text{ }\Omega$ .

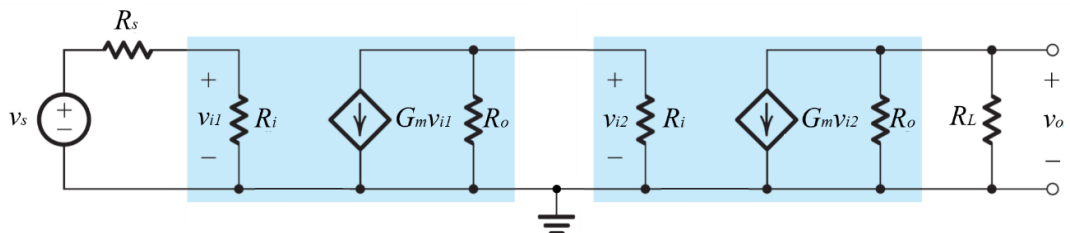
Amplificador C:  $R_i=1 \text{ M}\Omega$ ,  $A_{vo}=10 \text{ V/V}$  y  $R_o=10 \text{ K}\Omega$ .

Su diseño debe contener una combinación de estas etapas, usando el mínimo posible de etapas y asegurándose de que el nivel de señal no sea menor que 10 mV en cualquier etapa. Encuentre los valores de voltaje, corriente y potencia alcanzados en la carga.

4. Se requiere diseñar un amplificador de voltaje que recibirá una fuente de señal de 5 mV pico y una resistencia asociada de 10 K $\Omega$  y deberá entregar 2 V pico a una carga de 1 K $\Omega$ . La fuente de señal puede entregar un máximo de 0,1  $\mu$ A pico. El voltaje de salida del amplificador en circuito abierto está limitado a un máximo de 3 V pico. Encuentre:
  - a. La ganancia de voltaje total, desde la fuente hasta la carga.
  - b. El menor valor posible de la resistencia de entrada.
  - c. La ganancia de corriente total, desde la fuente hasta la carga.
  - d. La ganancia de potencia total, desde la fuente hasta la carga.
  - e. El mayor valor posible de la resistencia de salida.
  - f. El valor requerido de ganancia de voltaje en circuito abierto ( $v_o/v_i$  con  $R_L=\infty$ ).

Ahora, aumente la resistencia de entrada hasta el valor más cercano de la forma  $1 \times 10^n \Omega$  y disminuya la resistencia de salida hasta el valor más cercano de la forma  $1 \times 10^m \Omega$ . Con esos nuevos valores, encuentre la ganancia de voltaje de circuito abierto requerida en el amplificador para cumplir las especificaciones dadas inicialmente.

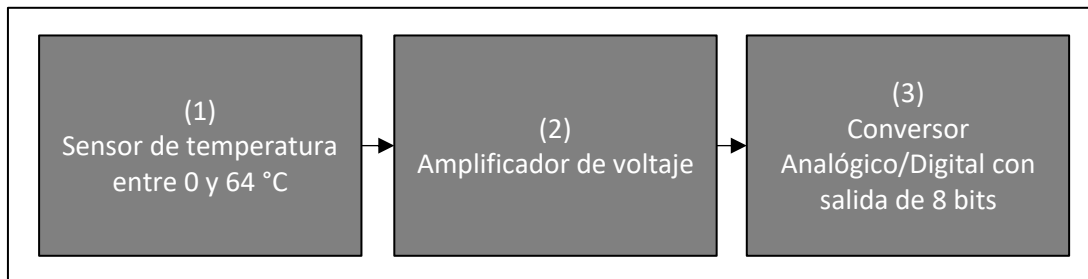
5. El circuito mostrado en la figura compuesto por dos amplificadores de transconductancia puestos en cascada, entre una fuente de voltaje y una carga resistiva. Los amplificadores son idénticos, es decir, los valores de  $R_i$ ,  $G_m$  y  $R_o$  son los mismos para ambos.



Los valores de los componentes y parámetros en el circuito son:  $R_s=5 \text{ K}\Omega$ ,  $R_i=2,32 \text{ K}\Omega$ ,  $G_m=40 \text{ mA/V}$ ,  $R_o=6,8 \text{ K}\Omega$ ,  $R_L=2 \text{ K}\Omega$ .

Encuentre las relaciones de voltaje  $v_{i1}/v_s$ ,  $v_2/v_{i1}$ ,  $v_o/v_{i2}$  y finalmente la ganancia de voltaje desde la fuente hasta la carga  $v_o/v_s$ .

6. Usted deberá diseñar un circuito electrónico que: (1) sense la temperatura entre 0 y 64  $^{\circ}\text{C}$  en un determinado espacio y la convierta a un voltaje; (2) amplifique el voltaje adecuadamente; (3) convierta el voltaje amplificado a una palabra digital de 8 bits.



- Utilice una fuente de voltaje de 5 V DC para alimentar todo el circuito.
  - En la etapa (1), utilice un sensor de temperatura LM35, consulte las especificaciones de este dispositivo. ¿Cómo es la resistencia asociada a este sensor cuando es visto como una fuente de voltaje? ¿Cuál es la relación entre la temperatura sensada y el voltaje de salida de este sensor? ¿Cuál es el rango de voltaje de salida del sensor para el rango de temperatura que va a ser medido?
  - Utilice un amplificador operacional para diseñar la etapa (2); defina para este amplificador, configuración, rango de voltaje de entrada, rango de voltaje de salida, resistencia de entrada, resistencia de salida y ganancia de voltaje. ¿Cuál limitante impondrá este amplificador al rango de temperatura que será medido?
  - En la etapa del conversor analógico/digital, ¿cuál es la resolución de la conversión en voltios y en grados centígrados? ¿cuál es el máximo error de cuantificación de la conversión en voltios y en grados centígrados?.
7. Se tienen un amplificador operacional conectado en configuración inversora en lazo cerrado con una magnitud de ganancia de 1000 V/V y usando relativamente valores pequeños de resistencias. Se conecta la entrada a tierra y se mide un voltaje DC en la salida de -1,8 V. Encuentre el valor del voltaje de offset o de desnivel en la entrada.
8. Un amplificador no inversor con una ganancia en lazo cerrado de 1000 V/V es implementado usando un amplificador operacional que tiene un voltaje de offset en la entrada de 3 mV y niveles de saturación de la salida de  $\pm 12$  V. Encuentre la máxima amplitud que puede tener una señal sinusoidal aplicada en la entrada del amplificador, para producir una señal de salida sin recorte alguno.
9. Diseñe un circuito con amplificador(es) operacional(es) que reciba 6 señales de entrada,  $v_{i1}$ ,  $v_{i2}$ ,  $v_{i3}$ ,  $v_{i4}$ ,  $v_{i5}$  y  $v_{i6}$ , y entregue una señal de salida  $v_o$ :

$$v_o = -3v_{i1} + 2v_{i2} - 4v_{i3} + v_{i4} - 6v_{i5} + 12v_{i6}$$

Utilice resistencias con valor igual o mayor que 120 k $\Omega$ , en lo posible múltiplos de este valor, aunque no los identifique como valores comerciales.

10. Se sabe que el amplificador operacional de la figura tiene una ganancia en lazo abierto finita; cuando el voltaje  $v_i$  es 0,8 V, el voltaje  $v_o$  medido es 2,4 V. Encuentre el valor de la ganancia de lazo abierto.

