

北邮计算机系统结构课程2020考试---选择题

△ <u>·单选题</u> 40		
2-1 一般来说,下列互连网络中,硬件复杂性最大的网络是()。(1分)	作者	BUPT-CA-Huang3
◎ A. 全连接网络		
○ B. 超立方体网	单位	北京邮电大学
○ C. CCC网		
○ D. 2D 网格		
2-2 以下方法中,向量处理机不宜采用的方法是。 (1分)	作者	PLIDT CA Huana
● A. 横向处理		BUPT-CA-Huang
○ B. 纵向处理	单位	北京邮电大学
○ C. 纵横处理		
○ D. 纵向和纵横处理		
2-3 在所列举的技术当中:①VLIW,②记分牌,③MIPS五段流水模型,④Tomasulo,可以实现"乱序执行"的是()。	作者	BUPT-CA-Huang
(1分)		
○ A. ①④	单位	北京邮电大学
B. 24		
○ C. ②③		
O. (1)(2)(4)		
2-4 下列多处理机互连网络中,属于静态互连网络的是()。 (1分)	ルセチ	PLIDT CA Lluca 22
● A. Illiac网	作者	BUPT-CA-Huang3
○ B. STARAN⊠	单位	北京邮电大学
○ C. 总线网		
○ D. 交叉开关网		
2-5 在所列举的各项中: ①实现动态调度功能,②寄存器换名,③对WAW冲突的处理方式,④实现静态调度功能",记分 牌与Tomasulo的不同之处是()。(1分)	作者	BUPT-CA-Huang
○ A. ①②	单位	北京邮电大学
■ B. ②③		
O C. (1)(4)		
O. 34		
2-6 下列四种消息寻径方式中,易于VISL实现的是()。 (1分)	<i>U</i> -±	PUDT CA Huanga
○ A. 线路交换	作者	BUPT-CA-Huang3
○ B. 存储转发	单位	北京邮电大学
○ C. 虚拟直通		
◎ D. 虫蚀方式		
2-7 在MIPS 5段流水线处理机模型中,其流水段依次为:IF、ID、EX、ME(M)和WB。但对于BRANCH类型指令,其(
) 段为空操作。 (1分)	作者	BUPT-CA-Huang3
O A. ID	单位	北京邮电大学
O B. EX		
O C. ME		
D. WB		
2-8 下列方法中,不属于动态分支预测技术的方法是()。 (1分)	<i>U</i> − +⁄	DUDT CALL
○ A. 分支历史表	作者	BUPT-CA-Huang3
○ B. 分支目标缓冲器	单位	北京邮电大学
○ C. 分支目标指令缓冲器		
◎ D. 延迟转移技术		
2-9 向量处理机性能主要参数中,通常不包括 () 。 (1分)	<i>II</i> 	DIIDT CA II
○ A. 一条向量指令的处理时间	作者	BUPT-CA-Huang
○ B. 向量流水线的最大性能R∞	单位	北京邮电大学
○ C. 一组向量指令的处理时间		
D. MIPS		
2-10 在所列举的技术当中:①VLIW,②记分牌,③MIPS五段流水模型,④Tomasulo,可以实现"乱序执行"的是(
)。 (1分)	作者	BUPT-CA-Huang

C. 9D. 8

=	 A. SISD B. SIMD C. MISD D. MIMD 	作者 单位 ▼	BUPT-CA-Huang3 北京邮电大学
2-20	向量处理机能够实现链接执行的一个条件是利用了指令之间的()相关。(1分) ○ A. 先读后写○ B. 先写后读○ C. 先写后写○ D. 先读后读	作者 单位	BUPT-CA-Huang 北京邮电大学
2-21	某"存储器-存储器"结构的向量处理机,有8个存储体,其存储体与流水处理部件之间的缓冲器具有可变延迟功能存储体的读出写入时间为2个机器周期,乘法流水部件执行时间为6个机器周期。若拟进行乘法运算的两个源向量为A={a1, a2, an}, B={b1, b2, bn}, 且要求a1, b1及计算结果a1xb1都必须存储在同一个存储体中,那么结果a1xb1在乘法运算启动后的第()个机器周期的结尾完成写入。(1分) A. 12 B. 13 C. 14 D. 15	作者	BUPT-CA-Huang 北京邮电大学
2-22	在教材所述的MIPS五段流水线中,假设顺序执行两条指令: 1) LD R1, 0(R2), 2) XOR R4,R1,R2,下列选项中正确的是()。(1分) A. 采用定向技术,不能解决这两条指令指间的数据冲突 B. 采用定向技术,可以解决这两条指令间读后写数据冲突 C. 采用定向技术,可以解决这两条指令间写后读数据冲突 D. 采用定向技术,可以解决这两条指令间写后写数据冲突	作者 单位	BUPT-CA-Huang2 北京邮电大学
2-23	系列机软件应做到()。(1分) ○ A. 向前兼容 ○ B. 向后兼容 ○ C. 向上兼容 ○ D. 向下兼容 	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-24	下列常用于评价机器浮点运算性能指标的是()。(1分) A. IPCB. CPIC. MIPSD. MFLOPS	作者 单位	BUPT-CA-Huang2 北京邮电大学
2-25	静态调度可以有效提高代码在处理器上的运行效率,对指令进行静态调度主要依赖于()。(1分) A. 编译器 B. 流水线 C. 前瞻执行 D. 编辑器	作者 单位	BUPT-CA-Huang 北京邮电大学
2-26	Tomasulo算法能够消除的流水线冲突是()冲突。(1分) A. RAW 和 WAWB. WAW和 WARC. RAW 和 WARD. 都不对	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-27	在教材所述的MIPS五段流水线中,不适合采用减少分支延迟的方法是()。(1分) A. 预测分支失败B. 预测分支成功C. 延迟分支D. 采用延迟槽技术	作者 单位	BUPT-CA-Huang2 北京邮电大学
2-28	PM2I是移数函数,则 $PM2I_{+2}(1101)$ 等于 ()。 (1分) A. 1111B. 0001C. 1010D. 1001	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-29	按照计算机系统多级层次结构划分,传统机器级设计员指()。(1分) A. 机器语言设计员 B. 高级语言程序员 	作者 单位	BUPT-CA-Huang3 北京邮电大学

=	○ C. 汇编语言程序○ D. 微程序设计员		
2-30	下列几项中, 不属计算机系统结构范围的是()。 (1分)	/h- +v	DUDT CALL 3
	○ A. 机器的指令集	作者	BUPT-CA-Huang3
	■ B. 主存采用多体交叉还是单体	单位	北京邮电大学
	○ C. 主存容量和编址方式		
	○ D. I/O连接方式及结构		
2-31	静态流水线是指()。(1分)	作者	BUPT-CA-Huang2
	○ A. 功能不能改变的流水线	单位	北京邮电大学
	■ B. 同一时间段内,只能执行一种功能的多功能流水线	+17	
	○ C. 可同时执行多种功能的流水线		
	○ D. 各段之间的连接是固定不变的流水线		
2-32	在指令顺序执行的情况下,通常来说,下述哪种数据冲突发生的可能性比较高()。(1分)	作者	BUPT-CA-Huang2
	○ A. 写后读冲突	单位	北京邮电大学
	○ B. 读后写冲突		
	○ C. 写后写冲突○ D. 读后读冲突		
	□ D. 欧石欧冲突		
2-33	流水线中分支指令引起的相又关称为()。(1分)	作者	BUPT-CA-Huang3
	○ A. 数据相关	单位	北京邮电大学
	● B. 控制相关○ C. 结构相关		
	○ D. 名相关		
2-34	通常,一个32输入的Omega网络需要()个2X2开关。 (1分)	/ 	DUDT CA Harris
	A. 64	作者	BUPT-CA-Huang3
	B. 80	单位	北京邮电大学
	○ C. 160		
	O. 128		
2-35	下列多处理机互连网络中,属于动态互连网络的是()。(1分)	作者	BUPT-CA-Huang3
	○ A. 环形网	单位	北京邮电大学
	■ B. Omega网络	<u> </u>	107/mp-07/J
	○ C. 3-CCC网		
	○ D. 3-CCC网和 STARAN网		
2-36	规模为3×3的Illiac网络的中,有()个不同的PM2I函数。 (1分)	作者	BUPT-CA-Huang3
	○ A. 1	单位	北京邮电大学
	○ B. 2	, ,	TOSTAL DE LE
	C. 3		
	D. 4		
2-37	放入延迟槽的指令是由编译器来选择的,其常见的调度方法不包括()。(1分)	作者	BUPT-CA-Huang2
	○ A. 从前调度	单位	北京邮电大学
	● B. 从目标处调度		
	○ C. 从失败处调度○ D. 从后调度		
2-38	也会这水线层干() (1公)		
<u>-</u> 50	指令流水线属于()。 (1分) A. 部件级流水线	作者	BUPT-CA-Huang2
	○ A. 部件级流水线○ B. 处理机级流水线	单位	北京邮电大学
	○ C. 系统级流水线		
	○ D. 操作流水线		
2-39	在所列举的并行技术当中:①Tomasulo,②超标量超流水线,③MIPS五段流水模型,④VLIW,属于"多流出"处	<i>V-</i> 	DUDT CA H
	理机技术的是()。(1分)	作者	BUPT-CA-Huang
	○ A. ①④	单位	北京邮电大学
	B. 23		
	C. ①②④		
	D. ②④		
2-40	一般通过总线或高速开关互连实现的多机系统属于()。(1分)	作者	BUPT-CA-Huang2

https://pintia.cn/problem-sets/1275181849809252352/problems/type/2#p-21

● A. 紧密耦合系统

4/5

□ B. 松散耦合系统□ C. 间接耦合系统□ D. 同构耦合系统

单位 北京邮电大学