



北邮计算机系统结构课程2020考试---选择题

A. 单选题 40		
2-1 一般来说，下列互连网络中，硬件复杂性最大的网络是()。(1分) <div><div><div><input checked="" type="radio"/> A. 全连接网络</div><div><input type="radio"/> B. 超立方体网</div><div><input type="radio"/> C. CCC网</div><div><input type="radio"/> D. 2D 网格</div></div></div>	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-2 以下方法中，向量处理机不宜采用的方法是。(1分) <div><div><div><input checked="" type="radio"/> A. 横向处理</div><div><input type="radio"/> B. 纵向处理</div><div><input type="radio"/> C. 纵横处理</div><div><input type="radio"/> D. 纵向和纵横处理</div></div></div>	作者 单位	BUPT-CA-Huang 北京邮电大学
2-3 在所列举的技术当中：①VLIW，②记分牌，③MIPS五段流水模型，④Tomasulo，可以实现“乱序执行”的是（ ）。(1分) <div><div><div><input type="radio"/> A. ①④</div><div><input checked="" type="radio"/> B. ②④</div><div><input type="radio"/> C. ②③</div><div><input type="radio"/> D. ①②④</div></div></div>	作者 单位	BUPT-CA-Huang 北京邮电大学
2-4 下列多处理机互连网络中，属于静态互连网络的是()。(1分) <div><div><div><input checked="" type="radio"/> A. Illiac网</div><div><input type="radio"/> B. STARAN网</div><div><input type="radio"/> C. 总线网</div><div><input type="radio"/> D. 交叉开关网</div></div></div>	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-5 在所列举的各项中：①实现动态调度功能，②寄存器换名，③对WAW冲突的处理方式，④实现静态调度功能”，记分牌与Tomasulo的不同之处是()。(1分) <div><div><div><input type="radio"/> A. ①②</div><div><input checked="" type="radio"/> B. ②③</div><div><input type="radio"/> C. ①④</div><div><input type="radio"/> D. ③④</div></div></div>	作者 单位	BUPT-CA-Huang 北京邮电大学
2-6 下列四种消息寻径方式中，易于VISL实现的是()。(1分) <div><div><div><input type="radio"/> A. 线路交换</div><div><input type="radio"/> B. 存储转发</div><div><input type="radio"/> C. 虚拟直通</div><div><input checked="" type="radio"/> D. 虫蚀方式</div></div></div>	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-7 在MIPS 5段流水线处理机模型中，其流水段依次为：IF、ID、EX、ME（M）和WB。但对于BRANCH类型指令，其（ ）段为空操作。(1分) <div><div><div><input type="radio"/> A. ID</div><div><input type="radio"/> B. EX</div><div><input type="radio"/> C. ME</div><div><input checked="" type="radio"/> D. WB</div></div></div>	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-8 下列方法中,不属于动态分支预测技术的方法是()。(1分) <div><div><div><input type="radio"/> A. 分支历史表</div><div><input type="radio"/> B. 分支目标缓冲器</div><div><input type="radio"/> C. 分支目标指令缓冲器</div><div><input checked="" type="radio"/> D. 延迟转移技术</div></div></div>	作者 单位	BUPT-CA-Huang3 北京邮电大学
2-9 向量处理机性能主要参数中，通常不包括（ ）。(1分) <div><div><div><input type="radio"/> A. 一条向量指令的处理时间</div><div><input type="radio"/> B. 向量流水线的最大性能R∞</div><div><input type="radio"/> C. 一组向量指令的处理时间</div><div><input checked="" type="radio"/> D. MIPS</div></div></div>	作者 单位	BUPT-CA-Huang 北京邮电大学
2-10 在所列举的技术当中：①VLIW，②记分牌，③MIPS五段流水模型，④Tomasulo，可以实现“乱序执行”的是()。(1分)	作者	BUPT-CA-Huang





- 单位 北京邮电大学

作者 BUPT-CA-Huang

V1←存储器
V2←存储器
V3←V1+V2
V4←V5^V6
V6←V3xV4

- 作者 BUPT-CA-Huang

单位 北京邮电大学

- ☐ A. ③④
- ☐ B. ①②
- ☐ C. ①③
- ☒ D. ②③

作者 BUPT-CA-Huang3

☐ A. 设置多个功能部件

☐ B. 采用链接技术

☐ C. 采用循环开采技术

☒ D. 增加功能部件中流水线的段数

作者 BUPT-CA-Huang

LDV	V3, M(A)	(从存储器读向量: 8拍)
ADDV	V2, V4, S	(向量与标量加: 8拍)
MULV	V6, V3, V2	(向量乘: 12拍)

☐ A. 45

☐ B. 46

☒ C. 47

☐ D. 48

作者 BUPT-CA-Huang3

☐ A. 1

☒ B. 2

☐ C. 4

☐ D. 3

作者 BUPT-CA-Huang2

☐ A. 解释

☒ B. 仿真

☐ C. 模拟

☐ D. 兼容

作者 BUPT-CA-Huang

☐ A. ①

☐ B. ②

☒ C. ②③

☐ D. ①②③

作者 BUPT-CA-Huang3

☐ A. 6

☐ B. 7

☒ C. 9

☐ D. 8

▲

<div><div></div><div><div></div><div></div><div></div></div><div><div></div><div></div><div></div></div></div> <div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div></div>			<div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div></div>		
<div>2-30 下列几项中, 不属计算机系统结构范围的是()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang3</div> <div>北京邮电大学</div>		
<div>2-31 静态流水线是指()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang2</div> <div>北京邮电大学</div>		
<div>2-32 在指令顺序执行的情况下, 通常来说, 下述哪种数据冲突发生的可能性比较高()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang2</div> <div>北京邮电大学</div>		
<div>2-33 流水线中分支指令引起的相又关称为()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang3</div> <div>北京邮电大学</div>		
<div>2-34 通常, 一个32输入的Omega网络需要()个2X2开关。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang3</div> <div>北京邮电大学</div>		
<div>2-35 下列多处理机互连网络中, 属于动态互连网络的是()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang3</div> <div>北京邮电大学</div>		
<div>2-36 规模为3×3的Illiac网络的中, 有()个不同的PM2I函数。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang3</div> <div>北京邮电大学</div>		
<div>2-37 放入延迟槽的指令是由编译器来选择的, 其常见的调度方法不包括()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang2</div> <div>北京邮电大学</div>		
<div>2-38 指令流水线属于()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang2</div> <div>北京邮电大学</div>		
<div>2-39 在所列举的并行技术当中: ①Tomasulo, ②超标量超流水线, ③MIPS五段流水模型, ④VLIW, 属于“多流出”处理机技术的是()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>单位</div> <div>BUPT-CA-Huang</div> <div>北京邮电大学</div>		
<div>2-40 一般通过总线或高速开关互连实现的多机系统属于()。(1分)</div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div> <div><div></div><div></div><div></div><div></div><div></div><div></div></div>			<div>作者</div> <div>BUPT-CA-Huang2</div>		



- ☐ B. 松散耦合系统
- ☐ C. 间接耦合系统
- ☐ D. 同构耦合系统

单位 北京邮电大学

