

W7500 Document History





Table of Contents

1	Reference Document History Information	3
2	Datasheet Document History Information	5



1 Reference Document History Information

Version	Date	Descriptions
Ver. 1.0.0	01MAY2015	Initial Release
Ver. 1.0.1	12JUNE2015	Corrected typing error: I2C block
Ver. 1.0.2	17AUG2015	 Deleted 1.1 List of abbreviations Corrected Register acronym in 오류! 참조 원본을 찾을 수 없습니다.: PSID -> PSIDR Deleted PP mode with Figure 6 오류! 참조 원본을 찾을 수 없습니다.요 오류! 참조 원본을 찾을 수 없습니다. in Chapter 8. Booting Sequence Changed words: polling INT bit -> checking INT register in 오류! 참조 원본을 찾을 수 없습니다. Deleted unneeded content in 오류! 참조 원본을 찾을 수 없습니다. Deleted unneeded content in 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다. Corrected nUARTRTS asserted condition: HIGH -> LOW, Corrected the sentence, 'When nUARTCTR is re-asserted(to a low value) the transmitter sends the next byte.': de-asserted -> re-asserted in 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다./오류! 참조
Ver. 1.0.3	08JAN2016	 Bit rate in SPI interface changed 'up to 2MHz and higher' to 'up to 20MHz'. Bit rate generation example changed in 23.3.11 Programming the SSPCR1 Control Register
Ver. 1.0.4	08MAR2016	1. In 오류! 참조 원본을 찾을 수 없습니다.오류! 참조 원본을 찾을 수 없습니다., GPIO0,1,2,3 changed to GPIOA,B,C,D

W7500 Document History 3 / 8



Ver. 1.0.5	22APR2016	 Added UART2 Description and Register 오류! 참조 원본을 찾을 수 없습니다오류! 참조 원본을 찾을 수 없습니다. Deleted the greater part of I²C, set up the Errata Sheet Link (http://wizwiki.net/wiki/doku.php?id=products:w7500:documents)
Ver. 1.0.6	06JAN2017	1. Corrected Sn_DHAR1 bit R/W information
Ver. 1.0.7		 Modified Mode Register and Changed MD in simplified form to MR (오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다.)



2 Datasheet Document History Information

Version	Date	Descriptions
Ver. 1.0.0	01MAY2015	Initial Release
Ver. 1.0.1	12JUNE2015	Corrected typing error: I2C block
Ver. 1.0.2	17AUG2015	 Deleted 1.1 List of abbreviations. Corrected Register acronym in 오류! 참조 원본을 찾을 수 없습니다.: PSID -> PSIDR. Deleted PP mode with Figure 6 & Table 5 in 오류! 참조 원본을 찾을 수 없습니다. Changed words: polling INT bit -> checking INT register in 오류! 참조 원본을 찾을 수 없습니다. Changed words: polling INT bit -> checking INT register in 오류! 참조 원본을 찾을 수 없습니다. Deleted unneeded content in 오류! 참조 원본을 찾을 수 없습니다. Corrected nUARTRTS asserted condition: HIGH -> LOW, Corrected the sentence, 'When nUARTCTR is re-asserted(to a low value) the transmitter sends the next byte.': de-asserted -> re-asserted in 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다. Deleted RTCCLK (P36, P37)
Ver. 1.0.3	14DEC2015	Corrected Package diagram error

W7500 Document History 5 / 8



Ver. 1.0.4	08JAN2016	 Bit rate in SPI interface changed 'up to 2MHz and higher' to 'up to 20MHz'. Bit rate generation example changed in 23.3.11 Programing the SSPCR1 Control Register
Ver. 1.0.5	08MAR2016	1. In 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다., GPIO 0,1,2,3 changed to GPIO A,B,C,D
Ver. 1.0.6	03JUN2016	 Added UART2 description Deleted the greater part of I²C with data receiving problem, set up the Errata Sheet Link (http://wizwiki.net/wiki/doku.php?id=products:w7500:documents)
Ver. 1.0.7	13JAN2017	 Corrected External Oscillator Clock circuit information (see 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다.). Corrected Package Footprint information (see 오류! 참조 원본을 찾을 수 없습니다.).
Ver. 1.0.8	09FEB2017	1. Add W7500 Pin Assignment (see 오류! 참조 원본을 찾을 수 없습니다. 오류! 참조 원본을 찾을 수 없습니다.)
Ver. 1.0.9	16FEB2017	Corrected W7500 Pin Assignment the wrong Type

W7500 Document History 6 / 8





Copyright Notice

Copyright 2017 WIZnet Co., Ltd. All Rights Reserved.

Technical Support: http://wizwiki.net/forum or support@wiznet.io

Sales & Distribution: sales@wiznet.io

For more information, visit our website at http://www.wiznet.io