

Rekonstrukcija objekta in poravnava oblakov točk

Martin Knap, Janez Lapajne

Univerza v Ljubljani, Fakulteta za elektrotehniko, Tržaška 25, 1000 Ljubljana, Slovenija
E-pošta: janez.puhan@fe.uni-lj.si

Povzetek. Izdelovalci integriranih vezij za svoje procese podajajo knjižnice osnovnih digitalnih gradnikov, ki se uporabljajo pri načrtovanju digitalnih integriranih vezij. Izvedbe posameznih gradnikov na tranzistorskem nivoju so s tem določene in se med načrtovanjem vezja ne spreminjajo več. Gradniki, kot npr. medpomnilniki, logična vrata, seštevavniki, flip-flopi itd., se uporabljajo brez sprememb, kjerkoli jih načrtovalec potrebuje. Zaradi tega posamezen gradnik ni povsem prilagojen na specifično okolje v vezju, kjer se nahaja. To odpira prostor optimizaciji gradnika točno na zahteve v katerih deluje. Članek opisuje primer optimizacije digitalnega gradnika na tranzistorskem nivoju. Zaradi šumnosti kriterijske funkcije je bila uporabljena robustna globalna optimizacijska metoda. Rezultati pokažejo znatno izboljšanje želenih lastnosti glede na splošni gradnik izdelovalca integriranih vezij.

Ključne besede: rekonstrukcija 3d objekta, kalibracija kamere, poravnava oblakov točk

1 UVOD

V nalogi je obravnavan postopek 3D rekonstrukcije objektov na podlagi večih zajetih slik. Za rekonstrukcijo je uporabljena FBP (angl. *Filtered back projection*) metoda. Temelji na rekonstrukciji 3D oblika iz slik, ki so zajete pri znanih kotih zasuka objekta. Pri postopku rekonstrukcije ima zelo veliko vlogo sistem s katerim zajemamo slike. Tega je potrebno ustrezno skalibrirati in merjene točke pretvoriti v metrični koordinatni sistem. Bolje kot zastavimo zajem slik, ustrežnejši so končni rezultati. Dobro zajete slike nam olajšajo delo pri kasnejši obdelavi.

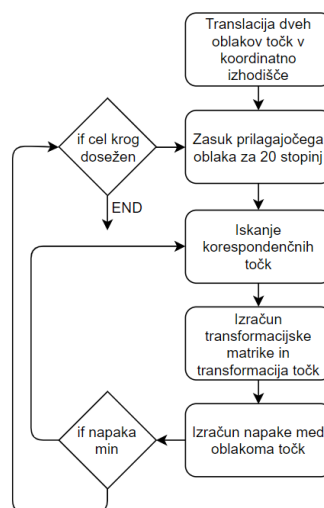
2 TEORETIČNO OZADJE

2.1 Kalibracija kamere

2.2 FBP algoritem

2.3 Poravnava oblakov točk

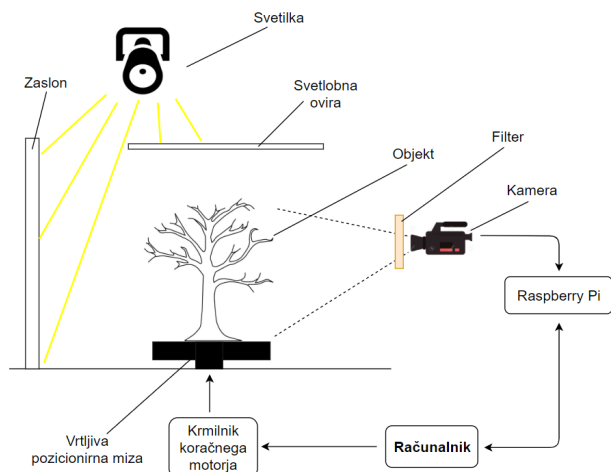
Potek algoritma poravnave točk je prikazan na sliki 1. Poravnavo izvajamo med dvema oblakoma točk tako, da enega prilagajamo na drugega. Na začetku oba oblaka točk postavimo v koordinatno izhodišče. Nato izvajamo optimizacijo prilaganja na različnih rotacijah prilagajočega oblaka. Slednje je izvedeno tako, da prilagajoč oblak rotiramo po 20 stopinj in v vsaki legi izvajamo optimizacijo. To ponavljamo za 360 stopinj. Na koncu med vsemi izberemo poravnano lego, ki nam zagotavlja najmanjšo povprečno napako.



Slika 1:: Potek algoritma poravnave.

3 ZAJEM SLIK

Sistem s katerim smo izvajali rekonstrukcijo je blokovno prikazan na sliki 2. Objekt, ki ga želimo skonstruirati postavimo na vrtljivo pozicionirno mizo. Iz zgornje strani navzdol svetimo s homogeno, difuzno osvetlitvijo. Objekta direktno ne osvetljujemo, saj je namen osvetlitve predvsem osvetlitev ozadja z enakomerno intenziteto. Cilj je doseči čimvečjo razliko v intenziteti med opazovanim objektom in zaslonom. Za ta namen je med objekt in svetilko postavljena svetlobna ovira. Slike smo zajemali z Raspberry Pi kamero v osi na objekt in na osvetljeno ozadje. Pred kamero je dodan filter za namen filtriranja okoliške svetlobe.



Slika 2:: Semioperacijska shema sistema.

Celoten proces zajemanja krmilimo z računalnikom. Ta je žično povezan na krmilnik s katerim upravljamo rotirajočo pozicionirno mizo. Prav tako je računalnik brezžično povezan na Raspberry Pi. Ta zajete slike pošilja na računalnik. Objekt rekonstruiramo tako, da ga postavimo na predvideno mesto. Nato lahko pričnemo z zajemom slik. Najprej inicializiramo kamero na začetne vrednosti. Nastavimo ISO na 200, svetlost na 45 in resolucijo na 900x1000. Objekt obračamo po načrtanih zasukih. Po vsakem izvedenem zasuku posnamemo eno sliko, ki se nato brezžično prenese iz Raspberry Pi-ja na računalnik. Postopek ponavljamo dokler objekta ne poslikamo v rangu celotnega kroga. Zajete slike ob znanih kotih zasuka se kasneje uporabijo za 3d rekonstrukcijo. V tabeli 1 so zapisane vse glavne komponente, ki so zajete v postavljenem sistemu. Manjše komponente kot so vijaki in nosilci v tabeli niso zajeti.

Tabela 1:: Komponente sistema.

Komponenta	Podrobnosti
Raspberry Pi	Raspberry Pi 3 Model B
Svetilka	Halogenska svetilka (12V)
Zaslon	Bela ravna plošča
Krmilnik	Fischertechnik stage control
Kamera	RP Cam V2-8 MP,1080p
Svetlobni filter	Ozkopasovni filter
Svetlobna ovira	Kartonasta zavesa
Pozicionirna miza	Fischertechnik rotary stage

Primer zajete slike obravnavanega objekta z opisanim sistemom je prikazan na sliki 3. S slike lahko vidimo dober kontrast objekta in precejšnjo razliko v barvi in svetlosti objekta proti ozadju.



Slika 3:: Zajeta slika.

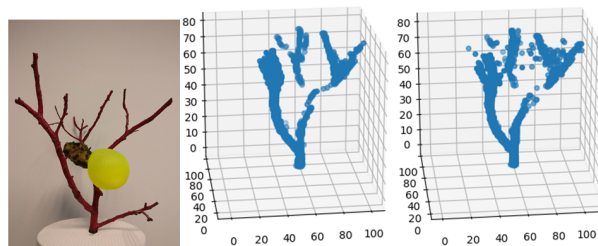
4 REZULTATI

4.1 Vpliv kontrasta

- primerjava kompleksnosti modela - Primerjaj slab in dober kontrast slike (primer slusalk na 30 slikah)

4.2 Število zajetih slik

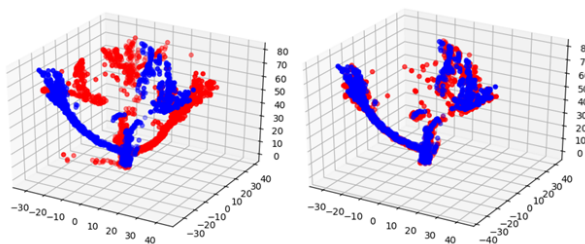
Dvakrat smo rekonstruirali isti predmet. Enkrat na podlagi 30 slik in drugič na podlagi 90 slik. Opazovali smo kako število zajetih slik vpliva na rekonstrukcijo. Na sliki 4 je čisto na levi strani prikazan skeniran objekt, na sredini objekt rekonstruiran na podlagi 90 slik in na desni objekt rekonstruiran na podlagi 30 slik. Vidimo, da je dobimo boljšo obliko na podlagi večih slik. Za prikaz celotnega objekta v obeh primerih bi bilo potrebno prilagoditi meje upravljanja.



Slika 4:: a) objekt, b) skan - 90 slik, c) skan - 30 slik.

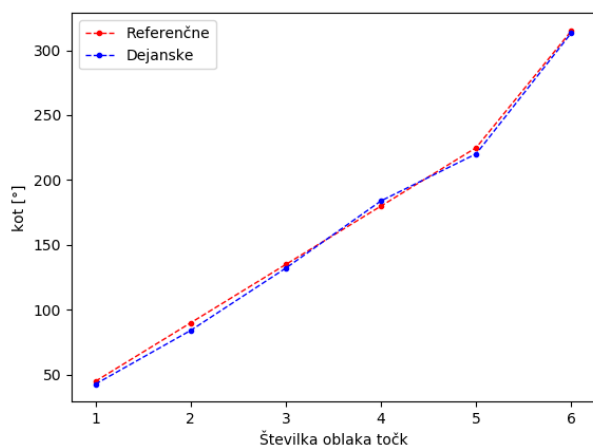
4.3 Poravnava oblakov točk

Za dodaten eksperiment smo izvedli medsebojno poravnavo oblakov točk. Referenčni oblak točk smo zajeli z 90 slikami in si zapolnili referenčno lego objekta na pozicionirni mizi. Nato smo izvedli še šest zajemov po 30 slik. Ob vsakem zajemu smo skeniran objekt zasukali za predpisan kot glede na referenčno lego okoli vertikalne osi. Tako smo zajeli oblake točk zasukane za 45, 90, 135, 18, 225 in 315 stopinj. Na sliki 5 sta zaradi preglednosti prikazani le referenčni oblak in oblak zasukan za 90 stopinj. Na levi strani sta oblaka prikazana pred poravnavo in na desni po poravnavi.



Slika 5:: a) neporavnana, b) poravnana.

Za vse, pod različnimi koti zajete oblake točk, smo izvedli poravnavo. Nato smo iz pridobljene transformacijske matrike izluščili rotacijo okoli vertikalne osi. Ker smo poznali kote zasuka objekta glede na referenčno lego, smo jih primerjali s temi pridobljenimi iz transformacijske matrike. Na sliki 6 so z rdečo barvo prikazani ročno določeni zasuki, z modro pa zasuki pridobljeni iz transformacijske matrike.



Slika 6:: Razlika med referenčnimi in dejanskimi koti.

4.4 Vzvratno inženirstvo

- mesh v blenderju in 3d print (reverse engineering)

5 ZAKLJUČEK

LITERATURA

- [1] H. Kaeslin, *Digital integrated circuit design: from VLSI architectures to CMOS fabrication*, Cambridge University Press, 2008.
- [2] *HSPICE® simulation and analysis user guide*, Synopsys®, 2005.
- [3] K.S. Kunderth, *The designer's guide to SPICE and Spectre*, Kluwer Academic Publishers, 1995.
- [4] *Virtuoso® Spectre® circuit simulator user guide*, Cadence Design Systems, Inc., 2008.
- [5] T. Tuma, Á. Bűrmen, *Circuit simulation with SPICE Opus, theory and practice*, Birkhäuser, 2009.
- [6] D.E. Thomas, P.R. Moorby, *The Verilog hardware description language*, 5th ed. Kluwer Academic Publishers, 2003.
- [7] V.A. Pedroni, *Circuit design with VHDL*, Massachusetts Institute of Technology, 2004.
- [8] P. Kurup, T. Abbasi, *Logic synthesis using Synopsys®*, 2nd ed. Kluwer Academic Publishers, 1997.
- [9] H. Bhatnagar, *Advanced ASIC chip synthesis using Synopsys® Design Compiler™ Physical Compiler™ and PrimeTime®*, 2nd ed. Kluwer Academic Publishers, 2002.
- [10] Á. Bűrmen et al., "Automated robust design and optimization of integrated circuits by means of penalty functions," *AEÜ, International Journal of Electronics and Communications*, vol. 57, no. 1, pp. 47–56, 2003.
- [11] J. Olenšek, Á. Bűrmen, J. Puhan, T. Tuma, "DESA: a new hybrid global optimization method and its application to analog integrated circuit sizing," *Journal of Global Optimization*, vol. 44, no. 1, pp. 1–25, 2008.
- [12] R. Hooke, T. Jeeves, "Direct search solutions of numerical and statistical problems," *Journal of the Association for Computing Machinery*, vol. 8, no. 2, pp. 212–229, 1961.
- [13] Á. Bűrmen, I. Fajfar, T. Tuma, "Combined Simplex-Trust-Region optimization algorithm for automated IC design," *Proceedings of ECCTD07 European Conference on Circuit Theory and Design*, pp. 543–546, 2007.