INSEA Institut National des Statistiques et d'Economie Appliquée Architecture des Ordinateurs : Assembleur



TD1: Assembleur MC 6809

Exercice 1:

Transférez le contenu de l'adresse mémoire 0040 à l'adresse 0041.

Jeu de données:

(0040) = 6A

Résultat : (0041) = 6A

Exercice 2:

Faites la somme des contenus des adresses mémoire 0003 et 0004 et placez le résultat à l'adresse mémoire 0005.

Jeu de données :

(0003) = 38

(0004) = 2B

Résultat : (0005) = 63

Exercice 3:

Décalez le contenu de l'adresse mémoire 0003 par un bit à gauche et placez le résultat à l'adresse 0004. Effacez le contenu du bit de la position 0.

Jeu de données:

(0003) = 6F = 0110 1111

Résultat : (0004) = DE = 1101 1110

Exercice 4:

Chargez le registre A par le contenu de la mémoire 0040

Effacez le contenu de la mémoire 0040.

Charger le contenu du registre A dans la mémoire 0041

Effacez le contenu du registre A.

Jeu de données:

(0040) = 6F = 0110 1111

Exercice 5:

Ajoutez Le nombre de 16bits stocké dans les adresses de la mémoire 0040 et 0041 au nombre de 16 bits se trouvant aux adresses mémoire 0042 et 0043. Le bit le plus significatif sont dans les cases 0040 et 0042. Stockez le résultat dans la case mémoire 0044 et 0045 sachant que le bit le plus significatif doit être stocké dans la case 0044

Jeu de données :

(0040) = 67 (0041) = 2A (0042) = 14 (0043) = FB

Résultat : 672A + 14FB = 7C25

(0044) = 7C(0045) = 25