


به نام خدا

	تمرین : کار با میکروکنترلر نرم افزاری MicroBlaze و نرم افزار Vivado HLS	درس: FPGA
	ترم اول سال تحصیلی 1402-1403	استاد درس: دکتر شریعت مدار

MICRO BLAZE و نرم افزار SDK

هدف از این قسمت کار با پردازنده نرم افزاری میکروبلیز می باشد. برای این منظور خواندن سیگنال در GPIO های ورودی میکرو و نوشتن مقدار دلخواه در GPIO های خروجی مورد توجه می باشد. مراحل زیر را برای طراحی یک نمایشگر دو رقمی با استفاده از Dual 7-Segment دنبال کنید.

1. روشن و خاموش کردن GPIO

برای تست عملکرد Micro Blaze، یک پین را به صورت خروجی تعریف کنید و با کد نویسی به زبان C در محیط SDK، این پین را با فرکانس مشخص، صفر و یک نمایید. کد زبان C خود را در این قسمت به صورت جزئی توضیح دهید.

2. کنترل 7-SEGMENT تک رقمی

در این قسمت با تولید کد 7-Segment در خروجی پین های میکرو، یک شمارنده طراحی کنید که از اعداد صفر تا 9 با فرکانس مشخص شمارش کند و نتایج را به صورت شبیه سازی نمایش دهید. در این قسمت فایل شبیه سازی و نتایج خود را به صورت جزئی توضیح دهید.

3. کنترل 7-SEGMENT دو رقمی

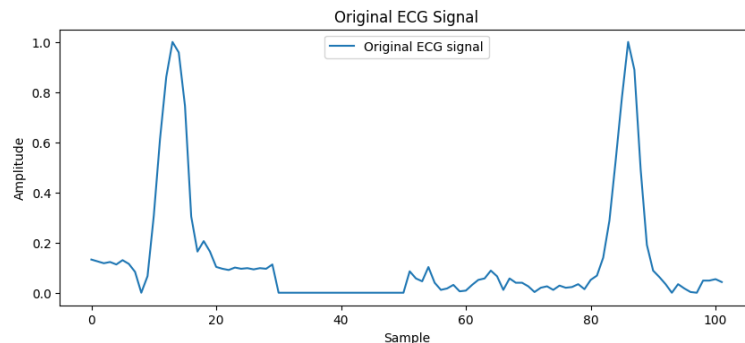
با استفاده از روش Multiplexing (7 خط داده برای 7-Segment و دو خط کنترل برای هر 7-Segment) از اعداد 0 تا 99 با فرکانس مشخص شمارش کنید و نتایج را به صورت شبیه سازی نمایش دهید. راهنمایی :

فرمان 7-Segment یکان و قرار گیری کد 7-Segment یکان
(خاموش بودن فرمان 7-Segment دهگان)

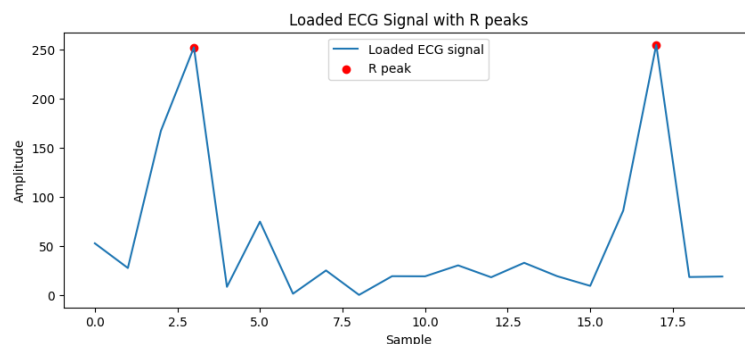
فرمان 7-Segment دهگان و قرار گیری کد 7-Segment دهگان
(خاموش بودن فرمان 7-Segment یکان)

نمایش هر عدد در زمان

در این قسمت می خواهیم با استفاده از توابع C موجود برای تخمین ضربان قلب از سیگنال ECG، IP Core های مناسبی طراحی کنیم و با سیگنال نمونه ضربان قلب را تعیین کنیم. برای این منظور سیگنال ECG زیر را در نظر بگیرید:



به طور خلاصه در یک سیگنال ECG، هر قله متناسب با یک ضربان قلب در نظر گرفته می شود. در نتیجه با داشتن فرکانس نمونه برداری می توان ضربان قلب را تعیین نمود. برای سادگی و امکان شبیه سازی سیگنال فوق Down sample و Quantize شده است (8 بیتی) و به صورت زیر قابل نمایش می باشد:



در ادامه فایل ECG.txt را برای شبیه سازی مورد استفاده قرار دهید بدین صورت که هر خط متناسب با یک سیگنال ECG می باشد که قطعا 2 قله دارد و فرکانس نمونه برداری برابر با 20 هرتز در نظر گرفته شده است. برای نمونه ضربان قلب استخراج شده برای سطر اول 85 BPM می باشد.

همچنین فایل زبان C و زبان Python برای شناخت الگوریتم پیوست شده است.

1. طراحی قله شمار

در این قسمت با استفاده از نرم افزار Vivado HLS یک IP Core برای قله سنجی (Pick Detection) طراحی کنید که یک سیگنال با طول 10 نمونه را دریافت نموده و تعداد قله های آن را همراه با مکان قله (چندمین ورودی: مثلا مشخص کند 4 امین و 13 امین سیگنال بیشینه است) را در خروجی نشان دهد. برای رفع نویز یک ورودی برای دریافت Threshold نیز تعریف کنید و مقدار آن را حدود 127 (نصف بیشینه سیگنال) در نظر بگیرید. کد های قسمت Vivado HLS را به صورت جزئی توضیح دهید.

2. طراحی سنسجش ضربان قلب

مجدد با استفاده از Vivado HLS یک IP Core طراحی کنید که بر اساس دریافت مکان تعداد بیشینه ها و همچنین دریافت فرکانس نمونه برداری، ضربان قلب را استخراج کند. برای شبیه سازی می توانید به صورت دستی در فایل شبیه سازی مکان دو قله را برابر با سومین و هفدهمین نمونه در نظر بگیرید تا با فرکانس نمونه برداری 20 هرتز، ضربان قلب 85 در خروجی نمایش داده شود.

جمع آوری بخش ها

در این قسمت باید از قسمت های قبلی استفاده کنید و ضربان قلب را استخراج و نمایش دهید.

1. نمایش ضربان قلب

برای این منظور باید Test Bench مناسبی نوشته شود که هر سطر فایل ECG.txt را بخواند و سپس با IP Core : Pick Detection مکان قله ها را استخراج کند. در IP Core Heart Rate باید ضربان قلب بر اساس فرکانس نمونه برداری (20 هرتز) استخراج شود و به GPIO Input میکرو ارسال شود. در میکروکنترلر به کد 7-Segment مناسب تبدیل شده و به صورت دو رقمی در GPIO Output نمایش داده شود.

کمک حل تمرین ها جهت پاسخگویی:

مسیحا ربیعی , حمیدرضا شفیعی زاده