Міністерство освіти і науки України Національний технічний університет України «КПІ» імені Ігоря Сікорського Кафедра обчислювальної техніки ФІОТ

3ВІТ з лабораторної роботи №4 з навчальної дисципліни «Архітектура комп'ютерів-2. Процесори»

Тема:

Підготовка та налаштування плати ВВВ

Виконав:

Студент 3 курсу кафедри ОТ ФІОТ, Навчальної групи ІВ-93 Кочерга Андрій **Перевірив:** Нікольський С. С.

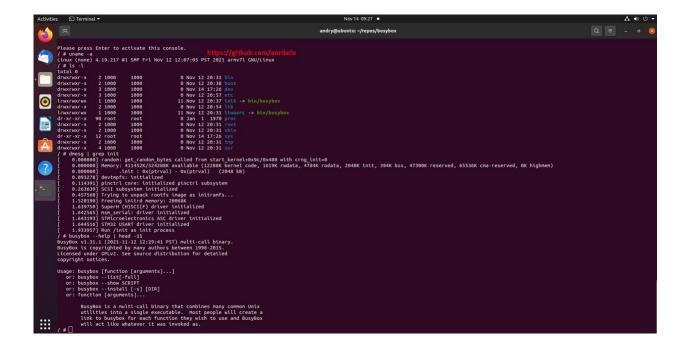
Мета:

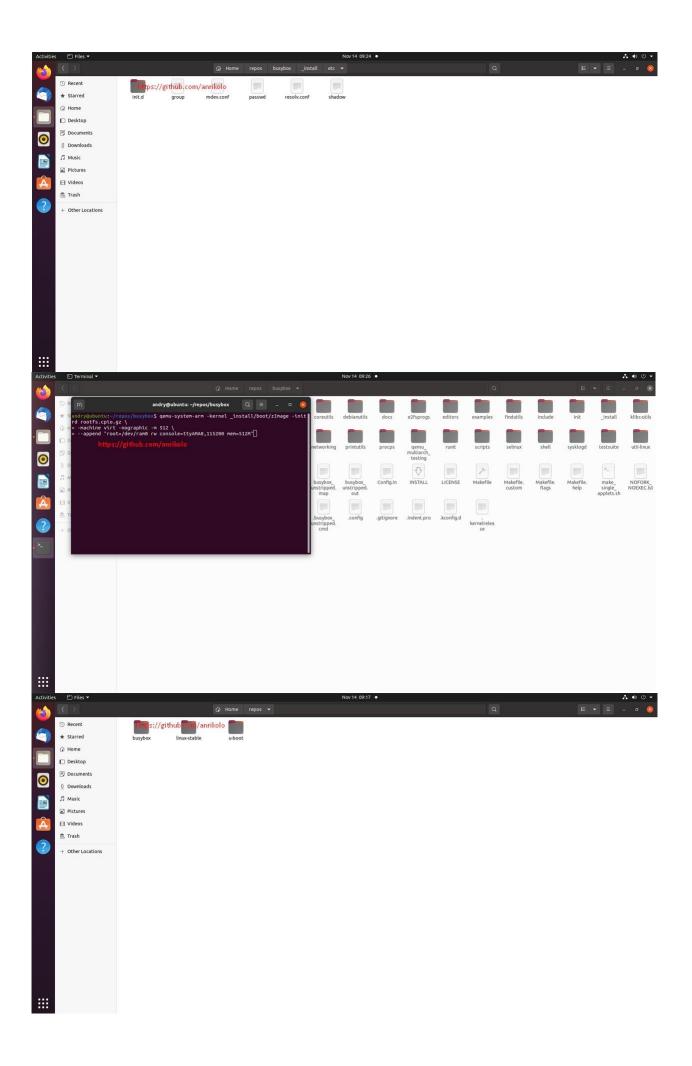
Підготовка інструментів, Отримання та створення програмного забезпечення, Перепрошивка та завантаження для плати BBB

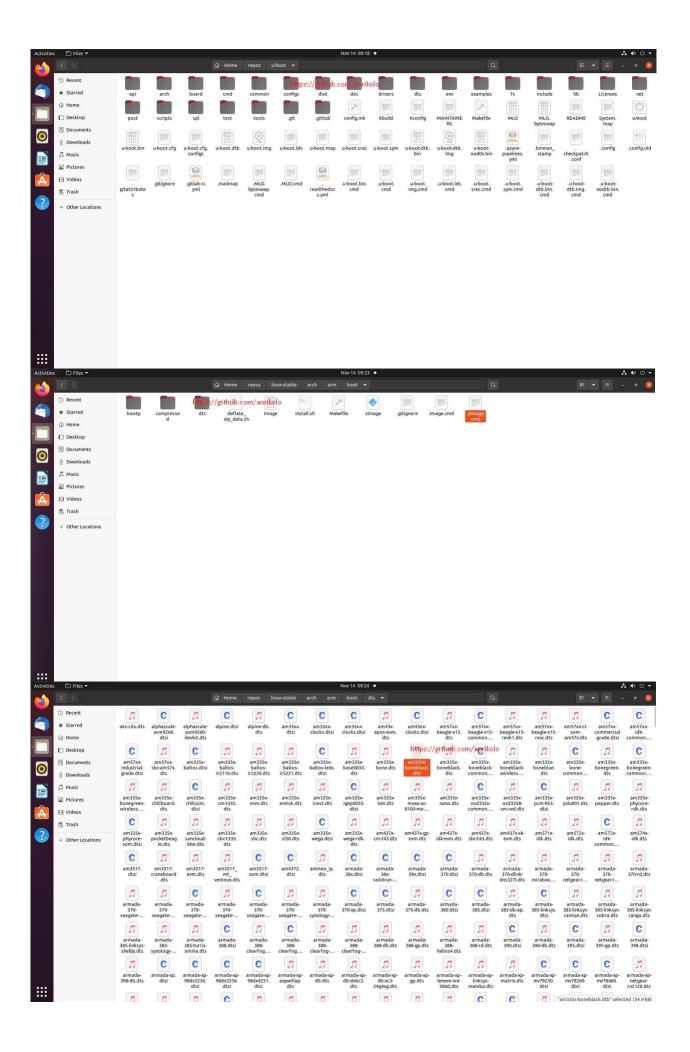
Завдання:

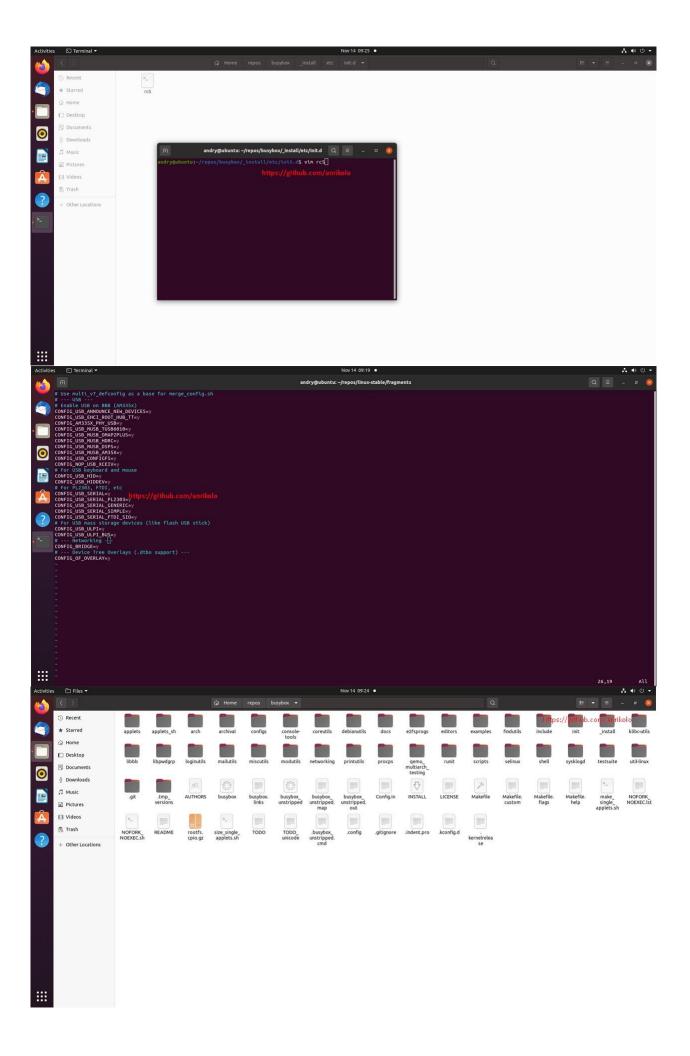
3 файлу **BBB_-_Platform_Bring_Up** вам потрібно виконати пункти з першого і до 3.1 (QEMU Boot) включно, Підготовка інструментів, Отримання та створення програмного забезпечення, Перепрошивка та завантаження для плати BBB

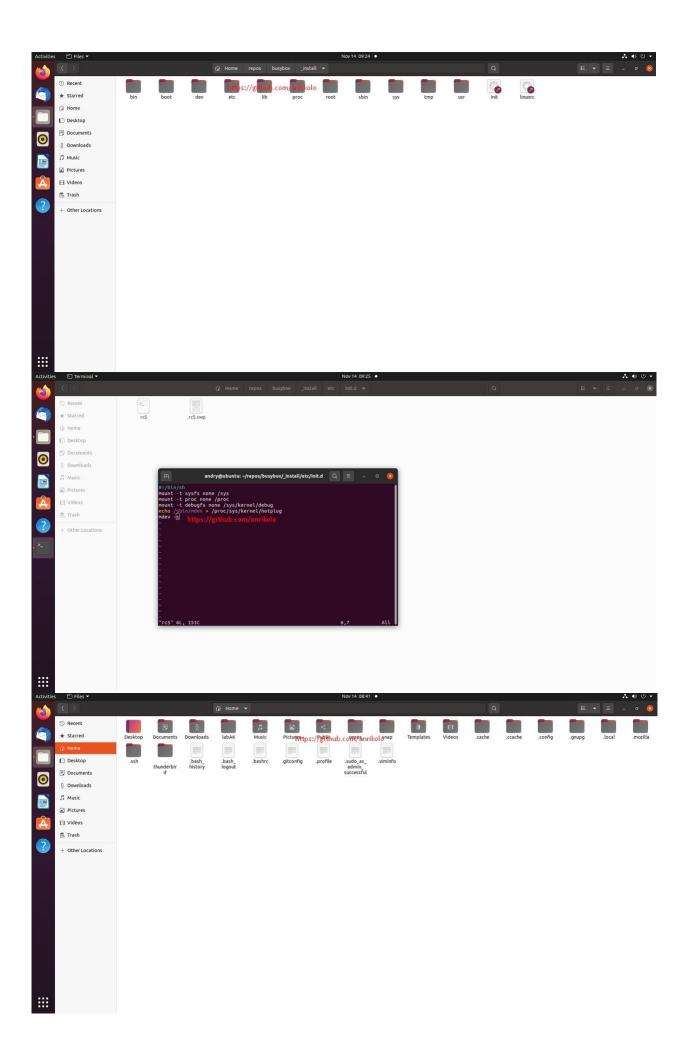
Результати роботи ::: face driver usb-storage face driver usbserial generic registered for generic face driver fidi_sio registered for FTDI USB Serial Device

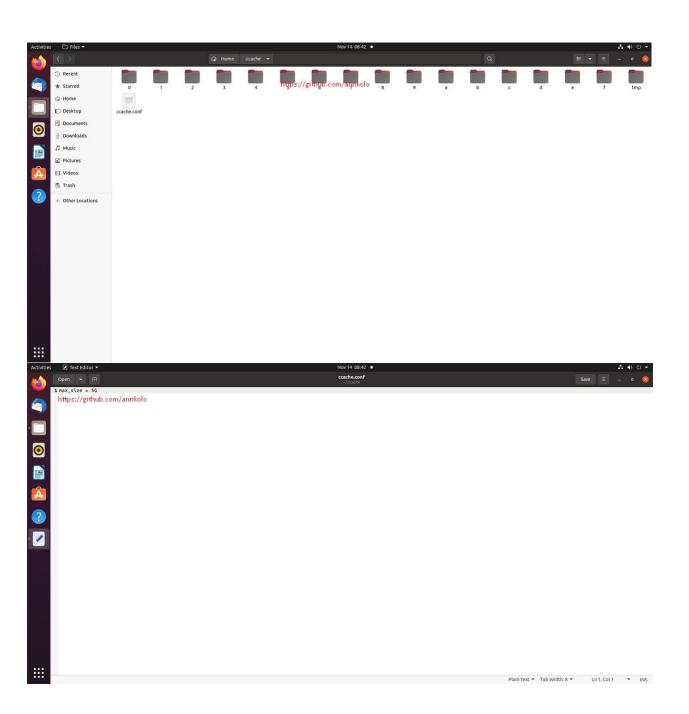


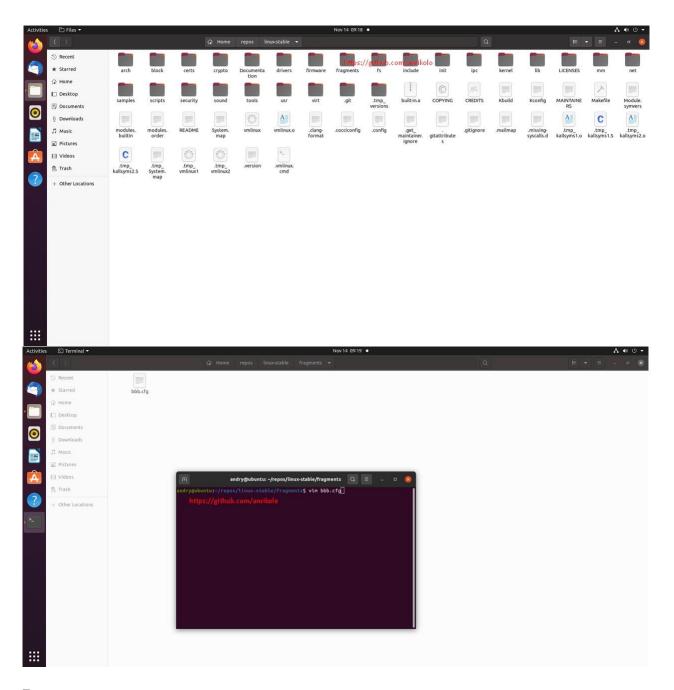












Висновки

Підготували середовище для плати ВВВ. Виконали завдання з файлу **ВВВ_-**_**Platform_Bring_Up** з першого і до 3.1