

Atividades de aprendizagem

As atividades abaixo devem ser realizadas em um documento de texto e postadas como atividade no AVEA. Quem resolver as atividades fazendo uso de lápis, ou caneta, poderá postar um arquivo escaneado.

1. Desenhe os circuitos que implementam as seguintes expressões booleanas.

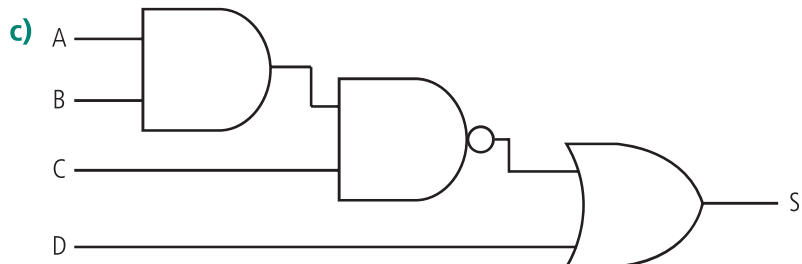
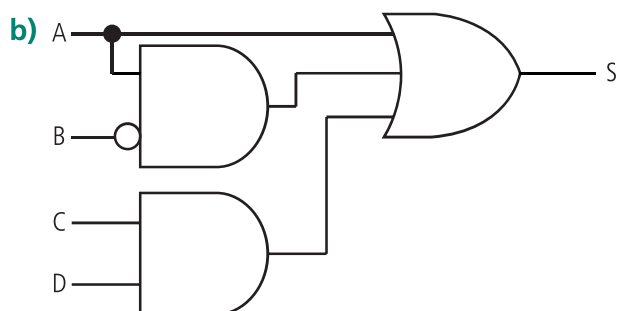
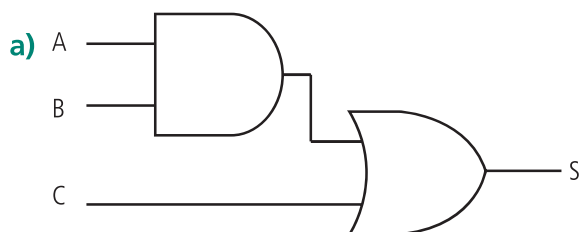
a) $S = \overline{AB + CD}$

b) $S = \overline{(AB\bar{C} + \bar{C}D)} \oplus D$

c) $S = A B + (CD E)$

d) $S = A + (B + C D)(B + A)$

2. Escreva a expressão booleana executada pelos circuitos abaixo:



3. Desenvolva a tabela da verdade para as seguintes expressões:

a) $ABC + \overline{ABC}$

b) $A(\overline{C} + B + \overline{D})$

4. Justifique o estudo do conteúdo utilizado nos exercícios acima na disciplina Organização e Arquitetura de computadores. Para isso, faça seus comentários no fórum sobre “Portas Lógicas e a Construção dos Computadores”, disponível no AVEA.