

ESTRUCTURAS DISCRETAS

Nombre: Murrieta Villegas Alfonso

Fecha: 21/02/2019

Defina qué es una "Proposición Lógica". (1.5p)

Z Escriba el símbolo y nombre de los operadores de lógica proposicional. (1.5p)

3) Para qué sirve un mapa de Karnaugh (MK). (1.5p)

4 Escriba la estructura de productos de sumas. (1.5p)

5] Diseñe un dispositivo de dos estados para comparar si dos números del cero (00) al tres (11) son iguales, recuerde usar notación binaria para álgebra de Boole. (4)

5.1 Obtener la tabla de verdad y verificar con un 1 cuando los números sean iguales, indicando que significa los unos y ceros.

\$2 A partir de la tabla realice el MK, trabaje con los unos.

3.3 Con el resultado del MK diseñe el circuito correspondiente.

1) Es una declaración de un evento o situación de la vido real.			
2] Símbolo			
V	disyunción		Implicación (15)

disyunción i implicación doble implicación negación i enegación i

3) Dentro del álgebra Booleana d' momenta de model eventos estos fueden darnos u originarnos funciones de un gran tamaña, Los mapas de Karnaugh sirve para reducir les expresiones (o sea a sí misma) de las funciones.

Muitado de Reducción de lunciones

continue -

4] Productos de sumas

$$TT_{\xi} = f(n) = (A_{\uparrow} B_{\uparrow} + B_{\downarrow} + B_{\downarrow}$$

5.2) MK

// toso Particular

) f = (A+B+C)(A+B+C)

$$\Sigma_{\pi} = f(n) = (A_1 B_1 C_1 ... Z_1) + (A_2 B_2 C_2 ... Z_2) + (A_n B_n C_n ... Z_n)$$

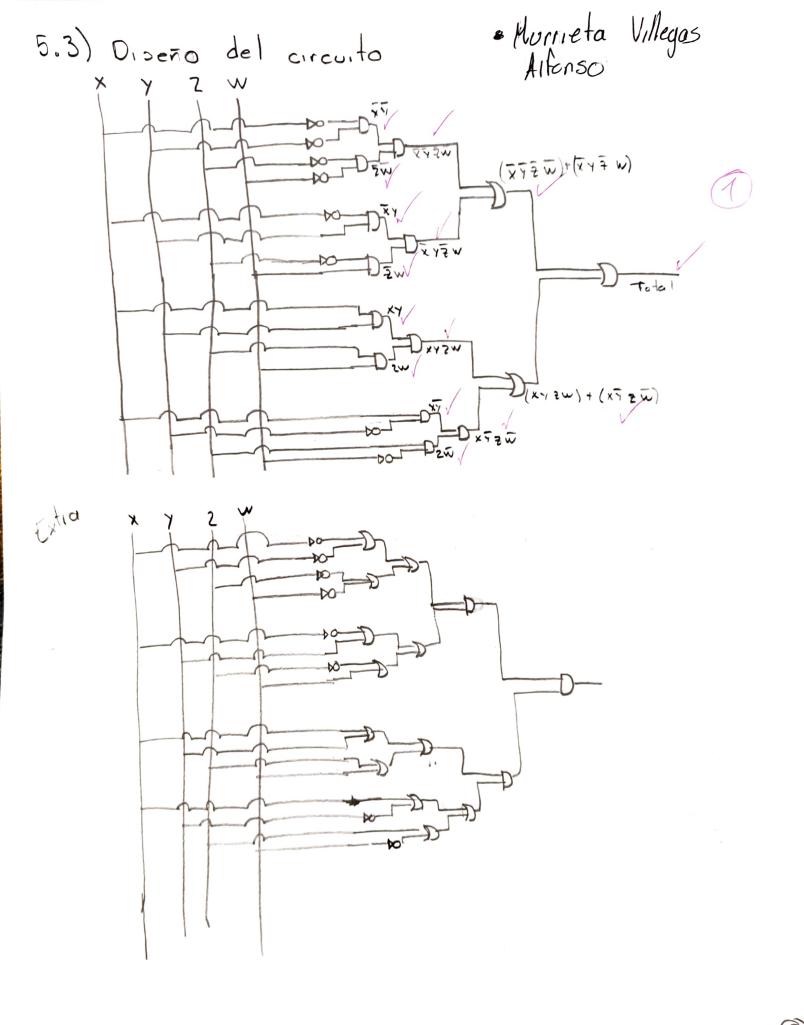
5.1) Tabla de verdad XY ZWISALTOA 00 00 1 00 00 1

l A y B son las

(Trabajando con 1)

11 Extra (Lúgica Negada) !!

continua en



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO



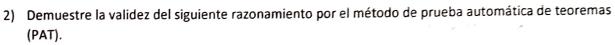
EXAMEN: 30 Paral

PROFESOR: Josefing Rosales Garcia

MATERIA: Estructuras Discreta S

NOMBRE DEL ALUMNO: Worrieta Villegas Altonsa





H1: X

C: Z

3) Demuestre la validez del siguiente razonamiento por el método de derivación paso a paso (DPP).

H1: A -> B

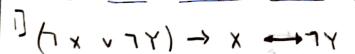
H2: 7(7A A D)

H3: (7B V C) ^ 7C

C: 7D

4) Determine a que es equivalente la siguiente proposición mediante su tabla de verdad, posterior a ello demuestre mediante el método algebraico.

$$(A -> (B \vee C)) -> ((A -> B) \vee (A -> C))$$
 2,5



FNCP: (X NY)



-> FNCP $\langle -\rangle (\neg \times \vee \neg Y) \rightarrow (X \Longleftrightarrow \neg Y)$ tquivalencia y ambio de volicite (X VX) 7(7x∨7)) ∨ (x←>7)) Murgun (7(7× V7Y) V (7XV7Y) A (Y VX)

(X A Y) V (7 XV 7Y) A (Y VX)

Complement

(XAY) V7 (X A Y) A (Y VX) FALTÓ $(x \lor x) \land (x \lor x)$ <=> ¬ (¬ x v ¬Y) v (x ← b ¬ Y) & Equi <=> 7(7xv7y) v (x ->7)) / (7y -x) + Equi <=> 7(7xv7y)v(7Xv7y) N(77Y V x) | Negada <=> \7(7 x v 7)) v (7 x v 7)) \ (y v x) | Holgan <=> 7(7 x v 7)) v (7 x v 7)) v (y v x) | Cognitativa <=> (x v y) v(7 v v7y) v (y vx) 1 commutativa (x × x) v (x × x) v (x × x) .. s. se comple

(3

Alfonso

H] [A+(BVC)] + [(A-1D)V(A+C)] <=>
<=> [TA V (BVC)] + [(TAVB) V (BVC)] Conm / Aso
<=> [TA V (BVC)] + [(TAVB) V (BVC)] Conm / Aso
<=> [TA V (BVC)] + (TA V BVC) I dempotencia
<=> [TA V (BVC)] + (TA V BVC) Con / Ais
<=> [TA V (BVC)] V [TA V BVC] Con / Ais
<=> Toola de verdod (Comprobación)

+ Tobla de verdod (Comprobación)

NVIOLA . THE

E. C. Lat Variable below the

The state of the s

: Efectivamente es una teutología