

- Program Memory <sup>1024x74Bit</sup> - RAM
- Instruction Reg - PC Prog (Clock?) <sup>bis 73Bit</sup> PCL?
- Stack 8 Stufen pointer auf letzte 8 Adressen  
LD bei jedem call neue Adresse
- Status register  $\rightarrow$  C, DC, Z (set/reset/get)
- PCL - RAM 02H + 82H
- Ports Bank 0  $\rightarrow$  PORT Reg  $\rightarrow$  Werte die 5V / 0V  
Bank 1  $\rightarrow$  TRIS  $\rightarrow$  ob ein / aus  
1 0
- Konfig / Timer 0 / Watchdog - Befehlsdecoder