STM32를 활용한 FreeRTOS입문

Firmware

Firmware

컴퓨팅과 공학 분야에서 특정 하드웨어 장치에 포함된 소프트웨어, 소프트웨어를 읽어 실행하거나, 수정되는 것도 가능한 장치를 뜻한다. 펌웨어는 ROM이나 PROM에 저장되며, 하드웨어보다는 F 교환하기가 쉽지만, 소프웨어보다는 어렵다.

인용 : 위키백과 (https://ko.wikipedia.org/wiki/%ED%8E%8C%EC%9B%A8%EC%96%B4)

Firmware: 임베디드 하드웨어를 동작시키며 특정 기능의 수행을 목표로하는 프로그램

Real-Time Operating System

RTOS 라

- 주로 임베디드 시스템에서 사용
- Real-Time은 원하는 시간안에 작업이 완료되서 결과를 반환을 의미
- 스케줄러을 이용한 multi tasking을 지원
- 선점형 스케줄링
- Task 우선준위를 가짐

RTOS 구분

- Hard Real-Time
 - 특정 작업을 일정 시간안에 반드시 처리해야하는 시스템
 - 군사장비, 의료장비, 비행기 등
- Soft Real-Time
 - 특정 작업에 대한 시간 제약이 있지만 그렇지 못하더라도 큰 영향이 없는 시스템
 - TV, 세탁기, 라우터 등

RTOS Firmware 개발

- 특정 작업이 시간에 대한 일관성이 필요한 경우
- Non-OS Firmware 개발 보다 프로그램 코드의 복잡도 증가
- 같은 작업하에 Non-OS Firmware보다 많은 메모리가 필요
- 사용하는 프로세서 제품 및 생산회사에 대한 종속성은 존재

Real-Time Operating System

RTOS 종류

* https://en.wikipedia.org/wiki/Comparison_of_real-time_operating_systems

- vxWorks
 - 미국 윈드리버에서 개발
 - 빠른 멀티태스킹
 - WindSh 쉘 지원
 - 파일 시스템 입출력 지원
 - 다양한 프로세서 지원 (ARM, IA-32, x86-64, MIPS, PowerPC 등)
- FreeRTOS
 - 2003년 Richard Barry가 개발
 - Open source
 - 2017년 아마존에 인수
 - 35개 이상의 마이크로 컨트롤러 지원(ARM, AVR, ColdFire, IA-32, PIC, MSP430 등)
- mbed-OS
 - ARM에서 개발
 - Open Source
 - IoT Device를 위한 RTOS
 - ARM의 Cortex-M, Cortex-R 만 지원

General-Purpose Operating System

Linux

- 1991년 리누스 토르발스에 의해서 시작
- Open source
- UNIX기반 커널이 아님
- 1994년 GNU 유틸을 포함하는 커널 버전 1.0 발표
- IBM, Google, Microsoft 등의 기업에서 리국스 개발을 지원
- PC, 워크스테이션, 서버, 모바일 등 다양한 곳에서 사용
- 스팀이 지원됨
- 기술지원 비용은 공짜가 아님
- 다양한 프로세서에 이식(x86, ARM, MIPS 등)
- 다양한 배포판이 존재(fedora, Ubuntu, Gentoo, slackware 등)

임베디드 Linux

- Open source로 라이센스 비용이 없음
- 다양한 프로세서에 이식
- 용도와 크기에 맞게 변경 가능
- 안정된 커널
- Yocto, Linaro, OpenEmbedded, Buildroot, OpenWrt, LTIB 등의 빌드시스템 사용가능

General-Purpose Operating System

Windows

- Microsoft사 개발
- 미려한 GUI
- Windows NT계열 과 Windows Embedded계열의 제품군이 있음

Windows NT계열

- PC, 서버, 워크스테이션등에 사용
- XP, Vista, 7, 8, 10

Windows embedded계열

- Windows 10의 임베디드 버전 부터 "Windows Embedded"를 "Windows IoT"로 변경
- 리소스가 제한적인 장치에 대한 범용 운영체제
- Enterprise, Mobile Enterprise, IoT Mobile, Core, Core Pro

기타 계열

- Windows Phone
 - 이전 Windows Mobile에서 Windows Phone으로 이전 모바일 운영체제
 - Windows Phone 7, Windows Phone 8, Windows Phone 8.1, Windows 10 Mobile
- Xbox OS
 - Xbox One 운영체제

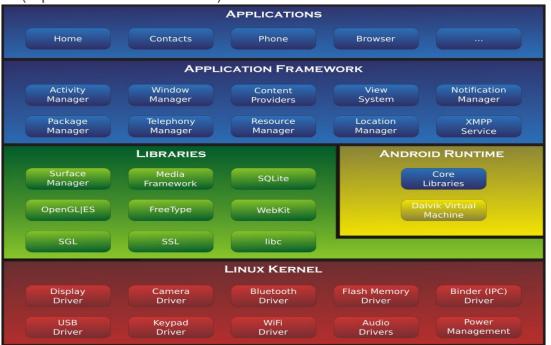
Operating System ⊞ □

GPOS	RTOS
다목적 용도	단일 용도
Not time critical	Time critical
높은 처리량 우선 스케줄링	우선순위 기반 스케줄링
RTOS에 비해 무겁고 크기가 크다	GPOS에 비해 가볍고 크기가 작다
범용 장치용(PC, 워크스테이션, 서버 등)	독립형 장차용(자판기, 키호스크 등)

Mobile Operating System

Android

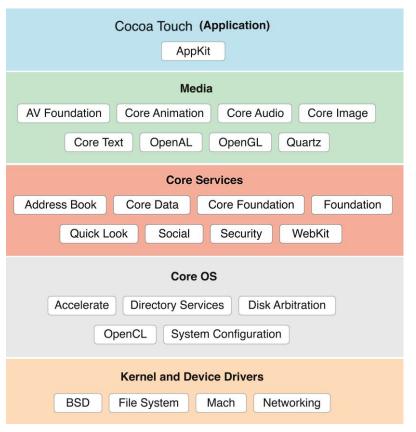
- 2007년 11월 안드로이드 알파로 시작
- 구글, OHA(Open Handset Alliance)가 개발한 모바일 운영체제



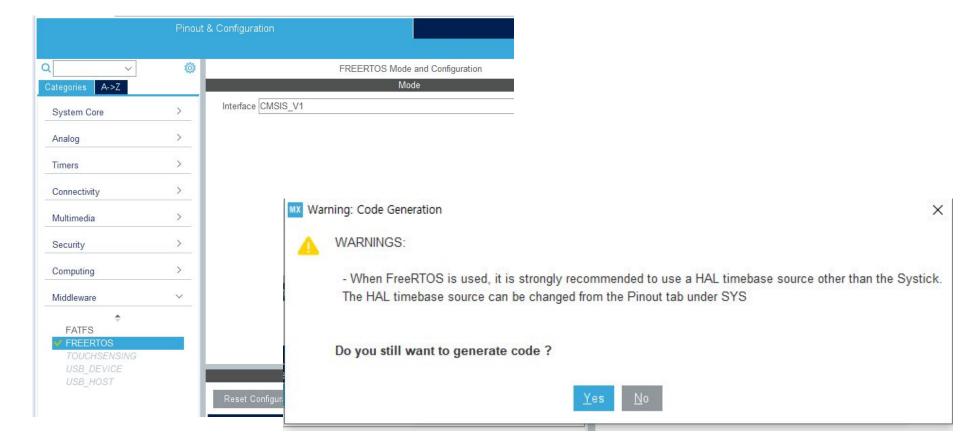
Mobile Operating System

IOS

- 2007년 애플이 공개한 모바일 운녕체제
- 2008년 App용 SDK공개
- 애플의 OS X를 기반으로 만들어짐

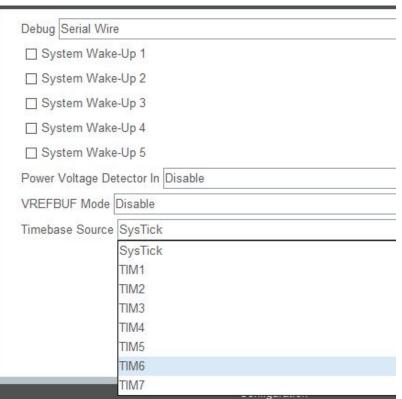


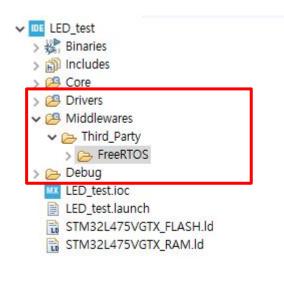
FreeRTOS 추가



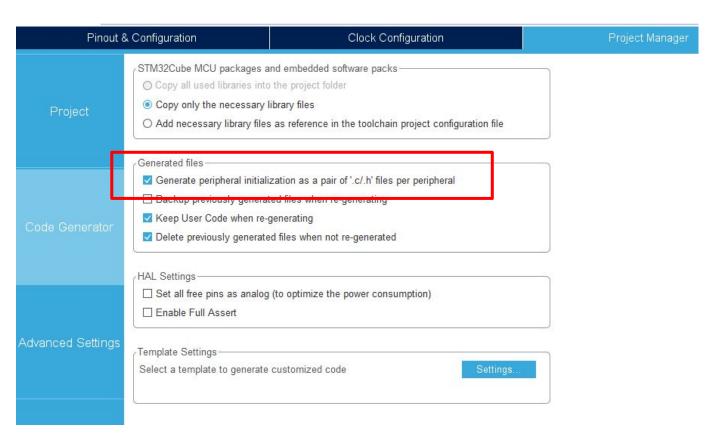
FreeRTOS 추가







Peripheral 파일 분리



Task 생성

Т	「ask함수
V	oid ATaskFunction(void *pvParameters);

Task 생성 함수				
BaseType_t xTaskCreate(TaskFunction_t pvTaskCode, const char * const pcName, uint16_t usStackDepth, void *pvParameters, UBaseType_t uxPriority, TaskHandle_t *pxCreatedTask);				
pvTaskCode	Task 함수			
pcName	task 이름			
	configMAX_TASK_NAME_LEN ("FreeRTOSConfig.h") 마지막 NULL 포함 이름의 길이를 정의			
sStackDepth	task의 stack크기(Word 길이) 예) 32bit system에서 sStackDepth이 100이면 400byte가 할당됨			
	configMINIMAL_STACK_SIZE("FreeRTOSConfig.h") Idle task에서 사용되는 stack의 크기를 정의			
pvParameters	task함수에 전달되는 파라메터			
uxPriority	task의 실행 우선순위 가장 낮은 우선순위 0 ~ (configMAX_PRIORITIES - 1)까지 할당 configMAX_PRIORITIES("FreeRTOSConfig.h")			
pxCreatedTask	task handle task handle을 사용하지 않는다면 NULL전달			
return value	pdPASS: 성공 pdFAIL: 실패 (task를 생성할 heap memory가 부족)			

FreeRTOS Blinky

Example00 – Blinky

FreeRTOS Blinky

Example01 – Blinky

UART (Universal Asynchronous serial Receiver and Transmitter)

1 대 1통신

비동기 통신 - 동기를 위한 클럭신호를 사용하진 않음

- Baud Rate
- 데이터 전송 속도로 Bit-per-Second(bps)단위로 표시

데이터 구조

- start bit: 통신의 시작을 의미하며 한 비트 시간 길이 만큼 유지한다. 지금 부터 정해진 약속에 따라 통신을 시작한다. data bit: 5~8비트의 데이터 전송을 한다. 몇 비트를 사용할 것인지는 해당 레지스터 설정에 따라
 - 결정된다. Parity bit: 오류 검증을 하기 위한 패리티 값을 생성하여 송신하고 수신쪽에 오류 판단한다. 사용안함, 짝수, 홀수 패리티 등의 세가지 옵션으로 해당 레지스터 설정에 따라 선택할 수 있다.
- '사용안함'을 선택하면 이 비트가 제거된다. Stop bit: 통신 종료를 알린다. 세가지의 정해진 비트 만큼 유지해야 한다. 1, 1.5, 2비트로 해당
- 게기人더 서저에 따라 겨저되다

종료 비트

(Stop bit(s))

Stop

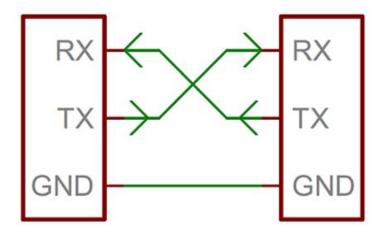
	시작 비트				_	• FILOLET III E				패리티 비트	
비트 수	1	2	3	4	5	6	7	8	9	10	1
	디지	_ 니 ㄷ	20 011 141 141	2009	•		779				

- - 5-8 데이터 비트 (Start bit) (parity bit) Start Data 0 Data 1 Data 2 Data 3 Data 4 Data 5 Data 6 Data 7 Parity

통신 속도 예)

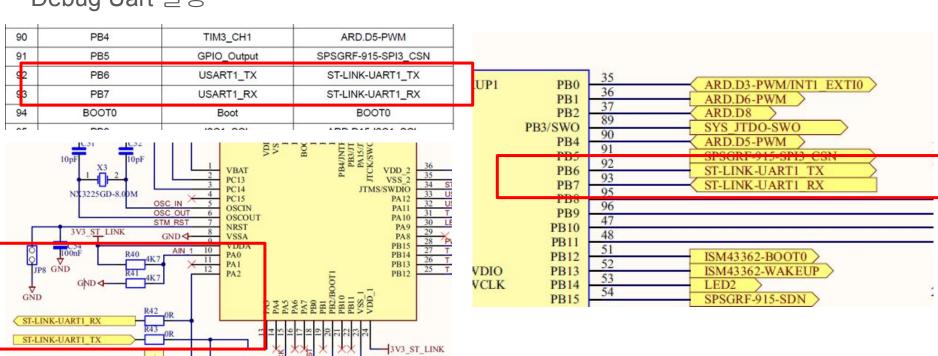
9600 8N1 : 9600 baud rates, 8 data bits, no parity, 1 stop bit 9600 bps 속도로 보내므로 각 비트는 1/(9600 pbs) = 104us이고 8bit 전송시 start bit, stop bit를 더해 10bit 패킷을 사용하므로 초당 960byte를 전송할 수 있다.

UART 회선 연결 방법

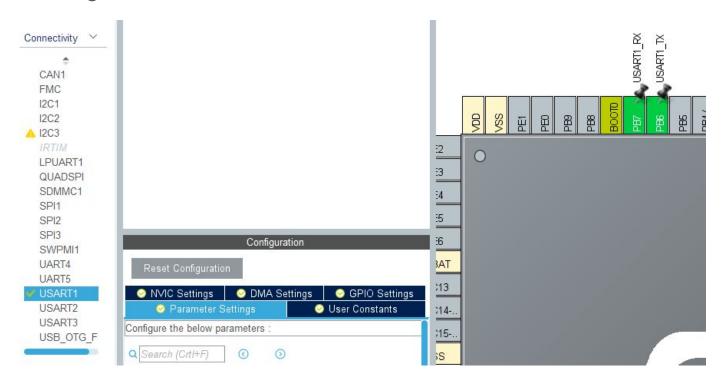


Debug Uart 설정

CN6 Fitted: NO



Debug Uart 설정



/* Private includes

UART - printf 코드추가

/* USER CODE BEGIN Includes */

```
#include <stdio.h>
/* USER CODE END Includes */
 /* Initialize all configured peripherals */
 MX GPIO Init();
 MX USART1 UART Init();
 /* USER CODE BEGIN 2 */
 printf("START \r\n");
 /* USER CODE END 2 */
```

```
/* USER CODE BEGIN 0 */
int __io_putchar(int ch)
{
   while (HAL_OK != HAL_UART_Transmit(&huart1, (uint8_t *) &ch, 1, 30000))
   {
    }
   return ch;
}
/* USER CODE END 0 */
```

```
Termite 3.4 (by CompuPhase)
               COM17 115200 bps, 8N1, no handshake
                                                             Settings
                                                                     Clear
                                                                              About
                                                                                      Close
main loop
```

FreeRTOS

Example02 – Task parameter

FreeRTOS

Task Priority

- Task 생성시 : uxPriority
- 우선순위 최대값 : configMAX_PRIORITIES("FreeRTOSConfig.h") 설정 LOW ------ HIGH 0 ~ (configMAX_PRIORITIES - 1)

tick interrupt

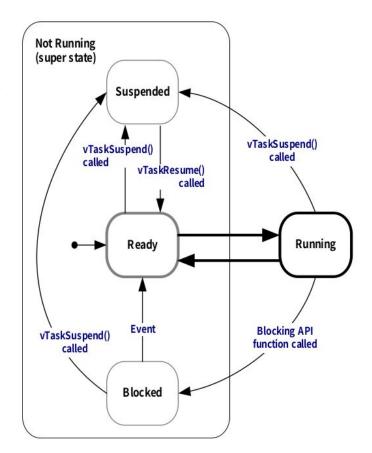
```
스케줄러의 시간분배는 'tick interrupt'를 사용 configTICK_RATE_HZ("FreeRTOSConfig.h") tick 주파수 설정
```

```
pdMS_TO_TICKS() macro로 설정한 ms만큼의 tick값으로 변환예) TickType_t xTimeInTicks = pdMS_TO_TICKS( 200 ); // 200ms
```

FreeRTOS

Example03 - 우선순위

FreeRTOS의 어플리케이션은 Task로 이루어진다. 하나의 프로세서에느는 하나의 task만 주어진 시간만큼 실행된다



'Not Running' State

Blocked state

task가 event를 기다리는 상태 Blocked state에서 기다리는 두가지 종류의 event

- 시간적 이벤트: 지연 기간 만료 또는 절대 시간 도달 중 하나, 예) 10ms가 지나가길 기다림
- 동기화 이벤트: 다른 task나 interrupt로 부터 발생하는 event (예) queue, semaphore 등)

Suspended State

Suspended State는 스케줄러를 사용할 수 없다. vTaskSuspend() 호출로 suspended, vTaskResume() 또는 xTaskResumeFromISR()로 Ready state

Ready State

실행(Running State) 준비가 된 상태

Task Delay

```
vTaskDelay( )
- INCLUDE_vTaskDelay("FreeRTOSConfig.h") 설정 1

void vTaskDelay( TickType_t xTicksToDelay );

xTicksToDelay

tick interrupt의 수
예) vTaskDelay( pdMS_TO_TICKS( 100 ) ); // 100 ms
```

Example04 – Task Delay

Task 우선순위 변경

vTaskPrioritySet()

스케줄러가 시작한 후에 task의 우선 순위를 변경

- INCLUDE_vTaskPrioritySet ("FreeRTOSConfig.h") 설정 1

void vTaskPrioritySet(TaskHandle_t pxTask, UBaseType_t uxNewPriority);				
pxTask 우선순위를 변경할 task의 handle, NULL은 자신의 우선순위를 변경				
uxNewPriority	변경할 우선순위 값			

uxTaskPriorityGet()

task의 우선순위를 쿼리

- INCLUDE uxTaskPriorityGet ("FreeRTOSConfig.h") 설정 1

UBaseType_t uxTaskPriorityGet(TaskHandle_t pxTask);			
pxTask 우선순위를 쿼리할 task의 handle, NULL은 자신의 우선순위를 쿼리			
return value 쿼리한 task에대한 현재 우선순위 값			

Example05 – Task 우선순위 변경

Task 삭제

vTaskDelete()

- INCLUDE_vTaskDelete ("FreeRTOSConfig.h") 설정 1

void vTaskDelete(TaskHandle_t pxTaskToDelete);		
pxTaskToDelete	삭제할 task의 handle NULL은 자신의 task를 삭제	

Example06 – Task 삭제

Queue

fixed size data item의 한정된 수만큼 보유 'length'는 queue item의 최대 수 각 data item의 length와 size는 queue가 생성될때 설정 데이터를 queue에 보낼때 queue에 데이터를 복사(Queue by copy)

Queue의 Blocking

읽을때

- queue가 비어있다면 blocked state
- 다른 task나 interrupt에서 queue에 쓰거나, 정의한 block time이 다 지난 경우 자동으로 Ready state

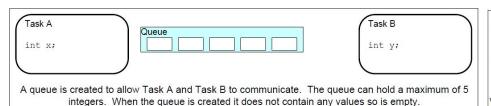
쓸때

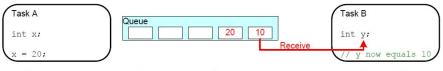
- queue가 full일때 block state
- 다른 task나 interrupt에서 queue를 읽거나, 정의한 block time이 다 지난 경우 자동으로 Ready state

Queue의 Unblocking 순서

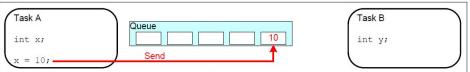
특정 queue에 대해서 multiple reader/writer 있을때

- 우선순위가 높은 task 가 우선
- 우선순위가 같다면 기다린 시간이 가장 긴 task가 우선

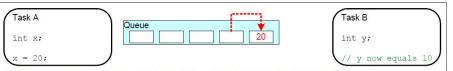




Task B reads (receives) from the queue into a different variable. The value received by Task B is the value from the head of the queue, which is the first value Task A wrote to the queue (10 in this illustration).



Task A writes (sends) the value of a local variable to the back of the queue. As the queue was previously empty the value written is now the only item in the queue, and is therefore both the value at the back of the queue and the value at the front of the queue.



Task B has removed one item, leaving only the second value written by Task A remaining in the queue.

This is the value Task B would receive next if it read from the queue again. The queue now has four empty spaces remaining.



Task A changes the value of its local variable before writing it to the queue again. The queue now contains copies of both values written to the queue. The first value written remains at the front of the queue, the new value is inserted at the end of the queue. The queue has three empty spaces remaining.

Queue사용

xQueueCreate(): Queue 생성

QueueHandle_t xQueueCreate(UBaseType_t uxQueueLength, UBaseType_t uxItemSize);			
uxQueueLength item의 최대수			
uxItemSize 각 data item의 size(byte)			
return value	NULL: 생성 실패 non-NULL: 생성 완료, 생성된 queue handle		

xQueueSendToBack() : data를 tail에 write == xQueueSend() 함수 xQueueSendToFront() : data를 head에 write

Acceptator ront(): data = noda of write			
BaseType_t xQueueSendToFront(QueueHandle_t xQueue, const void * pvltemToQueue, TickType_t xTicksToWait);			
BaseType_t xQueueSendToBack(QueueHandle_t xQueue, const void * pvltemToQueue, TickType_t xTicksToWait);			
xQueue	queue handle		
pvltemToQueue	queue 복사할 data의 pointer		
xTicksToWait	task가 Blocked state에 있을 시간의 최대값 0이면 바로 리턴 portMAX_DELAY은 무한대기 (INCLUDE_vTaskSuspend ("FreeRTOSConfig.h") 1로 설정)		
return value	pdPASS : write 성공 errQUEUE_FULL : write 실패 (queue full or xTicksToWait expired)		

Queue사용

xQueueReceive(): data를 queue에서 읽음

BaseType_t xQueueReceive(QueueHandle_t xQueue, void * const pvBuffer, TickType_t xTicksToWait);			
xQueue	queue handle		
pvBuffer	queue에서 data를 복사할 memory의 pointer		
xTicksToWait	task가 Blocked state에 있을 시간의 최대값 0이면 바로 리턴 portMAX_DELAY은 무한대기 (INCLUDE_vTaskSuspend ("FreeRTOSConfig.h") 1로 설정)		
return value	pdPASS : write 성공 errQUEUE_EMPTY : read 실패 (queue empty or xTicksToWait expired)		

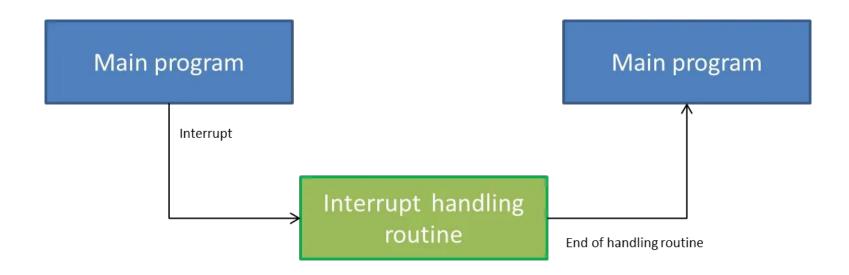
uxQueueMessagesWaiting(): queue에대한 item의 수를 쿼리

UBaseType_t uxQueueMessagesWaiting(QueueHandle_t xQueue);			
xQueue queue handle			
return value queue의 item의 수			

Example07 – Queue create, write, read

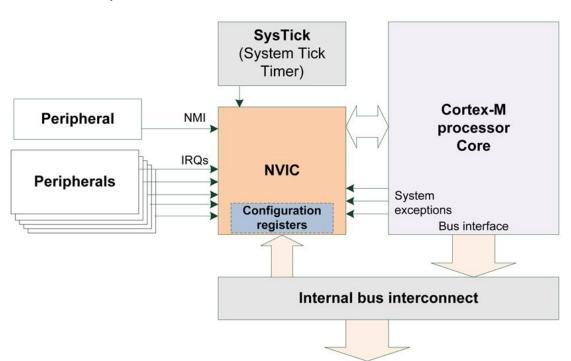
Interrupt?

- 사전적의미 "끼어들다", "중단시키다"
- 프로그램을 실행하는 도중에 예기치 않은 상황이 발생할 경우 현재 실행중인 작업을 중단하고 발생된 상황을 처리한 후 다시 실행중인 작업으로 복구



NVIC(Nested Vectored Interrupt Controller)

- interrupt에대한 우선순위 설정
- interrupt에 대한 Vector Table 존재



Cortex-M Interrupt

Exception ARMv6-M Type (Cortex-M0/M0+/M1)

0

ARMv7-M (Cortex-M3/M4/M7) ARMv8-M Baseline (Cortex-M23)

ARMv8-M Mainline (Cortex-M33)

-M Mainline Vector Table

Vector address offset (initial)

0x00000000

95 56		Not supported in Cortex-M3/M4/M7	Not supported in Cortex-M23		
255 31 Device Specific Interrupts		Device Specific Interrupts	Device Specific Interrupts	Device Specific Interrupts	
6					
5	SysTick	SysTick	SysTick	SysTick	
4	PendSV	PendSV	PendSV	PendSV	
3	Not used	Not used	Not used	Not used	
2	NOT USEC	Debug Monitor	Not used	Debug Monitor	
1	SVC	SVC	SVC	SVC	
0		Not used		Not used	
, I	Not used		Not used	SecureFault	
3		Usage Fault		Usage Fault	
5		Bus Fault		Bus Fault	
1		MemManage (fault)		MemManage (fault	
3	HardFault	HardFault	HardFault	HardFault	
2	NMI	NMI	NMI	NMI	

Interrupt#479 vector	1	0x000007BC
Interrupt#239 vector	1	0x000003FC
Interrupt#31 vector	1	0x000000BC
Interrupt#1 vector	1	0x00000044
Interrupt#0 vector	1	0x00000040
SysTick vector	1	0x0000003C
PendSV vector	1	0x00000038
Not used		0x00000034
Debug Monitor vector	1	0x00000030
SVC vector	1	0x0000002C
Not used		0x00000028
Not used		0x00000024
Not used		0x00000020
SecureFault (ARMv8-M Mainline)	1	0x0000001C
Usage Fault vector	1	0x00000018
Bus Fault vector	1	0x00000014
MemManage vector	1	0x00000010
HardFault vector	1	0x0000000C
NMI vector	1	0x00000008
Reset vector	1	0x00000004

MSP initial value

STM32L47x/L48x/L49x/L4Ax vector table

Table 58. STM32L47x/L48x/L49x/L4Ax vector table

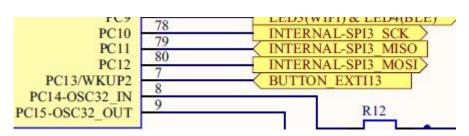
Position	Priority	Type of priority	Acronym	Description	Address
-	-	-	-	Reserved	0x0000 0000
-	-3	fixed	Reset	Reset	0x0000 0004
	-2	fixed	NMI	Non maskable interrupt. The RCC Clock Security System (CSS) is linked to the NMI vector.	0x0000 00008
-	-1	fixed	HardFault	All classes of fault	0x0000 000C
-	0	settable	MemManage	Memory management	0x0000 0010
-	1	settable	BusFault	Pre-fetch fault, memory access fault	0x0000 0014
-	2	settable	UsageFault	Undefined instruction or illegal state	0x0000 0018
-	•	-		Reserved	0x0000 001C - 0x0000 0028
-	3	settable	SVCall	System service call via SWI instruction	0x0000 002C
-	4	settable	Debug	Monitor	0x0000 0030
-	-	12/1	-	Reserved	0x0000 0034
-	5	settable	PendSV	Pendable request for system service	0x0000 0038
-	6	settable	SysTick	System tick timer	0x0000 003C
. 0	7	settable	WWDG	Window Watchdog interrupt	0x0000 0040
1	8	settable	PVD_PVM	PVD/PVM1/PVM2/PVM3/PVM4 through EXTI lines 16/35/36/37/38 interrupts	0x0000 0044
2	9	settable	RTC_TAMP_STAMP /CSS_LSE	RTC Tamper or TimeStamp /CSS on LSE through EXTI line 19 interrupts	0x0000 0048
3	10	settable	RTC_WKUP	RTC Wakeup timer through EXTI line 20 interrupt	0x0000 004C
4	11	settable	FLASH	Flash global interrupt	0x0000 0050
5	12	settable	RCC	RCC global interrupt	0x0000 0054
6	13	settable	EXTI0	EXTI Line0 interrupt	0x0000 0058
7	14	settable	EXTI1	EXTI Line1 interrupt	0x0000 005C
8	15	settable	EXTI2	EXTI Line2 interrupt	0x0000 0000
9	16	settable	EXTI3	EXTI Line3 interrupt	0x0000 0064
10	17	settable	EXTI4	EXTI Line4 interrupt	0x0000 0068
11	18	settable	DMA1_CH1	DMA1 channel 1 interrupt	0x0000 006C

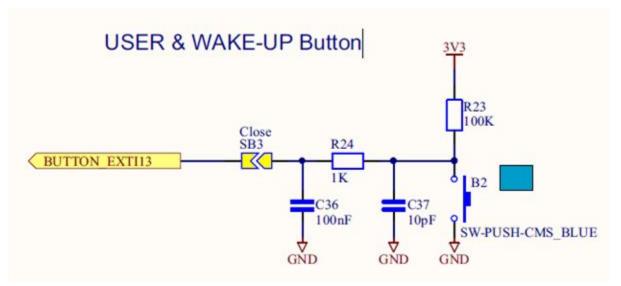
Position	Priority	Type of priority	Acronym	Description	Address
12	19	settable	DMA1_CH2	DMA1 channel 2 interrupt	0x0000 007
13	20	settable	DMA1_CH3	DMA1 channel 3 interrupt	0x0000 007-
14	21	settable	DMA1_CH4	DMA1 channel 4 interrupt	0x0000 007
15	22	settable	DMA1_CH5	DMA1 channel 5 interrupt	0x0000 0070
16	23	settable	DMA1_CH6	DMA1 channel 6 interrupt	0x0000 008
17	24	settable	DMA1_CH7	DMA1 channel 7 interrupt	0x0000 008
18	25	settable	ADC1_2	ADC1 and ADC2 global interrupt	0x0000 008
19	26	settable	CAN1_TX	CAN1_TX interrupts	0x0000 0086
20	27	settable	CAN1_RX0	CAN1_RX0 interrupts	0x0000 009
21	28	settable	CAN1_RX1	CAN1_RX1 interrupt	0x0000 009-
22	29	settable	CAN1_SCE	CAN1_SCE interrupt	0x0000 0098
23	30	settable	EXTI9_5	EXTI Line[9:5] interrupts	0x0000 0098
24	31	settable	TIM1_BRK/TIM15	TIM1 Break/TIM15 global interrupts	0x0000 00A
25	32	settable	TIM1_UP/TIM16	TIM1 Update/TIM16 global interrupts	0x0000 00A
26	33	settable	TIM1_TRG_COM /TIM17	TIM1 trigger and commutation/TIM17 interrupts	0x0000 00A
27	34	settable	TIM1_CC	TIM1 capture compare interrupt	0x0000 00A
28	35	settable	TIM2	TIM2 global interrupt	0x0000 00B
29	36	settable	TIM3	TIM3 global interrupt	0x0000 00B
30	37	settable	TIM4	TIM4 global interrupt	0x0000 00B
31	38	settable	12C1_EV	I2C1 event interrupt	0x0000 00B
32	39	settable	I2C1_ER	I2C1 error interrupt	0x0000 00C
33	40	settable	12C2_EV	I2C2 event interrupt	0x0000 00C
34	41	settable	12C2_ER	I2C2 error interrupt	0x0000 00C
35	42	settable	SPI1	SPI1 global interrupt	0x0000 00C
36	43	settable	SPI2	SPI2 global interrupt	0x0000 00D
37	44	settable	USART1	USART1 global interrupt	0x0000 00D
38	45	settable	USART2	USART2 global interrupt	0x0000 00D
39	46	settable	USART3	USART3 global interrupt	0x0000 00D
40	47	settable	EXTI15_10	EXTI Line[15:10] interrupts	0x0000 00E
41	48	settable	RTC_ALARM	RTC alarms through EXTI line 18 interrupts	0x0000 00E
42	49	settable	DFSDM1_FLT3	DFSDM1_FLT3 global interrupt	0x0000 00E
43	50	settable	TIM8 BRK	TIM8 Break interrupt	0x0000 00E

Position	Priority	Type of priority	Acronym	Description	Address
44	51	settable	TIM8_UP	TIM8 Update interrupt	0x0000 00F0
45	52	settable	TIM8_TRG_COM	TIM8 trigger and commutation interrupt	0x0000 00F4
46	53	settable	TIM8_CC	TIM8 capture compare interrupt	0x0000 00F8
47	54	settable	ADC3	ADC3 global interrupt	0x0000 00FC
48	55	settable	FMC	FMC global interrupt	0x0000 0100
49	56	settable	SDMMC1	SDMMC1 global interrupt	0x0000 0104
50	57	settable	TIM5	TIM5 global interrupt	0x0000 0108
51	58	settable	SPI3	SPI3 global interrupt	0x0000 010C
52	59	settable	UART4	UART4 global interrupt	0x0000 0110
53	60	settable	UART5	UART5 global interrupt	0x0000 0114
54	61	settable	TIM6_DACUNDER	TIM8 global and DAC1 underrun interrupts	0x0000 0118
55	62	settable	TIM7	TIM7 global interrupt	0x0000 011C
56	63	settable	DMA2_CH1	DMA2 channel 1 interrupt	0x0000 0120
57	64	settable	DMA2_CH2	DMA2 channel 2 interrupt	0x0000 0124
58	65	settable	DMA2_CH3	DMA2 channel 3 interrupt	0x0000 0128
59	66	settable	DMA2_CH4	DMA2 channel 4 interrupt	0x0000 012C
60	67	settable	DMA2_CH5	DMA2 channel 5 interrupt	0x0000 0130
61	68	settable	DFSDM1_FLT0	DFSDM1_FLT0 global interrupt	0x0000 0134
62	69	settable	DFSDM1_FLT1	DFSDM1_FLT1 global interrupt	0x0000 0138
63	70	settable	DFSDM1_FLT2	DFSDM1_FLT2 global interrupt	0x0000 013C
64	71	settable	COMP	COMP1/COMP2 through EXTI lines 21/22 interrupts	0x0000 0140
65	72	settable	LPTIM1	LPTIM1 global interrupt	0x0000 0144
66	73	settable	LPTIM2	LPTIM2 global interrupt	0x0000 0148
67	74	settable	OTG_FS ⁽¹⁾	OTG_FS global interrupt	0x0000 014C
68	75	settable	DMA2_CH6	DMA2 channel 6 interrupt	0x0000 0150
69	76	settable	DMA2_CH7	DMA2 channel 7 interrupt	0x0000 0154
70	77	settable	LPUART1	LPUART1 global interrupt	0x0000 0158
71	78	settable	QUADSPI	QUADSPI global interrupt	0x0000 015C
72	79	settable	12C3_EV	I2C3 event interrupt	0x0000 0160
73	80	settable	12C3_ER	I2C3 error interrupt	0x0000 0164
74	81	settable	SAI1	SAI1 global interrupt	0x0000 0168
75	82	settable	SAI2	SAI2 global interrupt	0x0000 016C

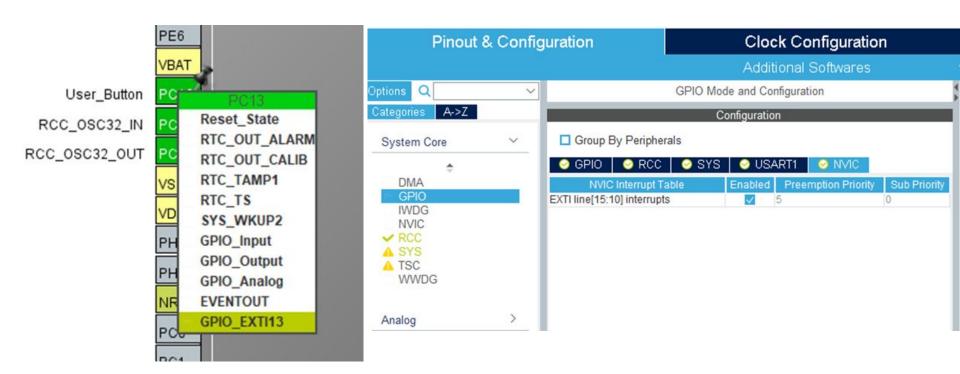
Position	Priority	Type of priority	Acronym	Description	Address
76	83	settable	SWPMI1	SWPMI1 global interrupt	0x0000 0170
77	84	settable	TSC	TSC global interrupt	0x0000 0174
78	85	settable	LCD(2)	LCD global interrupt	0x0000 0178
79	86	settable	AES ⁽³⁾	AES global interrupt	0x0000 017C
80	87	settable	RNG	RNG global interrupt	0x0000 0180
81	88	settable	FPU	Floating point interrupt	0x0000 0184
			5	STM32L49x/L4Ax devices	75
82	89	settable	HASH and CRS	HASH and CRS interrupt	0x0000 0188
83	90	settable	12C4_EV	I2C4 event interrupt	0x0000 018C
84	91	settable	12C4_ER	I2C4 error interrupt	0x0000 0190
85	92	settable	DCMI	DCMI global interrupt	0x0000 0194
86	93	settable	CAN2_TX	CAN2 TX interrupt	0x0000 0198
87	94	settable	CAN2_RX0	CAN2 RX0 interrupt	0x0000 019C
88	95	settable	CAN2_RX1	CAN2 RX1 interrupt	0x0000 01A0
89	96	settable	CAN2_SCE	CAN SCE interrupt	0x0000 01A4
90	97	settable	DMA2D	DMA2D global interrupt	0x0000 01A8

User Button Interrupt

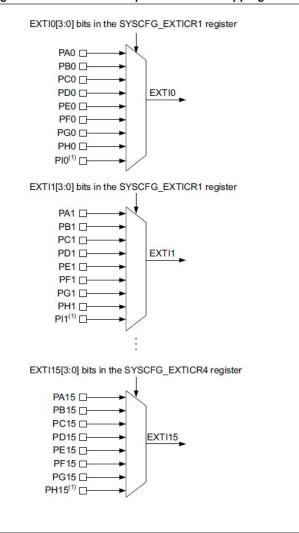




User Button Interrupt



EXTI (Extended interrupts and events controller)



MS46947V1

Example08 – Toggle LED

```
    void EXTI15_10_IRQHandler(void)

   /* USER CODE BEGIN EXTI15 10 IRQn 0 */
   /* USER CODE END EXTI15 10 IRQn 0 */
   HAL_GPIO_EXTI_IRQHandler(GPIO_PIN_13);
   /* USER CODE BEGIN EXTI15 10 IRQn 1 */
   /* USER CODE END EXTI15 10 IRQn 1 */
                          weak void HAL_GPIO_EXTI_Callback(uint16_t GPIO_Pin)
                              /* Prevent unused argument(s) compilation warning */
                              UNUSED(GPIO Pin);
                             /* NOTE: This function should not be modified, when the callback is needed,
                                       the HAL_GPIO_EXTI_Callback could be implemented in the user file
                               */
```

FreeRTOS - Interrupt Management

Interrupt Safe API

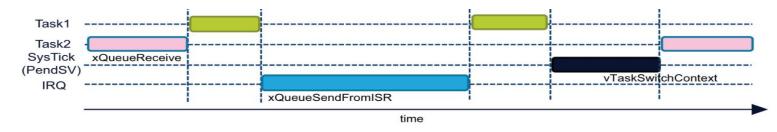
FreeRTOS에서는 task버전과 ISR버전의 두가지 버전의 함수를 제공 ISR버전 함수는 "FromISR" 접미사가 붙는다

FreeRTOS - Interrupt Management

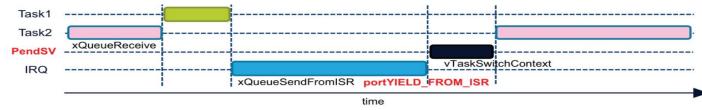
portYIELD_FROM_ISR(): ISR처리 이후 테스크 스케줄링을 바로 해야되는 경우에 호출

 $portYIELD_FROM_ISR(\ xHigherPriorityTaskWoken\);$

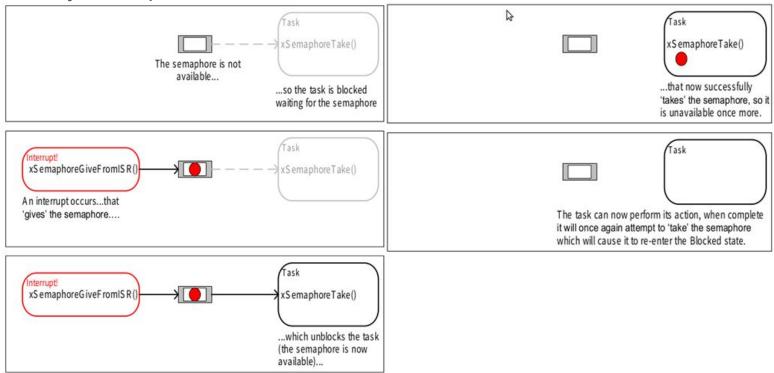
portYIELD_FROM_ISR 사용하지 않을 경우



portYIELD_FROM_ISR 사용할 경우



Binary Semaphore



Binary Semaphore

xSemaphoreCreateBinary(): binary semaphore 생성

SemaphoreHandle_t xSem	emaphoreHandle_t xSemaphoreCreateBinary(void);	
return value	NULL: 실패 non-NULL; 성공, SemaphoreHandle_t 타입 handle 반환	

xSemaphoreTake(): semaphore를 얻는다

BaseType_t xSemaphoreTake(SemaphoreHandle_t xSemaphore, TickType_t xTicksToWait);		
xSemaphore	Semaphore Handle	
xTicksToWait	task가 Blocked state에 있을 시간의 최대값 0이면 바로 리턴 portMAX_DELAY은 무한대기 (INCLUDE_vTaskSuspend ("FreeRTOSConfig.h") 1로 설정	
return value	pdPASS : semaphore taking 성공 pdFALSE: taking 가능한 semaphore가 없다(시간초과)	

Binary Semaphore

xSemaphoreGiveFromISR(): semaphore를 준다.

BaseType_t xSemaphoreGiveFromISR(SemaphoreHandle_t xSemaphore, BaseType_t *pxHigherPriorityTaskWoken);		
xSemaphore	Semaphore Handle	
pxHigherPriorityTaskWoken	단일 semaphore가 하나이상의 semaphore를 기다리는 block상태의 task를 가질수 있다. xSemaphoreGiveFromISR ()을 호출하면 task의 Blocked state를 벗어나고 unblock된 task의 우선 순위가 현재 실행중인 task 보다 높으면 내부적으로 xSemaphoreGiveFromISR ()이 pxHigherPriorityTaskWoken을 pdTRUE로 설정한다.	
return value	pdPASS: 성공 pdFAIL: 실패	

Example09 – binary semaphore를 이용한 task와 interrupt 동기화

Counting Semaphore

binary semaphore는 길이가 하나인 queue, counting semaphore는 하나 이상의 길이를 가지는 queue로 볼수 있다.

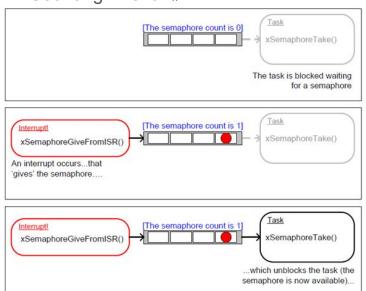
- configUSE_COUNTING_SEMAPHORES ("FreeRTOSConfig.h") 설정 1

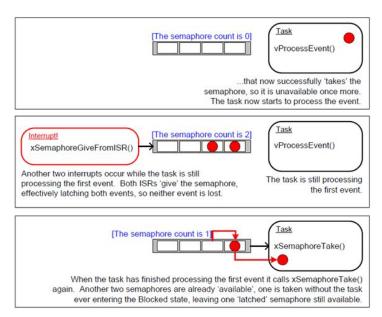
일반적으로 다음의 두경우에 사용

- 1.Counting event event count에 사용(초기화 count value는 0)
- 2.Resource management 사용가능한 resource의 수를 표시 (초기화 count value는 resource의 수)

Counting Semaphore

Counting Event व





Counting Semaphore

xSemaphoreCreateCounting(): counting semaphore생성

SemaphoreHandle_t xSemaphoreCreateCounting(UBaseType_t uxMaxCount, UBaseType_t uxInitialCount);		
uxMaxCount	Semaphore의 최대 수	
uxInitialCount	Semaphore생성시 초기화 count 값	
return value	NULL: 실패 non-NULL; 성공, SemaphoreHandle_t 타입 handle 반환	

Example 10 – counting semaphore를 이용한 task와 interrupt 동기화