

51.

a) 10 bytes.

b) 3 bytes

c) 12 bytes

d) 5 bytes.

52.

0X 1001 0000	- A	11
0X 1001 0001	U	
0X 1001 0002	L	
0X 1001 0003	A	
0X 1001 0004	S	
0X 1001 0005	5	
0X 1001 0006	6	
0X 1001 0007	T	
0X 1001 0008	V	
0X 1001 0009	0	12

OK 100 1 0000 8	5	29
OK 100 1 0000 9	8	
OK 100 1 0000 A	23	
OK 100 1 0000 B		
OK 100 1 0000 C	L3 [0]	L3
OK 100 1 0000 D	L3 [0]	
OK 100 1 0000 E	L3 [0]	
OK 100 1 0000 F	L3 [0]	
OK 100 1 0001 0	L3 [1]	
OK 100 1 0001 1	L3 [1]	
OK 100 1 0001 2	L3 [1]	
OK 100 1 0001 3	L3 [1]	
OK 100 1 0001 4	L3 [2]	
OK 100 1 0001 5	L3 [2]	
OK 100 1 0001 6	L3 [2]	
OK 100 1 0001 7	L3 [2]	
OK 100 1 0001 8	•	24
OK 100 1 0001 9	•	
OK 100 1 0001 A	•	
OK 100 1 0001 B	•	
OK 100 1 0001 C	•	

53.

L2: 0x100 1 0008    L3: 0x100 1 000C  
 L4: 0x100 1 0018

54.

a)  $\&b[0]$  ou  $b$

b)  $\text{lw } \$t0, \text{ex24}[\$a0] \# \$a0 = b$

55. Codificado em complemento para 2,  
como um n° inteiro de 2 Bytes.

$$(\text{label} - (\text{PC} + 4)) / 4 = \text{Immed}$$

Program Counter

56.

$$\text{BTA} = \text{PC} + \text{offset}$$

57.

"beq/bne" -  $\underline{I}$

"j", "jr" -  $\underline{j}$

58.  $\underline{j}$  Target

Este valor tem 26 bits para especificar a posição para qual o programa deve pular.

Target/4 = endereço-alvo

precisamos dos 4 bits mais significativos

59. R: A e D.

60.  $\$t_0 = f$   $\$t_1 = g$   $\$t_2 = h$   $\$t_3 = i$   $\$t_4 = j$   
 $\$A_2 = B$

a)  $f = g + h + B[2]$ :

RW  $\$t_5, 8(\$A_1)$

add  $\$t_5, \$t_5, \$t_2$

add  $\$t_0, \$t_5, \$t_1$

$j = g - A[B[2]]$ :

RW  $\$t_5, 8(\$A_1)$  #  $\$t_5 = B[2]$

sub  $\$t_5, \$t_5, 2$

addu \$t6, \$r0, \$t5

lw \$t5, 0(\$t6)

sub \$t4, \$t1, \$t5

b)

1st: 3 linhas e 5 registros.

2nd: 5 linhas e 6 registros.

c)  $A[0] = 0x00000012$

$$A[1] = 0x22E03400$$

$$A[2] = 0x00000001$$

$$B[0] = 0xFFFFFFFF$$

$$B[1] = 0x00005002$$

$$B[2] = 0x00000002$$

d)  $g = -3$   $h = 2$

$$f = -3 + 2 + d$$

$$\hat{f} = -3 - A[d]$$

IDK

61.

```
void troca(int x, int y)
{
    int aux;
    aux = x;
    x = y;
    y = aux;
}
```

62.  $\$na/4 = \text{endereço} - \text{also}$

63.  $0x5A18F34e$

$\text{end de 2} = \div 4$

$0x005A18F3$

0000 0000 0101 1010 0001 1000 1111 0011

Memor endereço é  $0x00000000 = 0$

Maior endereço é  $2^{26}$

64.

Memor endereço é  $0x00000000 = 0$

Maior endereço é  $2^{16}$

65.

Memor endereço é  $0x00000000 = 0$

Maior endereço é  $2^{26}$

$$66. [-2^{16-1}, 2^{16-1} + 1] = [-32,768, 32,767]$$

$$67. [-32,768, 32,767]$$

68. lui e ori são instruções já existentes com capacidade de acessar uma constante de

32 bits,

69. Com  $\text{br}$  e  $\text{lee}$ .

71. Uma sub-rotina é uma função que pode ser chamada usando "jal" para processar certos dados e obter um resultado em  $\$00$  ou  $\$f0$ .

72. "jal"

73. A instrução "j" é utilizada para jumps para o endereço target. O "jal" muda o endereço de  $\$ra$  para o endereço onde o jal está, desta forma quando a sub-rotina acabar a rotina "main" não terá problema a continuar.

74. Endereço de retorno ( $\text{PC} + 4$ ) é armazenado em  $\$ra$ .



Da função para o Target.

A sub-rotina é executada.

No final da sub-rotina o comando "jr \$ra" é executado para retornar.

75. \$ra contém \$31

76. Guardar o endereço de retorno "\$ra". Armazenar outras possíveis estados importantes. Executar a sub-rotina. Restaurar os estados. E utilizar "jr \$ra" para retornar ao endereço de retorno.

77. "jr \$ra"

78. Jump.

79. Use o stack para

7. Uma stack serve para guardar valores. O stack pointer serve para guardar valores entre sub-rotinas.

80. A instrução pop serve para remover elementos da stack, enquanto a push adiciona elementos à stack.

81. A codificação é little Endian, ou seja, vai do mais baixo para o mais alto.

Time dies by getting jagged to much.

82.

1 - O registro \$SP contém o endereço da última posição ocupada da stack.

2 - A stack cresce no sentido decrescente dos endereços da memória.

3 - A stack é usada para guardar valores entre sub-rotinas.

3 - A stack está organizada em  
words de 32 bits.

83. \$0f

84.

a) Para passar "\$a<sub>0</sub>" até "\$a<sub>7</sub>"  
"\$r<sub>2</sub>" até "\$r<sub>12</sub>"  
Para devolver "\$v<sub>0</sub>" e "\$r<sub>0</sub>".

b) Pode alterar os registos  
"\$r<sub>0m</sub>", "\$r<sub>1m</sub>", "\$r<sub>2m</sub>" e "\$a<sub>m</sub>".

c) "\$r<sub>0m</sub>"

d) Sempre que é chamada uma  
sub-rotina e queremos usar os valores  
dos "\$a<sub>m</sub>".

2) Os valores "tm" são usados para guardar valores irrelevantes ou temporários.

Os "am" para guardar receber valores importantes e, se necessário, syscalls.

Os "um" para syscall e guardar o valor que sai da sub-rotina.

85.

a) Os registos importantes para as operações da sub-rotina intermédia.

b) Não é necessário copiar nenhum valor, mas é boa prática copiar o \$ra.

86.

\$a0, \$a1, \$a2, \$a3

$$87. [-2^{n-1}, 2^{n-1}-1]$$

$$3 \text{ bits: } [-2^2, 2^2-1] = [-4, +3]$$

$$4 \text{ bits: } [-2^3, 2^3-1] = [-8, +7]$$

$$5 \text{ bits: } [-2^4, 2^4-1] = [-16, +15]$$

$$8 \text{ bits: } [-2^7, 2^7-1] = [-128, +127]$$

$$16 \text{ bits: } [-2^{15}, 2^{15}-1] = [-32768, +32767]$$

89.

$$a) 5_{10} = 0101_2 =$$

$$= 0000 \ 0000 \ 0000 \ 0101$$

$$b) -3_{10} = 1101_2 \rightarrow C_2$$

$$\begin{array}{cccc} \underline{1} \underline{1} \underline{1} \underline{1} & \underline{1} \underline{1} \underline{1} \underline{1} & \underline{1} \underline{1} \underline{1} \underline{1} & \underline{1} \underline{1} \underline{0} \underline{1} \\ & & & 3 \ 2 \ 1 \ 0 \end{array}$$

$$2^3 + 2^2 + 2^1 \times 0 + 2^0 \times 1 = -8 + 4 + 1 = -3$$

c)  $-128_{10} = 1000000000_2$  (9)

$$\underline{1} \underline{1} \underline{1} \underline{1} \underline{1} \underline{1} \underline{1} \underline{1} \underline{1} \underline{0} \underline{0} \underline{0} \underline{0} \underline{0} \underline{0} \underline{0}$$

90.

a)  $0b \ 00\underline{1}0\underline{1}0\underline{1}\underline{1}$   $= 2^5 + 2^3 + 2^1 + 2^0 = 43_{10}$

b)  $0xA5_{16} = 0b \ 10\underline{1}0\underline{0}1\underline{0}\underline{1}$   $= 2^7 + 2^5 + 2^2 + 2^0 = 165_{10}$

91

$$a) 43_{10} = 00101011 = 0x2B_{16}$$

89 a)

$$\begin{array}{cccc} 1111 & 1111 & 1111 & 1101 \end{array} = 0xFFFF_{16}$$

92 e 93)

com sinal defende do carry out  
e carry in. Sem sinal defende do  
do carry out.

94.

$$a) \begin{array}{l} I: 0x7FFFFFFF \\ R: 0x80000000 \end{array}$$

b) São esperados.

c)

Para o caso de o processador

I: 0x70000000 - 0x0FFFFFFF - 0x60000000

II: 0x00000000

d) São explorados

e) 0x7FFF FFFF

0x8FFFFFFF

f) São explorados

95. 64 bits.

97. 0x4FFFFFFF6

98.



div: 0x55555550

$\frac{15}{3}$

res: 0x00000000

99.

div \$t2, \$t3  
mflo \$t0

} div

div \$t2, \$t3  
mfli \$t0

} res

100.

	$\div$		=		
\$t2		\$t3		HI	LO
				(resto)	(Quociente)

divide - se em módulo.

o quociente é negativo se os sinais

dos registros foram diferentes.

E o resto tem o mesmo sinal  
que  $\$t_2$ .

