SYSPAT SYSPAT SYSPAT SYSPAT SYSPUNIDADE CENTRAL DE PROCESSAMENTO SPAT SYSBELATORIO DESCRITIVO AT SYSPAT SYSPAT SYS**CAMPO DA INVENÇÃO** PAT SYSPAT SYSPAT SYSPA [001] A unidade central de processamento ou CPU (Central Processing Unit); ∆ ⊤ ⊆ ∨ ⊆ р ∆ ⊤ também conhecida como processador, é a parte de um sistema computacional S y que realiza as instruções de um programa de computador para executar a AT aritmética básica, lógica, e a entrada e saída de dados. Em 1945, a ideia de uma unidade central de processamento capaz de executar diversas tarefas foi publicada por John Von Neumann. Chamado de д EDVAC, o projeto desse computador foi finalizado em 1949. Essa é a origem y dos ∆primeiros priodelos/ "primitivos"/ de processadores da yforma, como os ∆⊤ conhecemos. Além disso, o EDVAC e outros computadores, como o Mark I, da Universidade de Harvard, marcam o início da era dos computadores modernos, capazes de armazenar programas. Durante a década de 50, a organização interna dos computadores começou a ser repensada. Esse toi o momento em que os processadores começaram a ganhar funcionalidades básicas, como registradores de indices, operandos imediatos e detecção de operadores inválidos. No dia 15 de novembro de 1971, a Intel anunciou o lançamento do seu [004] primeiro processador, o Intel 4004, e o primeiro processador da história. Sendo 🛆 🗆 desenvolvido para o uso em calculadoras, essa CPU operava com o clock SY máximo de 740 KHz e podia calcular até 92 mil instruções por segundo, ou AT SYSPA seja, cada instrução gastava cerca de 11 microssegundos. YSPAT SY [005] T Com o sucesso do 4004, a Intel desenvolveu o processador 8008, em AT SYSPAT 1972. Esse era uma CPU de 8 bits, com barramento externo de 14 bits e capaz de endereçar 16 KB de memória. Seu clock trabalhava na frequência máxima SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT 雪乳のMSYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT Esse modelo foi substituído, em 1974, pelo Intel 8080, que apesar de ainda ser um processador de 8 bits, podía executar, com algumas limitações, AT SYSPAT operações de 16 bits. O 8080 foi desenvolvido, originalmente, para controlar mísseis guiados. Tinha clock limite de 2 MHz, um valor muito alto para a época. era capaz de realizar centenas de milhares de operações por segundo e de Pendereçar atè 64 KB de memoria SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SPAT SYSPAT SYSP**descricad/gera**l/SPAT SYSPAT SYSPAT [007] As operações são tratadas em diferentes componentes, conforme sua natureza. Na ULA (Unidade Lógica Aritmética) são processados cálculos como Yadição, subtração, multiplicação e divisão, assim como operações booleanas AT SYSPA (testes lógicos). Já a UC (Unidade de Controle) é responsável por lidar com as demais, além de controlar o funcionamento da unidade central de AT SYSPAT YSPAT processamento como um todo. Além destes dois, a CPU ainda conta com os Registradores, uma [800] memória de baixa capacidade e super velocidade. Ela guarda as instruções, ou ∆⊤ valores em registros, que serão usadas no processamento de cada comando. YSPAT SY [0.09] T. A velocidade com que as informações são transmitidas é dado o nome AT SYSPAT de "clock". Essa taxa é medida em Hertz (Hz) e sempre vem expressa no YSPAT SY modelo do processador. Cada 1 Hz equivale la uma instrução por segundo. YSPAT SYSPAT SPAT SYSPAT SMODALIDADES PREFERIDAS [010] A arquitetura do computador é composta pelos seguintes itens: Program counter (PC): é um registrador da Unidade Central de Processamento que indica qual é a posição atual na sequência de execução de д um processo. Dependendo dos detalhes da arquitetura, ele armazena o endereço da instrução sendo executada ou o endereço da próxima instrução. 🖯 🖂 contador de programa é automaticamente incrementado para cada ciclo de /instruçãoSY de A⊤formaS P que SYas P∆ instruções A⊤são/S normalmente A⊤ SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

YSPAT SPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT executadas sequencialmente a partir da memória, sendo que o contador de 🗡 programa deve ser colocado a zero no inicio da execução do mesmo. [012] Instruction Register (IR): è a parte da unidade de controle de uma CPU que guarda a instrução atualmente sendo executada ou decodificada. Em processadores símples, cada instrução a ser executada é carregada no registro de instruções, que a mantém enquanto é decodificada, preparada e, finalmente, SYSPAT SYSPAT SYSPAT YSPAT executada, o que pode levar várias etapas. Acumulator (AC): é um registrador especial de dados, onde as instruções de operação aritmética ou lógica de dados são armazenadas. [014] Memory Address Register (MAR): armazena o local da memoria dos 🗇 dados que precisam ser acessados. Ao ler da memória, os dados endereçados SY pelo MAR são alimentados no MDR (registro de dados da memoria) e depois AT SYSPA utilizados pela CPU. [015] Memory Data Register (MDR): è um registrador usado paraAT SYSPAT YSPAT armazenar informações que estão em processo de transferência da memória para o processador central ou vice-versa. SYSPAT SYSPAT SYSPAT SYSPAT [016] Arithmetic Logic Vnit (ULA); é cum circuito eletrônico digital combinacional que executa operações aritméticas e bit a bit em números Y BINTÁCTIOS INTERIORAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

SYSPAT SYSPAT

SYSPAT

YSPAT SYSPAT SYSPAREIVINDICAÇÕESYSPAT YSPAT SYSPATCPU éS a AsiglaS para Acentral ProcessSUnit, Pout Unidade Acentral SeeAT SYSPAT Processamento que é o principal item de hardware do computador, que também é conhecido como processador; a mesmo é caracterizada por calcular e realizar tarefas determinadas pelo usuário e é considerada o cérebro do PC. SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT

DESENHOS NICIO Buscara próxima instrução Ciclo busca Incrementar o'Cl Cálculo de endereço da instrução Decodificação Cicle\ A Cálculo Buscar de Sim do endereço e armazenar Tem operando? execução operando do operando Executar a operação Fluxograma de funcionamento de uma CPU

SYSPAT SYSPAT SYSPAT SYSPAT COUNIDADE CENTRAL DE PROCESSAMENTO SPAT SYSPAT SYSPAT SRESUMO SYSPAT A CPU é responsável pela execução de instruções dentro de um sistema. Ou seja: ela executa os comandos gerados pelos e para os softwares e é divida em várias partes, sendo as duas principais a Unidade Lógico-Arimética (ULA), AT utilizada para fazer cálculos e operações lógicas, e os registradores, que são S y memórias de acesso rápido∆para armazenar os resultados das operações. AT Com as informações vindas do mouse e do teclado, o processador interpreta esses dados de entrada e executa os comandos nos softwares. Dessa forma, a CPU é essencial ao funcionamento de um computador e por isso é considerada. o seu "cérebro". SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT YSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT SYSPAT

SYSPAT