

Kyle Stevens
S171115
Betriebssysteme
Übung 2

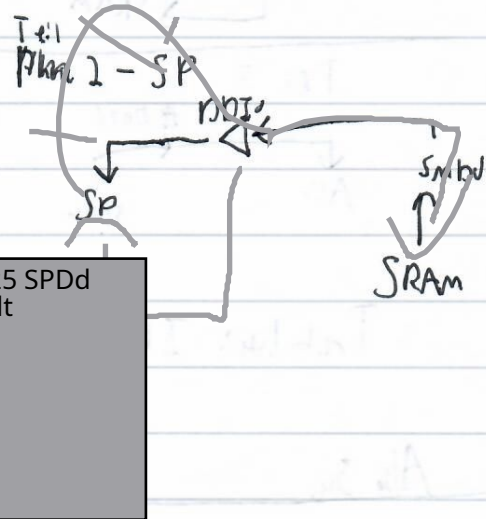
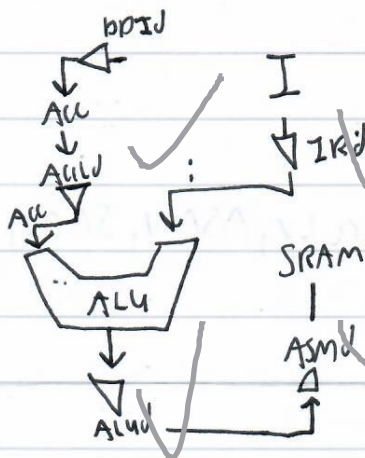
Aber mit dieser Abgabe hättest du auch bereits bestanden. Das würde bereits als bearbeitet zählen.

Alexander Konrad hat gemeint, ich soll die Abgabe von Marius werten, da ihr am Freitag quasi schon ein Team wart.

Aufg 1 a STOREIN Acc SP i
 $MC \langle Acc \rangle + \langle i \rangle := SP$

-0.5 und in einer Phase und andere Richtung

Execute-Phase ^{Teil 1} 1 - Acc

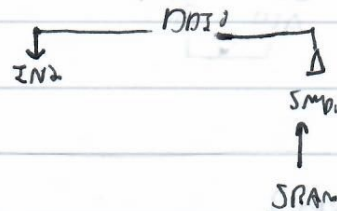
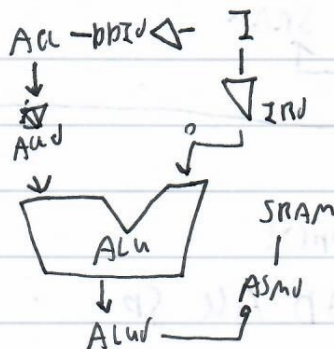


Trichterliste: DDID, ~~Acc~~, IRJ, ~~Acc~~, ALUAD, ASMJ, SMDJ

b MOVE IN2 Acc

$Acc := IN2$

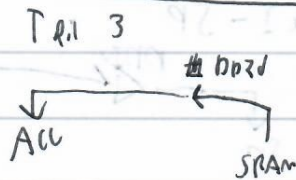
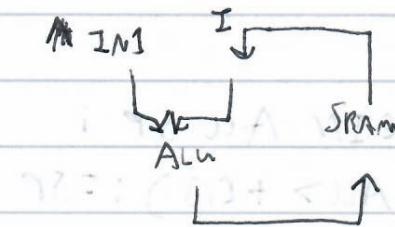
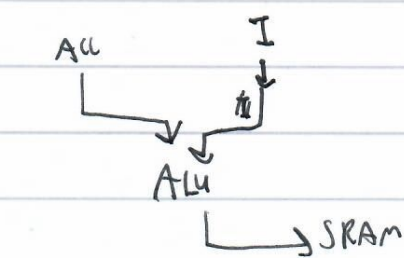
Teil 1



Trichterliste: DDID, ~~Acc~~, ~~ASMJ~~, ~~IRJ~~, SMDJ

In2Dd

c Add Acc IN1, [ACC] := [Acc] + [IN1]



Registerliste: ~~IR~~, ALUAD, Acc, ASM, SMD, DMD, IN1

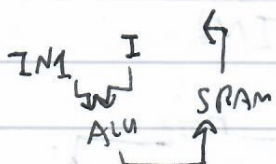
-0.25 IRD braucht es nicht

Also 3u.

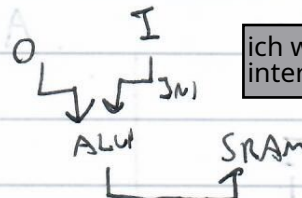
d Etwas wie Add IN1 01

-0.25 leider nicht >_<

Also Teil 1



Teil 2



ich weiß das nicht so recht zu interpretieren, sry

ich kann da nicht so klar erkennen, wo da der Denkfehler

Aufgabe 2

-0.5 die Befehle LOAD und STORE mit 2 Registern gibt es nicht

Dreh():

Dreh():

STORE Acc SP

LOAD Acc SP

-1 auf dem Stack muss Speicher allokiert und freigegeben werden

-1 es braucht LOADIN und STOREIN, um relativ zu Adresse in einem der

Register zuzugreifen

den Rest nicht getun...

jo passt, das zählt bereits als bearbeitet n_n