

4.5/8 scheint mir ziemlich häufig gut geraten und zufällig die richtigen Treiber ausgewählt, aber ich bewerte nur nach den Bewertungskriterien Λ/Λ

Kyle Stevens
S171115
Betriebssysteme
Übung 2

Aber mit dieser Abgabe hättest du auch bereits bestanden. Das würde bereits als bearbeitet zählen.

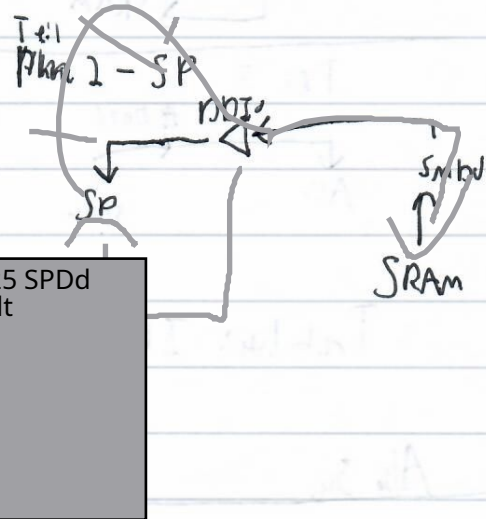
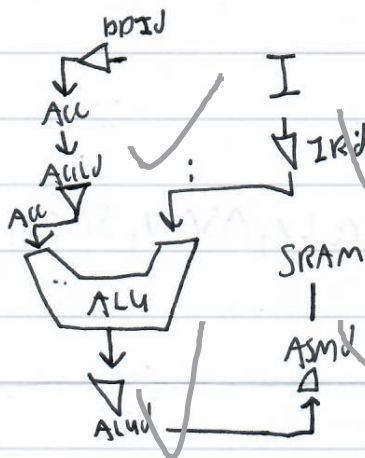
Alexander Konrad hat gemeint, ich soll die Abgabe von Marius werten, da ihr am Freitag quasi schon ein Team wart.

5.5/20
Schön, dass du am Ball geblieben bist $\wedge_ \wedge$

Aufg 1 a STOREIN Acc SP i
 $MC \langle Acc \rangle + \langle i \rangle := SP$

-0.5 und in einer Phase und andere Richtung

Execute-Phase Teil 1 - Acc



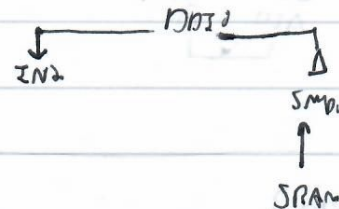
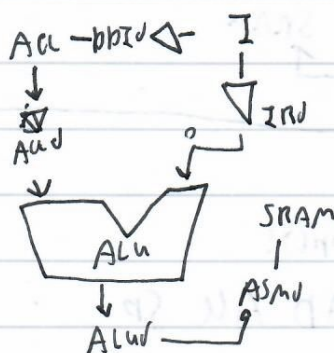
-0.25 SPDD fehlt

Treiberliste: DDID, ~~AccD~~, IRD, ~~AccUD~~, ALUD, ASD, SMD

b MOVE IN2 Acc

$Acc := IN2$

Teil 1



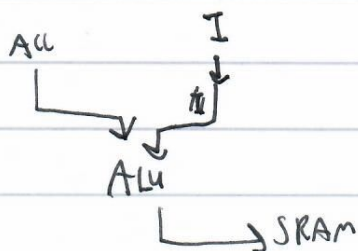
Treiberliste: DDID, ~~AccD~~, ~~ASM~~, ~~IRD~~, SMD

In2Dd

-1 falsche Pfade

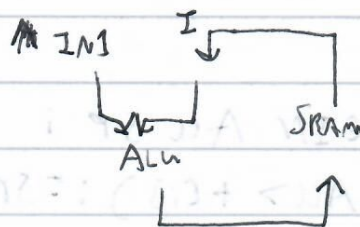
c Add Acc IN1

Teil 1

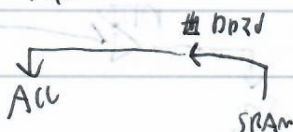


[ACC] := [ACC] + [IN1]

Teil 2



Teil 3



Trichterliste: ~~IR~~, ~~ALU~~, ~~ACC~~, ~~SRAM~~, ~~DOZ~~, ~~IN1~~

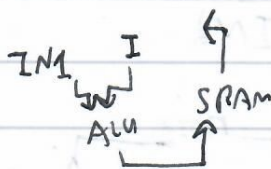
-0.25 IRD braucht es nicht
-0.5 falsche Treiber

Also 3u.

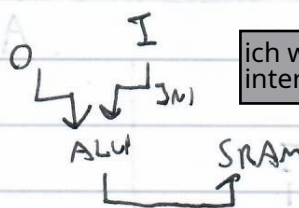
d Etwas wie Add IN1 01

-1 leider nicht >_<

Teil 1



Teil 2



ich weiß das nicht so recht zu interpretieren, sry

ich kann da nicht so klar erkennen, wo da der Denkfehler

Aufgabe 2

-0.5 die Befehle LOAD und STORE mit 2 Registern gibt es nicht

1/6

Dreh():

Pop():

STORE ACC SP

LOAD ACC SP

-2 keine Aufgabe 2b)

-2 auf dem Stack muss Speicher allokiert und freigegeben werden

-1 es braucht LOADIN und STOREIN, um relativ zu Adresse in einem der

Register zuzugreifen

den Rest nicht geten...

0/6

-6 keine Aufgabe 3

jo passt, das zählt bereits als bearbeitet n_n