Benke Hargitai 5370932 Lukas Seyfried 5343019 1 2 3 Σ

Finde es toll, dass ihr irn Tutorat so gut mitarbeitet n_n

Aufgabenblatt 02 Abgabe: 04.11.2022

8/8

Aufgabe 1

STOREIN ACC SP i:

uh und schön, dass ihr das auch noch so schön formatiert, unterschiedliche Schrifftarten

ACCLd, IRd, ALUAd, ASMd, SPDd

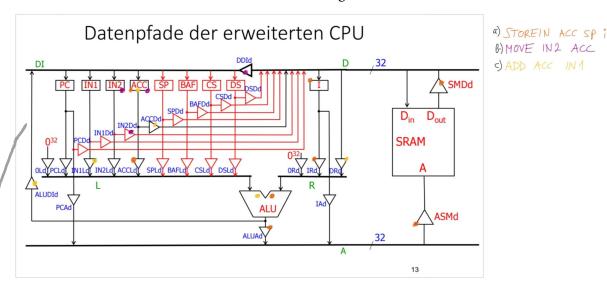
Der Befehl speichert den Inhalt des SP-Registers an die Adresse ACC+i im Hauptspeicher. Wir benötigen also die Treiber um den Inhalt von ACC und I auf die ALU anzulegen, (ACCLd, IRd), die Treiber um die so berechnete Speicheradresse an den SRAM anzulegen (ALUAd, ASMd), sowie den Treiber um den Stackpointer mit dem Datenbus zu verbinden (SPDd).

MOVE IN2 ACC: IN2Dd, DDId

Der Befehl kopiert den Inhalt des IN2-Registers in den Akkumulator. Mit der ReTi-Erweiterung werden hierfür nurnoch 2 Treiber benötigt: IN2Dd um den zu kopierenden Wert auf den Datenbus zu liefern, sowie DDId um ihn von dort in den Akkumulator zu kopieren.

ADD ACC IN1:
ACCDd, DRd, IN1Ld, ALUDId

Der Befehl addiert die Werte aus ACC und IN1 und schreibt das Ergebnis wieder in den Akkumulator. Hierzu muss also eines der Register auf den linken Operanden-Bus und das andere über den Datenbus auf den rechten Operanden-Bus gelegt werden. Die Summer wird über den ALUDId-Treiber in den Akkumulator geschrieben.



Der Operand i im Befehl LOADI D i besteht wegen der Befehls-Kodierung nicht aus den vollen 32 Bit. Diese können mit der 0 auf dem linken Operanden-Bus gefüllt werden.

könnte.

nice kurz und knapp damit auseinandergesetzt, ohne rießige Textberge, top! ^_^