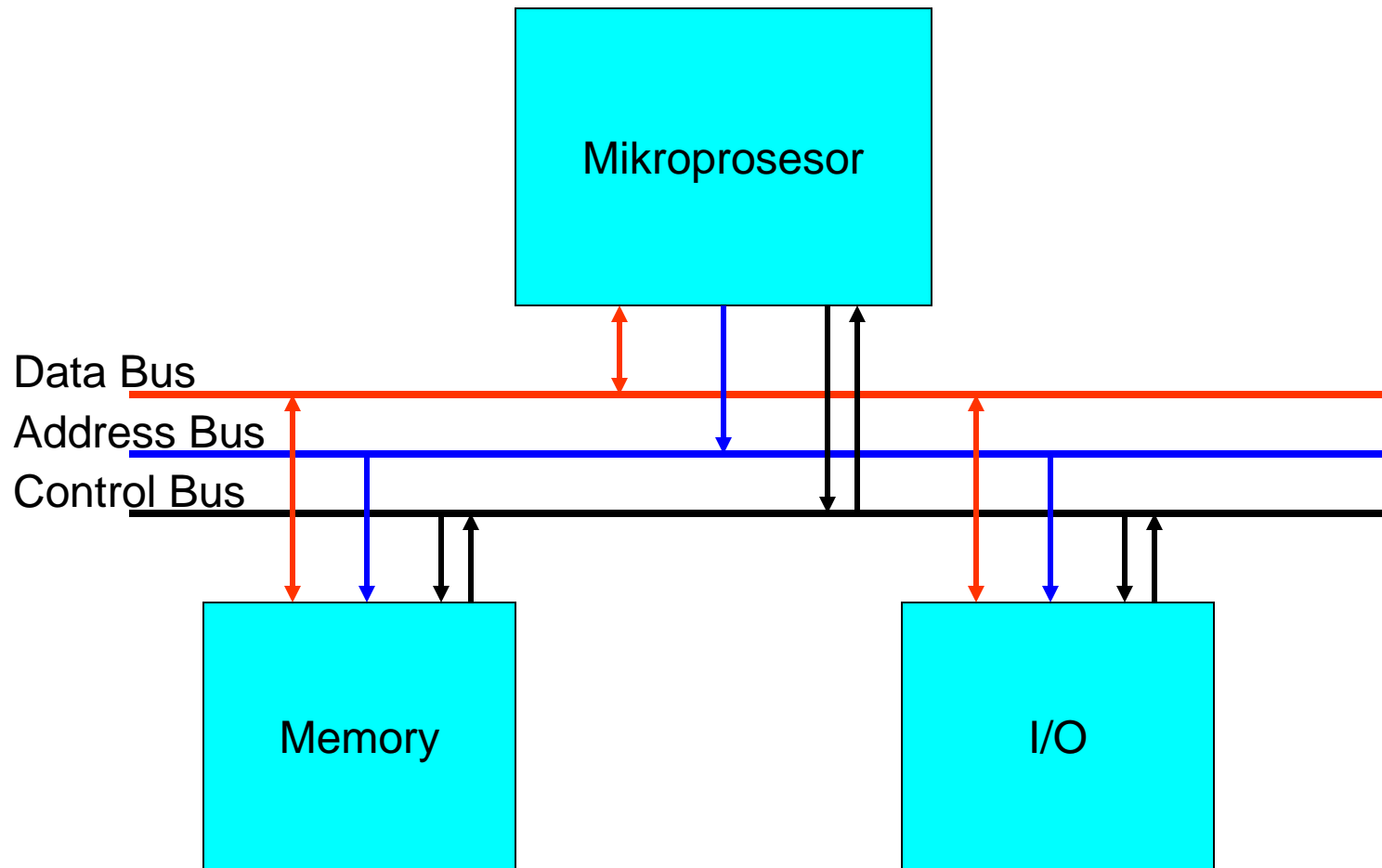
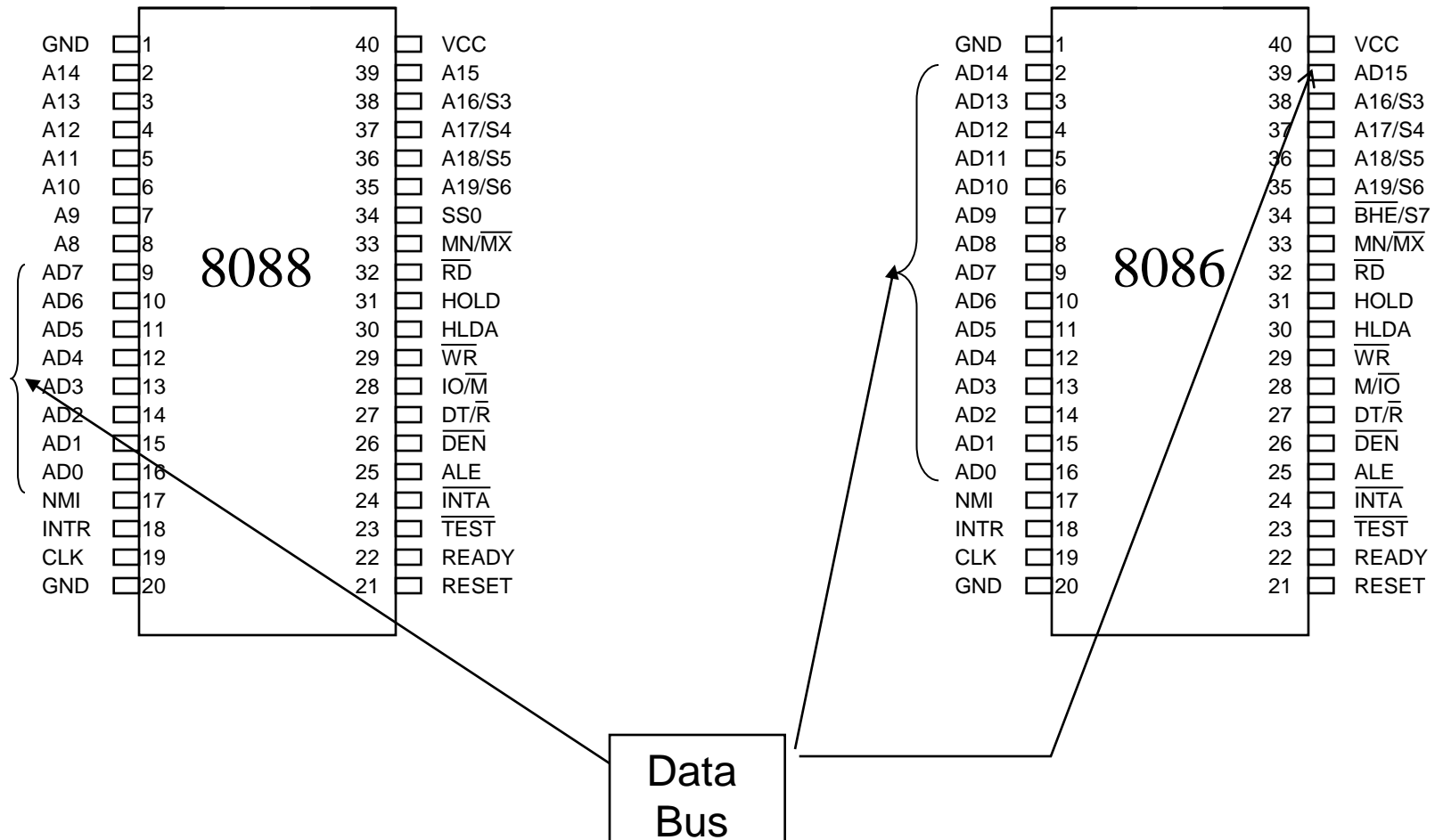




# Dasar Sistem Mikroprosesor



# Data Bus untuk i8088 dan i8086

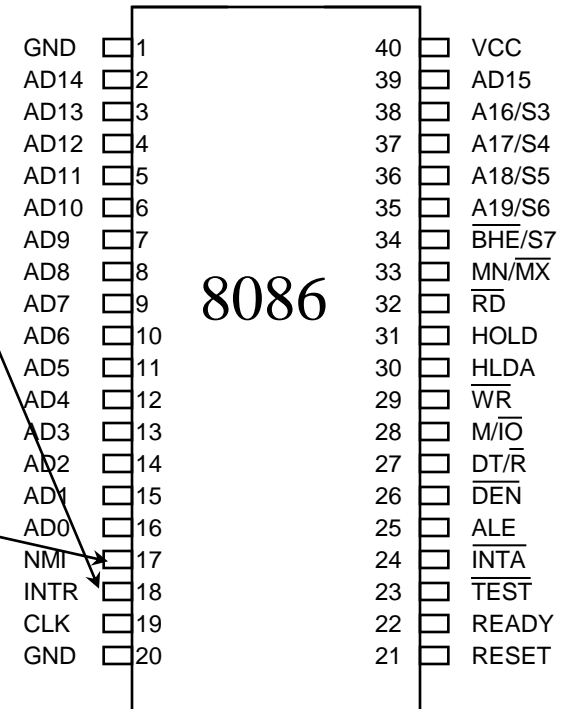


### **INTR: Interrupt Request**

- Aktif pada saat level high
- Masukan
- Di monitor pada cycle clock terakhir setiap instruksi

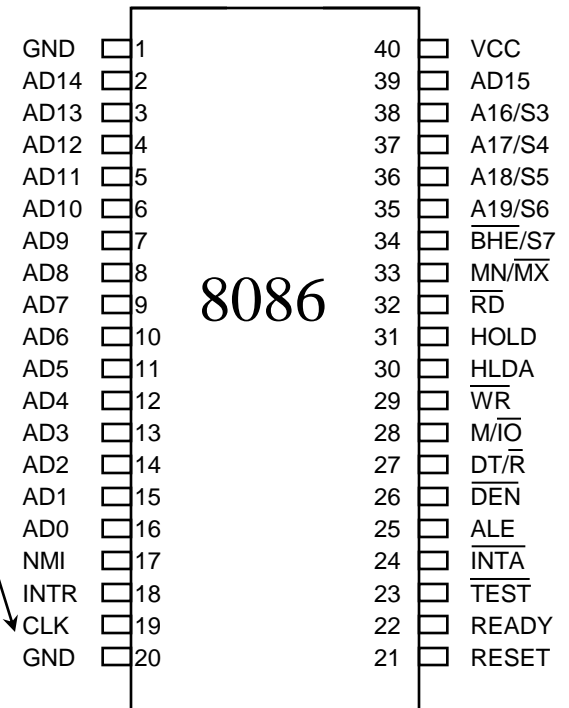
### **NMI: Nonmaskable interrupt**

- Positif Edge triggered signal
- Masukan
- Tidak dapat di-masked (enable/disable) secara s/w

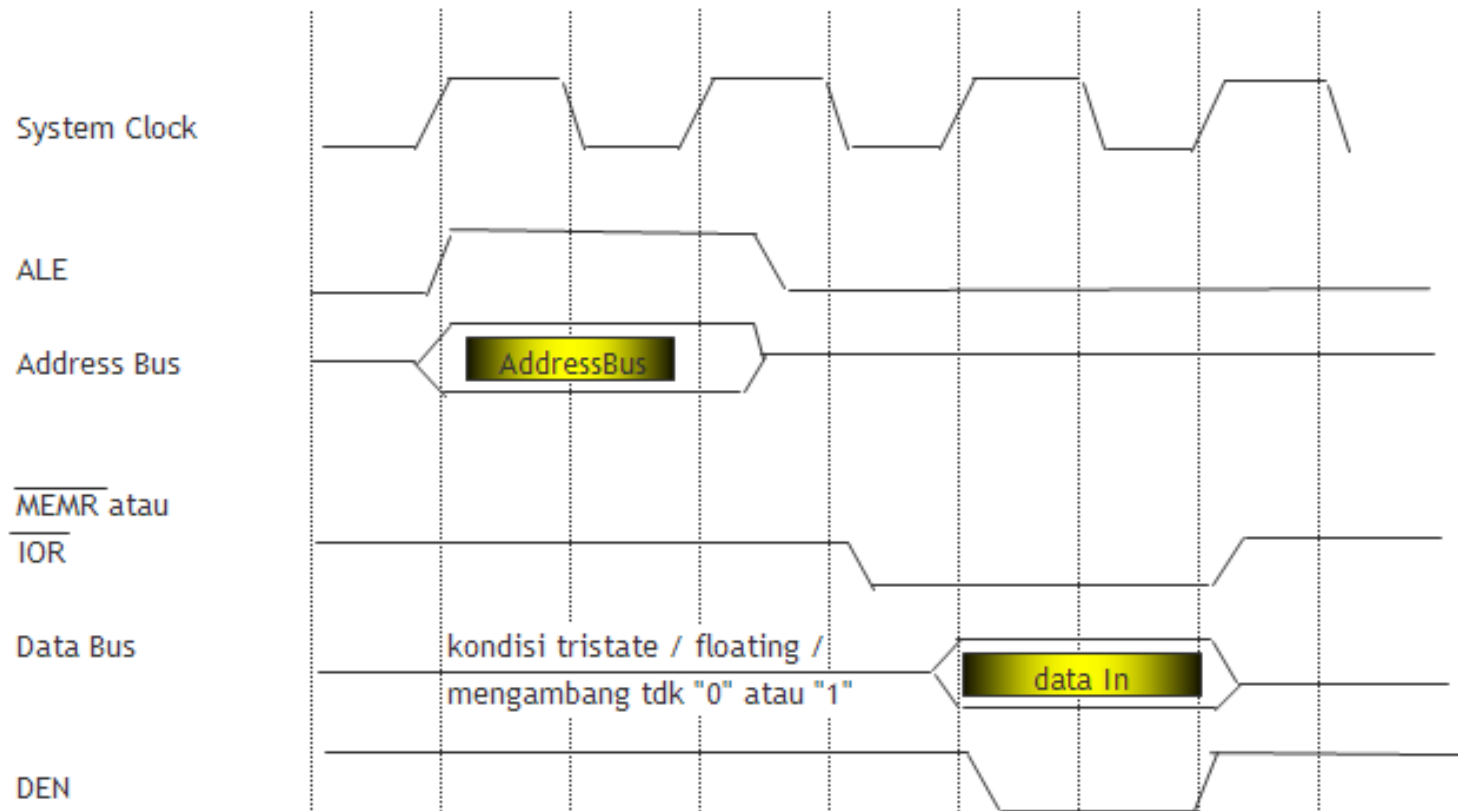


## Clock

- Mikroprosesor membutuhkan clock untuk sinkronisasi semua aktifitasnya
- Maksimum 10 MHz
- Clock generator : i8284



# Timing Diagram Read Cycle



- `mov dx,offset kata1`
- `mov ah,09h`
- `int 21h`      AD0 - AD15 berisi data dari memory yg berisi kata1 - data dlm AD0 - AD15 masuk ke dalam reg DX

# Timing Diagram Write Cycle

