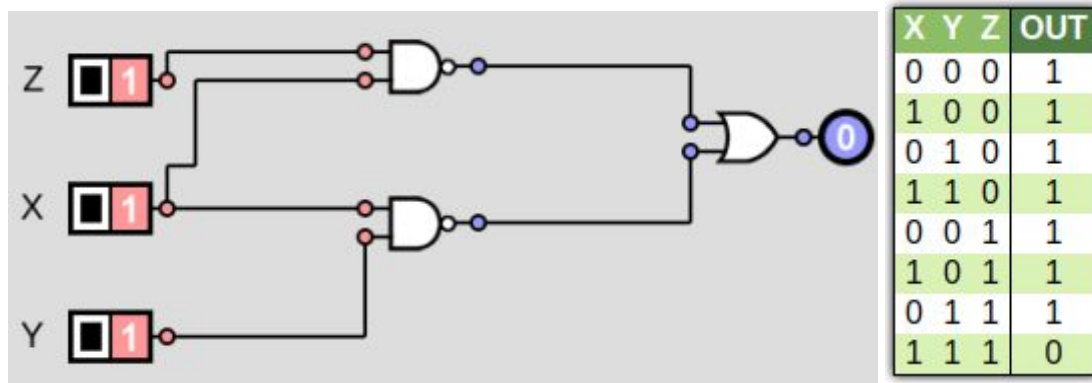


Circuits de lògica binària

Representar el circuit de la següent expressió lògica

Copiar una captura de pantalla del circuit amb la seva taula de veritat.

$\text{NOT}(X \text{ AND } Y) \text{ OR } \text{NOT}(X \text{ AND } Z)$



Prova les lleis de Morgan

Fes un circuit per a cada terme de la igualtat per veure que el resultat és el mateix.

1. NOT (A OR B) = NOT A AND NOT B

En total has de fer 4 captures de pantalla, dues per la primera igualtat, i dues per la segona.

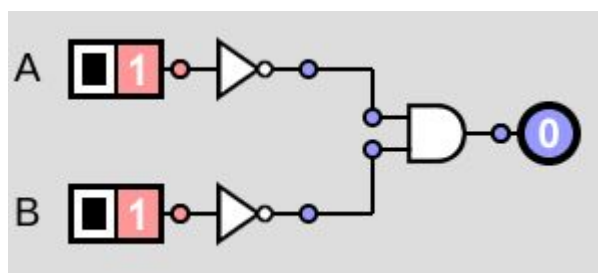


Tabla de Verdad

A	B	OUT
0	0	1
1	0	0
0	1	0
1	1	0

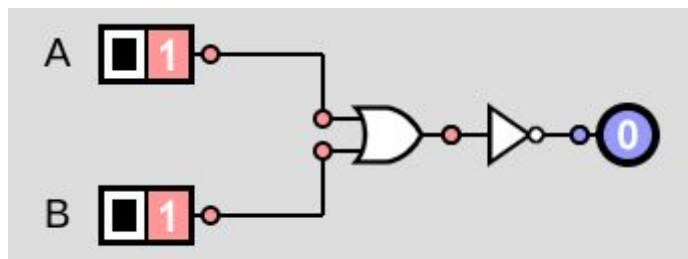


Tabla de Verdad

A	B	OUT
0	0	1
1	0	0
0	1	0
1	1	0

2. NOT (A AND B) = NOT A OR NOT B

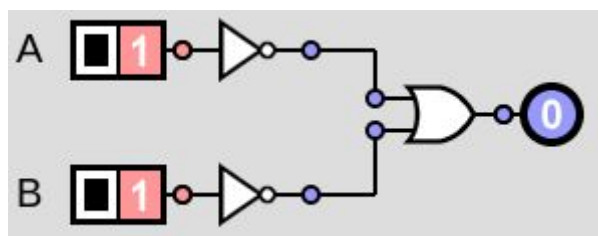


Tabla de Verdad

A	B	OUT
0	0	1
1	0	1
0	1	1
1	1	0

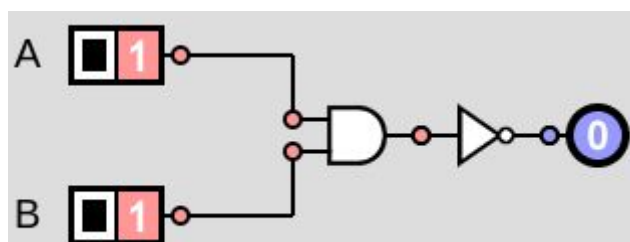


Tabla de Verdad

A	B	OUT
0	0	1
1	0	1
0	1	1
1	1	0