

Development board pin allocation table

RESET button
FPGA_CLK

25
23

Keys	Pin number
KEY1	88
KEY2	89
KEY3	90
KEY4	91

Buzzer	Pin number
beep	110

Dial switch	Pin number
ckey1	88
ckey2	89
ckey3	90
ckey4	91

LED	Pin number
led1	87
led2	86
led3	85
led4	84

UART	Pin number
UART_TXD	114
UART_RXD	115

IIC	Pin number
SCL	112
SDA	113
I2C_SCL	99
I2C_SDA	98

PS2	
PS_CLOCK	119
PS_DATA	120

IR	
IR	100

VGA	Pin number
VGA_HSYNC	101

VGA_VSYNC	103
VGA_B	104
VGA_G	105
VGA_R	106

LCD 1602 12864

Pin number

LCD1 RS	141
LCD2 RW	138
LCD3 E	143
LCD4 D0	142
LCD5 D1	1
LCD6 D2	144
LCD7 D3	3
LCD8 D4	2
LCD9 D5	10
LCD10 D6	7
LCD11 D7	11

Digital tube	Pin number
DIG1	133
DIG2	135
DIG3	136
DIG4	137
SEG0	128
SEG1	121
SEG2	125
SEG3	129
SEG4	132
SEG5	126
SEG6	124
SEG7	127

SDRAM	Pin number
S DQ0	28
S DQ1	30
S DQ2	31
S DQ3	32
S DQ4	33
S DQ5	34
S DQ6	38
S DQ7	39
S DQ8	54
S DQ9	53
S DQ10	52
S DQ11	51
S DQ12	50
S DQ13	49
S DQ14	46
S DQ15	44
S A0	76
S A1	77
S A2	80
S A3	83
S A4	68
S A5	67
S A6	66
S A7	65
S A8	64
S A9	60
S A10	75
S A11	59

SD BS0	73
SD BS1	74
SD LDQM	42
SD UDQM	55

SD CKE	58
SD CLK	43
SD CS	72
SD RAS	71
SD CAS	70
SD WE	69