


Universidad ICESI		
FACULTAD DE INGENIERÍA		
PERIODO ACADEMICO: 2024-1		
LOGICA DIGITAL		
Docente: Ing. Juan Palacios M.Sc	Taller 1.	

De acuerdo a la ecuación correspondiente realice:

- Tabla de verdad.
- Circuito mediante Thinkercad. (Se evalúa la presentación del circuito).
- Comprobación de la tabla de verdad mediante el circuito.

Alumno	Ecuación
Arias	$S = (\bar{A}B) + (A\bar{C})$
Dulce	$S = (A\bar{C}) + (\bar{B}C)$
Garzón	$S = (\bar{A} + B) * (A + \bar{C})$
Robledo	$S = (A + \bar{C}) * (\bar{B} + C)$
Guarín	$S = (\bar{B}C) + (ABC)$
Melo	$S = (\bar{B} + C) * (A + B + C)$
Pacheco	$S = (\bar{A}\bar{B}) + (BC)$
Pérez	$S = (\bar{A} + \bar{B}) * (B + \bar{C})$
Quitiaquez	$S = (BC\bar{A}) + (\bar{B}C)$

2. De acuerdo a la tabla de verdad determine:

- Ecuación.
- Circuito (Dibujar en el cuaderno).
- Opcional: Montar el circuito en Thinkercad, tendrá mayor nota quien decida realizarlo.

A	B	C	D	Salida
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	1
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0