

























Errata – McLab3 (31/10/12)

No novo modelo da placa McLab3, rev 02 jul2011, com a presença do jumper JP4 (próximo aos relés), existe um problema referente a serigrafia da chave dipswitch de configuração dos pinos RA2, RA3, RA4 e RA5, próximo ao POT3.

Onde se vê a seguinte serigrafia:

RA2	RA3	RA4	RA5
  	  	  	  
DS-U CS TOUCH	DS-DZ CS ETH	DS-CEN CS RTC	DS-MI CS EEPROM

O correto é:

RA2	RA3	RA4	RA5
  	  	  	  
DS-U CS TOUCH	DS-DZ CS ETH	DS-CEN CS RTC	DS-MI CS EEPROM

O problema é somente na serigrafia, não afetando todas as funcionalidades da placa.