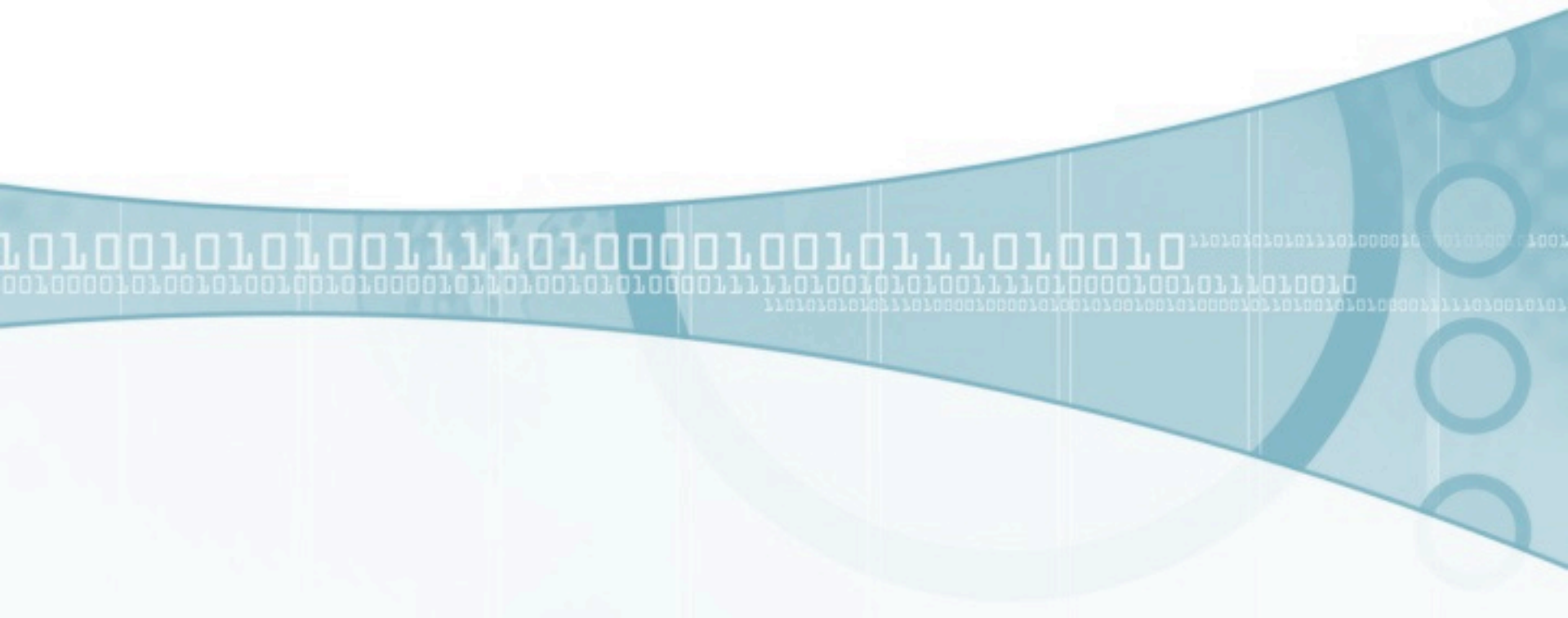
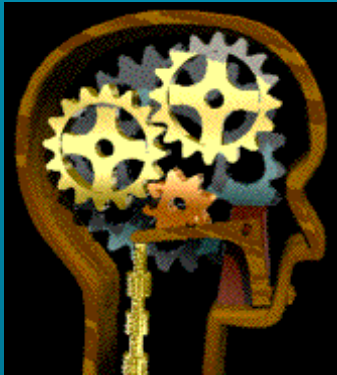


Fonctionnement d'un processeur



processeur



mémoire



demande un ordre



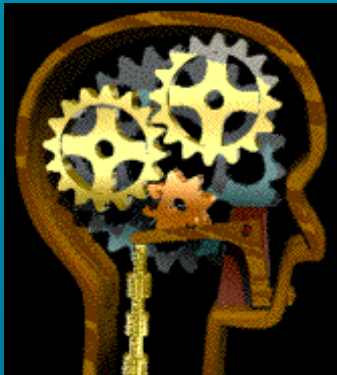
reçoit l'ordre



exécute l'ordre



processeur



mémoire



adresse

0
1
2



demande
@ instruction
une instruction



code instruction
une instruction



décode l'instruction
et l'exécute

$2^{32}-1$

processeur



@ instruction

code instruction

mémoire

programme

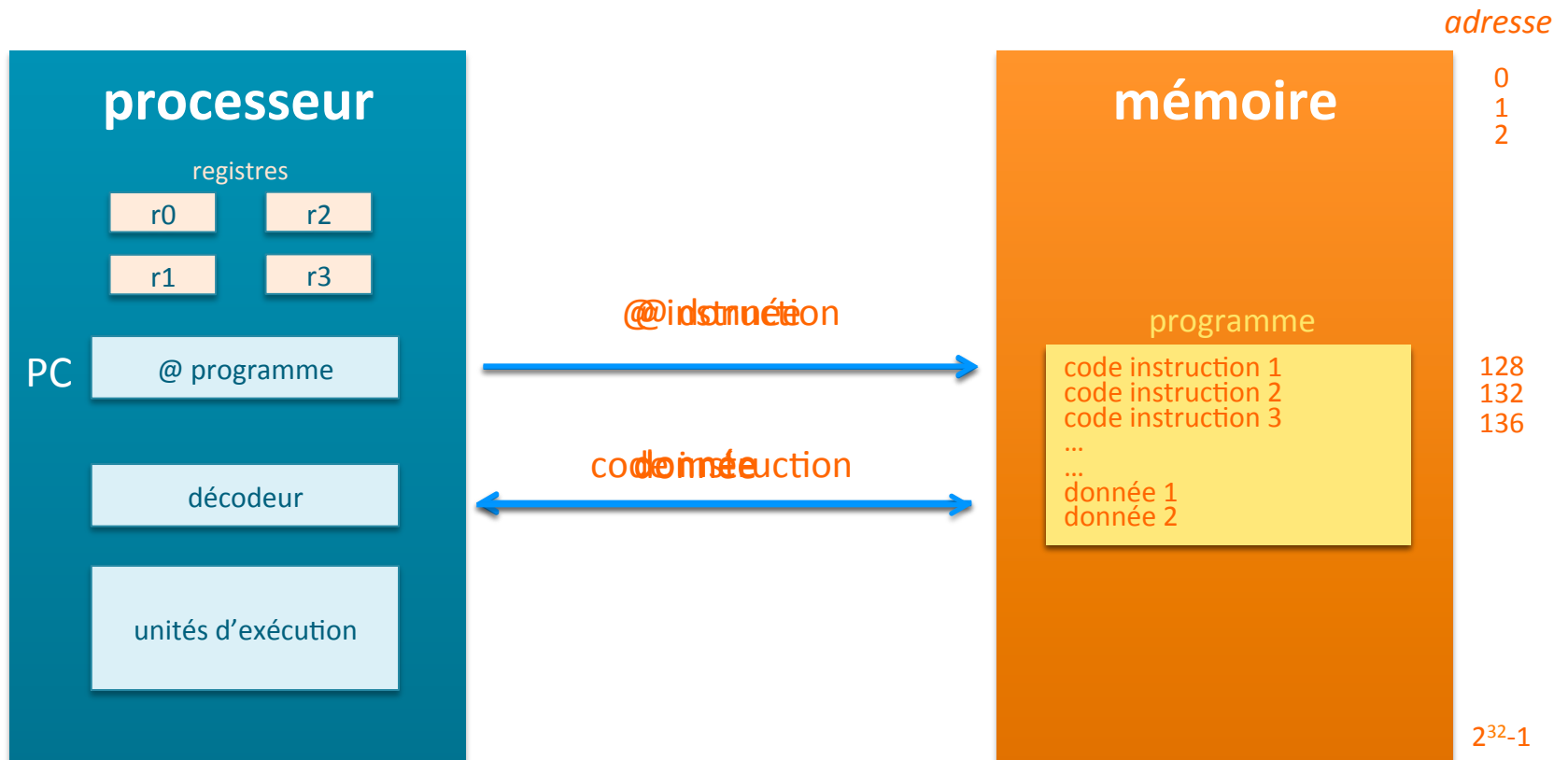
code instruction 1
code instruction 2
code instruction 3
...

adresse

0
1
2

128
132
136

$2^{32}-1$



PC = Program Counter

A suivre ...

- **Représentation d'un programme en mémoire**
 - langage d'assemblage
 - processus de traduction
- **Exécution d'un programme**