Assembleur Groupe G (minias)

Pierre-Alexandre Bazin, Mathis Bouverot & Arthur Rousseau

1 Registres

Il y a 7 registres minias nommés rax, rbx, rcx, rdx, rex, rfx, rhx.

Ces registres sont sur 16 bits.

Le registre ISA rz n'est pas accessible au programmeur.

Pour accéder à l'adresse x de la ram, en supposant x dans un registre, il faut écrire le nom du registre entre parenthèses.

Exemple: mov (%rax) %rbx

2 Instructions

Les instructions ne sont pas exactement celles de l'ISA.

Les instructions ISA addi, subi, etc. n'existent pas dans minias (utiliser add, sub, etc. à la place).

Les instructions ISA lw, sw n'existent pas dans minias (utiliser mov à la place).

L'instruction minias mov est traduite en différentes instructions ISA (lw, sw, addi, etc.) en fonction des arguments.

Syntaxe des instructions :

```
• add, sub, or, nand, xor, nxor, and, nor, sll, srl, sra, seq, slt:
  instr dest source1 source2
     - instr : nom de l'instruction
     - dest : registre
     - source1 : registre
     - source2 : registre ou immediate
  Exemple: add %rax %rbx 42 (fait rax \leftarrow rbx + 42).
• beg, bne, ble, blt, bge, bgt:
  instr arg1 arg2 label
     - instr : nom de l'instruction
     - arg1 : registre
     - arg2 : registre
     - label : chaine de caractères
  Exemple: beq %rax %rbx .L0
• mov :
  mov dest source
     - dest : registre ou mémoire
     - source : registre, mémoire ou immediate
```

3 Labels

Un label est une chaine de caractères comprenant des chiffres, des underscores, des points et au moins une lettre (minuscule ou majuscule).

Un label peut apparaitre avant une instruction suivi de deux points.

Exemple:

.L1:

beq %rax %rbx .L1