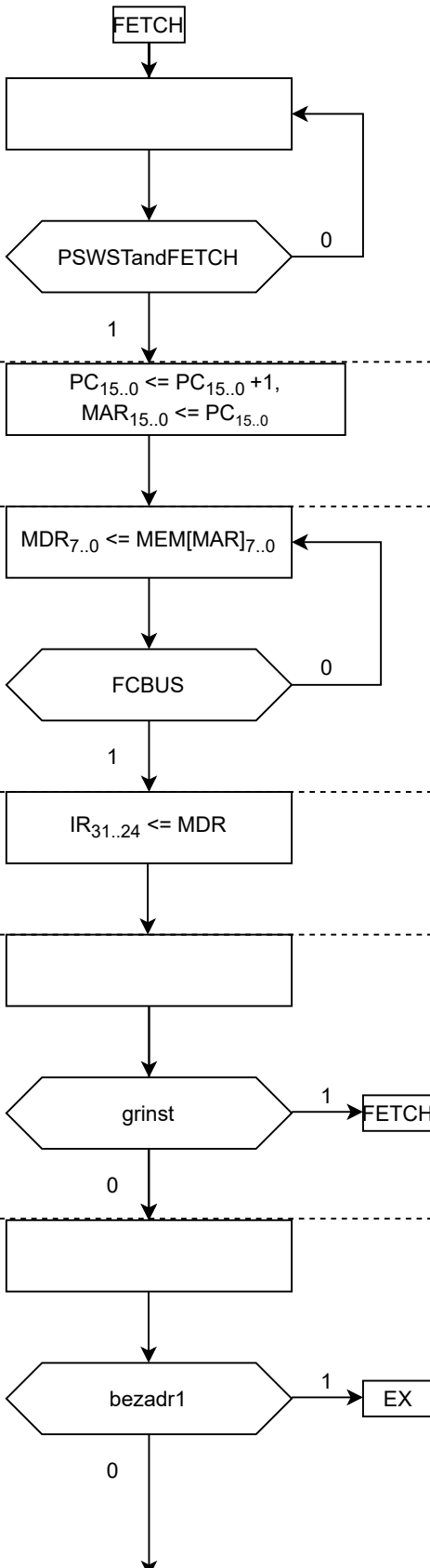
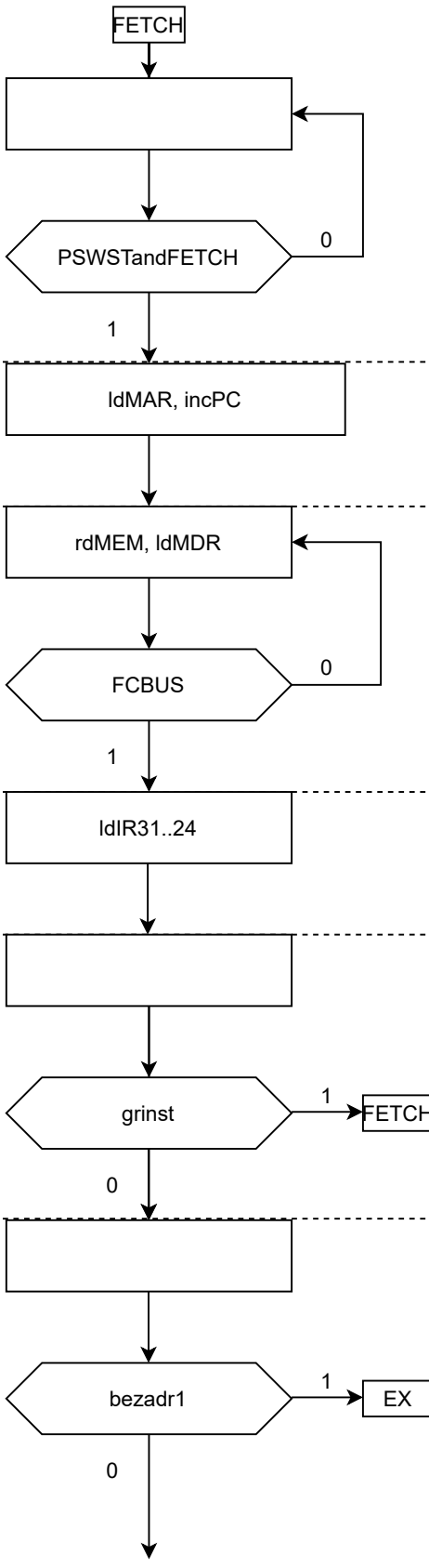


Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		<p>step00 br(if notPSWSTandFETCH then step00)</p> <p>step01 IdMAR, incPC</p> <p>step02 rdMEM, IdMDR, br(if notFCBUS then step02)</p> <p>step03 IdIR31..24</p> <p>step04 br(if grinst then step00)</p> <p>step05 br(if bezadr1 then step14)</p>

Универзитет у Београду
Електротехнички факултет



Име и презиме

Арсеније Симоновић

Индекс

2019/0471

Потпис

Пројекат

Задатак 76

Назив

Основи рачунарске технике 2

Датум

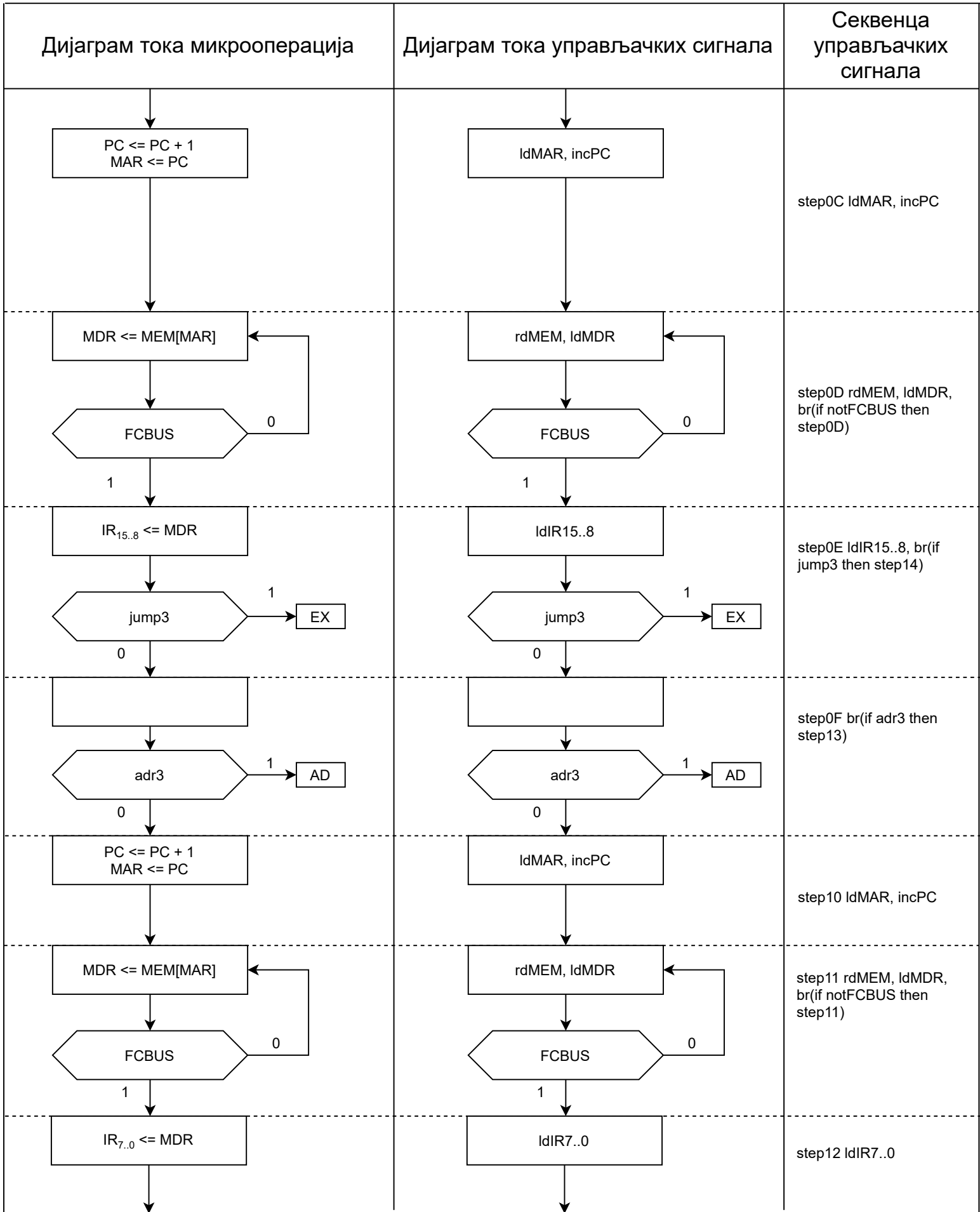
Страна

1/4

Дијаграм тока микрооперација	Дијаграм тока управљачких сигнала	Секвенца управљачких сигнала
		step06 ldMAR, incPC
		step07 rdMEM, ldMDR, br(if notFCBUS then step07)
		step08 ldIR23..16
		step09 br(if gradr then step00)
		step0A br(if jump2 then step14)
		step0B br(if adr2 then step13)

Универзитет у Београду
Електротехнички факултет

	Име и презиме	Индекс	Потпис	Пројекат
	Арсеније Симоновић	2019/0471		Задатак 76
Назив	Основи рачунарске технике 2			Страна 2/4



Универзитет у Београду
Електротехнички факултет



Име и презиме

Арсеније Симоновић

Индекс

2019/0471

Потпис

Пројекат

Задатак 76

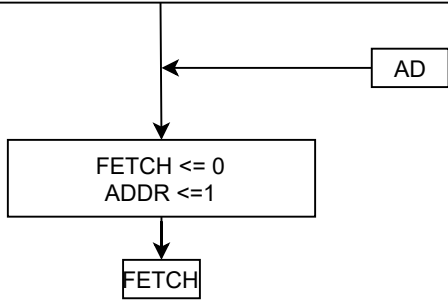
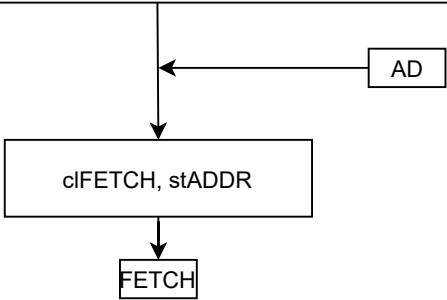
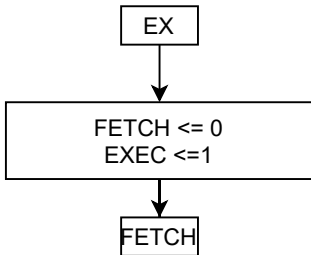
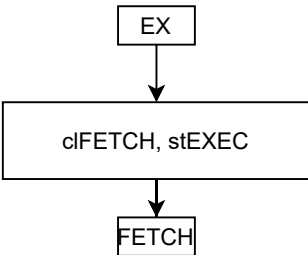

Назив

Основи рачунарске технике 2

Датум

Страна

3/4

Дијаграм тока микрооперација		Дијаграм тока управљачких сигнала		Секвенца управљачких сигнала
				step13 clFETCH, stADDR, br step00
				step14 clFETCH, stEXEC, br step00
Универзитет у Београду Електротехнички факултет				
	Име и презиме	Индкес	Потпис	Пројекат
	Арсеније Симоновић	2019/0471		Задатак 76
Назив	Основи рачунарске технике 2		Датум	Страна 4/4