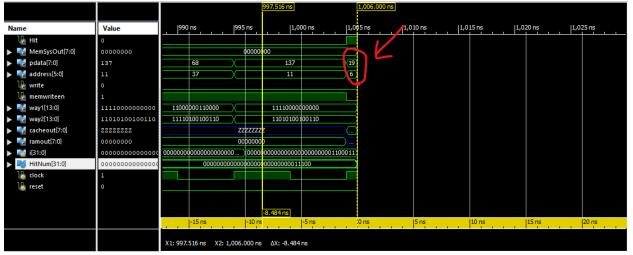
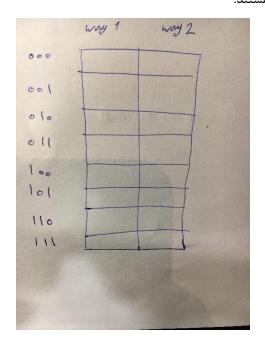
پروژه فاز ۴ به نام خدا

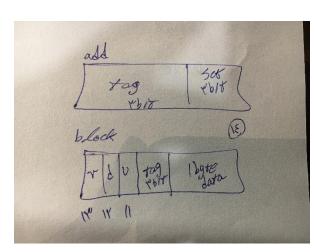
ارسلان فیروزی ۹۷۱۰۲۲۲۵

۱. تعداد hit های کش پیاده سازی شده برابر ۲۸ است. البته یک آدرس اضافی(خانه ی حافظه ۶) در پایان تست بنچ دیده میشه که باعث میشه تعداد hit است.
عکس زیر همان hit اشتباه آخر را نشان میدهد.



۲. ساختار cache پیاده سازی شده دارای way و way و b است. و در هر خط ۱ بایت داده ذخیره می کند.
برای LRU یک بیت U به عنوان used در نظر گرفتم که اگر یک باشد یعنی اخیرا استفاده شده است.
برای write-back به دلیل اینکه در صورتیکه قرار باشد یک بلوک جایگزین شود، اطلاعات آن در RAM ذخیره میشود، برای آن یک بیت D به عنوان dirty-bit در نظر گرفتم.
عکس زیر ساختار کش و فیلد های آدرس و بلوک های کش هستند.





fully set بنظر میرسد با افزایش تعداد way های cache به بازدهی بهتری برسیم. که بهترین حالت همان ۳. بنظر میرسد با افزایش تعداد associative

علت هم کمتر evict شدن دیتا های cache هست.