

## به نام خدا

ارسلان فیروزی - ۹۷۱۰۲۲۲۵

پیش گزارش آزمایش ۲

۱. با توجه به جدول زیر ریست بیشترین اولویت را دارد. مقدار ۳- به آن نسبت داده شده.

**Table 61. Vector table for connectivity line devices**

Position	Priority	Type of priority	Acronym	Description	Address
-	-	-	-	Reserved	0x0000_0000
-	-3	fixed	Reset	Reset	0x0000_0004
-	-2	fixed	NMI	Non maskable interrupt. The RCC Clock Security System (CSS) is linked to the NMI vector.	0x0000_0008
-	-1	fixed	HardFault	All class of fault	0x0000_000C
-	0	settable	MemManage	Memory management	0x0000_0010
-	1	settable	BusFault	Pre-fetch fault, memory access fault	0x0000_0014
-	2	settable	UsageFault	Undefined instruction or illegal state	0x0000_0018
-	-	-	-	Reserved	0x0000_001C - 0x0000_002B
-	3	settable	SVCall	System service call via SWI instruction	0x0000_002C
-	4	settable	Debug Monitor	Debug Monitor	0x0000_0030
-	-	-	-	Reserved	0x0000_0034
-	5	settable	PendSV	Pendable request for system service	0x0000_0038
-	6	settable	SysTick	System tick timer	0x0000_003C

۲. اگر وقفه فعال شده باشد، با نوشتن ۱ در بیت متناظر در PR میتوان آن را ریست کرد.

۳. بله میتوان. در این صورت هر دو لبه منفی و مثبت باعث اینترپت می شود.

۴. در دیتا شیت بنظر میرسد از لحاظ سخت افزاری امکانی جهت اینکار وجود ندارد. لذا می توان از یک

سیم با اتصال کوتاه کردن این ۲ پایه به صورت خارجی وقفه های آن ۲ را همزمان کرد.

۵. بعد از Hard-fault به صورت پیشفرض Memory Management با آدرس 0x10 هست.

۶. در میکرو چندین عمل همزمان انجام می شد و اگر ساختاری مثل وقفه وجود نداشته باشد این کار عملاً غیر ممکن می شود. چون میکرو همواره در حال چک کردن یک اتفاق باید منتظر بماند تا در صورت وقوع کاری را انجام دهد در حالیکه اینتراپت باعث می شود در حالیکه میکرو در حال اجرای کاری دیگر هست، در صورت وقوع اتفاقی کد دیگری اجرا می کند.

۷. 0x40