

# Protokoll VHDL

Arseniy Vershinin, Jonathan Kienzle, Amar Saljic

Gruppe 50

08. Juni 2013

02.05.2013, 12:00-17:30 (Amar, Arseniy, Jonathan)

**Zweck: Einrichten bestimmter Online-Dienste für das ERA-Praktikum**

- Einrichtung Dropbox, Google Docs, Git-Repository

15.05.2013, 10:00-16:00 (Amar, Arseniy, Jonathan)

**Zweck: Vertrautmachung mit der Aufgabenstellung, Erstellung des Pflichtenheftes**

- Aufgabe lesen, verstehen, besprechen
- Inhalte und Texte für Pflichtenheft
- Einarbeitung in LaTeX
- Formatierung des Pflichtenheftes

16.05.2013, 08:10-8:45 (Amar, Jonathan).

**Zweck: Tutor-Sprechstunde**

- Klärung offener Fragen mit Tutor

18.05.2013 10:30-11:30 (Amar, Arseniy, Jonathan)

**Zweck: Optimierung Pflichtenheft**

- Korrektur letzter kleiner Fehler im Pflichtenheft
- Formatierung des Protokolls

30.05.2013 17:00-22:00 (Amar, Arseniy, Jonathan)

**Zweck: Inhalte der Spezifikation**

- Aufgabe noch besser verstehen
- Inhalte schreiben

06.06.2013, 10:00-11:00 (Amar, Arseniy, Jonathan)

**Zweck: Tutor-Sprechstunde**

- Klärung offener Fragen mit Tutor

07.06.2013, 13:00-15:00 (Amar, Arseniy, Jonathan)

**Zweck: Verbesserung der Spezifikation**

- Umformulierung gewisser Textpassagen

08.06.2013, 12:30-13:15 (Amar, Arseniy, Jonathan)

**Zweck: Überarbeitung von Texten und Formatierung**

- Anpassungen der Formatierung in LaTeX
- Letzte Überarbeitung von Texten

25.06.2013, 12:30-13:40 (Amar, Arseniy, Jonathan)

**Zweck: Installation der VHDL Tools, Erstellung von Testbench**

26.06.2013, 9:30-13:30 (Amar, Arseniy, Jonathan)

**Zweck: Implementierung des Timing Generators**

28.06.2013, 14:00-15:00 (Amar, Arseniy, Jonathan)

**Zweck: Erstellung von Tests und Readme**