COMPITINO DI TE	EORIA DEI CIRCUITI 16-01-2024 (turno I)		
COGNOME E NOME			
MATRICOLA		POSTO	

DOMANDA

• È richiesto di esporre in modo completo l'argomento relativamente ai punti indicati.

Parallelo RLC in regime sinusoidale.

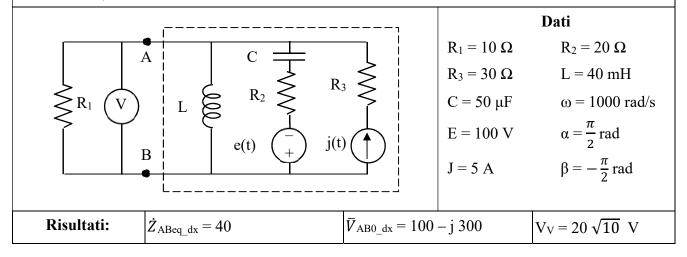
- Disegnare lo schema circuitale e calcolare l'impedenza equivalente parallelo.
- Derivare l'espressione del modulo e dell'argomento dell'impedenza equivalente parallelo.
- Tracciare i grafici del modulo e dell'argomento dell'impedenza equivalente parallelo e discuterli al variare della pulsazione ω.

ESERCIZIO DI REGIME SINUSOIDALE

Testo

La rete mostrata in figura è a regime sinusoidale. Sono noti i parametri R_1 , R_2 , R_3 , L, C e le grandezze impresse dai generatori ideali: $e(t) = \sqrt{2} E sen(\omega t + \alpha)$; $j(t) = \sqrt{2} J sen(\omega t + \beta)$.

- 1) Della rete simbolica associata alla rete a destra della porta AB (racchiusa nel riquadro tratteggiato) determinare:
- il valore dell'impedenza equivalente alla porta AB (\dot{Z}_{ABeq_dx});
- il valore del fasore della tensione a vuoto alla porta AB con segno + della tensione in A ($\bar{V}_{AB0\ dx}$).
- 2) Si consideri la rete mostrata in figura nel suo complesso. Determinare:
- il valore V_V misurato dal voltmetro ideale a valore efficace.



VALUTAZIONE COMPLESSIVA

ES STAZIONARIO	ES SINUSOIDALE	DOMANDA 1	DOMANDA 2	VOTO
(max 8 punti)	(max 7 punti)	(max 8 punti)	(max 8 punti)	COMPLESSIVO