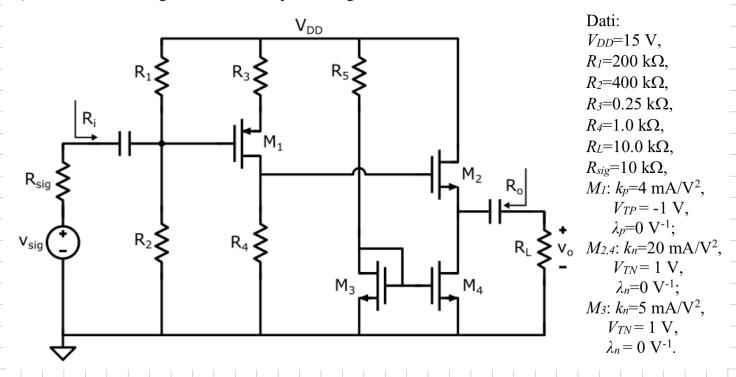
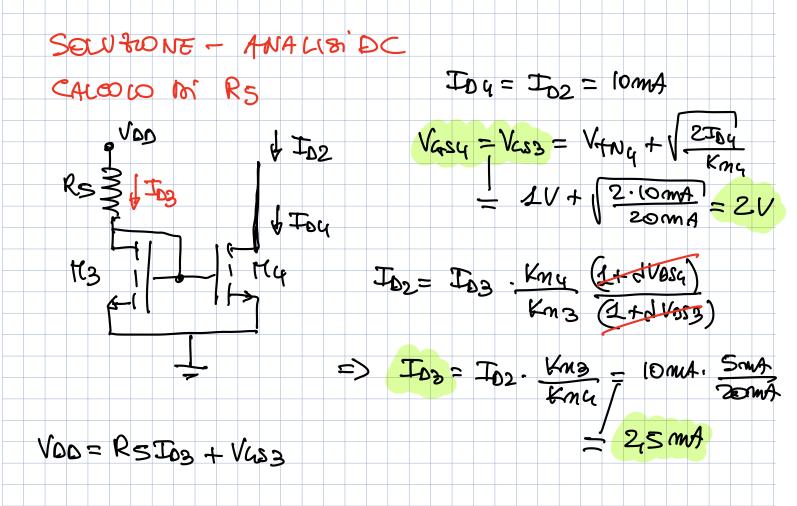
PROBLEMA P1

Dato il circuito riportato nella figura sottostante, determinare:

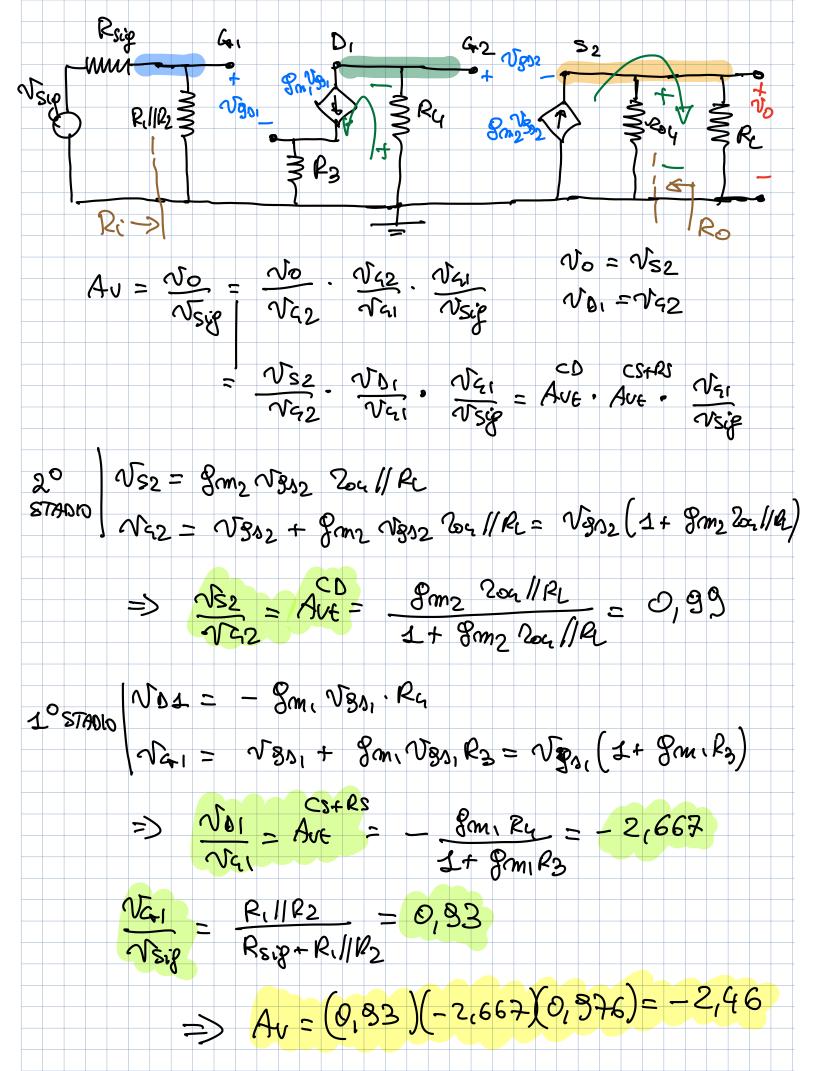
- 1) il valore della resistenza R_5 in modo che la corrente di drain di M_2 valga $I_{D2} = 10$ mA;
- 2) il punto di lavoro dei transistor M_1 , M_2 , M_3 e M_4 ;
- 3) il guadagno di tensione ai piccoli segnali ac $A_v = v_o/v_{sig}$ (per il calcolo del piccolo segnale considerare $\lambda_{n4}=0.01 \text{ V}^{-1}$);
- 4) le resistenze di ingresso e uscita ai piccoli segnali ac R_i e R_o .





$$\begin{array}{c} \Rightarrow \quad R_{5} = \frac{1}{2} \frac{1$$

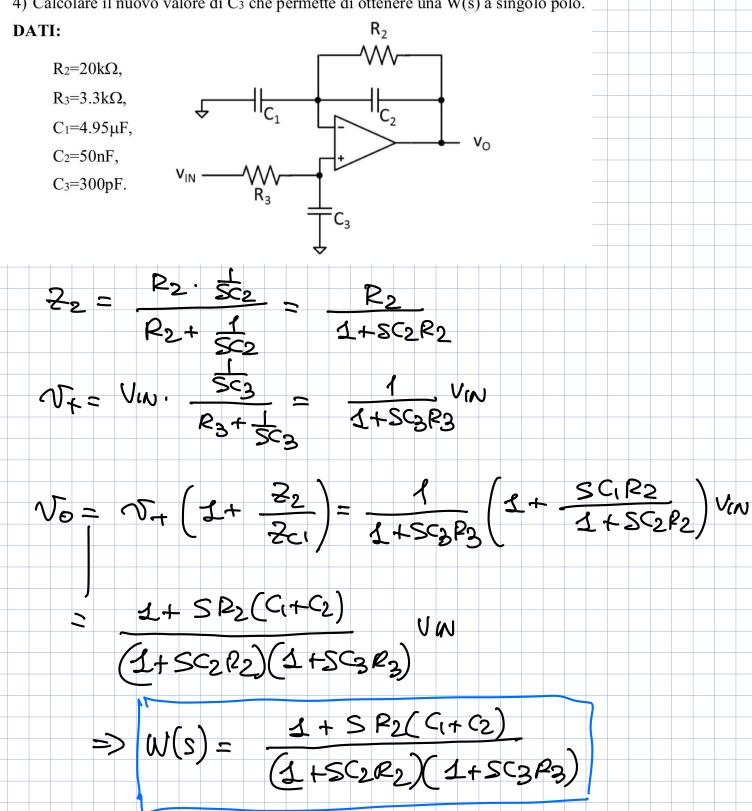
```
=> VD1 = V42 = ID1. R4 = 8V _ OPPURE
    VS1 = VD0 - ID1P3 = 13V (VS1 = VG1 - VGS1 = 13V)
   => VDS1 = VD1 - VS1 = - 5V < VW1 - VTP, = -2V
                                 OK HI SATURAZ.
     VGS2 = VTN + (2TO2 - 1V + 1V = 2V
     Vs, = Va2 - Vas2 = 8V-2V = 6V
    => VBS2 = VBB - VS2 = 15V-6U = SV > VGS2-VTN2
                                    OK M2 SATURAY.
     VDS3 = VGS3 = 2V > VGS3-VM3 = 1V
                                      OK 193 IN SATURA)
     VOSG = VS2 = 6 V > VGSG - UTNG 1V
                                    OK My W SAT.
  M, (Io = 8 mA, VOS = -5V)
  H2 (F02 = 10 mA, VOS2 = SV)
  123 = 20 mA, Vos3= 26)
  124 ( For= 10 mA, Vosu= 6V)
ANALISI AL PICCOLO SEGNALE
 Sm, = 2 ID1 = 2 m S
[Vas, - VTP, ]
 8m2 = 2ID2 = 20 m S
Vas2 - V7N2
20a= du + V084 = 10,6 KD
```

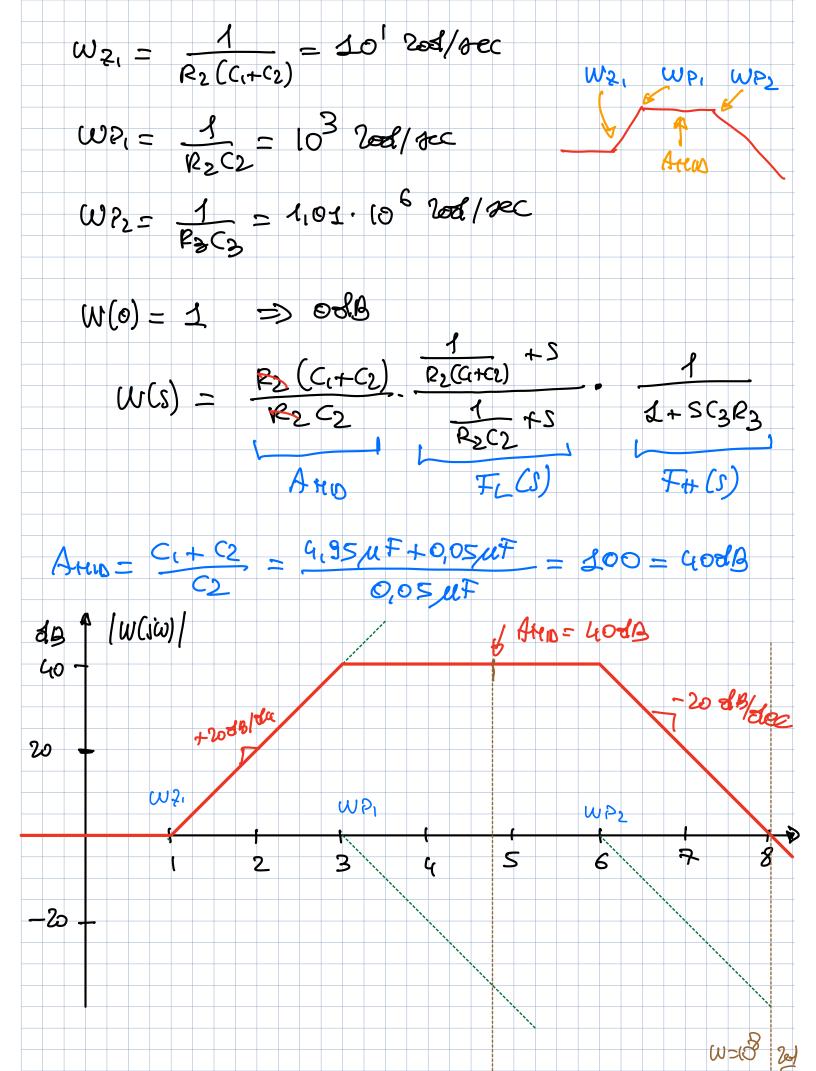


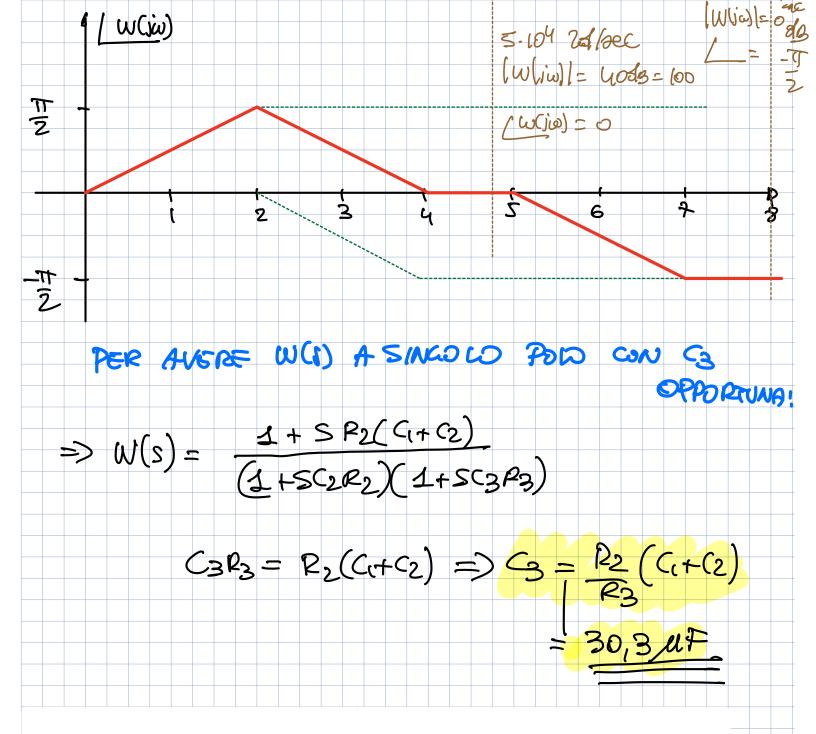
PROBLEMA P2

Dato il circuito riportato nella pagina seguente, che usa amplificatori operazionali e componenti passivi ideali:

- 1) ricavare l'espressione della funzione di trasferimento W(s)=V₀(s)/V_{in}(s);
- 2) tracciare il diagramma di Bode asintotico dell'ampiezza e della fase di H(jω), usando, nel caso della fase, l'approssimazione senza discontinuità.
- 3) usando il diagramma di Bode, stimare il valore del modulo e della fase di W(jω) alle seguenti pulsazioni: $\omega_1 = 5*10^4 \text{ rad/s}$; $\omega_2 = 10^8 \text{ rad/s}$;
- 4) Calcolare il nuovo valore di C3 che permette di ottenere una W(s) a singolo polo.

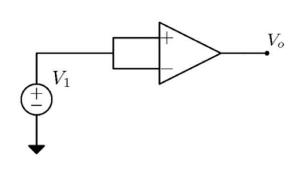






PROBLEMA Q1

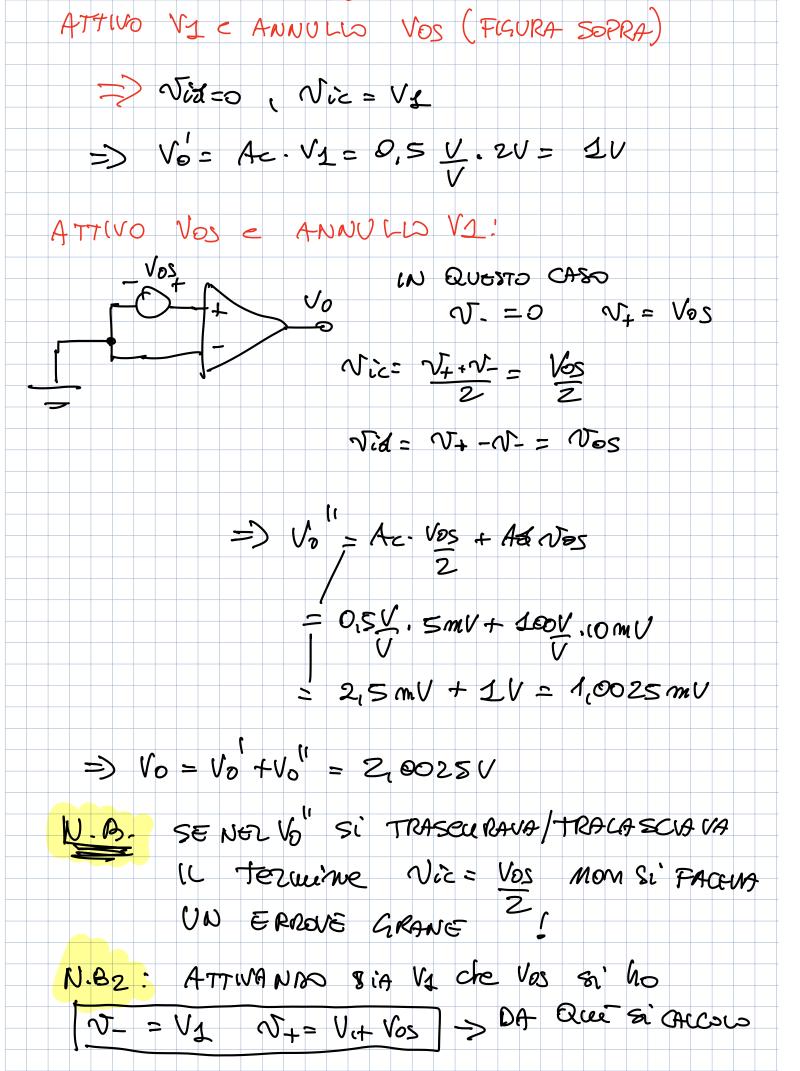
L'amplificatore differenziale illustrato in figura ha un guadagno di modo differenziale pari ad $A_d = 100 \text{ V/V}$ e un guadagno di modo comune pari ad $A_c = 0.5 \text{ V/V}$. Sapendo che l'amplificatore differenziale ha una tensione do offset pari a 10 mV, si calcoli il valore della tensione di uscita V_o , giustificando chiaramente la risposta.



Dati: $V_{OS} = 10 \text{ mV}, A_d = 100 \text{ V/V}, A_c = 0.5 \text{ V/V} V_1 = 2 \text{ V}$

DALLA RELATIONE: Vo= Ad. Vist + Ac. Viz

APPLICO SOURAPP. EFFETTI



$$Vid = V+ - V- = Vos$$

$$Vic = V+ + V- = 2V_1 + Vos = V_1 + Vos$$

$$= Vos = Asl Vid + Ac Vic = 2V_1 + Vos = V_2$$

$$= Vos = Asl Vid + Ac Vic = 2V_1 + Vos = 2V_2$$

$$= Vos = Asl Vid + Ac Vic = 2V_1 + Vos = 2V_2$$

$$= Vos = Asl Vid + Ac Vic = 2V_1 + Vos = 2V_2$$

PROBLEMA Q2 Data la seguente tabella della verità 1) Ricavare la mappa di Karnaugh corrispondente; 1 2) Trovare una F minimizzata 3) Disegnare la rete logica minimizzata tramite porte 1 1 0 logiche fondamentali. 1 0 0 0 0 1 13 18 00

