

Отзыв научного руководителя о прохождении учебной практики «Ускорение эмулятора RISC-V, порожденного спецификацией SAIL»

29 ноября 2024 г.

Обучающийся Белошапкин Михаил Юрьевич в ходе учебной практики за два семестра несвоевременно:

- погружался в проект SAIL;
- применял оптимизацию, основанную на вставке интринсика `porcont`.
- применял оптимизацию, которая использует векторные расширения AMD64 в сгенерированном интерпретаторе RISC-V.

В общем и целом работа шла ни шатко, ни валко. Результаты, защищаемые как весенние, были получены в ноябре. Я затрудняюсь предположить к чему мы придем к моменту защиты, и какие приросты производительности получится пронаблюдать на реалистичных бенчмарках.

Не вижу причины, почему комиссия не поставит положительную оценку.

ассистент кафедры системного
программирования Косарев Д. С.

