Prática de Eletrônica Digital 1 - (119466)

Turma E (Unb - Gama)

Relatório Experimento 5 Circuitos Multiplexadores e Demultiplexadores

Outubro 04, 2016

Nome	Matrícula	Assinatura
Arthur Temporim	14/0016759	
Eduardo Nunes	14/0056189	

1 Sumário

- Introdução
- Experimentos
- $\bullet \ \mathrm{Discuss\~ao}$
- Conclusões
- Referências Bibliograficas

2 Introdução

3 Experimentos

Neste relatório é apresentado o resultado dos experimentos realizados na aula prática de eletrônica digital 1. São apresentados o código VHDL assim como as saidas em forma de onda e o diagrama do circuito.

3.1 Experimento 01

O primeiro experimento tratou-se de projetar e simular um circuito que implemente a função: f(A,B,C) = !AB + !ABC + ABC. Utilizando um multiplexidor de quatro entradas e uma saída (Mux 4:1).

Acompanham abaixo o código VHDL, diagrama do circuito e a saída em forma de onda:

3.2 Código VHDL

```
1 library IEEE;
   use IEEE.STD_LOGIC_1164.ALL;
 3
   entity projeto1 is
 4
 5
     port (
        e : in std_logic_vector (1 downto 0) := "00";
 6
 7
        c : in std_logic := '0';
        s : out std_logic
9
     );
10
   end projeto1;
11
12
   architecture Behavioral of projetol is
13
   signal multiplex : std_logic;
14
15
16
   begin
17
   process (multiplex, e, c)
18
19 begin
      if(e = "00") then
20
21
        multiplex <= '0';
      elsif (e = "01") then
22
23
        multiplex <= '1';
24
      elsif (e = "10") then
        multiplex <= ',0';
25
26
      _{
m else}
27
        multiplex <= c;
28
     end if;
29
   end process;
30
31
   s <= multiplex;
32
33 end Behavioral;
```

3.3 Diagrama Esquemático

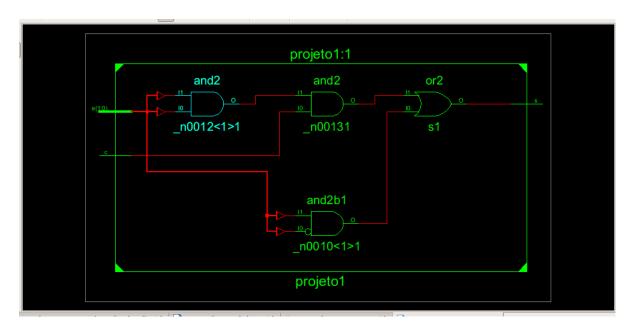


Figure 1: Diagrama do circuito codificador - Ise Design Suite $14.7\,$

3.4 Diagrama de Onda

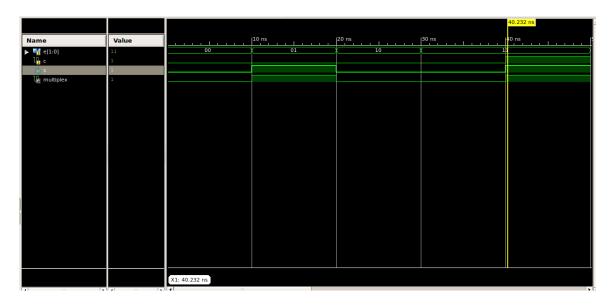


Figure 2: Diagrama de ondas do circuito codificador - Ise Design Suite $14.7\,$

3.5 Experimento 02

O segundo experimento tratou-se de projetar e simular um circuito que implemente a mesma função do experiemnto 01. Utilizando um Demux:2, Mux:2 e uma porta OR.

4 Discussão

Com a realização deste experimento foi possível adquirir conhecimento a respeito de multiplexador e demultiplexado.

5 Conclusões

Neste quarto relatório foi possível realizar o primeiro experimento com êxito. Porém, em relação ao segundo experimento tivemos muita dificuldade na implementação do circuito e por conta disto não conseguimos implementa lo.

6 Referências Bibliográficas

Prática de Eletrônica Digital I 2016.2 professores Henrique Marra Taira Menegaz, Leonardo Aguayo, Lourdes Mattos Brasil, Marcus Vinícius Chaffim Costa, Mariana Costa Bernardes Matias. UnB - FGA Agosto de 2015.