

Sistemas Digitais (167983)  
Turma FF

Pré-relatório Experimento 3  
Circuitos Somadores e Subtratores

Abril 20, 2016

| Nome            | Matrícula | Assinatura |
|-----------------|-----------|------------|
| Arthur Temporim | 140016759 |            |
| Indiara Duarte  | 140032622 |            |

## 1 Pesquisa Bibliográfica

## 2 Projeto 1 Complemento de 1

### 2.1 Diagrama esquemático

### 2.2 Tabela Verdade

| A | B | C | S |
|---|---|---|---|
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | x |
| 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 0 |

## 3 Projeto 2 Overflow

### 3.1 Diagrama esquemático

### 3.2 Tabela Verdade

## 4 Projeto 3 Somador/Subtrator

### 4.1 Diagrama esquemático

### 4.2 Tabela Verdade

## 5 Referências Bibliográficas