

Prática de Eletrônica Digital 1 - (119466)

Turma E (Unb - Gama)

Relatório Experimento 5

Circuitos Multiplexadores e Demultiplexadores

Outubro 04, 2016

Nome	Matrícula	Assinatura
Arthur Temporim	14/0016759	
Eduardo Nunes	14/0056189	

1 Sumário

- Introdução
- Experimentos
- Discussão
- Conclusões
- Referências Bibliograficas

2 Introdução

3 Experimentos

3.1 Experimento 01

3.2 Código VHDL

```
1 library IEEE;
2 use IEEE.STD_LOGIC_1164.ALL;
3
4 entity projeto1 is
5     port (
6         e : in std_logic_vector (1 downto 0) := "00";
7         c : in std_logic := '0';
8         s : out std_logic
9     );
10 end projeto1;
11
12 architecture Behavioral of projeto1 is
13
14     signal multiplex : std_logic;
15
16 begin
17
18     process (multiplex, e, c)
19     begin
20         if (e = "00") then
21             multiplex <= '0';
22         elsif (e = "01") then
23             multiplex <= '1';
24         elsif (e = "10") then
25             multiplex <= '0';
26         else
27             multiplex <= c;
28         end if;
29     end process;
30
31     s <= multiplex;
32
33 end Behavioral;
```

3.3 Diagrama Esquemático

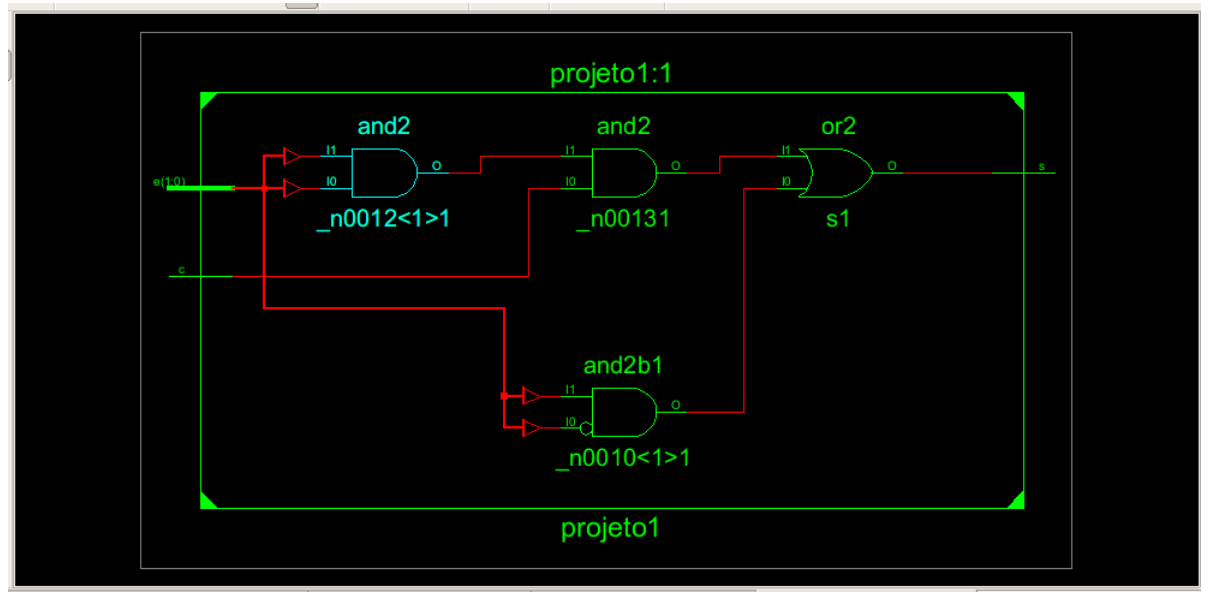


Figure 1: Diagrama do circuito codificador - Ise Design Suite 14.7

3.4 Diagrama de Onda

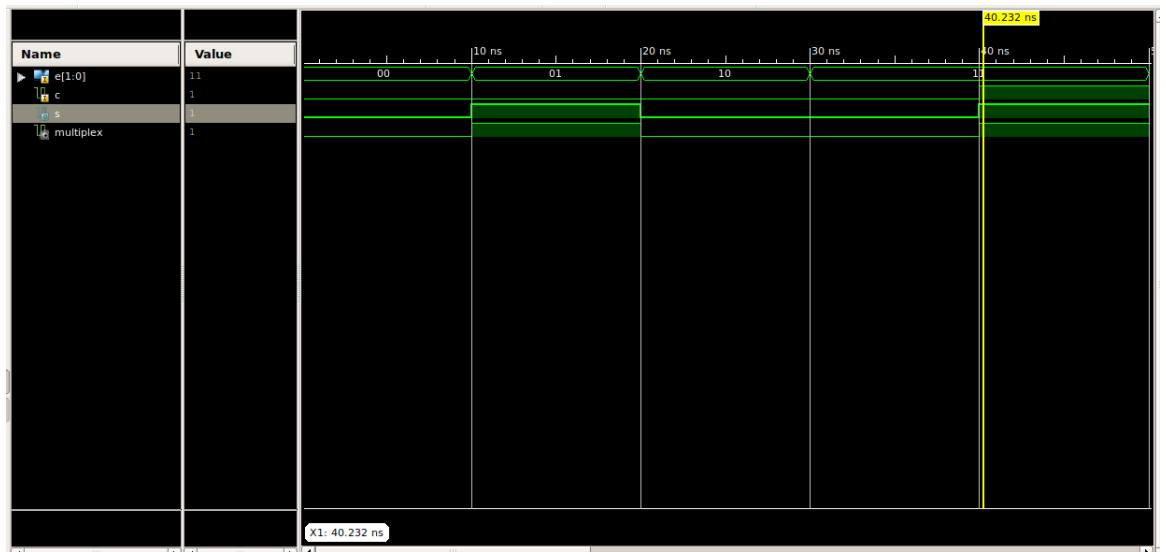


Figure 2: Diagrama de ondas do circuito codificador - Ise Design Suite 14.7

4 Discussão

5 Conclusões

6 Referências Bibliográficas

Prática de Eletrônica Digital I 2016.2 professores Henrique Marra Taira Menegaz, Leonardo Aguayo, Lourdes Mattos Brasil, Marcus Vinícius Chaffim Costa, Mariana Costa Bernardes Matias. UnB - FGA Agosto de 2015.