

Instituto Federal de Educação Ciência e Tecnologia do Rio Grande do Norte – Campus Currais Novos

Disciplina: Eletrônica Analógica e Digital.

Professor (a): Alfredo Rodrigues de Lima.

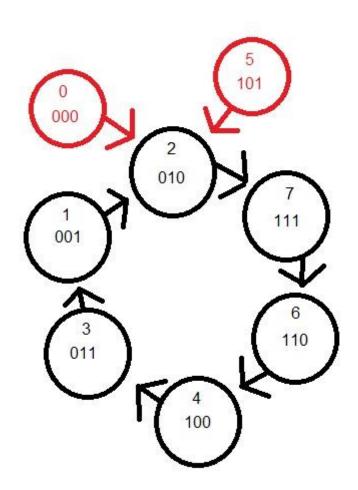
Grupo: Arthur Anthony, Gilliard, Sara.

Curso: Informática

Série: 2º ano

Data: 27/01/2017

Diagrama dos estados



Tabelas dos estados futuros

С	В	Α	C+	B+	A+
0	0	0	0	1	0
0	0	1	0	1	0
0	1	0	1	1	1
0	1	1	0	0	1
1	0	0	0	1	1
1	0	1	0	1	0
1	1	0	1	0	0
1	1	1	1	1	0

Tabela de entradas JK

Q	Q+	J	K
0	0	0	X
0	1	1	X
1	0	X	1
1	1	Х	0

Jc	Kc	Jb	Kb	Ja	Ka
0	Х	1	Х	0	Х
0	Х	1	Х	Х	1
1	Х	Х	0	1	Х
0	Х	Х	1	X	0
X	1	1	Х	1	Х
Х	1	1	Х	Х	1
X	0	Х	1	0	Х
Х	0	Х	0	X	1

Mapa de Karnaught

JC	'A	Α
'C'B	0	0
'CB	1	0
СВ	1	0
C'B	0	0

JC='A*B

KC	'A	А
'C'B	1	1
'CB	0	0
СВ	0	0
C'B	1	1

KC='B

JB	'A	A
'C'B	1	1
'CB	1	1
СВ	1	1
C'B	1	1

JB=1

КВ	'A	Α
'C'B	0	1
'CB	0	1
СВ	1	0
C'B	1	0

KB=A*'C+'A*C

JA	'A	A
'C'B	0	0
'CB	1	1
СВ	0	0
C~B	1	1

JA=B*'C+'B*C

KA	'A	Α
'C'B	1	1
'CB	0	0
СВ	1	1
C'B	1	1

KA='B+C

Desenho do Circuito

