videoif architecture spec

**ARCHITECTURE**

TOP ARCH



Video\_Ispif ARCH



VIDEO2SYNC

DVP2SYNC:



DVP0/DVP1支持YUV422单分量输入，共24个I/O pad, 可合并工作；支持4种工作模式：

dvp\_ctrl[1:0]: 00: 单沿，两路独立；

01: 单沿，两路合并；

10: 双沿，两路独立；

11: 双沿，两路合并；

Note1: 从PAD来的数据，需做特殊处理；Delay { undo}

Note2: 双沿数据如何转成单沿；双沿数据的格式，待定；

DVP2SYNC： fifo\_pix\_data 32-bit数据；YUVY

MIPI2SYNC：fifo\_pix\_data 42-bit数据；去掉6bit冗余；

Note1: ISP不支持RAW16类型，RAW16类型去掉低2bit;

HDMI2SYNC: fifo\_pix\_data 36-bit, 最大支持RGB12;

WR\_CTRL