

## Zad 5

- a) nie trzeba
- b) nie trzeba
- c) nie trzeba
- d) nie trzeba, ale należy ustalić w ścieżce sterowania już istniejące sygnały na:

- $pc\_sel = +4$
- $rd\_sel = MEM$
- $rd\_we = 1'b1$
- $alu\_asel = RS1$
- $alu\_bsel = RS2$
- $mem\_we = 0$
- $alu\_func = ADD$

Czyli podobnie jak instrukcja LOAD z tą różnicą że nie dodajemy w ALU stałej a RS2