

Zad 1

a)

```
pc_sel    = +4
rd_sel    = ALU (2'b11 na diagramie)
rd_we     = 1
alu_ase1  = RS1 (1'b1)
alu_bsel  = RS2 (1'b0)
mem_we    = 0
alu_func  = ADD
```

b) multipleksery, PC, TextROM, Plik rej. ALU, sumator(+4)

c) sumator(+), generator stałych, DataRAM

Zad 2

a) LOAD + STORE = 35%

b) 100%

c) 98% (bez JAL) (LUI z U nie wykorzystuje, ale AUIPC z U już tak)

d) 76% (bez OP)

e) dalej generuje, ale wyjście jest ignorowane przez multipleksery