

Zad 3

- a) nie trzeba
- b) nie trzeba
- c) nie trzeba
- d) nie trzeba,
- e) Chcemy wykonać przypisania $AL \leftarrow RS1 + RS2$ i $DT \leftarrow \text{mem}[AL]$.

Musimy więc wykonać:

$\text{FETCH} \rightarrow \text{DECODE} \rightarrow \text{EXECUTE} \rightarrow \text{MEM_READ} \rightarrow \text{MEM_WRITEBACK}$

Możemy zatem "rozgałęzić" 3 stan ścieżki automatu dla LOAD (wybór pomiędzy MEM_ADDR a EXECUTE, który potem z obydwu tych stanów zbiega do MEM.READ)