PROTOCOLOS DE ESPIONAJE - TEMA 4 AC - Juan Villegas

- Se van a describer 4 protocolos de mantenimiento de coherencia,
- · 005 para multiprocesaderes UMA con red bus -> MSI, MESI
- Os para multiprocesador NUMA en ma placa —> MSI con difusión.
 MSI sin difusión.
- Todos ellos usan posescritura → para actualización de memoria e imalidación para propagación de esnitura a otras cachés.

les protocoles para buses se llaman de espechaje o sondes porque todes les controladores, al ester conectados al bus, pueden esper les accesos del resto sondeando el bus.

Protocolo MSI de espronaje « multiprocesadores NUMA

HSI es el protocolo con menor mimero de estados que utiliza posescritura e unvalidacióne. bloque en caché:

- MODIFICADO (M):-Un bloque en este estado en caché es la vínica copia de bloque válida en todo el sistema de memoria
 - El controlador de caché debe responder con el bloque si le llega una petición con lectura de bloque, y deberá escribirlo en memoria si se reemplaza por otro bloque
- COMPARTIDO (s): un blogne en este estado es válido, también está válido en memoria , puede que haya copias válidas en otras cachés.
 - El controlador de caché invalide esta copia de bloque. 51 le lleza ma petición de medidación del bloque.
- INVÁLIDO (I): Está físicamente en la caché en estado inválido o bien no está físicamente.
 - Si el procesador de la caché accede a ma dirección de este bloque, se genera un fallo de caché y el controlador enviará un paquete de petroón del bloque por el bus.

VÁL100

Estados de un bloque de memoria:

- · El bloque está actualizado en memoria principal y puede haber ma copra válida en ma o vorias cachis.
- El controlador de memoria responde con el bloque si ve en el bus una petición de lectura de un bloque en estado válido.

INVÁLIDO — El bloque no está actualizado en memoria principal, hay ma copia válida en ma caché.

Transferences generades por un nodo con caché. « tipos de paquetes

Son los paquetes que el controlador de caché puede enviar por el bus ante les eventes que se puedan preducir en el procesador del nodo (lectura y escritura), en el controlador de caché o que llegan en forma de paquetes a otros nodos.

O un controlador de caché genera paquetes de petición (P+) y respuesta (Rp)

- PETICIÓN LECTURA DE UN BLOQUE: PLEC (B)
- Lectura con fallo de caché del procesador del nodo.
- El node intenta leer in dato en caché, y si no está lo pide a memoria.
- Como respuesta a esta peticien recibiré un paquete de respuesta con el bloque RpBloque (B) de memoria o de la caché que lo tuene en estado modificado (si la hubiera)
- Esto hará que el bloque pase de MODIFICADO a COMPARTIDO.
- PETICIÓN DE ACCESO EXCLUSIVO A UN BLOQUE CON LECTURA DE BLOQUE
 - Consecuencia de ma escritura del procesader (PrEsc(B)) en m bloque compartido o inválido de la caché.
 - Como respuesta a esta petición > se invalidarán las copias del blage en otras cachés.

Recibirá un paquete de respuesta con el bloque (Rp Bloque (B))

Reservados todos los dere

- PETICIÓN DE ACCESO EXCLUSIVO A UN BLOQUE:
 - Consecuencia de escritura del procesador (PrEsc (B))
 - Si el bloque esturna válido y en estado modificado no se necesita pedir acceso exclusivo porque ya lo tiene.
 - Como respuesta a esta petición se invalidarán las capias del blogre en otras cachés.
- PETICION DE POSESCRITURA DE UN BLOQUE -> PTPEsc (B)
 - Reemplazo de un bloque en estado modificado.
- BLOQUE RPBloque (B) GN
 - Un node devuelve un bloque.
 - Se genera cuando el bloque B en estado MODIFICADO es solicitado por un paquete de petición de lectura B

EST. ACT.	EVENTO	ACCIÓN	SIGUIENTE
	PrLec/PrEsc		Modificado
Madificada	PtLec	Genera paquete respuesta (RpBloque)	Compartido
Modificado (M)	PtLecEx	Genera paquete respuesta (RpBloque) Invalida copia local	Inválido
	Reemplazo	Genera paquete posescritura (PtPEsc)	Inválido
Compart. (S)	PrLec		Compartido
	PrEsc posescr	Genera paquete PtLecEx (PtEx)	Modificado
	PtLec		Compartido
	PtLecEx linvs1ido	Invalida copia local	Inválido
	PrLec	Genera paquete PtLec	Compartido
Inválido (I)	PrEsc	Genera paquete PtLecEx	Modificado
	PtLec/PtLecEx		Inválido

respuesta · lectures del (Priec) · Es crituras de procesodor (PrESC) PrEsc/PtLecEx

. Peticiones (Pt...)

PrLec/- PrEsc/-

PtLec/RpBloque PrEsc/PtLecEx

Pt Lec Ex (B)

Reemplazo/PtPEs

pertición exclusiva de bloque

Para evitar este tráfico innecesario, el protocolo MESI divide el estado S

en dos estados

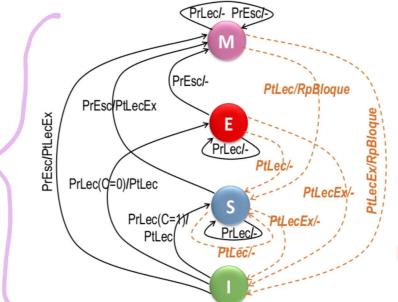
EXCLUSIVO (E)

- No hay copies en otras cachés

- Sólo está en dicha caché y en memoria

COMPARTIDO (S)

- le tienen des omás cachés y en memoria



PrLec PrEsc
Controlador
de cache

PtLec, PtLec,
PtLecEx, PtLecEx,
PtPEsc, RpBloque
RpBloque

May cambios en las acciones generadas

Explicados más abajo.

También tenemes un bit que nos undica si un bit es compartido o no

C=1 -> 51 el bit es compartidos más de un modo tiene el bloque.

	PrLec/PrEsc		Modificado
Modificado (M)	PtLec	Genera RpBloque	Compartido
	PtLecEx	Genera RpBloque. Invalida copia local	Inválido
	Reemplazo	Genera PtPEsc	Inválido
	PrLec		Exclusivo
Evaluaire (E)	PrEsc		Modifieado
Exclusivo (E)	PtLec		Compartido
	PtLecEx	Invalida copia local	Inválido
	PrLec/PtLec		Compartido
Compartido (S)	PrEsc	Genera PtLecEx	Modificado
	PtLecEx	Invalida copia local	Inválido
Inválido (I)	PrLec (C=1)	Genera PtLec	Compartido
	PrLec (C=0)	Genera PtLec	Exclusivo
	PrEsc	Genera PtLecEx	Modificado
	Dil aa/Dil aaCv		Inc. 4 Bala



Protocolos MSI con posescritura e muolidación para NUMA con difusión -> se difunde peticiones a todos los modos. sur difusión -> se envía petición solo al modo que tiene el bluque en memoria principal más cercano al modo.

Hay 3 tipos de nodos:

SOLICITANTE (S) - Es el modo que genera ma - Pt Ex

petición de bloque - Pt Ec Ex

- Pt Esc

*
Trosa del espacio de
direcciones total del
multiprocesador

En un NUMA, la numoria esta reportida físicamente en les nodes, esí que cada procesador tiene un troto de memoria más cercano. El nodo origen es aquel que tiene el bloque en su "troto de memoria".

PROPIETARIO (P) -> 5 m node que tiene copia del bloque en caché

MSI con directorios

- Como no se usa difusión se necesita almacenar, en el directorio de memoria principal: {- Estado del bloque en memoria. - Información sobre las cachés con copia del bloque.

- Se usa un vector de bits de presencia para almacenar esa información. Así, habrá un bit para cada caché conectada a la red NUMA.

 Bit=1 D Hay copia válida del bloque en esa caché.
- Todas les peticienes de bloque se envier al mode origen del bloque.
- El nede origen propagará las invalidaciones a les nodes que lengan copia de ese bloque.

Estados de un bloque en caché:

MODIFICADO INVÁLIDO COMPARTIDO

Estados de un bloque en memoria:

véceso - s Copias válidas en una a más cachés.

ma caché en estado MODIFICADO.

El modo solicitante solicita el origen ya que puede haber muchos modos propietarios de un dato.

Cada node origen tiene su directorie de memoria en el que puede consulter quién tiene el dato y quién no.

las entrados del directorio son el número de modos más la entrada de memoria.

Estado inicial	Evento	Estado final
D) Válido	Fallo de lectura	D) Válido
S) Inválido		S) Compartido
P) Compartido		P) Compartido
Acceso remoto		



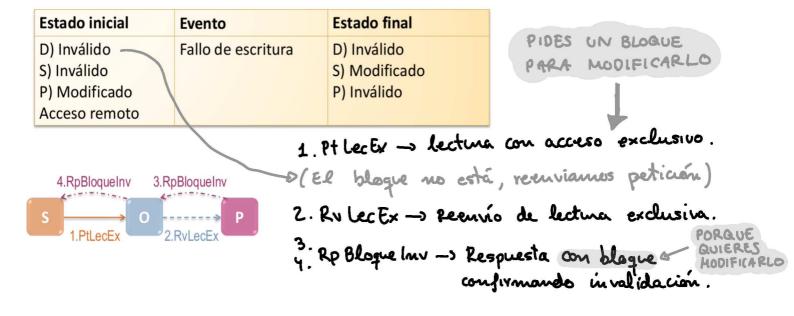
- 1. Ptlec -> lecture de un bloque
- 2. Rp Bloque -> Respuesta con blaque.

Estado inicial	Evento	Estado final
D) Inválido	Fallo de lectura	D) Válido
S) Inválido		S) Compartido
P) Modificado		P) Compartido
Acceso remoto		

1. Pt Lec -> lecture de un bloque (El bloque no está, reenviamos petición.)

2. Rulec -> Reenvis de lectura

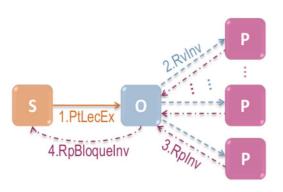
3. RpBloque -> Respuesta con bloque.



Estado inicial	Evento	Estado final	Su totalidad.
D) Válido S) Compartido	Fallo de escritura	D) Inválido S) Modificado	AHORA VAS A MODIFICARLO
P) Compartido Acceso remoto		P) Inválido	iitidalairi
S 1.PtEx 4.Rplnv	Rymy 2.	> (Ya tenemos el dat RuInu -> Reenvio co	ceso exclusivo sin lectura. i, recuviamos que va a estar mválido) m mvalidación. confirmando mvalidación.
F-41-1-1-1-1		Farada Caral	

Estado inicial	Evento	Estado final
D) Válido	Fallo de escritura	D) Inválido
S) Inválido		S) Modificado
P) Compartido		P) Inválido
Acceso remoto		

PIDES UN BLOQUE
PARA MODIFICARLO



- 1. Ptlectx -> lectura con acceso exclusivo.
- 2. Ru Inu -> Reenvis con invalidación.
- 3. Rp Inu Respuesta confirmando
- 4. Rp Bloque Inv prespuesta con bleque confirmando invalidación.

con directorios DIFUSION CON

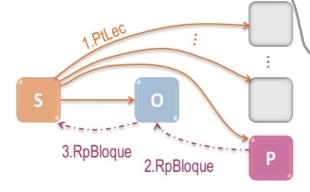
- Al usan difusión:

- Se envian les paquetes de peticien tenjan o no ma copia del bloque.
- No se requiere almacenar en el directorio de memoria principal información sobre las cachés con copia del bloque.

(los estados de un nodo en caché y memoria coinciden con los HSI

El solicitante cuando pide todos les nodos se enteran de su petición

Estado inicial	Evento	Estado final
D) Inválido	Fallo de lectura	D) Válido
S) Inválido		S) Compartido
P) Modificado		P) Compartido
Acceso remoto		



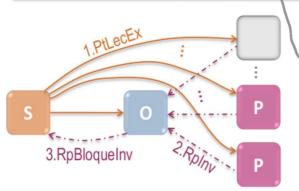
1.Ptlec -> lecture de un bloque

D (No está en modo origen así que llegara antes agui para que este se la pase al nodo solicitante)

2. RpBloque -> Respuesta con bloque.

Estado inicial	Evento	Estado final
D) Válido	Fallo de escritura	D) Inválido
S) Inválido ———		S) Modificado
P) Compartido		P) Inválido
Acceso remoto		

PIDES UN BLOQUE PARA MODIFICARI



1.P+lecEx -> lectura con acceso exclusivo.

√ (como está en origen, el mode origen solo tiene que esperar a recibir la confirmación de la invalidación del resto de modos)

2. RpInv -> Respuesta confirmando invalidación.
3. Rp Bloque Inv-, respuesta con bloque, confirmando invalidación.