reset_b		
i_user_mode_regs_load		
i_mode_rds_exec		
I_mode_rds_exec		o_rn
i_firq_not_user_mode		
i_status_bits_firq_mask		
i_status_bits_irq_mask		o_rd
		
i_status_bits_flags		
i_mode_exec		
i_mode_idec		
	a23_register_bank	o_rs
i_reg	a23_register_bank	o_rs
i_reg	a23_register_bank	o_rs
	a23_register_bank	o_rs
i_reg	a23_register_bank	o_rs
	a23_register_bank	o_rs
	a23_register_bank	o_rs
i_pc	a23_register_bank	o_rs
i_pc	a23_register_bank	
i_pc i_pc i_reg_bank_wen	a23_register_bank	
i_pc i_reg_bank_wen i_pc_wen	a23_register_bank	
i_pc i_pc i_reg_bank_wen	a23_register_bank	
i_pc i_reg_bank_wen i_pc_wen	a23_register_bank	
i_pc i_reg_bank_wen i_pc_wen	a23_register_bank	
i_reg_bank_wen i_pc_wen i_rn_sel	a23_register_bank	
i_reg_bank_wen i_pc_wen i_rn_sel	a23_register_bank	
i_reg_bank_wen i_reg_wen i_rm_sel	a23_register_bank	o_rm
i_reg_bank_wen i_pc_wen i_rn_sel i_rds_sel i_rm_sel	a23_register_bank	o_rm
i_reg_bank_wen i_reg_wen i_rm_sel	a23_register_bank	o_rm
i_reg_bank_wen i_pc_wen i_rn_sel i_rds_sel i_rm_sel	a23_register_bank	o_rm
i_reg_bank_wen i_pc_wen i_rn_sel i_rds_sel i_rm_sel	a23_register_bank	o_rm