

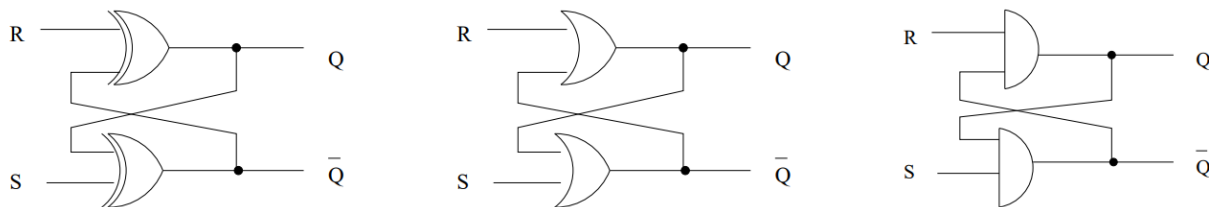


به موارد زیر توجه کنید:

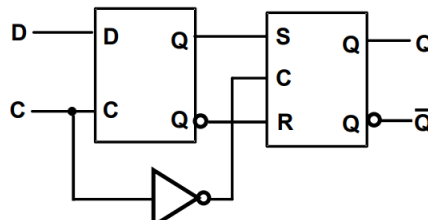
- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- در حل سوالات به نوشتن جواب آخر اکتفا نکنید. همه مراحل میانی را هم بنویسید.
- ۳- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نام گذاری کرده در سامانه CW بارگذاری کنید.
- ۴- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر کل نمره این تمرین را از دست خواهند داد.

### سوالات:

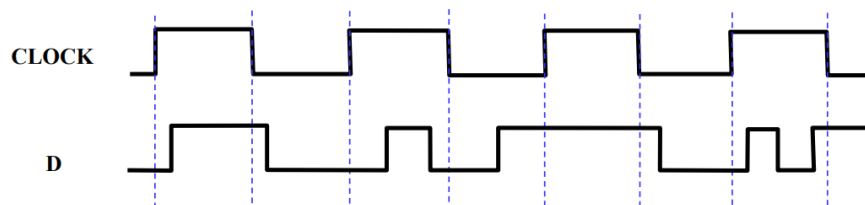
۱- (۳ نمره) بررسی کنید که کدام یک از مدارات زیر می توانند به عنوان مدار SR-Latch مورد استفاده قرار گیرند؟ چرا؟



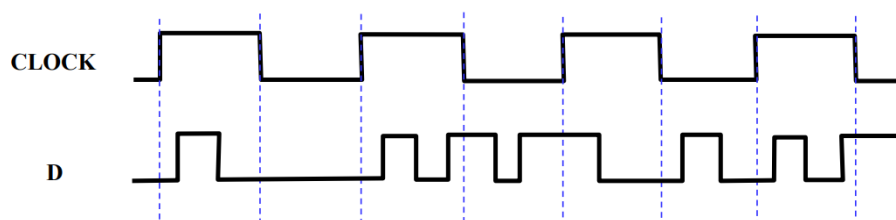
۲- (۲ نمره) فرض کنید یک D-FF داریم که با استفاده از دو Latch به شکل زیر طراحی شده است. خروجی را در شکل موج داده شده برای الف و ب رسم کنید.



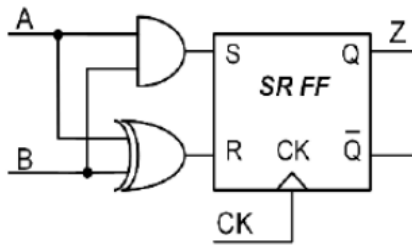
الف-



ب-



۳- (۲ نمره) درباره شکل زیر به سوالات پاسخ دهید.



الف- معادلات ورودی فلیپ‌فلاپ‌ها را به دست آورید و ثابت کنید S و R همزمان یک نمی‌شوند.

ب- جدول حالت و نمودار حالت مدار را رسم کنید.

ج- معادله خروجی را بر حسب ورودی‌ها و حالت قبلی به دست آورید.

د- با استفاده از یک مدار T-FF مداری بسازید که مانند این مدار کار کند.

۴- (۳ نمره) یک مدار ترتیبی با دو JK-FF با نام‌های A و B، دو ورودی x و y و نیز یک خروجی به نام z دارد.

ورودی‌های فلیپ‌فلاپ‌ها و خروجی مدار با معادلات زیر مشخص می‌شوند.

$$J_A = B'y' + Bx$$

$$K_A = B'xy'$$

$$J_B = A'x$$

$$K_B = A + xy'$$

$$z = Bx'y' + Ax'y'$$

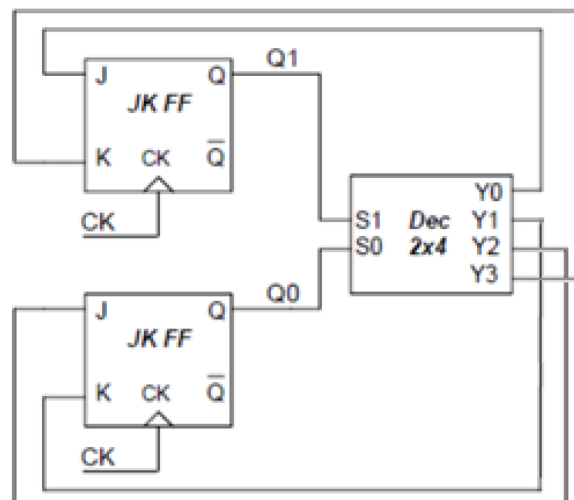
الف- جدول حالت و نمودار حالت مدار را رسم کنید.

ب- معادلات حالت A و B را به دست آورید.

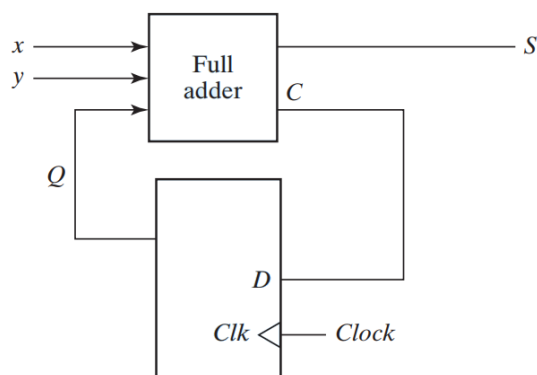
ج- همین مدار را با D-FF بسازید.

۵- (۲ نمره) معادلات ورودی و خروجی‌های فلیپ‌فلاپ‌های زیر را به دست آورید و سپس جدول و نمودار حالت مدار

را رسم کنید.



۶- (۲ نمره) یک مدار ترتیبی به شکل زیر داریم که شامل یک جمع کننده کامل و یک فلیپ فلاپ نوع D است. جدول و نمودار حالت آن را رسم کنید.



۷- (۳ نمره) جدول حالت زیر را در نظر بگیرید.

Present State	Next State		Output	
	x=0	x=0	x=0	x=1
a	f	b	0	0
b	d	c	0	0
c	f	e	0	0
d	g	a	1	0
e	d	c	0	0
f	f	b	1	1
g	g	h	0	1
h	g	a	1	0

الف- نمودار حالت آن را رسم کنید.

ب- نمودار حالت آن را کاهش دهید و جدول حالت کاهش داده را رسم کنید.

ج- نمودار حالت کاهش داده شده را رسم کنید.

د- با شروع از وضعیت a یک بار برای جدول کاهش نیافته و یک بار برای جدول کاهش یافته، خروجی را برای دنباله 01110010011 به دست آورید (بیت‌های دنباله از چپ به راست وارد می‌شوند). آیا دو خروجی به دست آمده یکسان هستند؟ چرا؟

۸- (۳ نمره) یک مدار ترتیبی بسازید که مکمل دوی یک عدد را محاسبه کند. بیت‌های ورودی این عدد به ترتیب دریافت می‌شوند (ابتدا بیت کم‌ارزش یا LSB دریافت می‌شود). همزمان با دریافت هر بیت ورودی، باید بیت خروجی متناظر با آن تولید شود. تعداد بیت‌های عدد ورودی ثابت نیست و هرگاه بخواهیم مکمل ۲ عدد جدیدی را حساب کنیم می‌توانیم مدار را با یک ورودی ناهمگام Reset کنیم. نمودار و جدول حالت و شکل مدار را رسم کنید.