

Taller de Proyectos 1

2 dic 2025

Grupo 4

<http://>

Encargado del proyecto

Fechas de inicio y fin del proyecto

16 sept 2025 - 6 feb 2026

Progreso

72%

Tarea

112

Recursos

6

Tarea

Nombre	Fecha de inicio	Fecha de fin
Especificación del proyecto	16/9/25	19/9/25
Definición de objetivos	16/9/25	19/9/25
Estudio sistema y planificación	16/9/25	19/9/25
Entrega 1	19/9/25	19/9/25
PCB0: Diseño electrónico y captura esquemática	22/9/25	13/10/25
Búsqueda de componentes	22/9/25	22/9/25
Posicionado componentes	23/9/25	29/9/25
Creación de nuevos componentes	30/9/25	6/10/25
Documentación esquemático. Control de cambios	7/10/25	9/10/25
Análisis consumo eléctrico	7/10/25	13/10/25
Análisis disipación de potencia	7/10/25	13/10/25
Rutado de conexiones	7/10/25	13/10/25
Generación de listado de materiales (BOM)	23/9/25	30/9/25
PCB1: Diseño electrónico y captura esquemática	22/9/25	13/10/25
Búsqueda de componentes	22/9/25	22/9/25
Posicionado componentes	23/9/25	29/9/25
Creación de nuevos componentes	30/9/25	6/10/25
Documentación esquemático. Control de cambios	7/10/25	9/10/25
Análisis consumo eléctrico	7/10/25	13/10/25
Análisis disipación de potencia	7/10/25	13/10/25
Rutado de conexiones	7/10/25	13/10/25
Generación de listado de materiales (BOM)	23/9/25	30/9/25

Tarea

Nombre	Fecha de inicio	Fecha de fin
PCB2: Diseño electrónico y captura esquemática	22/9/25	13/10/25
Búsqueda de componentes	22/9/25	22/9/25
Posicionado componentes	23/9/25	29/9/25
Creación de nuevos componentes	30/9/25	6/10/25
Documentación esquemático. Control de cambios	7/10/25	9/10/25
Análisis consumo eléctrico	7/10/25	13/10/25
Análisis disipación de potencia	7/10/25	13/10/25
Rutado de conexiones	7/10/25	13/10/25
Generación de listado de materiales (BOM)	23/9/25	30/9/25
PCB3: Diseño electrónico y captura esquemática	22/9/25	13/10/25
Búsqueda de componentes	22/9/25	22/9/25
Posicionado componentes	23/9/25	29/9/25
Creación de nuevos componentes	30/9/25	6/10/25
Documentación esquemático. Control de cambios	7/10/25	9/10/25
Análisis consumo eléctrico	7/10/25	13/10/25
Análisis disipación de potencia	7/10/25	13/10/25
Rutado de conexiones	7/10/25	13/10/25
Generación de listado de materiales (BOM)	23/9/25	30/9/25
Entrega 2	26/9/25	26/9/25
Entrega 3	3/10/25	3/10/25
Entrega 4	10/10/25	10/10/25

Tarea

Nombre	Fecha de inicio	Fecha de fin
PCB0: Diseño de la placa de circuito impreso	16/10/25	28/10/25
Creación de huellas de nuevos componentes	16/10/25	17/10/25
Posicionado de componentes	16/10/25	16/10/25
Definición de borde y zonas de conectores	16/10/25	16/10/25
Rutado de conexiones	17/10/25	17/10/25
Planos de disipación térmica	17/10/25	21/10/25
Planos de masa y otros	21/10/25	21/10/25
Documentación: serigrafía. Control de cambios	21/10/25	21/10/25
Documentación: acotaciones geométricas	24/10/25	24/10/25
Generación de ficheros para el fabricante (gerber)	24/10/25	28/10/25
PCB1: Diseño de la placa de circuito impreso	16/10/25	28/10/25
Creación de huellas de nuevos componentes	16/10/25	17/10/25
Posicionado de componentes	16/10/25	16/10/25
Definición de borde y zonas de conectores	16/10/25	16/10/25
Rutado de conexiones	17/10/25	17/10/25
Planos de disipación térmica	17/10/25	21/10/25
Planos de masa y otros	21/10/25	21/10/25
Documentación: serigrafía. Control de cambios	21/10/25	21/10/25
Documentación: acotaciones geométricas	24/10/25	24/10/25
Generación de ficheros para el fabricante (gerber)	24/10/25	28/10/25
PCB2: Diseño de la placa de circuito impreso	16/10/25	28/10/25
Creación de huellas de nuevos componentes	16/10/25	17/10/25
Posicionado de componentes	16/10/25	16/10/25

Tarea

5

Nombre	Fecha de inicio	Fecha de fin
Definición de borde y zonas de conectores	16/10/25	16/10/25
Rutado de conexiones	17/10/25	17/10/25
Planos de disipación térmica	17/10/25	21/10/25
Planos de masa y otros	21/10/25	21/10/25
Documentación: serigrafía. Control de cambios	21/10/25	21/10/25
Documentación: acotaciones geométricas	24/10/25	24/10/25
Generación de ficheros para el fabricante (gerber)	24/10/25	28/10/25
PCB3: Diseño de la placa de circuito impreso	16/10/25	28/10/25
Creación de huellas de nuevos componentes	16/10/25	17/10/25
Posicionado de componentes	16/10/25	16/10/25
Definición de borde y zonas de conectores	16/10/25	16/10/25
Rutado de conexiones	17/10/25	17/10/25
Planos de disipación térmica	17/10/25	21/10/25
Planos de masa y otros	21/10/25	21/10/25
Documentación: serigrafía. Control de cambios	21/10/25	21/10/25
Documentación: acotaciones geométricas	24/10/25	24/10/25
Generación de ficheros para el fabricante (gerber)	24/10/25	28/10/25
Entrega 5	17/10/25	17/10/25
Entrega 6	24/10/25	24/10/25
Entrega 7	31/10/25	31/10/25
Entrega 8	7/11/25	7/11/25
Fabricación de la placa de circuito impreso	18/11/25	8/12/25

Tarea

Nombre	Fecha de inicio	Fecha de fin
Envío al fabricante	18/11/25	22/11/25
Recepción y Revisión	28/11/25	29/11/25
Montaje de componentes	2/12/25	8/12/25
Realización Firmware (uC/FPGA). Simulación y depuración	28/11/25	11/12/25
Control de elementos hardware: drivers	28/11/25	30/11/25
Verificación	28/11/25	30/11/25
Programa inicial. Especificaciones	2/12/25	4/12/25
Documentación firmware. Control de cambios	9/12/25	11/12/25
Entrega 9	21/11/25	21/11/25
Entrega 10	28/11/25	28/11/25
Entrega 11	5/12/25	5/12/25
Entrega 12	12/12/25	12/12/25
Verificación hardware	12/12/25	9/1/26
Verificación inicial	12/12/25	15/12/25
Verificación firmware	16/12/25	18/12/25
Resolución de problemas	19/12/25	21/12/25
Análisis de prestaciones	19/12/25	21/12/25
Montaje final. Piezas mecánicas	9/1/26	9/1/26
Entrega 13	19/12/25	19/12/25
Entrega 14	16/1/26	16/1/26
Entrega 15	21/1/26	21/1/26

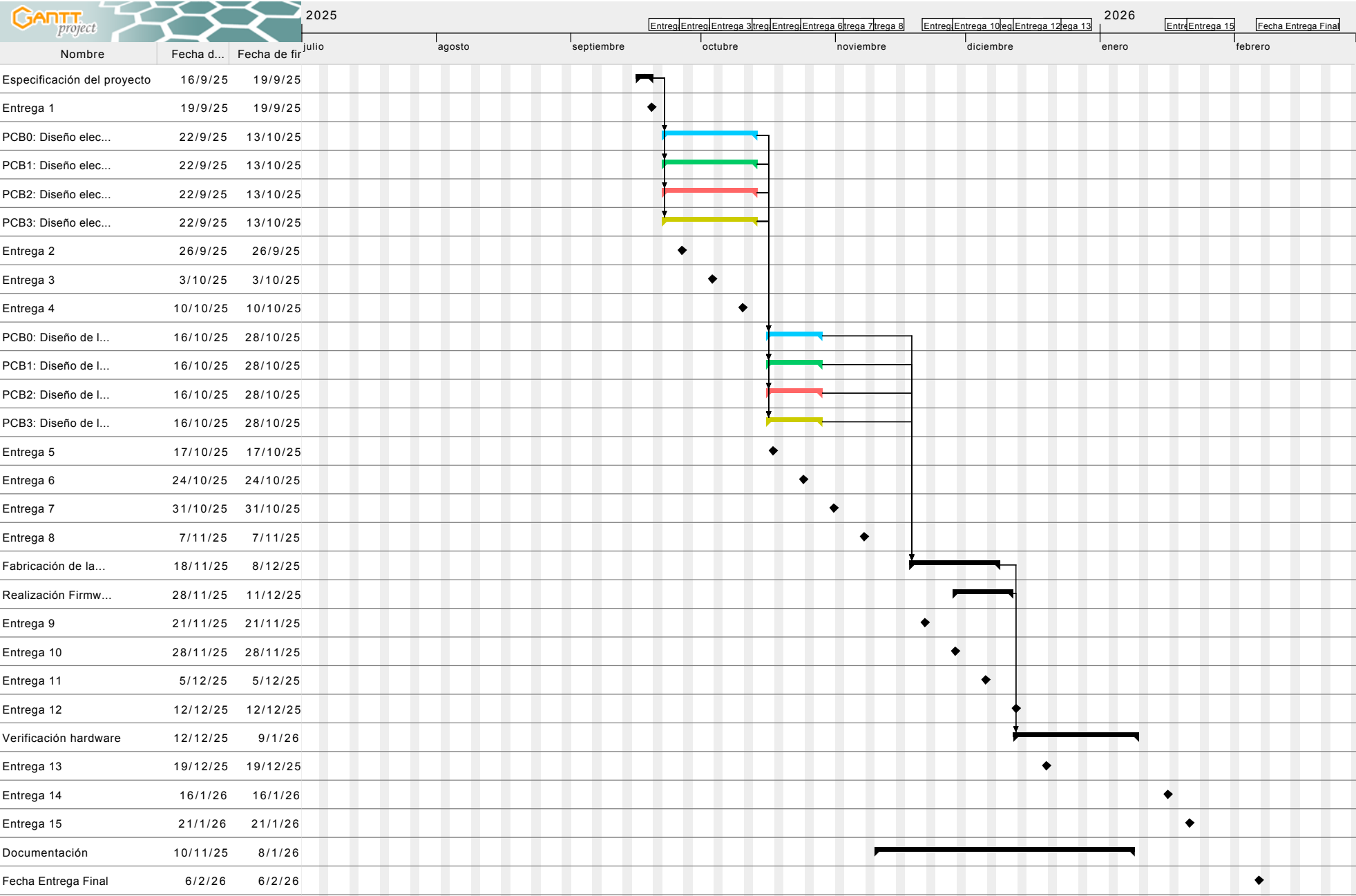
Tarea

7

Nombre	Fecha de inicio	Fecha de fin
Documentación	10/11/25	8/1/26
Realización informe	10/11/25	8/1/26
Fecha Entrega Final	6/2/26	6/2/26

Recursos

Nombre	Función
Alonso	Indefinido
Andrés	Indefinido
Iván	Indefinido
Lucía	Indefinido
Víctor	Indefinido
Supervisor de proyecto	Indefinido



Taller de Proyectos 1

Diagrama de recursos

