Arquitectura de Computadores

Instalación y uso de Mentor ModelSim/QuestaSim

3º de grado en Ingeniería Informática y 4º de doble grado en Ing. Informática y Matemáticas

Generalidades



Advanced Simulation and Debugging

- Esta presentación describe el uso básico de QuestaSim/Modelsim
- Se tratan de entornos de simulación HDL (*Hardware Description Languages*) en varios lenguajes (VHDL, Verilog y SystemC) de Mentor Graphics (adquirida por el grupo Siemens).
- Questa/ModelSim se puede utilizar de forma independiente o junto con otras herramientas de diseño hardware como Intel Quartus, Xilinx ISE o Xilinx Vivado.
- La simulación se realiza mediante la interfaz gráfica (GUI- Graphical User Inteface) o automáticamente mediante scripts.

Generalidades

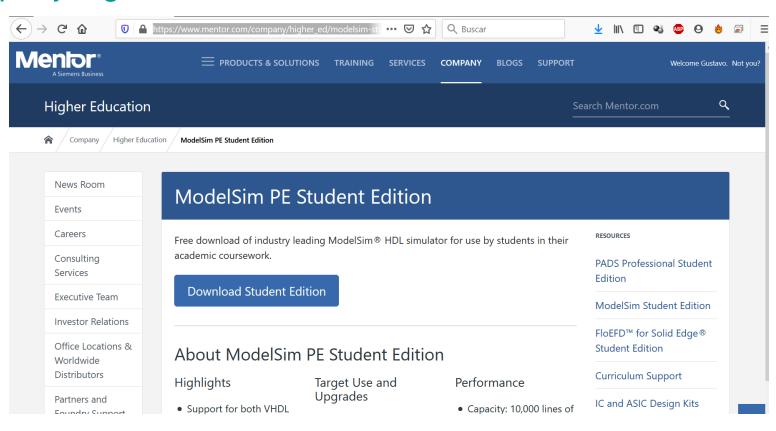
- En la EPS-UAM dependiendo el laboratorio existen instalaciones de Mentor QuestaSim o Mentor Modelsim
 - Se trata de versiones completas que utilizan licencias desde un servidor y no pueden usarse fuera del entorno de la universidad
 - En las imágenes Linux de los laboratorio de Hardware se puede encontrar QuestaSim.
 - En algunas imágenes Windows, existen instalaciones de ModelSim SE.
- En casa: Versión gratuita (ModelSim PE Student Edition) de Modelsim. A continuación como instalarlo.

1. Buscar en internet "modelsim student" o seguir el enlace

https://www.mentor.com/company/higher_ed/modelsim-student-edition

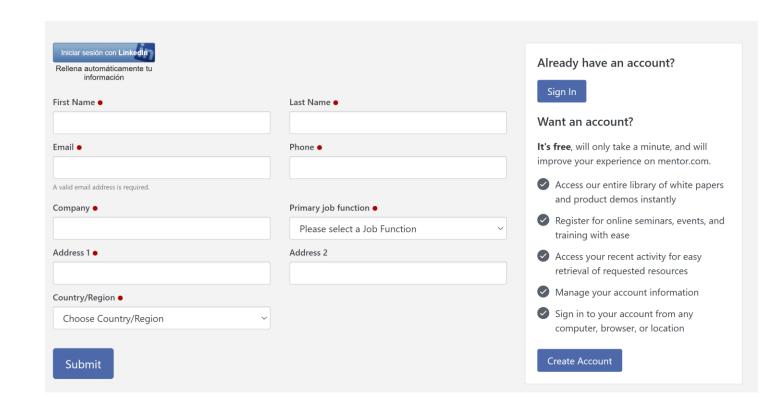
Se trata de una versión solo Windows

Existe versiones Linux usando Intel (Altera) FPGAs



2. Crear un usuario rellenando el formulario

- 3. Leer y aceptar el "end user agreement"
- 4. Aparecerá un aviso de que recibirás un correo electrónico con las instrucciones



- 5. El email contiene los pasos para la instalación
 - Son 3 simples pasos
- 6. Bajar el instalable siguiendo el enlace

7. Comenzar la instalación del ejecutable descargado



Visit Mentor.com

ModelSim PE Student Edition

1. Download the latest ModelSim PE Student Edition: https://go.mentor.com/5ek4l

 Please note: You must be logged in as the administrator on the computer you are installing ModelSim PE Student Edition.

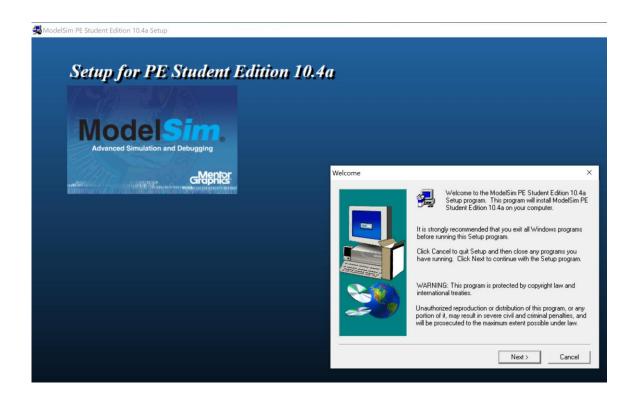
2. Install the Software

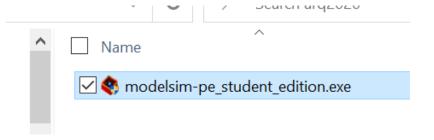
- After the file downloads completely, double-click on the .exe file to begin the installation process.
- You must agree to the Mentor Graphics End-User License agreement during installation to continue.

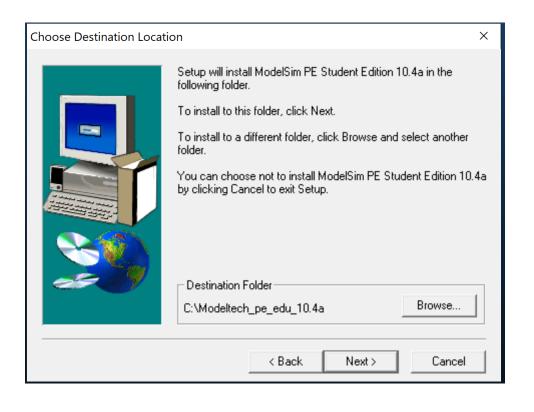
3. Complete the License Request Form

 At the end of the installation process, select Finish and a browser window will open with the License Request form
 Please note - clicking on an existing license request link from your browser bookmark or from a link posted on the web - WILL NOT

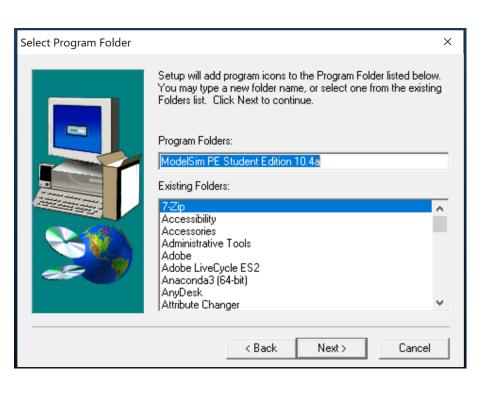
- 7. Comenzar la instalación del ejecutable descargado
 - Seguir lo pasos necesarios

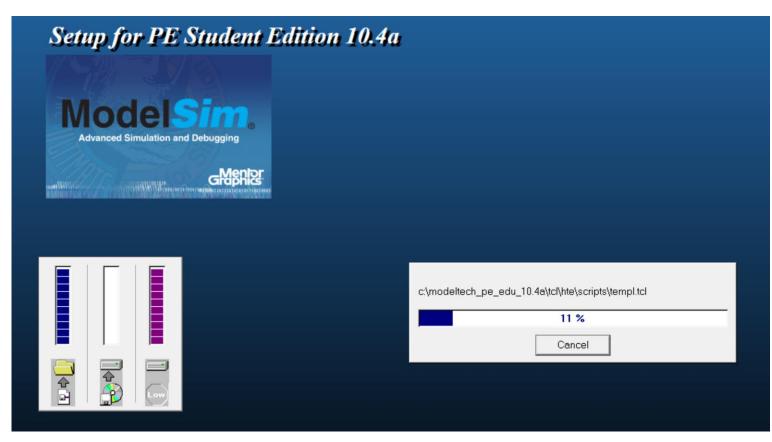




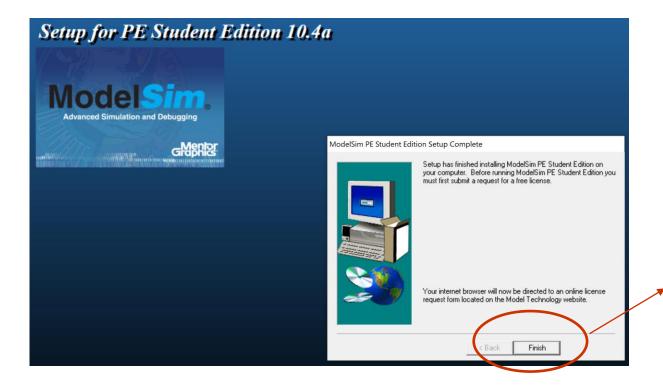


7. Comenzar la instalación del ejecutable (continuar...)



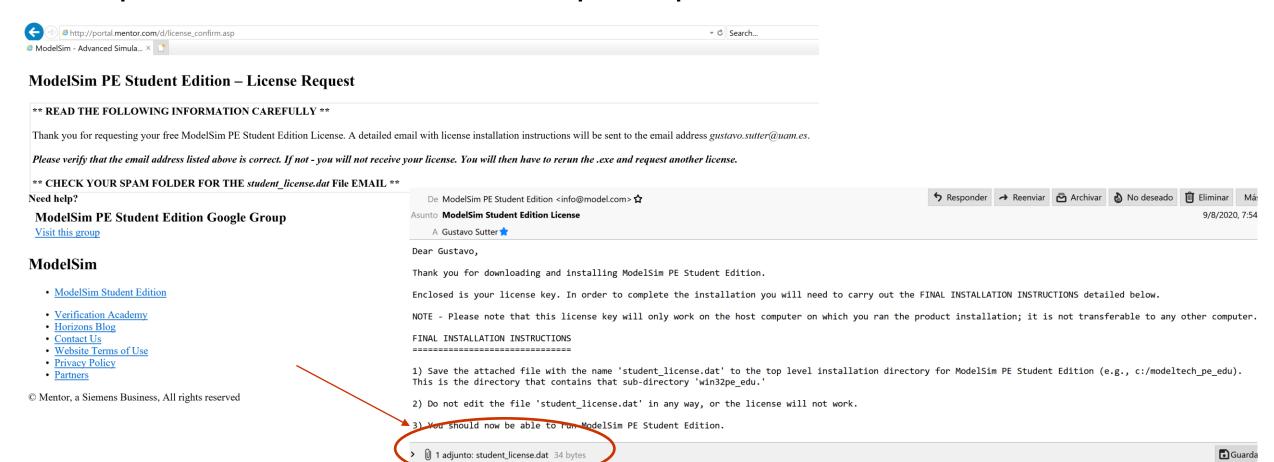


8. Al finalizar la instalación, se abrirá automáticamente una página web para obtener una licencia gratuita



ModelSim - Advanced Simula... × **ModelSim PE Student Edition – License Request** Please complete the form below to have a license file emailed to you. First Name * Last Name * Email * Phone * (No Dashes or Spaces) Email (Please Re-enter your email) * Please verify your email is correct, as the ModelSim Student Edition license file will be Address * Address 2 City * State/Province (US or Canada Only) Country * Zip/PostCode * UNITED STATES Please tell us about yourself Please specify your University, College, School, or Institute: * Are you a Student or Instructor? * O Student O Professor / Instructor O Other: If you are a student: Please indicate your grade or position: * Other: Freshman Sophomore Junior Senior Graduate Student Expected graduation year: *

9. Tras la solicitud de licencia la recibirás en tu email. Deberás copiar el fichero donde indica para que funcione correctamente



Recordatorio uso ModelSim o QuestaSim

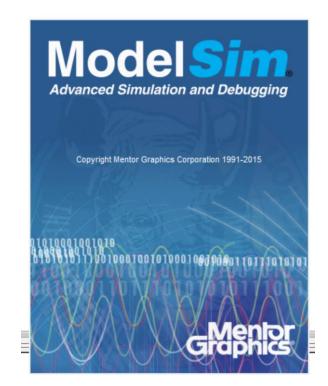
• El flujo de trabajo es igual en ambos (al menos lo que se utilizará en arquitectura de ordenadores)

Se puede crear un proyecto, o usar script (recomendado

en arqo)

- Para iniciar Model/questa
 - Doble click (windows)
 - vsim en Linux shell





Ejecutar script

- Desde la consola de modelSim/Questa sim
- Ir a la carpeta donde está el script (extensión .do)
 - cd ruta_a_arq2020/arq_ejerc_xx/sim (o usar file-> change directory ...)
 - Asegurarse estar donde queremos (pwd)
- Ejecutar el script (comando "do")
 - do run_sim_arq.do

```
Cd D:/arq2020/arq0_pl/sim
QuestaSim> pwd
# D:/arq2020/arq0_pl/sim
QuestaSim> do runsim_arq.do

<No Design Loaded>

No Context>
```

```
# Reading C:/Modeltech_pe_edu_10.4a/tcl/vsim/pref.tcl
cd D:/arq2020/arq0_pl/sim
ModelSim> pwd
# D:/arq2020/arq0_pl/sim

ModelSim>]
```

¿Que hace el script?

run -all

```
# Script ModelSim para la simulacion del procesador Arg2019-2020
# Crear library, borrando cualquier compilacion previa:
if [file exists work] {vdel -lib work -all }
vlib work
# Compilar RTL:
vcom -work work -2002 -explicit -check synthesis ../rtl/reg bank.vhd
vcom -work work -2002 -explicit -check synthesis ../rtl/alu.vhd
vcom -work work -2002 -explicit -check synthesis ../rtl/alu control.vhd
vcom -work work -2002 -explicit -check synthesis ../rtl/control unit.vhd
vcom -work work -2002 -explicit -check synthesis ../rtl/processor.vhd
# Compilar testbench:
vcom -work work -2002 -explicit memory.vhd
vcom -work work -2002 -explicit processor tb.vhd
                                             set StdArithNoWarnings 0
```

- Borra compilación Previa
- Crea biblioteca work
- Compila los fuentes del procesador (vcom)
- Compila los fuentes del simulación (vcom)

- # Lanzar la simulacion, hast

¿Que hace el script?

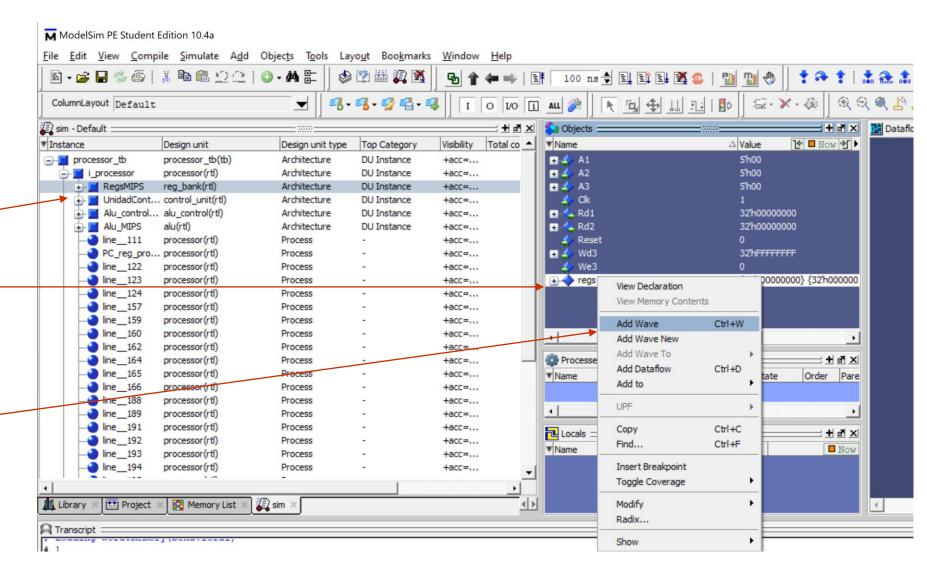
```
# Script ModelSim para la simulacion del procesador Arq2019-2020
 Crear library, borrando cualquier compilacion previa:
                                       all }
                                              # Elaboracion:
                                              vsim -novopt -gINIT FILENAME INST="instrucciones"
                                       synthe
                                                   -gINIT FILENAME DATA="datos" -gN CYCLES=100 processor tb
                                       synthe
                                       synthe # Opcion para guardar todas las ondas:
                                       synth∈ log -r /*
                                       synthe
                                              # Mostrar las ondas:
    Elabora el diseño (lanza
                                              do wave arq.do
                                       vhd
    simulación) usando
                                              # Opcion del simulador para evitar warnings tipicos en tiempo 0 :
    processor_tb como top
                                              set StdArithNoWarnings 1

    - g para los generics del toplevel

                                              run 0 ns
                                              set StdArithNoWarnings 0
    Abre las formas de onda del
    archivo wave_arq.do
                                              # Lanzar la simulacion, hasta que pare sola:
    Simula hasta el final (run -all)
```

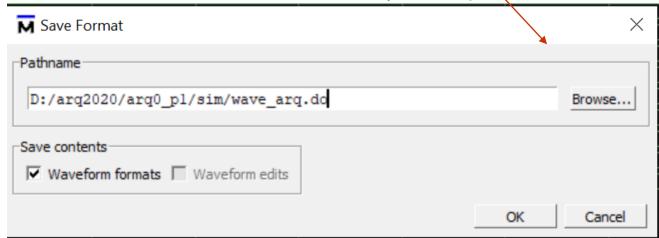
Visualizar más formas de ondas

 Seleccionar el elemento en la jerarquía de componentes, luego la(s) señales, botón derecho "add wave"



Configurar vista y guardar para futuras simulaciones

- Mover, cambiar base (radix), formato (color), agregar separadores, etc.
- Guardar la forma de ondas
 - File -> "save format..." (ctrl+s)



 La próxima vez que se simule, se visualizarán los cambios en el formato

